



SmartCtrl Ver.5.0

マニュアル

Power Smart Ctrl S.L.
Mywayプラス株式会社

目次

1	はじめに.....	7
1.1	なぜ SmartCtrl なのか?	7
2	プログラムレイアウト (Program Layout)	9
3	メインメニュー&ツールバーについて (Main menus and toolbars)	12
3.1	ファイルメニュー (File Menu)	12
3.2	デザインメニュー (Design Menu)	13
3.3	オプションメニュー (Options Menu)	13
3.4	ビューメニュー (View Menu)	14
3.5	ツールメニュー (Tools Menu)	15
3.6	Warehouse メニュー (Warehouse Menu)	15
3.7	ウィンドウメニュー (Window Menu)	16
3.8	ヘルプメニュー (Help Menu)	16
3.9	メインツールバー (Main toolbar)	16
3.10	ビューツールバー (View toolbar)	19
3.10.1	SmartCtrl 追加伝達関数 (SmartCtrl additional transfer functions) .	21
4	サンプル回路によるトポロジ設計 (Design a predefined topology)	24
4.1	DC-DC パワーステージ及び制御設計 (DC-DC power stage and control design)	24
4.2	DC-DC コンバータ シングルループ (DC-DC Converter - Single loop) ...	31
4.3	DC-DC コンバータピーク電流制御 (DC-DC Converter - Peak Current Mode Control)	37
4.4	DC-DC コンバータ平均電流制御 (DC-DC Converter - Average Current Control)	41
4.5	力率改善 (Power factor corrector)	50
4.5.1	昇圧 PFC 電力段 (Boost PFC power stage)	60
4.5.2	グラフィックパネル (Graphic panels)	61
4.5.2.1	三角波発生器と内部位相補償器 (Oscillator ramp and internal compensator) 61	
4.5.2.2	主回路電流 (Line current)	62
4.5.2.3	整流電圧と外部位相補償器の出力 (Rectified voltage and external compensator output)	62
4.5.3	マルチプライヤ (Multipliers)	63
4.5.3.1	マルチプライヤ (Multipliers)	63
4.5.3.2	UC3854A マルチプライヤ (UC3854A multiplier)	64
5	一般的なトポロジの設計 (Design a generic topology)	65

5.1	s-domain モデルエディタ (s-domain model editor)	65
5.1.1	.txt ファイルを使用した周波数応答データの読み込み (Import frequency response data from .txt file)	66
5.1.2	s-domain (数式エディタ) (s-domain model (equation editor))	72
5.1.2.1	s-domain (数式エディタ) VMC (s-domain model (equation editor) VMC)	72
5.1.2.2	s-domain (数式エディタ) CMC (s-domain model (equation editor) CMC)	75
5.1.3	s-domain model (多項式係数) (s-domain model (polynomial coefficients))	78
5.1.3.1	プラントウィザード (Plant wizard)	79
6	一般的な制御システムの設計 (Design a generic control system)	83
6.1	プラントの設計 (数式エディタ) (Plant (equation editor))	86
6.2	センサの設計 (数式エディタ) (Sensor (equation editor))	89
6.3	補償器の設計 (数式エディタ) (Compensator (equation editor))	90
7	DC-DC プラント (DC-DC Plants)	96
7.1	降圧 (Buck)	96
7.2	昇圧 (Boost)	98
7.3	昇降圧 (Buck-Boost)	101
7.4	フライバック (Flyback)	104
7.5	フォワード (Forward)	107
7.6	位相シフトフルブリッジ (Phase Shifted Full Bridge)	109
7.7	位相シフト DAB (VMC RL-V1 to V2) (Phase Shifted Dual Active Bridge (VMC RL - V1 to V2))	112
7.8	位相シフト DAB (Phase Shifted Dual Active Bridge) (VMC ERL-V1 to V2)	119
7.9	位相シフト DAB (Phase Shifted Dual Active Bridge) (CS ERL - V1 to V2)	126
8	センサ (Sensors)	134
8.1	分圧器 (Voltage divider)	134
8.2	組み込み型分圧器 (Embedded voltage divider)	134
8.3	絶縁電圧センサ (Isolated voltage sensor)	135
8.4	抵抗センサ (力率改善) (Resistive Sensor (Power Factor Corrector))	135
8.5	抵抗センサ (ピーク電流モード制御) (Resistive Sensor (Peak Current Mode Control))	136
8.6	ホールセンサ (Hall effect sensor)	136
8.7	電流センサ (Current sensor)	137
8.8	ユーザー定義センサ (User defined sensor)	137

9	モジュレータ (Modulator)	138
9.1	モジュレータ (ピーク電流制御) (Modulator (Peak Current Mode Control))	138
9.2	モジュレータ (PWM) (Modulator (PWM))	138
9.3	ユーザー設計のモジュレータ (User modulator)	140
10	補償器 (Compensators)	142
10.1	アナログ補償器 (Analog compensators)	142
10.1.1	シングルループもしくはインナーループ (Single loop or inner loop)	142
10.1.1.1	Type3 補償器 (Type 3 compensator)	142
10.1.1.2	Type3 非減衰補償器 (Type 3 Compensator unattenuated)	142
10.1.1.3	Type2 の補償器 (Type 2 compensator)	143
10.1.1.4	Type2 の非減衰補償器 (Type 2 Compensator unattenuated)	144
10.1.1.5	PI アナログ補償器 (PI analog compensator)	145
10.1.1.6	PI 補償器 (PI compensator)	145
10.1.1.7	PI 補償器非減衰型 (PI compensator unattenuated)	146
10.1.2	アウトーループとピーク電流モード制御	147
10.1.2.1	単ポール補償器 (Single Pole compensator)	147
10.1.2.2	単ポール補償器非減衰型 (Single Pole compensator unattenuated)	148
10.1.2.3	Type3 補償器 (Type 3 compensator)	149
10.1.2.4	Type3 補償器非減衰型 (Type 3 Compensator unattenuated)	149
10.1.2.5	Type2 補償器 (Type 2 Compensator)	150
10.1.2.6	Type2 補償器非減衰型 (Type 2 Compensator unattenuated)	150
10.1.2.7	PI アナログ補償器 (PI analog compensator)	151
10.1.2.8	PI 補償器 (PI compensator)	152
10.1.2.9	PI 補償器非減衰型 (PI compensator unattenuated)	152
10.2	デジタル補償器 (Digital compensators)	153
10.2.1	PI デジタル (PI Digital)	154
10.2.2	PID デジタル (PID Digital)	155
10.3	ユーザー定義補償器 (User defined compensator)	157
11	グラフィックとテキストパネル (Graphic and text panels)	158
11.1	ボード線図 (Bode plots)	158
11.2	ナイキスト線図 (Nyquist diagram)	161
11.3	過渡応答プロット (Transient response plot)	163
11.4	定常状態波形 (Steady-state waveform)	166
11.5	テキストパネル (Text panels)	169
12	ソリューションマップ (Solutions map)	172

13	数式エディタ (Equation Editor)	174
13.1	エディタボックス (Editor box)	178
14	インポートとエクスポート (Import and Export)	180
14.1	エクスポート (Export)	180
14.1.1	伝達関数のエクスポート (Export transfer functions)	180
14.1.2	PSIM へのエクスポート (Export to PSIM)	181
14.1.2.1	PSIM へのエクスポート(回路図)  (Export to PSIM(Schematic))	182
14.1.2.2	PSIM(パラメータファイル)へのエクスポート  (Export to PSIM (parameters file))	185
14.1.2.3	パラメータファイルの更新  (Update parameters file)	185
14.1.3	過渡応答のエクスポート (Export transient responses)	185
14.1.4	エクスポートグローバル (Export Global)	187
14.1.5	波形のエクスポート (Export waveforms)	188
14.1.6	FPGA へのエクスポート (Export to FPGA)	190
14.2	インポート (マージ) (Import (Merge))	191
14.2.1	関数の追加 (Add Function)	192
14.2.2	機能の変更 (Modify Function)	194
15	設計手法 (Design Methods)	196
15.1	Kファクタ法 (K-factor Method)	197
15.2	Kplus 法 (Kplus method)	198
15.3	マニュアル法 (Manual)	200
15.4	PI チューニング (PI tuning)	200
15.5	単一ポールチューニング (Single Pole tuning)	202
15.6	メソッドボックス (Method box)	203
16	パラメトリックスweep (Parametric Sweep)	204
16.1	入力パラメータパラメトリックスweep (Input parameters parametric Sweep)	204
16.2	補償器コンポーネントパラメータスweep (Compensator Components Parametric Sweep)	207
16.3	補償器コンポーネントパラメータスweep (ソースコードパラメトリックスweep) (Source code parametric sweep)	208
17	デジタル制御 (Digital Control)	210
17.1	デジタル設定 (Digital settings)	218

17.2 デジタル制御におけるパラメータスイープ (Parametric sweep in digital control)	220
18 周波数設定 (Frequency settings)	223
19 レイアウトの設定 (Layout settings)	224
20 Warehouse	225
20.1 Warehouse コンポーネント (Warehouse components)	225

1 はじめに

1.1 なぜ SmartCtrl なのか？

SmartCtrl はパワーエレクトロニクス向けの制御設計ツールです。様々な制御対象(プラント)の制御ループ設計のために、使いやすいユーザーインターフェースを備えています。

SmartCtrl にはパワーエレクトロニクス回路で頻繁に使用される異なる DC-DC トポロジーや AC-DC コンバータ、インバータ、モータードライブなどが事前にプラントとして登録されており、伝達関数モデルを用いて定義されています。

またテキストファイルにより任意のプラントを伝達関数としてインポートすることも可能です。これによりどのようなシステムに対しても柔軟に最適化された制御ループ設計が行えます。

制御系設計の初期設定を簡単にするためのツールとして、SmartCtrl にはソリューションマップという安定性を評価し可視化するツールが備わっています。ソリューションマップは選択されたプラント、センサー、レギュレータに基づいて、安定な系を実現することができるクロスオーバー周波数と位相余裕の範囲を図示します。

ユーザーが図上の安定した解の領域からクロスオーバー周波数と位相余裕を選択すると、レギュレータのパラメータが自動的に決定され、以後の検討の初期値とすることができます。これらの特性を最適化するためにユーザーは各種パラメータをダイナミックに変更することができ、変更結果は各特性図にリアルタイムに反映されます。

主な特徴

- ✓ 良く使われる DC-DC コンバーター、PFC (力率補正) コンバーター、センサー、レギュレータの伝達関数は予め登録されています。
- ✓ DC-DC コンバータのための様々な制御方法をサポートしています。
 - シングルループコンバータ:電圧制御、電流制御
 - ピーク電流制御
 - ダブル制御ループ構造:平均電流制御をもつ2つの入れ子になった制御ループ
- ✓ 下記手法によりどのようなコントローラの制御設計も可能です。
 - 基本的なモデルを使ったコンバータのモデリングが可能です。
 - テキストファイルにて周波数応答のデータをインポートします。

- 数式エディタにて伝達関数を定義します。
- ✓ 一般的な制御システムを設計する機能があります。
- ✓ デジタル制御も可能です。
- ✓ 安定した解の領域を見積もれるソリューションマップがあります。
- ✓ システムパラメータの感度解析ができます。
- ✓ 周波数応答(ボード線図やナイキスト図)、過渡応答、定常状態の波形はリアルタイムで更新されます。
- ✓ テキストファイル(.txt)による伝達関数のインポート、エクスポートが可能です。

2 プログラムレイアウト (Program Layout)

SmartCtrl を立ち上げると次の四分割された画面が現れ、使用可能なオプションが表示され、使用したいものを選択できます。

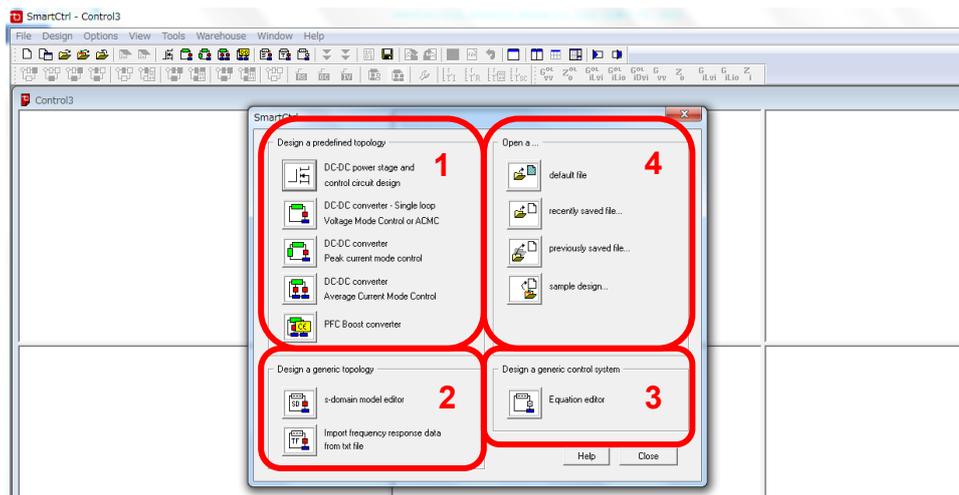


図 2-1 立ち上げ時画面

1. 登録済みトポロジ(回路)での設計

このオプションを使うと、汎用性のあるパワーコンバータの制御回路設計が簡単にできます。ガイド手順に沿って、ユーザーは何種類かの制御手法から選択することができます。

- ✓ 4.1 DC-DC パワーステージ及び制御設計
- ✓ 4.2 DC-DC コンバータ シングルループ

電流制御、電圧制御と 2 種類の違った制御手法が使用可能です。

- ✓ 4.3 DC-DC コンバータピーク電流制御
- ✓ 4.4 DC-DC コンバータ平均電流制御

二つの入れ子になったループが平均電流制御では必要になります。

外側のループは電圧制御ループ、内側は電流制御ループとなります。

- ✓ 4.5 力率改善 (Power factor corrector)

2. 一般的なトポロジでの設計

このオプションでは次の 2 種類の方法でコンバータの設計をすることができます。

- ✓ 5.1 s-domain モデルエディタ
- ✓ 5.1.1. .txt ファイルを使用した周波数応答データの読み込み

3. 一般的な制御システムの設計—数式エディタ

SmartCtrl では数式エディタによりシステム全体を定義できるようなオプションがあります。また、例えば温度制御、モータードライブ等の特性を考慮しない制御問題設計過程においてもユーザーをサポートします。

4. Open...

<i>Default file :</i>	範例回路を開きます。
<i>Recently saved file:</i>	ユーザが過去に保存したファイルを開きます。
<i>Previously saved file:</i>	ユーザが以前設計していたファイルのあるフォルダを開きます。
<i>Sample design:</i>	以前に保存された SmartCtrl の範例フォルダーを開きます。選択されたオプションにかかわらず一旦コンバータの定義が完了しましたら、プログラムのメインウィンドウが表示されます。メインウィンドウにあるメニューはいくつかに分かれており、それらについて簡単に説明します。

① ドロップダウンメニューの一部は次のようになります。

File	ファイルの操作(インポート,エクスポート等) プリンタの設定及び印刷オプションの設定を行います。
Design	SmartCtrl ライブラリの入力データの修正、デジタル制御設定 (SmartCtrl 2.0 Pro のみ) とパラメータ振りができます。
Options	SmartCtrl ライセンスの無効化、アップデートの確認ができません。
View	画面表示する要素の選択を行えます。
Tools	設定、および数式エディタへアクセスできます。
Warehouse	素子のライブラリで編集もできます。
Window	ウィンドウを生成、配置、分割する機能です。
Help	SmartCtrl のヘルプです。

- ② [メインツールバー](#) 各々のアイコンを左クリックすることで通常使われるプログラム関数に迅速にアクセスできます。
- ③ [ビューツールバー](#)アイコン 表示されている各要素をすぐに選択できます。
- ④ **Status** バー オープンループ制御設計 (クロス周波数、位相マージン、スイッチング周波数の減衰) の重要なパラメータを表示しています。
- ⑤ 補償器設計手法 補償器の[Design Method Box]には[ソリューションマップ](#)と同様に3つの補償器の計算方法があります。ソリューションマップと同様に以下の補償器計算方法があります。

設計手法

補償器の計算手法

- ⑥ グラフィックとテキストパネル システムに最も関連した情報を含んでいます：
 周波数応答、ポールプロット、過渡応答、入力データ、設計されたレギュレータ構成要素などです。各画面で右クリックをすると help ヘアクセスできます。

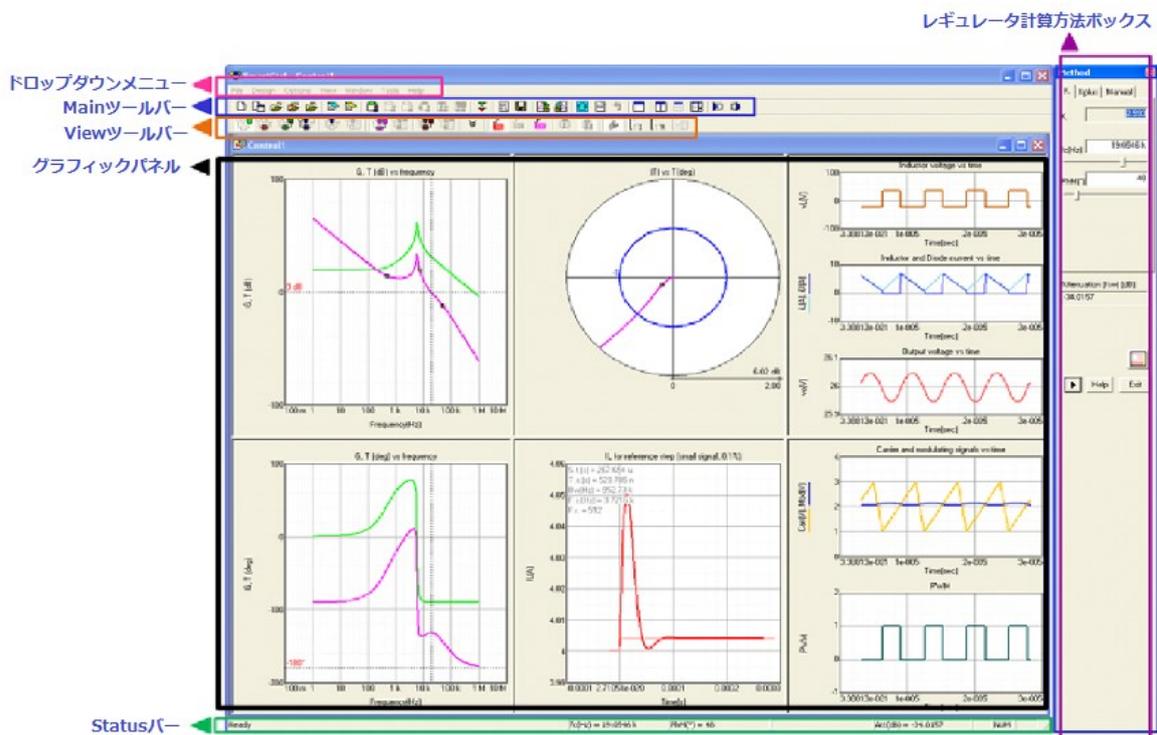


図 2-2 メインウィンドウ

3 メインメニュー&ツールバーについて (Main menus and toolbars)

3.1 ファイルメニュー (File Menu)

表 1 ファイルメニューの項目及び内容

項目	内容
New	新しい回路画面を作成します。(Ctrl+N)
New and initial dialog	新しい回路画面の作成とイニシャルのダイアログボックスを表示します。
Open...	既存のSmartCtrl用保存ファイル.troを開きます。(Ctrl+O)
Open sample designs...	examplesフォルダ内のサンプルファイル.troを開きます。
Close	回路画面を閉じます。
Save	現在の回路ファイルを保存します。(Ctrl+S)
Save as...	現在の回路ファイルを名前を変えて保存します。
Open txt files...	.txtファイルを開いて中身の確認ができます。
Import (Merge)	現在の特性ファイルに外部ファイルのデータをマージします。二つのファイルの波形を合成できます。(Ctrl+E)
Export	以下の出力方法があります。
1. Export to PSIM	回路図とパラメータファイル、または更新されたパラメータファイルをPSIMへエクスポートします。
2. Export to FPGA	デジタル補償器図(詳細は 14.1.6 FPGAへのエクスポート(Export to FPGA) を参照してください。)
3. Export transfer functions to a file	プラント、センサー、出力制御、補償器、デジタル、インナーループ等の伝達関数のエクスポート
4. Export transient responses to a file	電圧リファレンスのステップ、出力電流ステップ、入力電圧ステップの過渡応答の出力
5. Export waveforms to a file	インダクタの電圧及び電流、ダイオードの電圧電流、キャリア、変調信号、PWMの定常状態波形の出力
Generate report	設計結果をテキスト形式(.txtかnotepad)でファイルを作成します。 入力データとしては安定定常状態のDC動作点、プラント入力データ等 出力データとしては補償成分、ゼロクロス周波数、位相マージン等

Print preview	印刷のプレビューを表示します。(伝達関数の大きさ(dB)、伝達関数の位相(°)、ナイキスト線図、過渡状態、データ入力、結果)
Print	メインウィンドウのパネル(ボードプロット、ナイキスト線図、過渡状態、入力データまたは結果)を印刷します。
Printer Setup...	印刷用プリンタの設定を行います。
Exit	SmartCtrlを終了します。

3.2 デザインメニュー (Design Menu)

SmartCtrl デザインメニューには回路で使用できる要素が含まれています。

ライブラリは次のように分かれています。

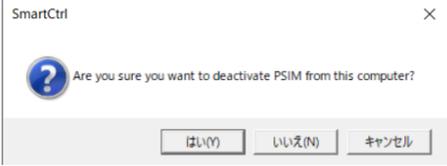
表 2 デザインメニューの項目及び内容

項目	内容
Predefined topologies	SmartCtrlに事前登録されている構成を選ぶことができます。AC-DCプラントやDC-DCのシングルとダブルループなどです。
Generic Topology	s-domainか.dat、.txt、.fraファイルを読み込むことで一般的なプラントの伝達関数の定義ができます。また、SmartCtrlによって閉ループ制御システムを設計するための登録済みのセンサや補償器も使えます。
Generic Control System	組み込まれている数式エディタでプラントとセンサーの伝達関数を定義できます。このユーザー定義のシステムで補償器の設計ができます。
Modify Data	特性表示図を表示した状態で回路図のパラメータ変更を行いたい場合に選びます。
Digital Control	デジタルコントロールの設定の際にアクセスします。(SmartCtrl 2.1 Pro以降のみ対応)
Parametric sweeps	システムパラメータの感度解析ができます。 16.1 入力パラメータパラメトリックスweep、16.2 補償器コンポーネントパラメータスweep、デジタル要素の3種類の違ったパラメータスweepがあります。
Reset all...	現在表示中のシステムを全て初期化します。

3.3 オプションメニュー (Options Menu)

表 3 オプションメニューの項目及び内容

Deactivate	SmartCtrl を無効にするには、[Deactivate]にチェックを入れます。 次のようなメッセージが表示されます。
------------	--

	 <p>SmartCtrl が起動すると、ライセンスサーバに接続してライセンスをアクティブ化します。</p> <p>ネットワークライセンスの場合、SmartCtrl が存在すると、ライセンスが自動的に非アクティブ化され、別の人が使用できます。</p> <p>ただし、スタンドアロンライセンスの場合、ライセンスは非アクティブ化されず7日間アクティブのままになります。そのため、このライセンスは2つの異なるコンピュータIDで使用できるため、片方のライセンスを非アクティブ化することをお勧めします。</p> <p>ライセンスの有効化/無効化にはインターネット接続が必要です。</p>
Check for software updates...	<p>SmartCtrl のバージョンアップがあるか確認できます。</p> <p>新しいバージョンがある場合は、SmartCtrlUpdate.exeが起動します。</p>

3.4 ビューメニュー (View Menu)

表 4 ビューメニューの項目及び内容

項目	内容
Comments	<p>現在のシステムにメモなどを残したい場合にここへ記入し保存します。これらのコメントは、設計されたコンバータとともに保存されます。</p>
Loop	<p>特性表示画面を表示した状態で、特性を表示するループ(インナーループまたはアウトーループ)を選択します。</p>
Transfer functions	<p>特性表示画面を表示した状態で、ボード線図上に表示する伝達関数を選択します。</p> <ul style="list-style-type: none"> プラント伝達関数 $G(s)$ センサー伝達関数 $K(s)$ 補償器伝達関数 $R(s)$ レギュレーター伝達関数なしの出力制御 $A(s)$ 伝達関数の出力制御 $T(s)$ 出力伝達関数の参照 $CL(s)$ デジタル補償器伝達関数 出力伝達関数のデジタル制御 出力伝達関数のデジタル基準
Additional transfer functions	<p>表示したい追加伝達関数を選択します。入力リプル除去比 G_{vv}, 出力インピーダンス G_{vi}等。(詳細は3.10.1 SmartCtrl 追加伝達関数を参照してください。)</p>
Transients	<p>特性表示をした状態で応答を選択します。過渡応答は次より選べます。</p> <ul style="list-style-type: none"> 入力電圧ステップトランジェント 出力電流ステップトランジェント リファレンスステップトランジェント

Organize panels	各画面を表示した状態で、それぞれの表示パネルを整形します。Enhanceコマンドなどで特性の図を大きくした状況からデフォルト表示へ戻る場合に選びます。
Enhance	画面をフルスクリーンで表示したい場合に選択します。 ボード図(magnitudes) (Ctrl+Shift+U) ボード図(位相) (Ctrl+Shift+J) ナイキスト線図 (Ctrl+Shift+I) 過渡応答図 (Ctrl+Shift+K) 入力Data図 (Ctrl+Shift+O) 出力(結果)図 (Ctrl+Shift+L)
Input data	Viewの設計入力データ
Output data	Viewの設計出力データ

3.5 ツールメニュー (Tools Menu)

表 5 ツールメニューの内容

項目	内容
設定 (Settings)	周波数範囲の設定(周波数設定)、グラフやテキストパネルのデフォルト設定(レイアウトの設定)を再設定できます。
数式エディタ (Equations Editor)	数式エディタはSmartCtrlの組み込まれている数式エディタに直接アクセスできます。数式エディタを使用して任意の伝達関数をプログラムでき周波数応答を出力することができます。その後必要であればインポートしボード線図上で可視化できます。

3.6 Warehouse メニュー (Warehouse Menu)

SmartCtrl は、「Warehouse」と呼ばれるデータベースに電源回路の設計に使用されるさまざまなコンポーネントを置くことができます。下図のとおりツールバーから入ります。次図のメニューバー[Warehouse] > [Update]でアクセスできます。



図 3-1 メニューバー Warehouse

詳しくは [Warehouse](#) をご参照ください。

3.7 ウィンドウメニュー (Window Menu)

表 6 ウィンドウメニューの内容

項目	内容
New window	新しい画面を作成します。
Maximize active window	表示中の画面を最大化します。
Cascade	複数の画面を重ねて表示させます。
Tile horizontal	複数の画面を水平に並べて表示させます。
Tile vertical	複数の画面を垂直に並べて表示させます。
Split	特性図を任意の位置で分割して表示させます。これでパネルサイズが変わります。
Organize all	全ての特性図、文字をデフォルトの大きさに戻します。

3.8 ヘルプメニュー (Help Menu)

表 7 Help メニューの内容

項目	内容
What's new in this version	SmartCtrlの最新バージョンに含まれる新機能
Contents	ヘルプファイル
About Smart Ctrl...	SmartCtrlの情報

3.9 メインツールバー (Main toolbar)



図 3-2 メインツールバー



新しい回路画面を作成します。



新しい回路画面の作成とイニシャルのダイアログボックスを開きます。



既存のSmartCtrl用保存ファイル.troを開きます。(Ctrl+O)



examplesフォルダ内のサンプル、.troファイルを開きます。



回路画面を閉じます。



設計結果をテキスト形式でまとめたファイルを作成します。



コメントを表示します。



DC-DC完成回路図 (パワーステージと制御回路)



DC-DCコンバータ シングルループ



DC-DCコンバータ ピーク電流制御



DC-DC 平均電流制御



PFC 昇圧型コンバータ



s-domainモデルエディターを使った一般的なトポロジー設計



.txtファイルによる一般的なトポロジー設計



一般的な制御システムの設計をします。



Data修正をします。



Data修正をします。(レポート修正)



デジタルレギュレータの計算開始のためのダイアログボックスを開きます。



現在の回路ファイルを保存します。



伝達関数をファイルへエクスポートします。



現在の回路ファイルとマージする伝達関数をインポートします。



PSIMへ回路をエクスポートします。



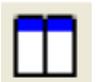
PSIMへパラメータファイルをエクスポートします。



回路のパラメータファイルを更新します。



アクティブな画面を最大化します。



画面を並べます。



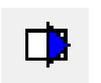
全パネルを表示します。



全パネルを整理して表示します。



入力Dataを表示します。



出力Dataを表示します。

3.10 ビューツールバー (View toolbar)



図 3-3 ビューツールバー



プラントの伝達関数の周波数応答 (ボード線図) を表示します。



センサの伝達関数の周波数応答 (ボード線図) を表示します。



補償器伝達関数なしの出力制御の周波数応答 (ボード線図) を表示します。



センサ補償器伝達関数の周波数応答 (ボード線図) を表示します。



補償器伝達関数の周波数応答 (ボード線図) を表示します。



デジタル補償器伝達関数の周波数応答 (ボード線図) を表示します。



出力伝達関数への制御の周波数応答 (ボード線図) を表示します。



デジタル制御による出力伝達関数制御の周波数応答 (ボード線図) を表示します。



クローズドループ伝達関数を表示します。



デジタル制御によるクローズドループ伝達関数を表示します。



リファレンスの電圧ステップによる過渡応答を表示します。



出力電流ステップによる過渡応答の表示をします。



入力電圧ステップによる過渡応答の表示をします。



追加波形（位相シフトフルブリッジコンバータ用）



インナーループの結果表示をします。



アウトーループの結果を表示します。



インナーメソッドボックスが立ち上がります。インナーループ結果を表示します。



補償器計算メソッドツールボックスの表示を有効または無効にします。アウトーループメソッドボックスまたはメソッドボックスを起動します。アウトーループ結果を表示します。



入力パラメータの修正（入力パラメータパラメトリックスイープ）



補償器コンポーネントの修正（補償器パラメータパラメトリックスイープ）



ソースコードパラメータスイープ（数式エディタで定義されたプラントとセンサコンポーネントの修正）



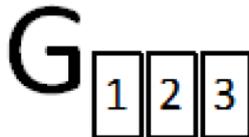
デジタルファクターのパラメータスイープ

3.10.1 SmartCtrl 追加伝達関数 (SmartCtrl additional transfer functions)



図 3-4 ツールバー伝達関数メニュー

灰色になっている伝達関数は設計に使用できません。伝達関数の定義は次のようになっています。



- 1 下付数字の 1 は検証中の伝達関数のタイプを表示しています。文字の t はクローズドループで評価された伝達関数を示しています。そうでない場合はオープンループを参照します。
- 2 下付数字の 2 は perturbed magnitude を示しています。
iL : インダクタ電流
iD : ダイオード電流
vo : 出力電圧
- 3 下付数字の 3 は perturbing magnitude を示しています。
io : 出力電流
vi : 入力電圧

ここで追加される伝達関数は次の通りとなります。

オープンループ伝達関数

$$G_{vti} = \frac{\tilde{v}_o}{\tilde{v}_i} \quad \text{オープンループ音声信号感受性}$$

$$G_{vio} = \frac{\tilde{v}_o}{\tilde{i}_o} \quad \text{オープンループ出カインピーダンス}$$

$$G_{iLvi} = \frac{\tilde{i}_L}{\tilde{v}_i} \quad \text{オープンループ入力電圧、インダクタ電流伝達関数への}$$

$$G_{iLio} = \frac{\tilde{i}_L}{\tilde{i}_o} \quad \text{オープンループ出力電流、インダクタ電流伝達関数への}$$

$$G_{iDvi} = \frac{\tilde{i}_D}{\tilde{v}_i}$$

オープンループ入力電圧、ダイオード電流伝達関数への

クローズドループ伝達関数

$$G_{tvvi} = \frac{\tilde{v}_o}{\tilde{v}_i}$$

クローズドループ音声信号感受性

$$G_{tvio} = \frac{\tilde{v}_o}{\tilde{i}_o}$$

クローズドループ出力インピーダンス

G_{tvi}

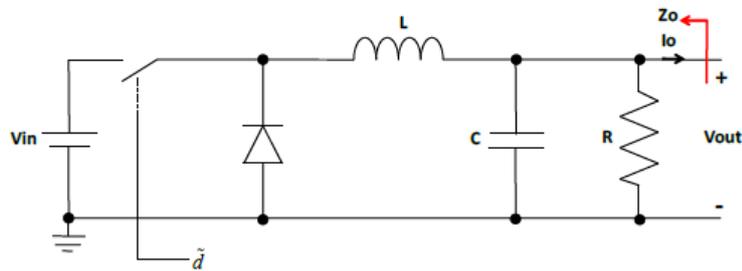
クローズドループ入力電圧、インダクタもしくはダイオード電流伝達関数への

G_{tiao}

クローズドループ出力電流、インダクタもしくはダイオード電流伝達関数への

次にオープンループ、クローズドループの例を示します。

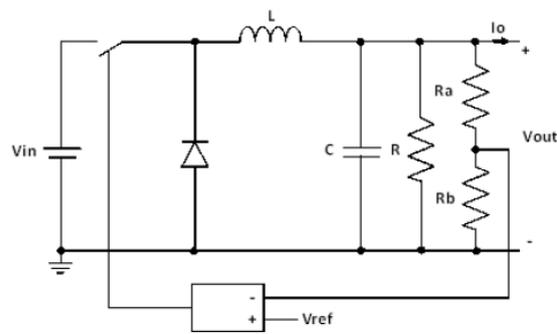
例 1：オープンループ伝達関数



$$G_{vio} = \frac{\tilde{v}_o}{\tilde{i}_o}$$

負荷抵抗は出力インピーダンス伝達関数に含まれています。

例 2：クローズドループ伝達関数



$$G_{vio} = \frac{\tilde{v}_o}{\tilde{i}_o}$$

クローズドループ出カインピーダンス伝達関数

4 サンプル回路によるトポロジ設計 (Design a predefined topology)

設計の簡易化のために汎用性のあるトポロジについては事前登録されたトポロジとして入手できます。

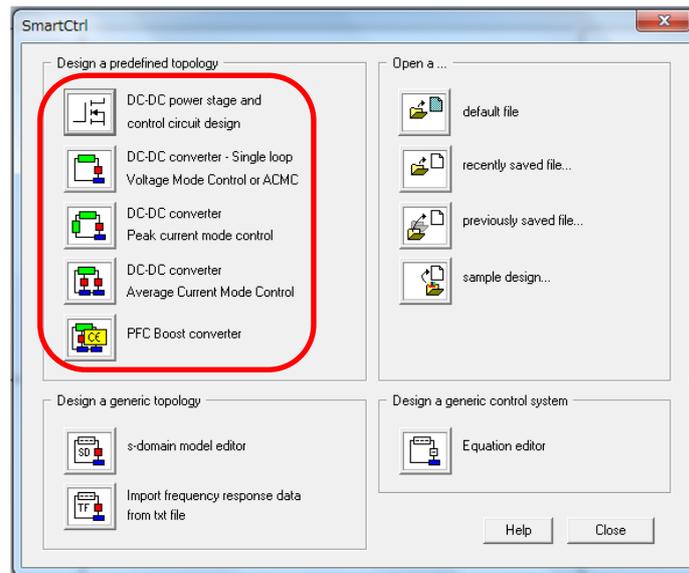


図 4-1 事前登録済みトポロジ

使用できるトポロジとしては次の五つがあります。

- ・ 4.1 DC-DC パワーステージ及び制御設計
- ・ 4.2 DC-DC コンバータ シングルループ (電圧モード制御と電流モード制御)
- ・ 4.3 DC-DC コンバータピーク電流制御
- ・ 4.4 DC-DC コンバータ平均電流制御
- ・ 4.5 力率改善 (Power factor corrector)

4.1 DC-DC パワーステージ及び制御設計 (DC-DC power stage and control design)

このオプションが選択された場合は、SmartCtrl は登録されている回路構成から完全な DC-DC コンバータ(プラント、センサー、コントローラ)の設計をサポートします。

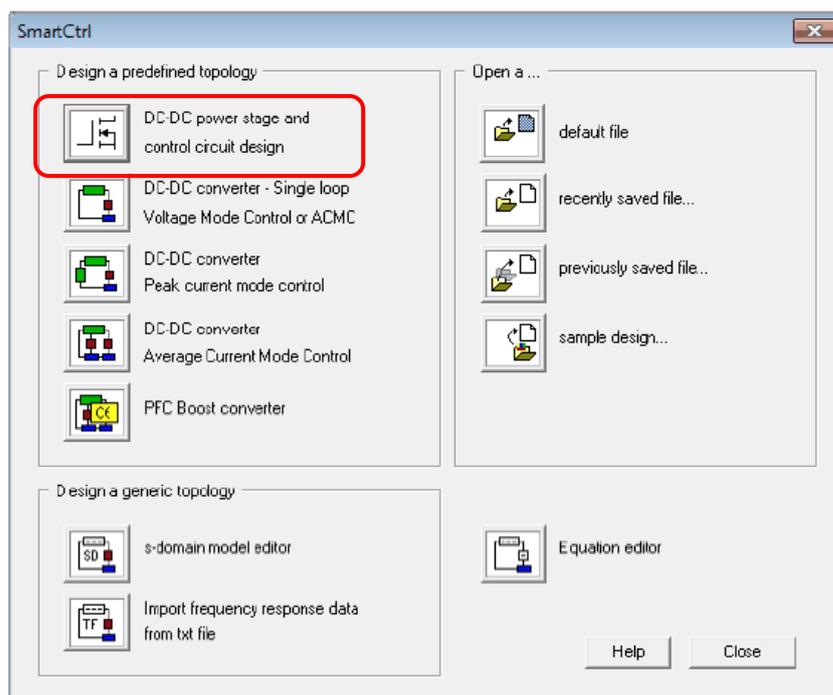


図 4-2 DC-DC パワーステージ及び制御回路設計選択画面

登録されている DC-DC パワーステージ及び制御回路設計で使用可能なプラントは

- ・ 降圧型
- ・ 昇圧型
- ・ 昇降圧型
- ・ フォワード型
- ・ フライバック型

これらはすべて連続伝導モード (CCM) と電圧制御モード (VCM) のために設計されます。

最初に回路特性を定義します。

- ・ 入力電圧範囲(最大値と最小値)
- ・ 出力電圧
- ・ 最大出力電圧リップル
- ・ 出力パワー範囲

もし右下のチェックボックス [Isolation] がチェックされると Isolation としてフォワードかフライバックが選択できます。

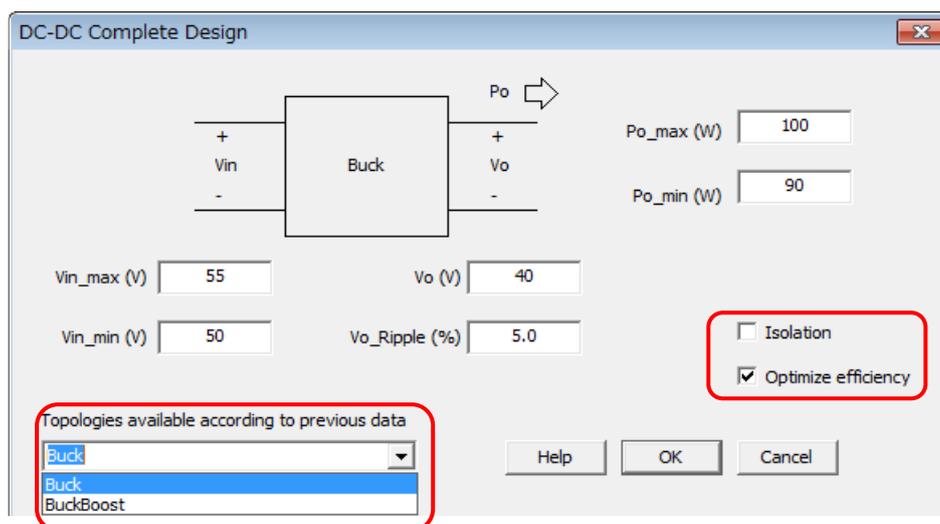


図 4-3 DC-DC Complete Design 設定画面

SmartCtrl はこれらの使用で、使用可能なトポロジを決定します。トポロジを選択し[OK]をクリックします。

その後新に表示される画面には次の4つのタブがあります。

- Schematic
- Efficiency
- Digital compensator
- Part list

タブ[Schematic]ではセンサとレギュレータを含んだ完了した回路が表示されます。すべての値は各々のコンポーネントで詳しく説明されています。

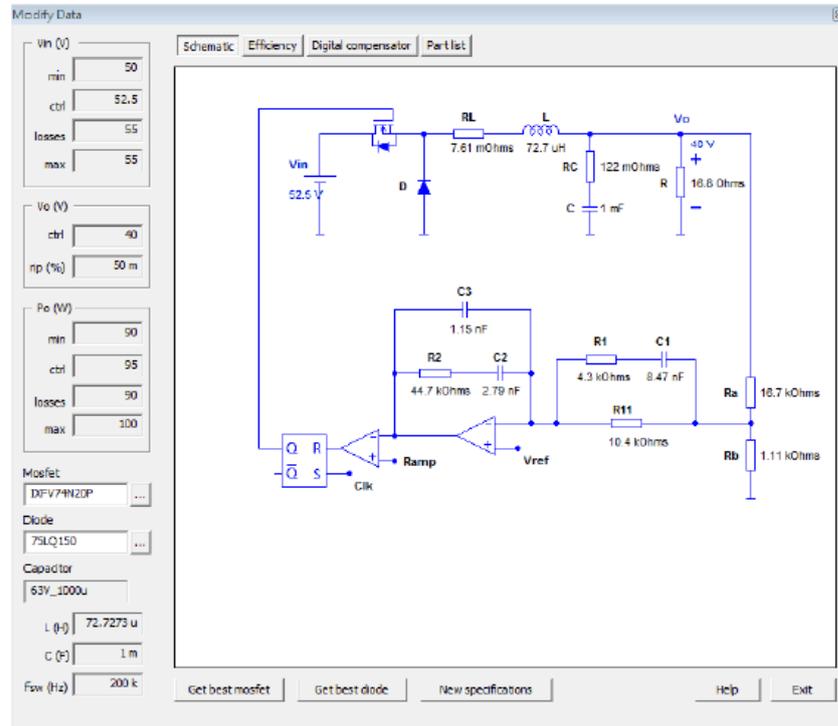


図 4-4 タブ[Schematic]の画面

各構成部分の値が詳細に表示されています。

タブ[Efficiency]では各コンポーネントの損失に関する情報が表示されます。

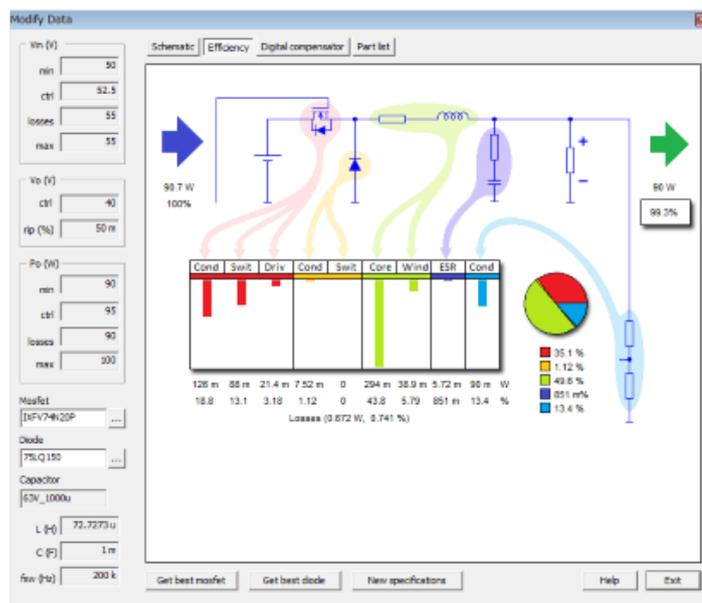


図 4-5 タブ[Efficiency]の画面

タブ[Digital compensator]では Digital control に対する係数が表示されます。

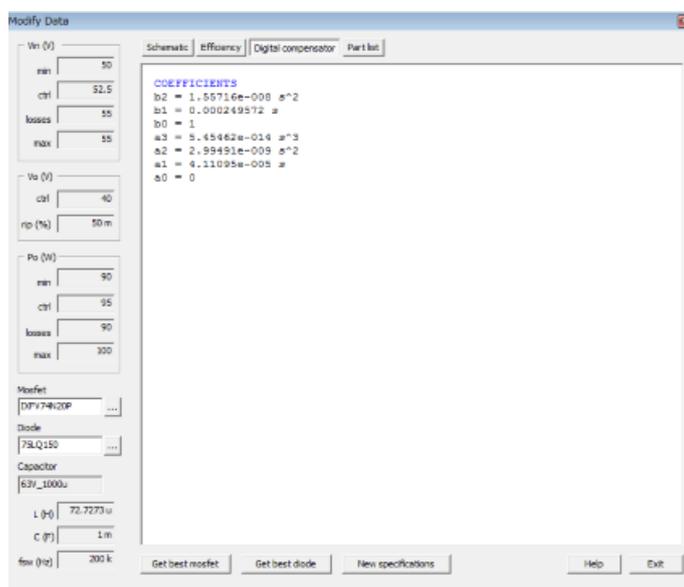


図 4-6 タブ[Digital compensator]の画面

タブ[Part list]では最適設計に選択された Warehouse (データベース)からの構成要素が表示されます。

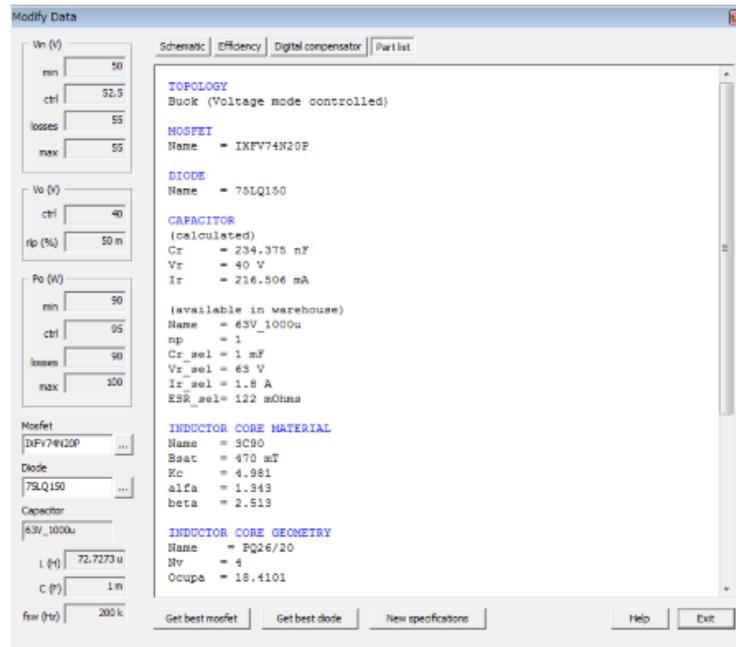


図 4-7 タブ[Part list]の画面

これらのタブでは次の図に赤で囲んだ部分のボタンをクリックしてデータベースからダイオードや MOSFET を選んで変更しても反映されます。

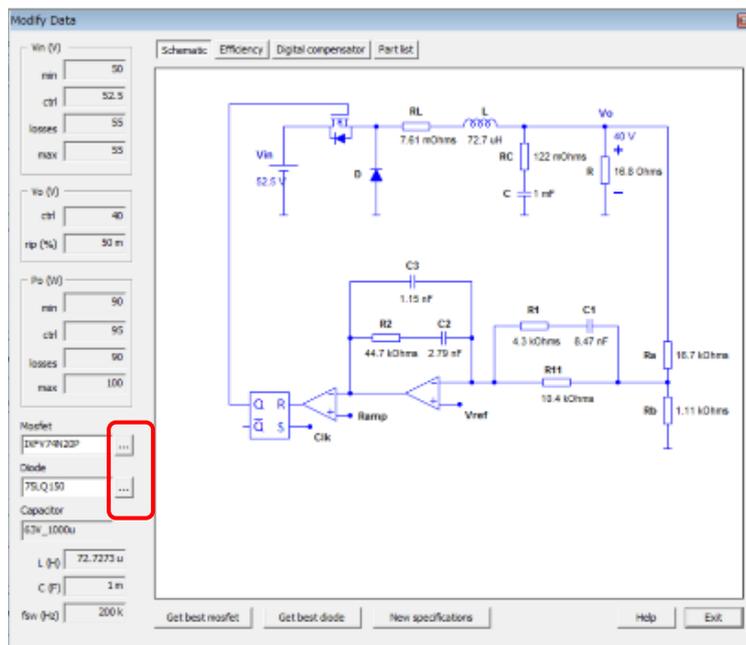


図 4-8 ダイオード、MOSFET 選択部分(赤枠部分)

この部品リストでは、回路設計に使用されているインダクタのコア材料、コア形状、ワイヤ、および巻き数等に関する詳細情報も取得できます。

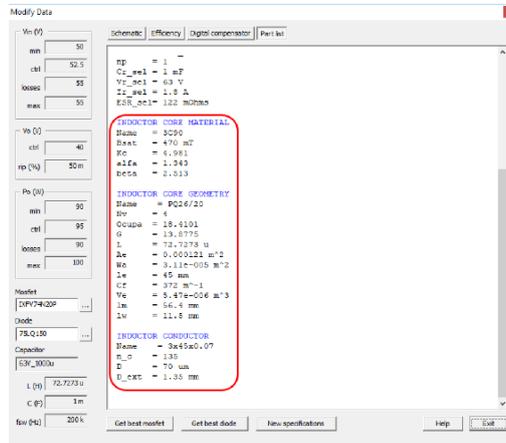


図 4-9 インダクタ 詳細情報 (赤枠部分)

システムが定義されたらソリューション空間内の点を選択できます。
設計のバリエーションはソリューション画面で自動的に更新されます。

設計結果の画面は次の図にある  ボタンで開き、[Exit] ボタンで閉じます。

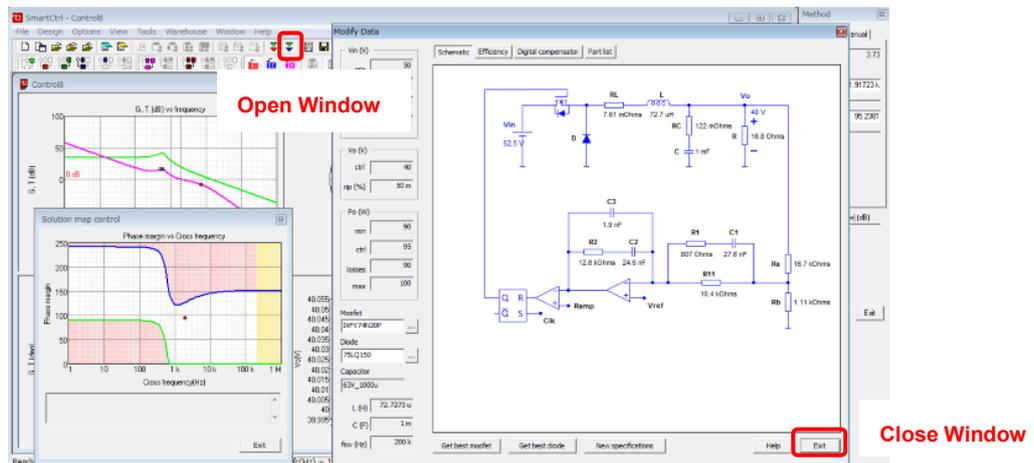


図 4-10 Windowの開閉ボタン

4.2 DC-DC コンバータ シングルループ (DC-DC Converter - Single loop)

シングルループはプラント、センサー、補償器の3つの回路機能によって分かれており順番にそれぞれの内容を決めていきます。

最初に、デジタルコントロールかアナログコントロールのどちらを定義するかを決めます。後に選択するさまざまなオプションを決めるために、このチェックボックスは、最小に選択する必要があります。

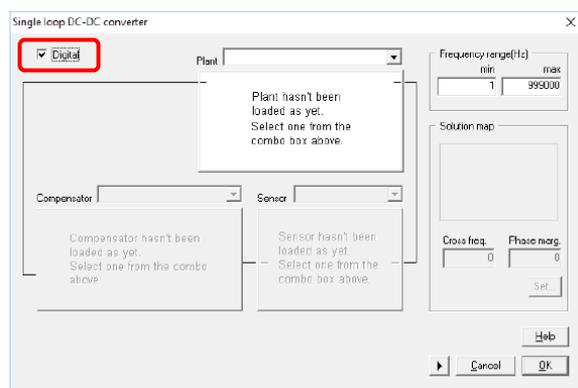


図 4-11 デジタル選択画面

設計過程でこのチェックボックスが変更された場合、エラーメッセージが届き、シングルループ DC-DC コンバーター画面が再び起動します。

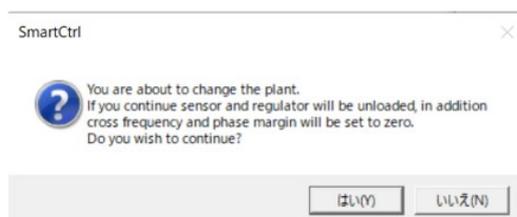


図 4-12 プラント変更時のエラーメッセージ

アナログコントロールでもデジタルコントロールでも同じ手順になります。

最初にシステムを定義してプラントを選択します。

プラントは、事前に定義されたものでも、ユーザ一定義のものでもかまいません。.txt ファイルか、事前定義されたトポロジを使用して、汎用伝達関数を取り込むことができます。詳細は、[5.1.1.1 .txt ファイルを使用した周波数応答データの読み込み](#)をご確認ください。

プラント選択

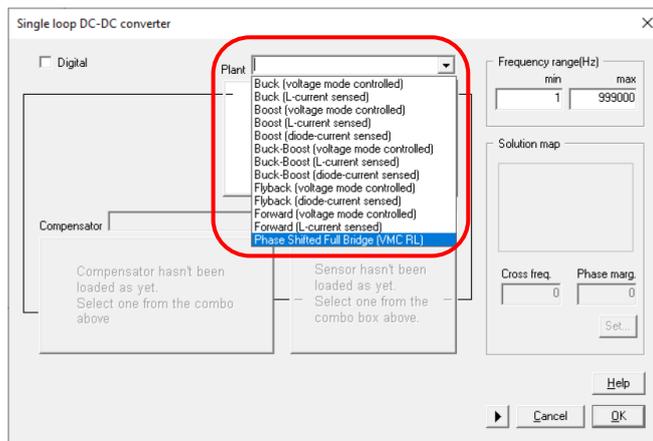


図 4-13 プラント選択画面

登録されているシングルループの DC-DC コンバータに使用可能なプラントは

- ・ [降圧型](#)
- ・ [昇降圧型](#)
- ・ [昇圧型](#)
- ・ [フライバック型](#)
- ・ [フォワード型](#)
- ・ [位相シフトフルブリッジ型 \(VMC RL\)](#)

となります。

センサ選択

プラントが選択されると、制御される対象が電圧か電流か、および制御がアナログかデジタルかを考慮して、プログラムは適切なタイプのセンサを表示します。

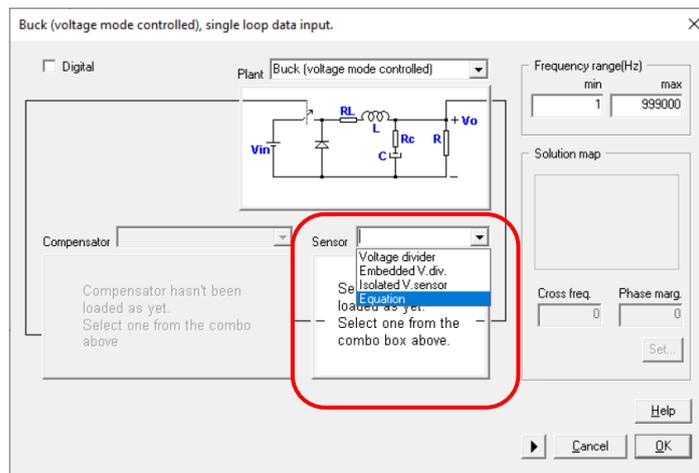


図 4-14 センサ選択画面

登録されているシングルループ DC-DC コンバータに使用可能なセンサーは次のものがあります。

- ・ [分圧器](#)
- ・ [組み込み型分圧器](#)
- ・ [絶縁電圧センサ](#)
- ・ [電流センサ](#)
- ・ [ホールセンサ](#)
- ・ [数式エディタ \(ユーザー定義センサ\)](#)

補償器の選択

最後に選択した定義済みの DC-DC プラントに応じて、また設計がデジタルかアナログかを考慮し、適切な補償器を選択します。SmartCtrl が提供するものから選択するか、数式エディタを使用して補償器の伝達関数を定義できます。

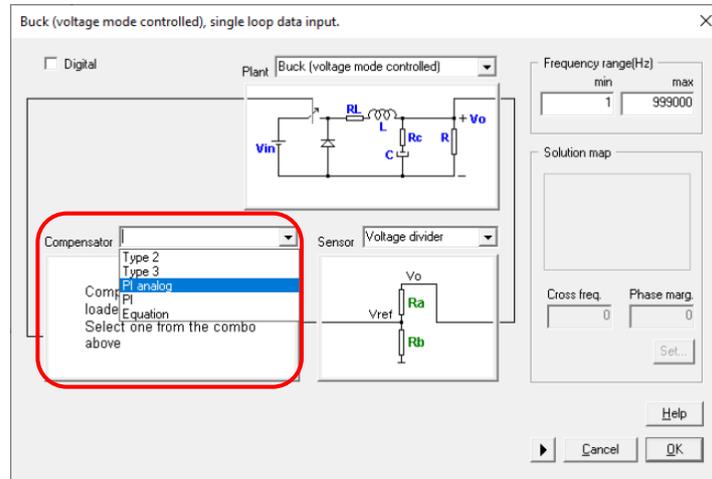


図 4-15 補償器選択画面

SmartCtrlに登録されているものは次の通りとなります。

- ・ [Type3](#)
- ・ [Type3 非減衰型](#) (組み込み型分圧器センサを選択した場合)
- ・ [Type2](#)
- ・ [Type2 非減衰型](#) (組み込み型分圧器センサを選択した場合)
- ・ [PI](#)
- ・ [PI アナログ](#)
- ・ [PI 非減衰型](#) (組み込み型分圧器センサを選択した場合)
- ・ [単ポール型](#)
- ・ [単ポール非減衰型](#) (組み込み型分圧器センサを選択した場合)
- ・ [数式エディタ](#)を使用したユーザー定義の補償器

デジタル制御が初めから選択されている場合、デジタル補償器またはユーザー定義の補償器の数式エディタのみが使用可能です。

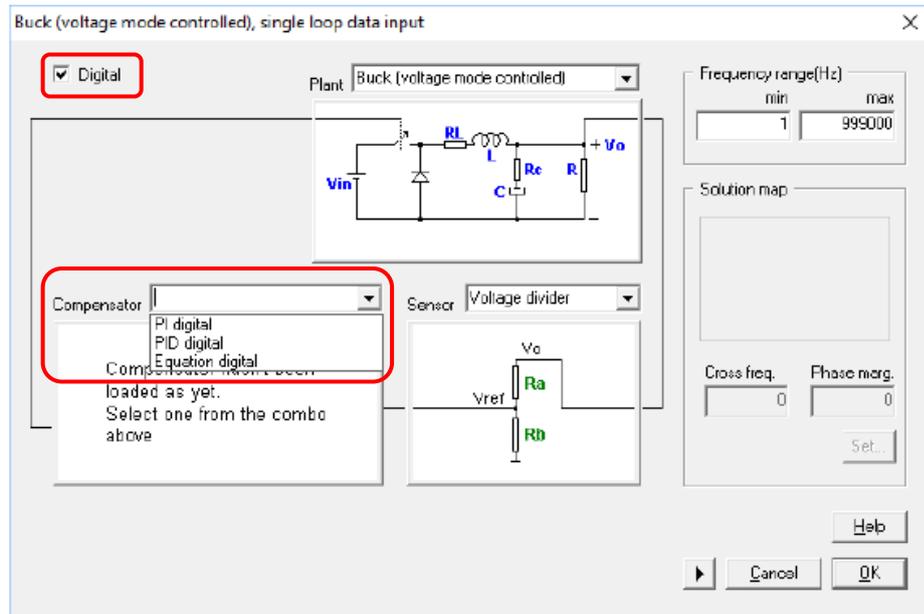


図 4-16 補償器選択画面（デジタル制御選択の場合）

回路構成を決定しましたら SmartCtrl では周波数と位相マージンの可能な組み合わせから安定領域を計算しグラフ化します。これがソリューションマップといわれるものです。このオプションは定義済みの補償器のみ対象です。

続いて[Set]をクリックしソリューションマップの白色の領域を選択することで解となる領域内のポイントを選ぶことができます。

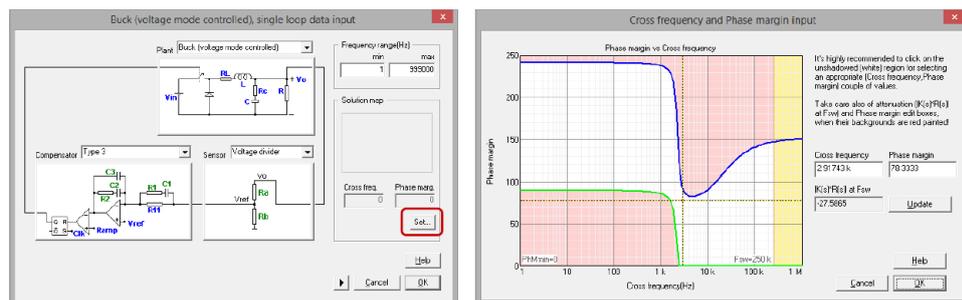


図 4-17 回路構成決定後画面(左)及びソリューションマップ

選択した点が適用され設計を確認するとプログラムは自動的に周波数応答過渡応答の見地から回路の性能を表示します。（詳細はグラフィックとテキストパネルの章を参照してください）

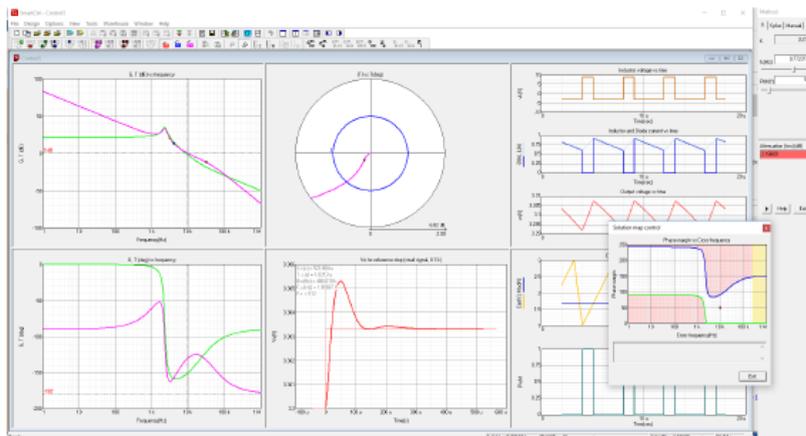


図 4-18 回路の性能表示画面

数式エディタを使用して補償器が定義されている場合、ソリューションマップはご利用いただけません。

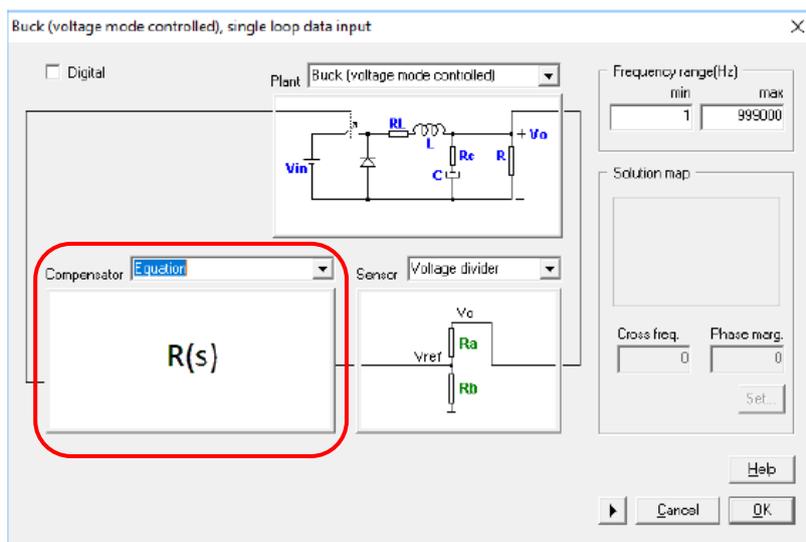


図 4-19 補償器選択画面（数式エディタ選択）

ソリューションマップを使用する代わりに、補償器パラメータスweepを含むメソッドボックスが表示され、グラフィックパネルを使用してシステムの応答を確認します。

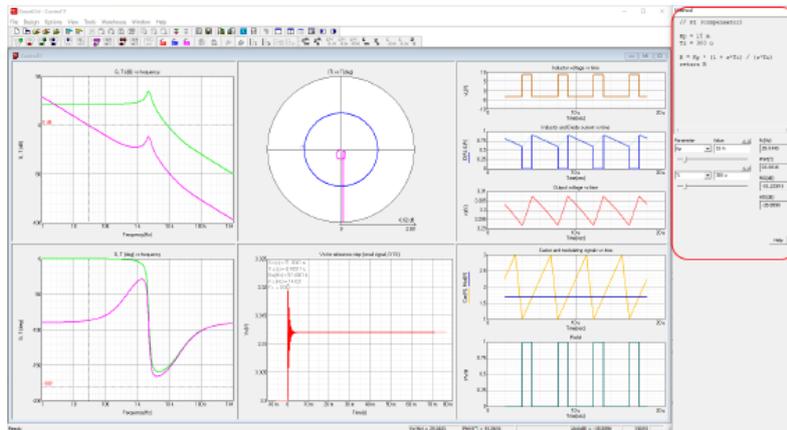


図 4-20 メソッドボックス画面

4.3 DC-DC コンバータピーク電流制御 (DC-DC Converter - Peak Current Mode Control)

ピーク電流制御では次の5つの違った要素を含んでいます。

- ・ DC/DC コンバータ (事前に定義されたトポロジ)
- ・ 電流センサ (抵抗器による)
- ・ モジュレータ
- ・ 電圧センサ
- ・ 補償器

プログラムに沿って順々に様々な違った要素をパラメータ化していきます。

システムを定義する最初のステップは既存のライブラリからプラントを選択することです。

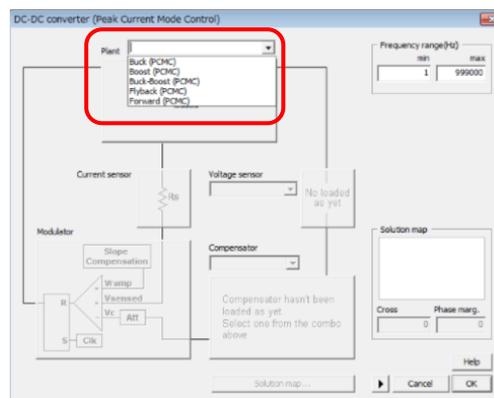


図 4-21 プラント選択画面

DC-DC プラントとしては次の通りとなります。

- ・ [降圧型](#)
- ・ [昇降圧型](#)
- ・ [昇圧型](#)
- ・ [フライバック型](#)
- ・ [フォワード型](#)

プラントが選択されましたら電流センサの抵抗値を設定します。

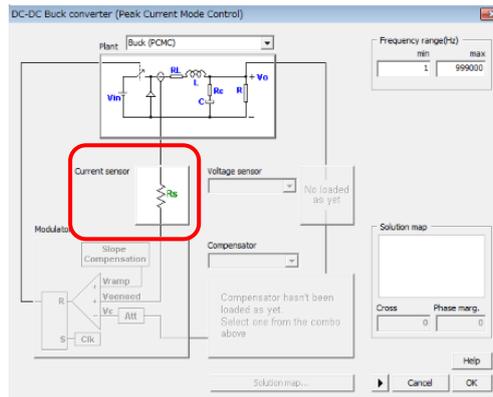


図 4-22 電流センサ抵抗値設定画面

電流センサの抵抗部分をクリックすると [抵抗値](#) を入力できます。

次はモジュレータを設定します。

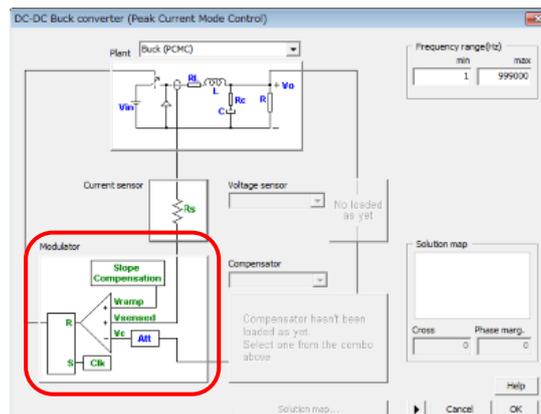


図 4-23 モジュレータ設定画面

モジュレータでは

- ・ [ピーク電流制御のモジュレータ](#)

が使用可能です。

数値入力後 OK をクリックし、電圧センサを選択します。

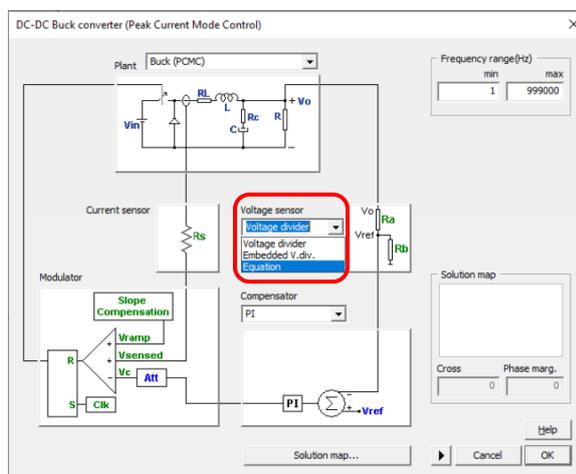


図 4-24 電圧センサ選択画面

電圧センサ次の3つが選択可能です。

- ・ [分圧器](#)
- ・ [組み込み型分圧器](#)
- ・ [数式エディタ \(ユーザー定義センサ\)](#)

最後に設定するのは位相補償器となります。

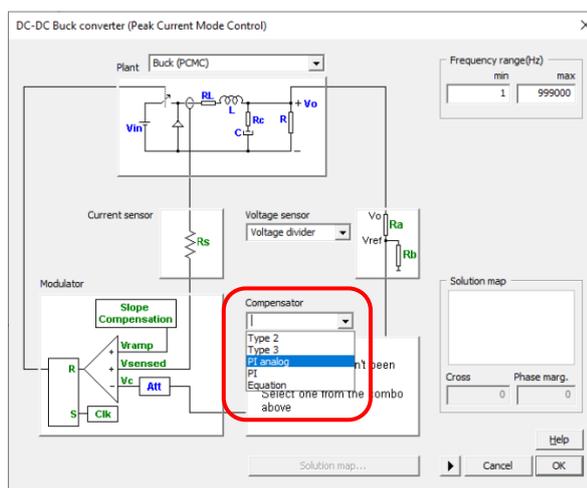


図 4-25 補償器選択画面

補償器のタイプは次のようになります。

- [Type3](#)
- [Type3 非減衰型](#) (組み込み型分圧器センサを選択した場合)
- [Type2](#)
- [Type2 非減衰型](#) (組み込み型分圧器センサを選択した場合)
- [PI アナログ型](#)
- [PI 型](#)
- [PI 非減衰型](#) (組み込み型分圧器センサを選択した場合)
- [数式エディタ](#)を使用したユーザー定義の補償器

そして制御ループの初期特性(クロス周波数と位相マージン)をソリューションマップ (定義済みの補償器のみ対応) を使って選びその後 OK をクリックするとプログラムは自動的にグラフを表示します。

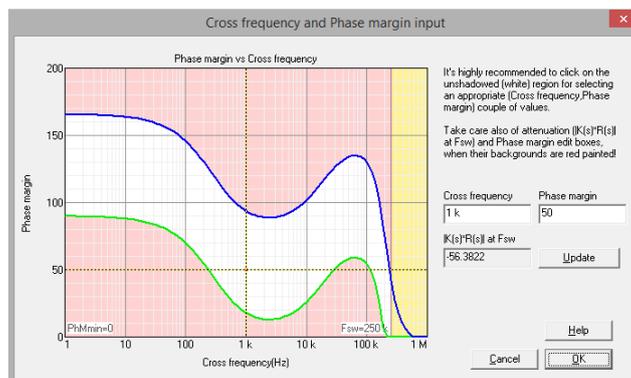


図 4-26 ソリューションマップ画面

数式エディタを使用してカスタマイズされた補償器を選択した場合は、メソッドボックスで使用可能な補償器パラメータスイープを使用します。

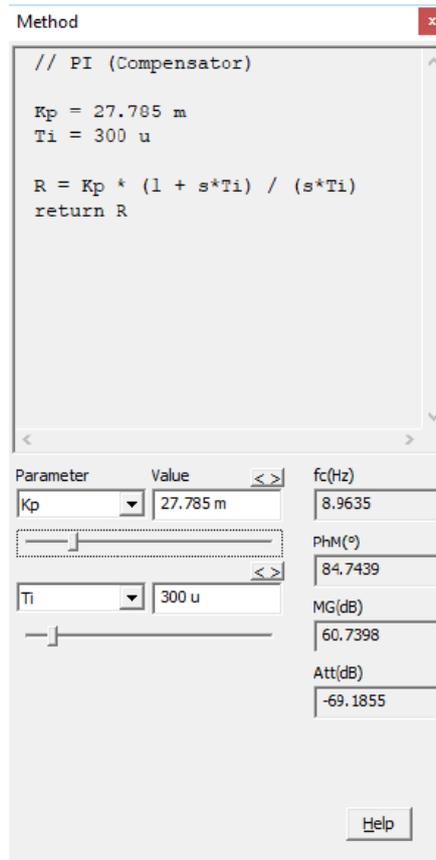


図 4-27 メソッドボックス内 パラメータスweep設定画面

4.4 DC-DC コンバータ平均電流制御 (DC-DC Converter - Average Current Control)

平均電流制御は内側電流ループと外側電圧ループから成り立っています。
 シングルループと同様にダブルループも連続して設定しなければなりません。
 プログラムに沿って進めることで必要な設定ができるようになっています。

登録されているプラントではアウトーループは電圧制御 (VMC)、一方インナーループは電流制御となっています。選択したプラントにより電流はインダクタンス (LCS) かダイオード (DCS) により検出されます。DC-DC プラントは次のリストから選択します

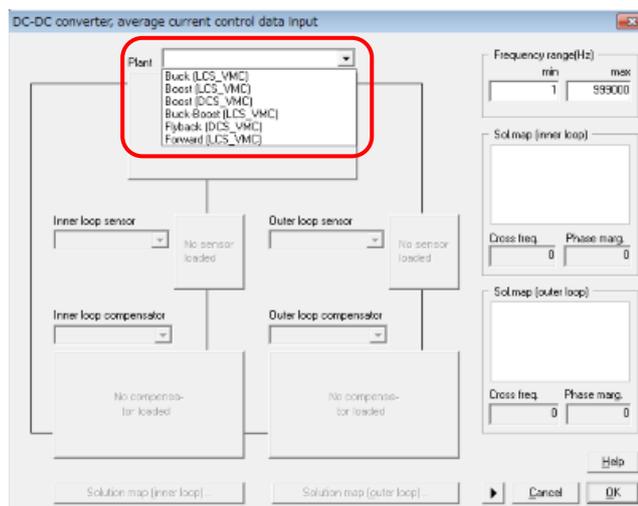


図 4-28 登録済み DC-DC プラント選択画面

登録されている DC-DC プラントは次の通りとなります。

- ・ [降圧型](#) (LCS-VMC)
- ・ [昇降圧型](#) (LCS-VMC)
- ・ [昇圧型](#) (LCS-VMC)
- ・ [昇圧型](#) (DCS-VMC)
- ・ [フライバック型](#) (DCS-VMC)
- ・ [フォワード型](#) (LCS-VMC)

次はインナー制御ループを設定します。

これは電流センサとレギュレータのタイプを選択する必要があります。

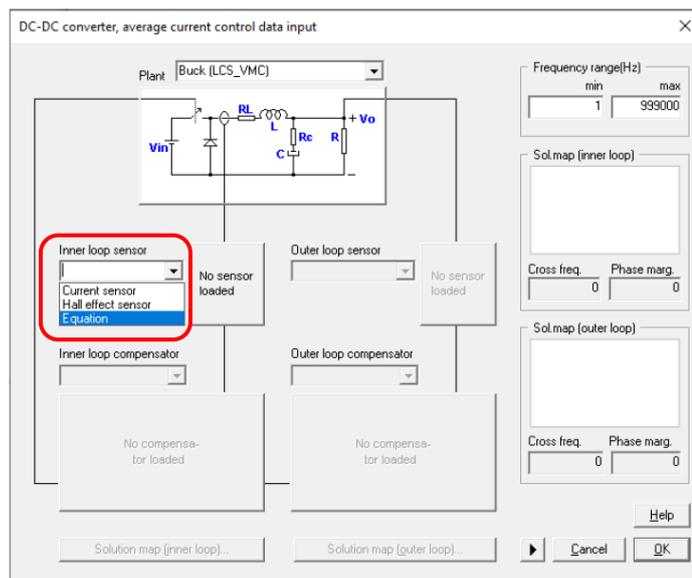


図 4-29 インナーループセンサ選択画面

電流センサは下記 3 種類があります。

- ・ [電流センサ](#)
- ・ [ホールセンサ](#)
- ・ [数式エディタ \(ユーザー定義センサ\)](#)

最後にインナーループの補償器を選択します。

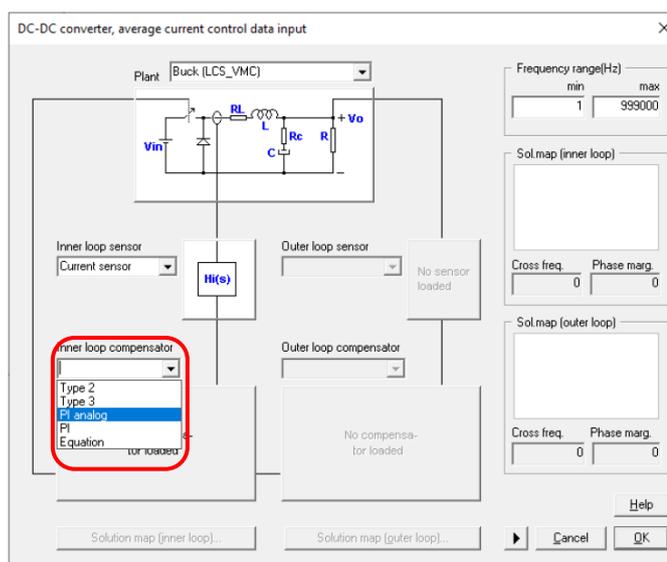


図 4-30 インナーループ補償器選択画面

補償器には次の6種類があります。

- ・ [Type3](#)
- ・ [Type2](#)
- ・ [PIアナログ](#)
- ・ [PI](#)
- ・ [単ポール](#)
- ・ [数式エディタ](#)を使用したユーザー定義の補償器

インナーループの伝達関数が決まりましたらクロス周波数、位相マージンを選択します。[ソリューションマップ](#)では SmartCtrl を使ってカットオフ周波数と位相マージンの組み合わせから安定した解の領域をグラフで表示します。[Solution map (inner loop)]ボタンをクリックするだけでインナーループに対応したソリューションマップが表示されます。ユーザーはクロス周波数と位相マージンを画面の白い領域でクリックして選びます。

このオプションは定義済みの補償器にのみ対応しています。

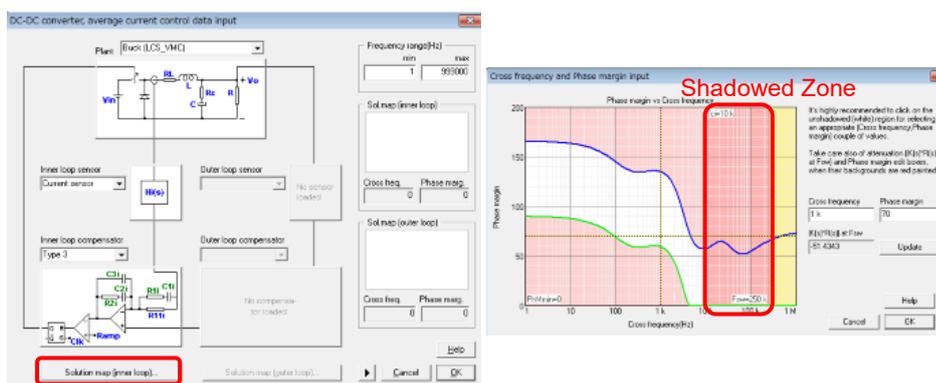


図 4-31 インナーループソリューションマップ設定ボタン(左)とソリューションマップ(右)

クロス周波数と位相マージンを選択しますと DC-DC 平均電流制御データ画面の右側にソリューションマップが表示されます。表示されたソリューションマップをクリックすれば前述の二つのパラメータの変更が可能です。次の図を参照ください。

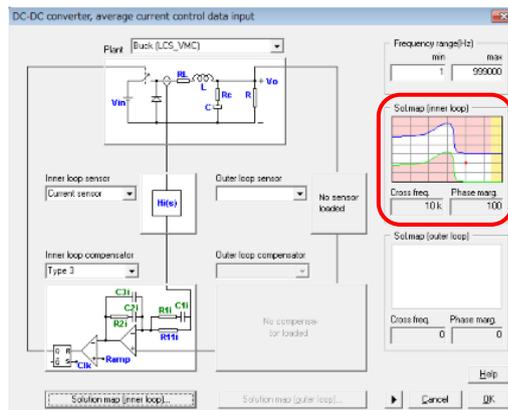


図 4-32 入力画面中のソリューションマップ

オプションのインナーリング補償器の数式エディタを選択した場合、この画面で既存の補償器を開くか、エディタで補償器伝達関数を定義できます。

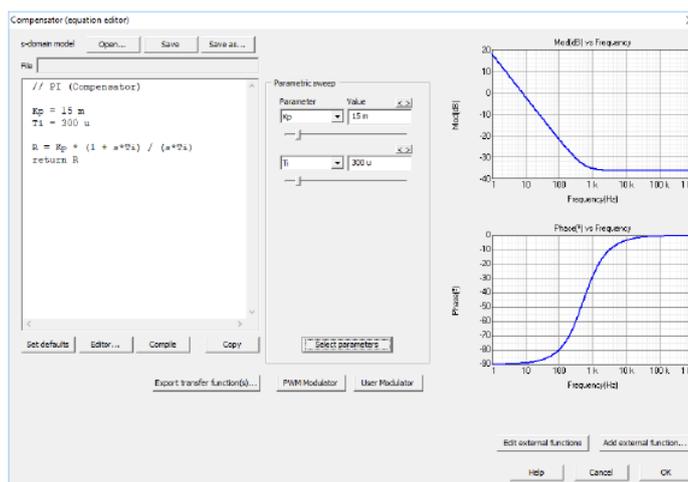


図 4-33 補償器の数式エディタ画面

この場合、レギュレータパラメーターを定義しているため、ソリューションマップは使用できません。設計が完成すると、これらのパラメータは簡単に変更でき、グラフィックパネルで解の安定性を確認できます。

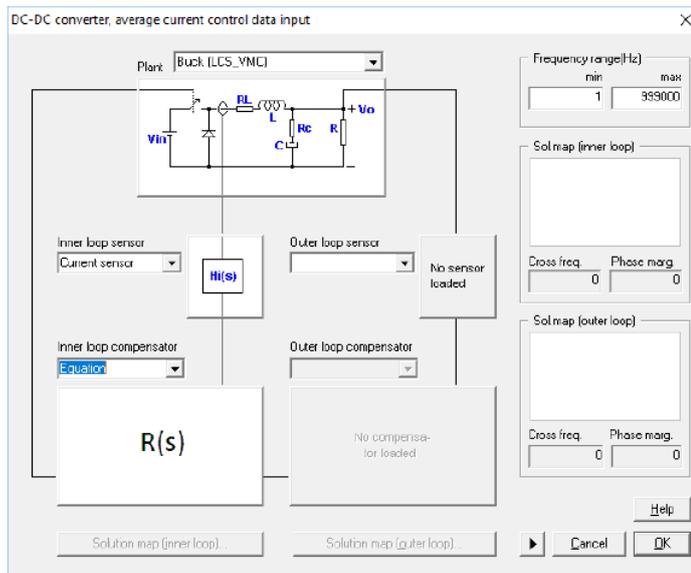


図 4-34 DC-DC コンバータ平均電流制御データ入力画面

次にアウターループを作成します。

最初に電圧センサーを選択します。

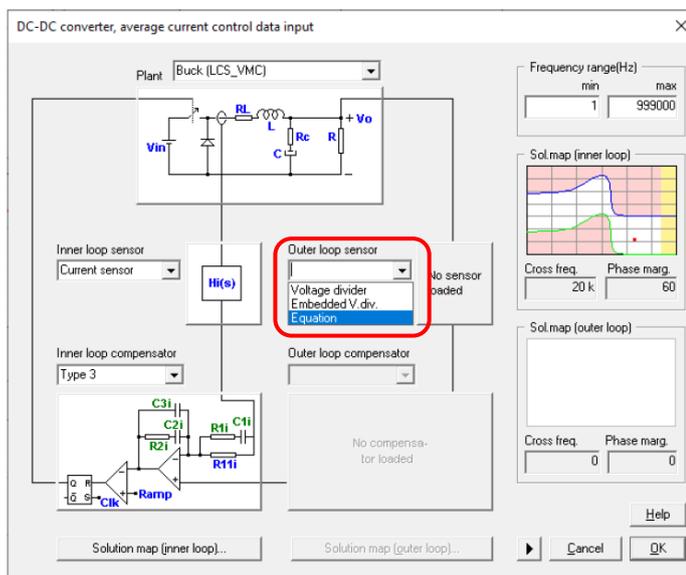


図 4-35 アウターループセンサ選択画面

電圧センサには次の 3 種類があります。

- ・ [分圧器](#)
- ・ [組み込み型分圧器](#)
- ・ [数式エディタ](#) (ユーザー定義センサ)

次にアウターループの補償器を選択します。

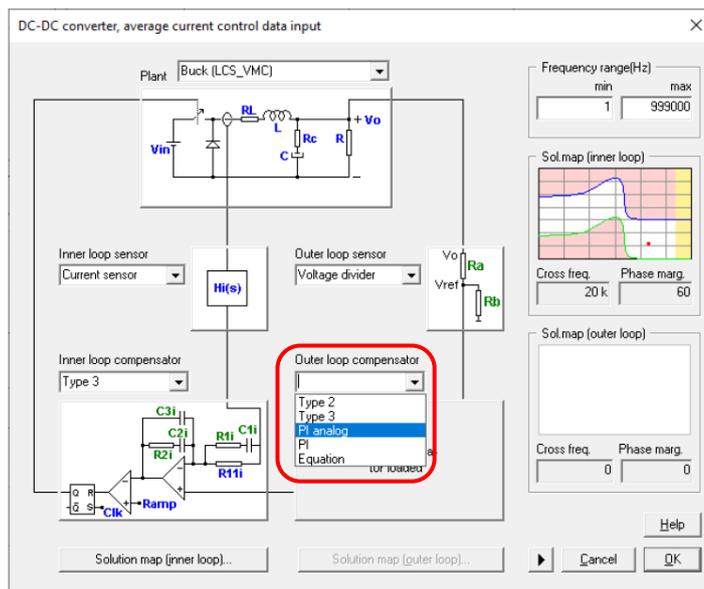


図 4-36 アウターループ位相補償器選択画面

次の中から選択します。

- ・ [Type3](#)
- ・ [Type3 非減衰型](#)
- ・ [Type2](#)
- ・ [Type2 非減衰型](#)
- ・ [PI アナログ](#)
- ・ [PI](#)
- ・ [PI 非減衰型](#)
- ・ [単ポール](#)
- ・ [単ポール非減衰型](#)
- ・ [数式エディタ](#)を使用したユーザー定義の補償器

インナーループの場合と同様クロス周波数と位相マージンの選択が必要です。この場合も[ソリューションマップ](#)で安定した解を選択できます。

[Solution map (outer loop)]ボタンをおすとソリューションマップが表示されますので白い領域でクリックして点を選んでください。

安定性を保つためにアウトーループのクロスオーバー周波数 f_c はインナーループのクロスオーバー周波数よりも大きくできません。設定を間違えないようにピンクの影の領域はアウトーループのソリューションマップに含まれるようになっています。

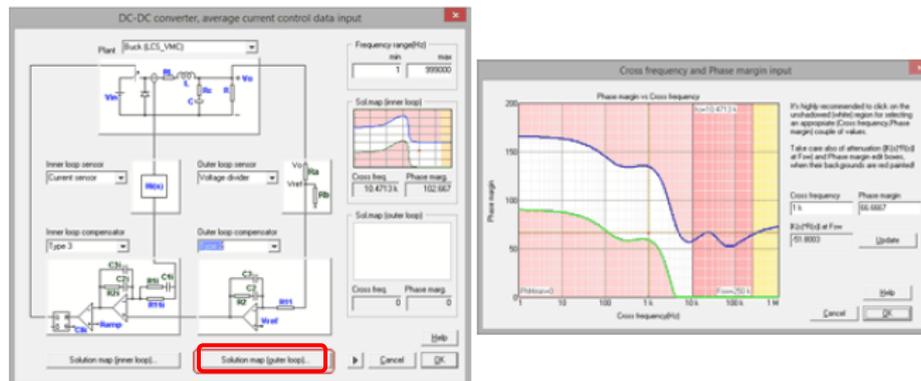


図 4-37 アウターループソリューションマップ設定ボタンとソリューションマップ

クロスオーバー周波数と位相マージンが選択されましたらソリューションマップはDC-DC 平均電流制御データ入力画面の右側に表示されます。この2つのパラメータを変更する場合は表示されているソリューションマップをクリックします。次の図を参照してください。

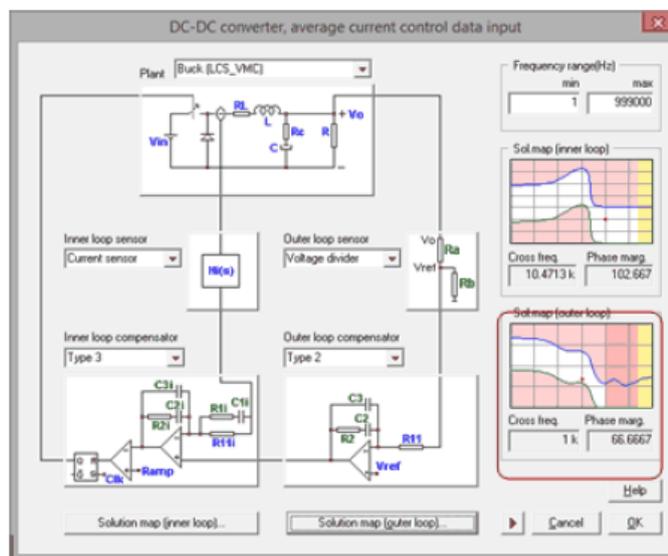


図 4-38 画面内のソリューションマップ

構造を選び設計が決まりましたらプログラムは自動的に周波数応答、過渡応答の観点からシステムの性能を表示します。(詳細な情報につきましては[グラフィック](#)と[テキストパネル](#)を参照してください)

数式エディタを使用してカスタマイズされた補償器を両方のループで選択した場合、設計が受け入れられると、メソッドボックスの補償器パラメータスweepにより設計の安定性を確認できます。

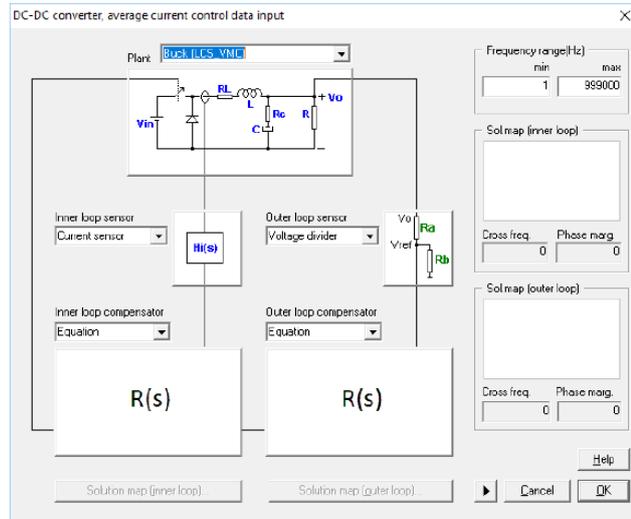


図 4-39 DC-DC コンバータ平均電流制御データ入力画面

ツールバーのアイコン  (“Launch inner method box”)を使用して、インナーループ補償器パラメータを修正できます。

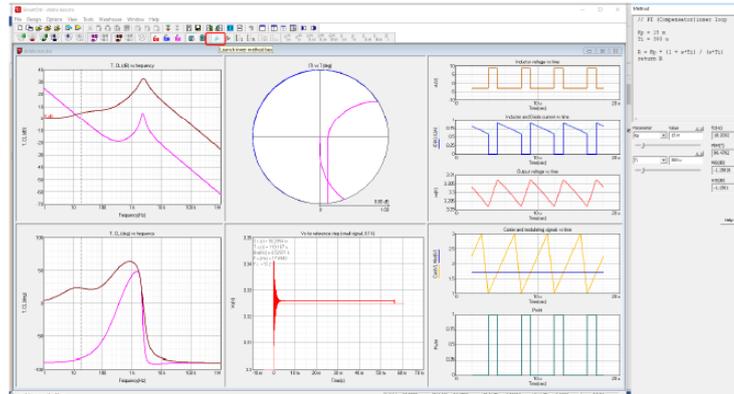


図 4-40 各種パラメータ表示画面

ツールバーのアイコン  (“Launch outer method box”)を使用して、アウトーループ補償器パラメータを修正できます。

4.5 力率改善 (Power factor corrector)

昇圧回路に基づく力率改善は内部電流ループと外部電圧ループによって形成された二重制御ループを持っています。プログラムのガイドに沿って設定することで連続して必要な設定ができるようになっています。

使用可能なプラントは昇圧コンバータです。アウトーループは電圧制御、インナーループは電流制御で電流はインダクタによって検出されます。

最初にマルチプライヤと Vrms フィードフォワードの二つのタイプから選択します。

- ・ 4.5.3.1 マルチプライヤ : 一般的なホール効果電流センサをもつパラメータ化できるマルチプライヤ
- ・ 4.5.3.2 UC3854A マルチプライヤ (UC3854A multiplier) : 外部抵抗を選択できる UC3854A マルチプライヤ

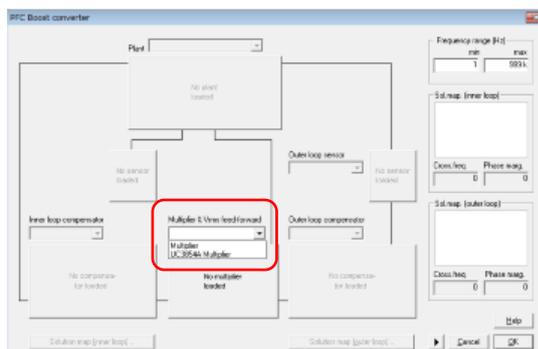


図 4-41 マルチプライヤの選択画面

最初の上記選択に応じて 2 種類の力率改善のためのオプションがあります。

一般的なマルチプライヤを選択した場合電流はホールセンサ H(s)によって検出されます。

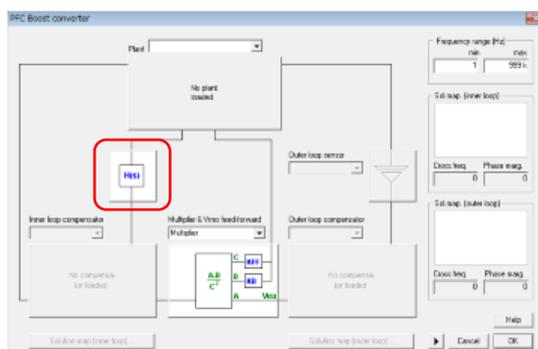


図 4-42 電流検出設定 (デフォルトはホールセンサ)

一方 UC3854A マルチプライヤを選択した場合の電流検出は抵抗 R_s となります。



図 4-43 UC3854A マルチプライヤを選択した場合の画面（電流検出デフォルトは抵抗）

次にプラントの選択があります。

登録されているプラントは次の 2 種類となります。

- [昇圧 PFC](#)（抵抗負荷）
- [昇圧 PFC](#)（定電力負荷）

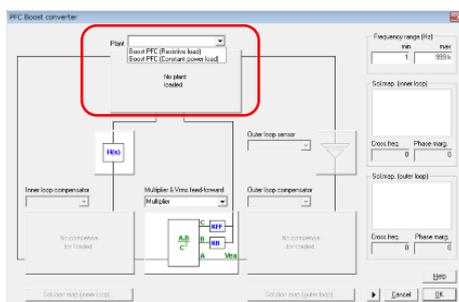


図 4-44 プラントの設定画面

次にインナー制御ループを設定します。

電流センサはすでに設定されていますのでインナーループの補償器を選択します。

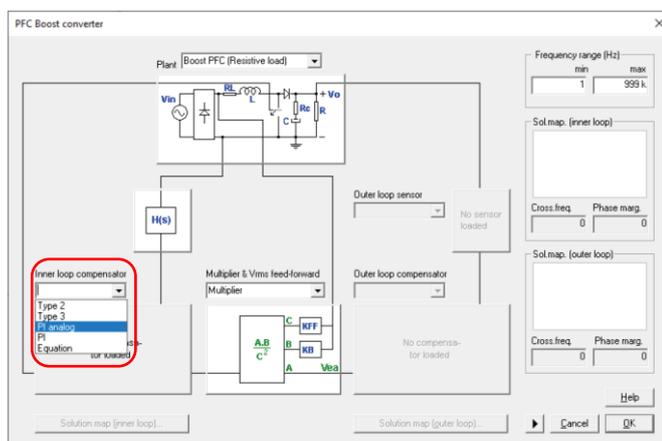


図 4-45 位相補償器選択画面

位相補償器のタイプは次の5種類となります。

- ・ [Type3](#) (マルチプライヤを選択した時のみ対応)
- ・ [Type2](#)
- ・ [PI](#)
- ・ [PI アナログ](#)
- ・ [ユーザー定義補償器：数式エディタ](#)

すべてのインナーループの伝達関数が定義されましたらクロスオーバー周波数と位相マージンを選択します。SmartCtrlのソリューションマップ(定義済みの補償器のみ対象)では安定した解を導くクロスオーバー周波数と位相マージンのあらゆる組み合わせを安定した解の領域としてグラフ表示で提供しています。[Solution map (inner loop)]ボタンをクリックすることでインナーループのソリューションマップが表示されます。

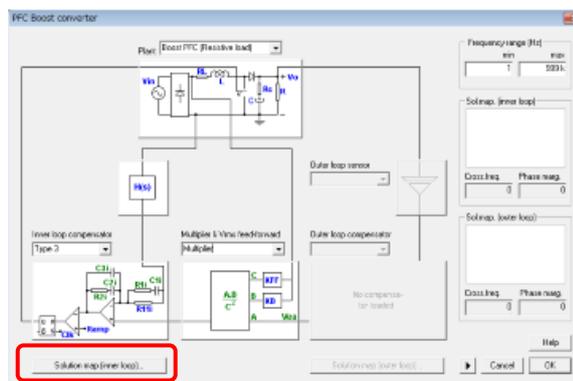


図 4-46 インナーループソリューションマップ設定画面

ユーザーが画面の白い領域でクリックしてクロスオーバー周波数と位相マージンを選択します。

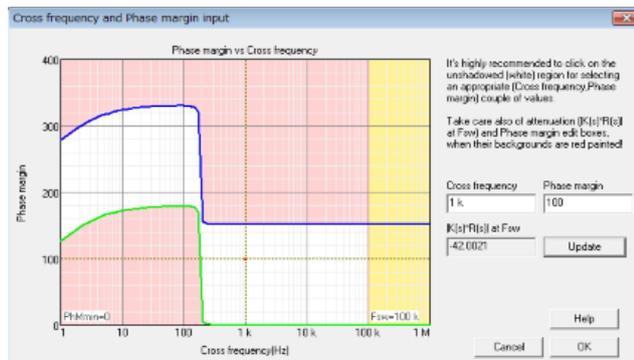


図 4-47 ソリューションマップ

クロスオーバー周波数と位相マージンが選択されましたらソリューションマップが PFC 昇圧回路の入力画面の右端に現れます。この二つのパラメータはソリューションマップ上でクリックすることで変更ができます。(次の画面を参照してください)

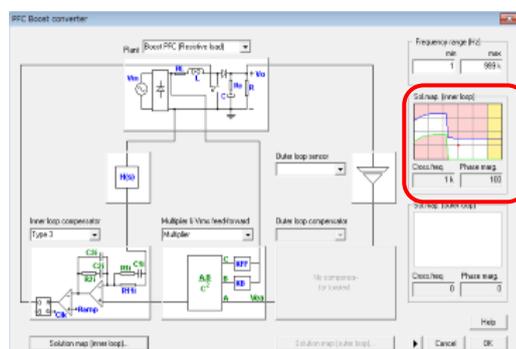


図 4-48 画面にソリューションマップ組み込み後の画面

次にアウトーループを設定します。

まず電圧センサを選択します。電圧センサは次の種類があります。

- ・ マルチプライヤ option 用 :
 - [絶縁電圧センサ](#)
 - [数式エディタ \(ユーザー定義センサ\)](#)
- ・ UC3854A マルチプライヤ option 用 :
 - [分圧器](#)
 - [組み込み型分圧器](#)
 - [数式エディタ \(ユーザー定義センサ\)](#)

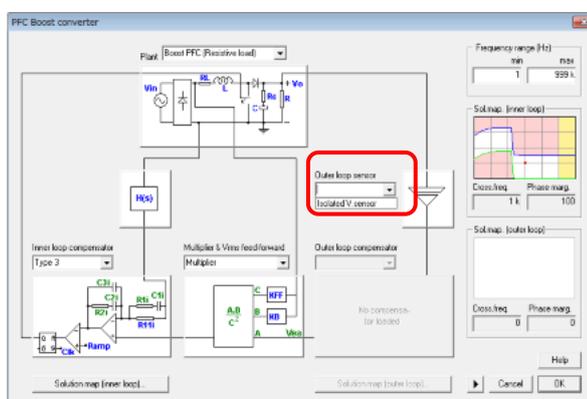


図 4-49 電圧センサ組み込み画面

次にアウトーループの位相補償器を選択します。

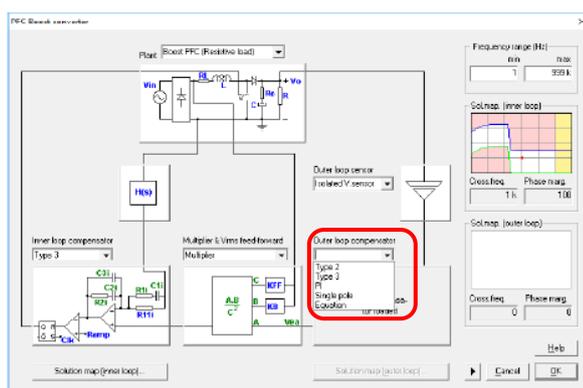


図 4-50 位相補償器選択画面

アウトーループ補償器の種類は選択したセンサによります :

マルチプライヤオプション向	UC3854 マルチプライヤオプション向		
	分圧器用	組み込み型分圧器用	ユーザー定義センサ (数式エディタ) 用
<ul style="list-style-type: none"> Type 3 Type 2 PI PI アナログ 単ポール 数式エディタを使用したユーザー定義 	<ul style="list-style-type: none"> Type 2 PI PI アナログ 単ポール 数式エディタを使用したユーザー定義 	<ul style="list-style-type: none"> Type 2 非減衰型 PI 非減衰型 単ポール非減衰型 数式エディタを使用したユーザー定義 	<ul style="list-style-type: none"> Type 2 Type 3 PI PI アナログ 単ポール 数式エディタを使用したユーザー定義

インナーループの場合同様クロス周波数と位相マージンを選択します。

またこの場合 [ソリューションマップ](#) (定義済みの補償器のみ対象) は安定した解を選択するのに役立ちます。

[Solution map (outer loop)]を押すとソリューションマップが表示されます。

白い領域内でクリックすれば安定解のポイントを選択できます。

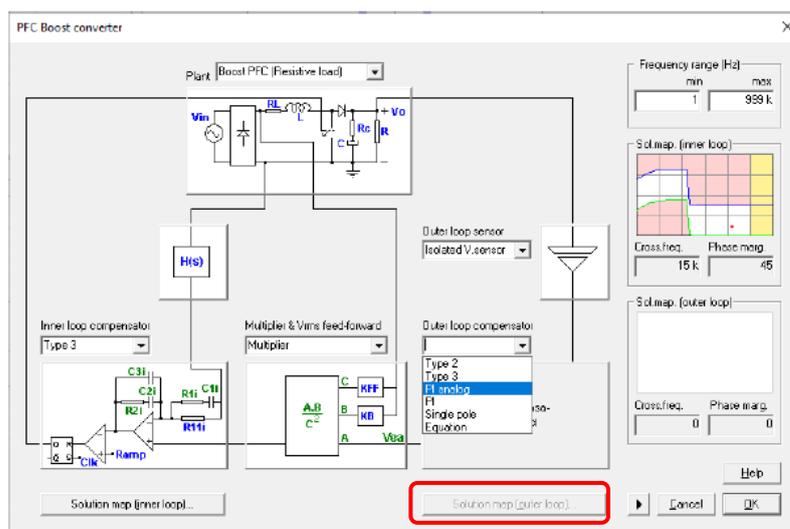


図 4-51 ソリューションマップ設定画面

安定性を保つためにアウターループのクロスオーバー周波数はインナーループのクロスオーバー周波数よりも大きくできないようになっています。設定を間違えないようにピンクの影の領域はアウターループのソリューションマップに含まれるようになっています。

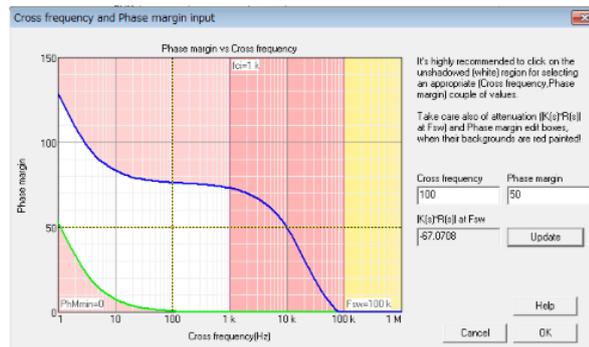


図 4-52 ソリューションマップ

クロスオーバー周波数と位相マージンが選択されましたらソリューションマップが DC-DC 平均電流制御の入力画面の右端に現れます。この二つのパラメータはソリューションマップ上でクリックすることで変更ができます。次の画面を参照ください。

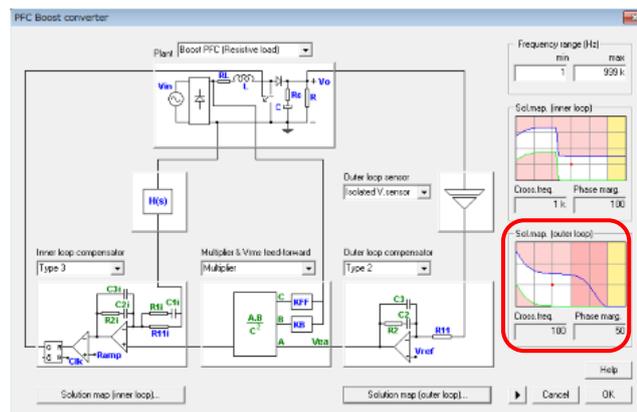


図 4-53 ソリューションマップ組み込み後の画面

構造を選び設計が決まりましたらプログラムは自動的に周波数応答、過渡応答電流波形等の観点でシステムの性能を表示します。(詳細につきましては[グラフィックとテキストパネル](#)を参照してください。)

設計が完了した際にソリューションマップ画面に2つのワーニングメッセージが現れる場合があります。

- ・アウターループの力率補正として典型的な補償器となる単ポール補償器の場合、低周波でのゲインは低くなるかもしれません。見積もりの V_o (method パネルに表示される) から 10% 以上差が出る場合にはワーニングメッセージが出ます。この場合は低い周波数でより高いゲインの補償器をお勧めします。

・主回路電流波形は電流ループがアウトーループによって生成されたリファレンスを完璧に追従していると仮定して計算されています。しかし場合によってはゼロクロス分布があったり実際の電流波形が違っていたりすることがあります。こういった場合にもワーニングメッセージが出ます。インナーループ位相補償器のクロス周波数はこの問題を最小化するように増加させないようになります。

メソッドパネルではインナー、アウトーループに対して下記追加インフォメーションが出る場合があります。

- ・減衰(fsw)(dB). これはスイッチング周波数でのセンサと補償器の組み合わせによる dB 単位での減衰です。インナーループのリファレンスはアウトーループにより発生するのでシステムが不安定にならないようになっているはずです。
- ・減数(2f)(dB). これはラプワールイン周波数の 2 倍(100Hz か 200Hz) の時のセンサと補償器の組み合わせによる dB 単位での減衰です。インナーループのリファレンスはアウトーループにより発生するのでシステムが不安定にならないようになっているはずです。
- ・Vo(V)の見積もり. これはコンバータの出力電圧の見積もりとなります。このパラメータは重要です。もしオープンループ伝達関数の周波数ゲインが十分に高くない場合、定常状態のエラーとなり見積もられた出力電圧は特定された出力電圧と違って来るからです。これを認識した上で、もし見積もられた Vo(method パネルに表示されている値)が特定された値より 10%以上違っている場合はワーニングメッセージが出ます。

数式エディタを使用してユーザー定義の補償器を選択した場合は、[補償器の設計 \(数式エディタ\)](#) で説明されている手順に従ってください。

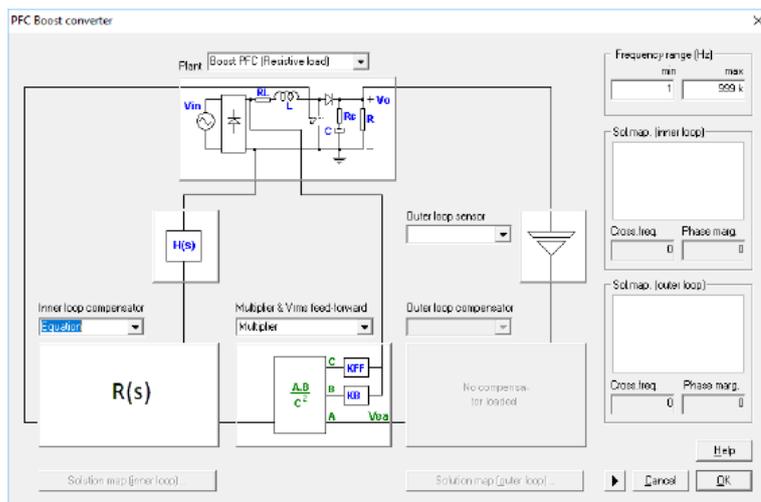


図 4-54 数式エディタを使用した補償器選択画面

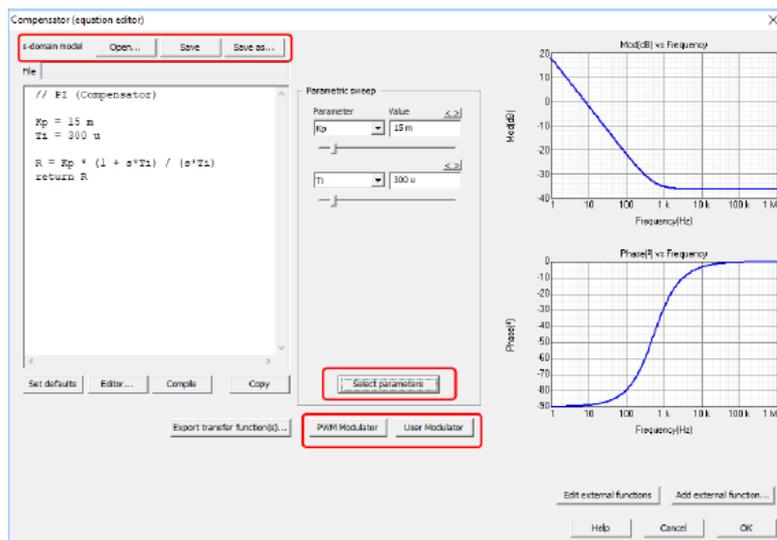


図 4-55 数式エディタを使用した補償器選択画面（つづき）

このオプションはインナーループでもアウトラーループでもどちらでも選択可能です。

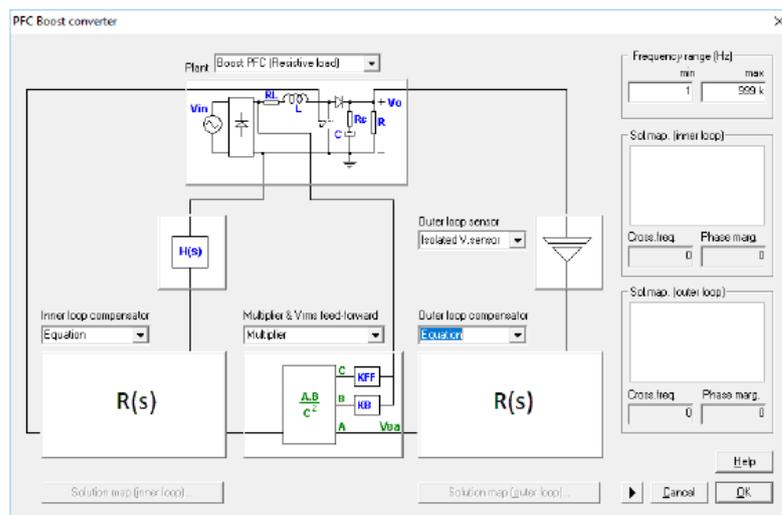


図 4-56 数式エディタを使用した補償器選択画面（インナーループとアウトラーループ）

ユーザー定義の補償器の場合、ソリューションマップは利用できません。ビュートールバーのボタンで、インナーループとアウトラーループでグラフィックビューを変更し、メソッドボックスで各々の補償器の値を調整します。



インナーループの結果を表示します。



アウトラーループの結果を表示します。



インナーメソッドボックスを起動します。インナーループの結果を表示します。



補償器計算メソッドツールボックスの表示を有効または無効にします。アウターメソッドボックスまたはメソッドボックスを起動します。アウターループの結果を表示します。

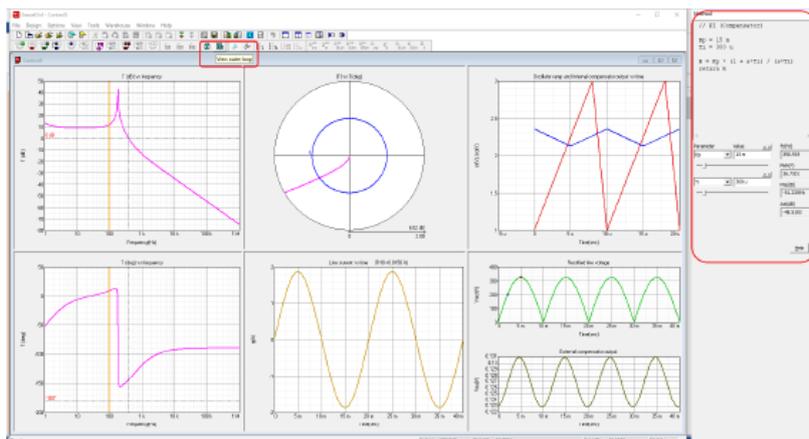


図 4-57 アウターループの結果表示画面とメソッドボックス

力率のタイプ別生成フローチャートを次に示します。

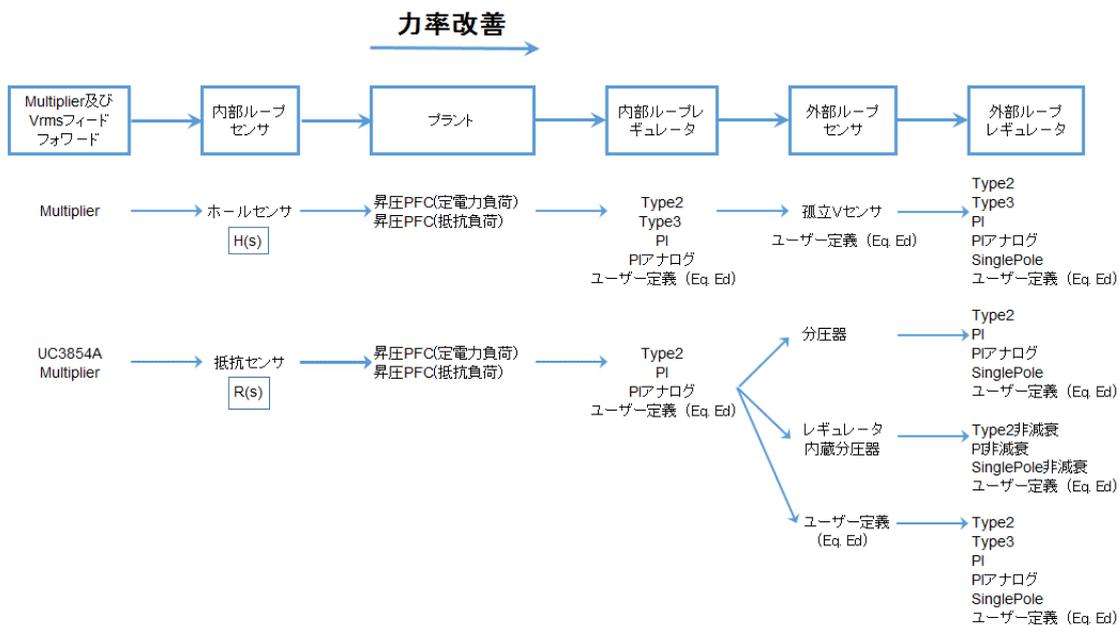
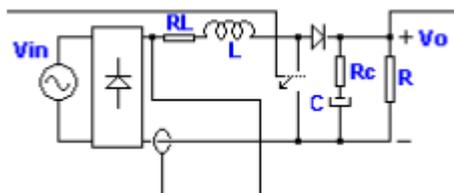


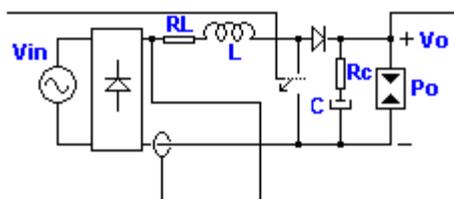
図 4-58 タイプ別力率改善フローチャート

4.5.1 昇圧 PFC 電力段 (Boost PFC power stage)

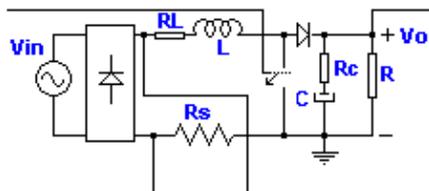
昇圧 PFC はダブルループ制御方式に基づいており、インダクタを介した出力電圧と電流が同時に検出されます。これはプラントに対して負荷とマルチプライヤに依存した四つのオプションがあります。



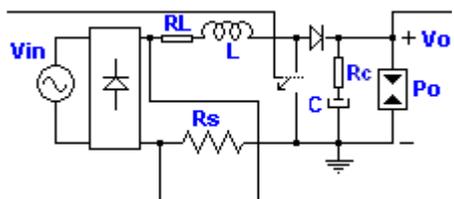
一般的なマルチプライヤ+昇圧 PFC(抵抗負荷)



一般的なマルチプライヤ+昇圧 PFC(定電力負荷)



UC3854A マルチプライヤ+昇圧 PFC(抵抗負荷)



UC3854A マルチプライヤ+昇圧 PFC(定電力負荷)

電流ループはプラントの区分線形関数を考慮して設計されており準定常仮定を使うことで各動作点での小信号モデルは DC-DC 昇圧コンバータとして計算されています。入力データは下記定義となっています。

入力データ

Vin(rms) 入力電圧(V)

R_L インダクタの等価直列抵抗 (Ohms)

L インダクタンス (H)

R_c 出力コンデンサの等価直列抵抗 (Ohms)

C 出力容量(F)

V_o 出力電圧 (W)

R 負荷抵抗 (Ohms)

P_o 出力電力 (W)

wta 位相角(°)。電流ループは動作ポイントを計算されたプラントを考慮して設計されています。この位相角は整流電圧と外部の位相補償器出力を表している出力パネルに赤ドットとして示されています。(詳細につきましては[グラフィックとテキストパネル](#)を参照してください。)

Fsw スイッチング周波数(Hz)

Line frequency パワーライン周波数(Hz)

4.5.2 グラフィックパネル (Graphic panels)

画面は次の6つのパネルにわかれています。

- ・[ボード線図強度\(dB\)](#)
- ・[ボード線図位相\(°\)](#)
- ・[ナイキスト図](#)
- ・[主回路電流](#)
- ・[三角波発生器と内部位相補償器](#)
- ・[整流電圧と外部補償器の出力](#)

4.5.2.1 三角波発生器と内部位相補償器 (Oscillator ramp and internal compensator)

グラフィックのパネルは三角波発生器(赤線)と比較した内部の補償制御(青線)の出力についての情報を表示しています。内部補償器の出力はインダクタを介した最大電流リップルに一致する位相角を表しています。この位相角は[整流電圧と外部補償の出力](#)グラフィックパネルの青いドットによって認識できるようになっています。

この比較は発振有無の決定に有効です。両方の関数の傾きが同等な場合は周期毎に1箇所以上の複数の交差点がある可能性があります。

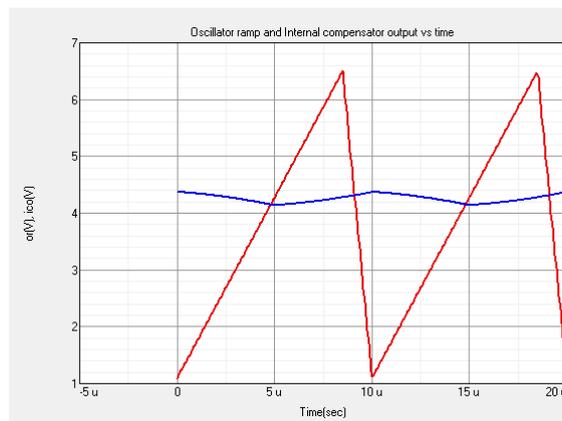


図 4-59 三角波発生器（赤線）と比較した内部の位相補償制御(青線)の出力

4.5.2.2 主回路電流（Line current）

グラフィックパネルは主回路電流とその高調波歪の情報を表示しています。主回路電流波形はアウトーループによって発生したリファレンスを完全追従しているとし計算されています。しかしながらいくつかのケースではゼロクロス歪があり実際的主回路電流が現実の値と違ってきます。その場合はソリューションマップ画面にワーニングメッセージが表示されます。

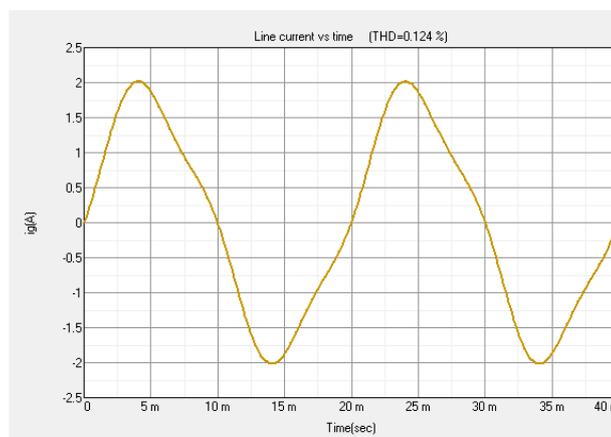


図 4-60 主回路電流とその高調波歪

4.5.2.3 整流電圧と外部位相補償器の出力（Rectified voltage and external compensator output）

このグラフィックパネルは外部補償器の出力電圧の情報を表示しています。整流電圧と比較した位相シフトを評価できます。補償器の出力電圧が基準となる整流電圧と比較して適切な位相シフトではない場合は主回路電流の歪が大きくなります。

電流ループはプラントの区分線形モデルを考慮して設計されています。

ボードプロット図([グラフィックパネル](#)画面を参照してください)の電流プラントは整流電圧における赤のドットでマークされた動作点と一致しています。プラントの小信号モデルはこの動作点に対して DC-DC 昇圧コンバータとして計算されます。このドットはマウスをクリックしドラッグすることで動かせ、ドット的位置を変更するとボードプロット図は K-factor パネルの減衰情報を動作点にあわせて更新するだけでなくインナーループの変更にも対応します。

整流電圧の青のドットはでインダクタを介した最大電流リップルと一致した動作点を表示しています。

[発振器傾きと内部補償器](#)パネルのグラフは動作点を表示しています。

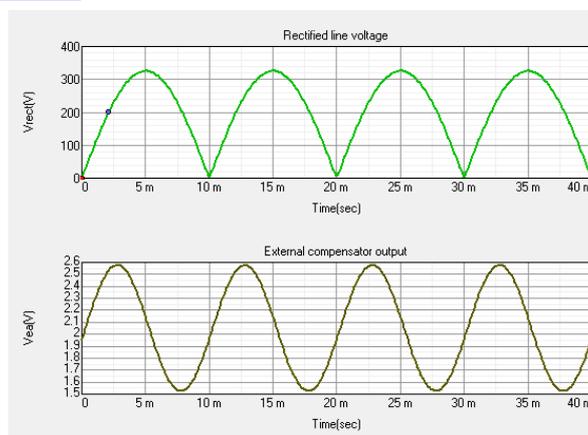


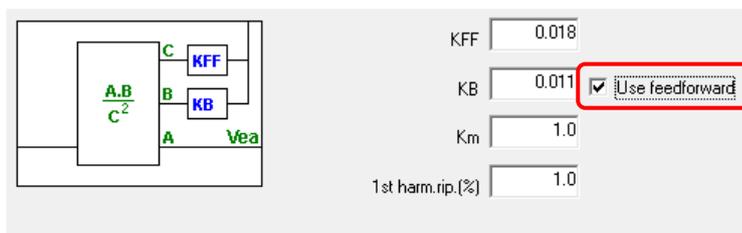
図 4-61 Rectified line voltage(整流線間電圧)と外部位相補償の出力

4.5.3 マルチプライヤ (Multipliers)

4.5.3.1 マルチプライヤ (Multipliers)

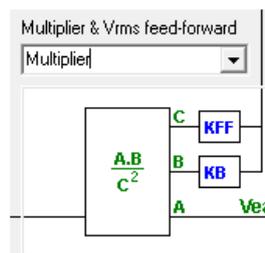


フィードフォワードを使用する場合

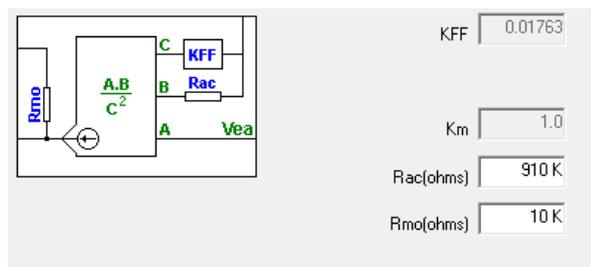


マルチプライヤには次のパラメータがあります。

- KB** インナーループの電流リファレンスのゲイン (利得)
- Km** マルチプライヤ利得
フィードフォワードが選択された場合は
- KFF** フィードフォワードの利得。rms 入力電圧とマルチプライヤへの平均入力電圧との比。
- 1st harm.rip.(%)** 整流入力電圧の一次高調波の振幅と平均値の比

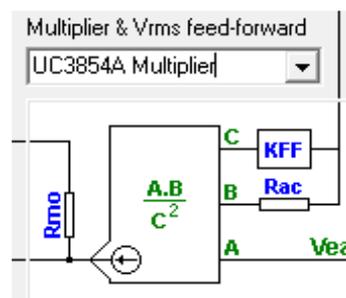


4.5.3.2 UC3854A マルチプライヤ (UC3854A multiplier)



UC3854A マルチプライヤには次のパラメータがあります。

- KFF** フィードフォワードの利得
Rms 入力電圧とマルチプライヤ平均入力電圧との比となります。
- Km** マルチプライヤ利得
- Rac** インナーループのための基準電流を導入する抵抗(Ohms)
- Rmo** 内部補償器のためのマルチプライヤ出力電流を電圧基準に変換する抵抗(Ohms)



5 一般的なトポロジの設計 (Design a generic topology)

SmartCtrl は既存のパワーコンバーターを検討する場合のみならず一般的なコンバータの制御ループの設計を行う際にも助けになります。

プラントが既存の DC-DC コンバータでない場合、制御設計を進めるにあたり S-domain の伝達関数もしくはプラントの周波数応答を.txt ファイルにより読み込むことにより可能となります。入力方法としては下記から選択してください。

- ・ S-domain モデルエディタ
- ・ .txt ファイルを使用した周波数応答データの読み込み

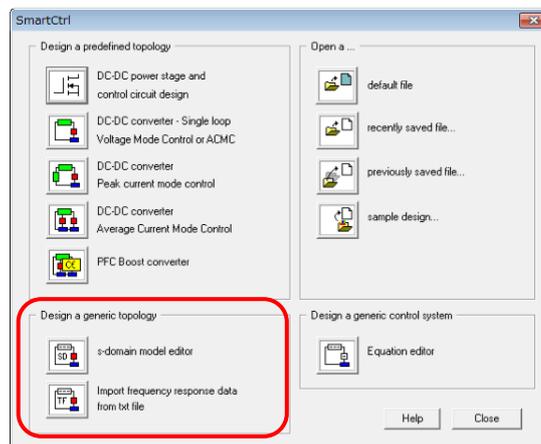


図 5-1 一般的なトポロジの選択画面

5.1 s-domain モデルエディタ (s-domain model editor)

s-domain モデルエディタは下記から使用できます。

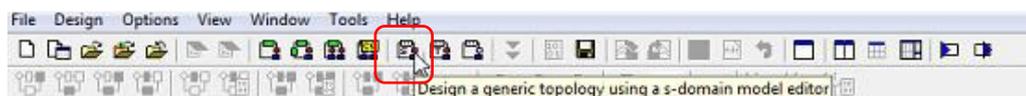


図 5-2 s-domain モデル使用メニュー

s-domain モデルエディタは s-domain 伝達関数プラントを定義するために二つの違ったオプションがあります。

- ・ [s-domain モデル\(数式エディタ\)](#)

- ・ [s-domain モデル\(多項式係数\)](#)

どちらの場合でも制御方法を選択しなければなりません。

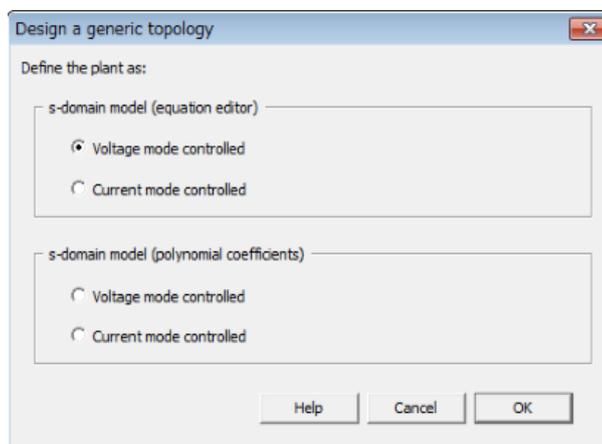


図 5-3 制御方法選択画面

5.1.1. .txt ファイルを使用した周波数応答データの読み込み (Import frequency response data from .txt file)

.txt ファイルを使用した周波数応答データの読み込みはメニューバーの下記ボタンからも実行できます。



図 5-4 メニューバー (テキストファイルからの読み込みボタン)

SmartCtrl では伝達関数を読み込み最適制御ループの設計ができます。これはシングルループの設計にのみ可能です。読み込む伝達関数を定義するために使用する制御タイプを設定します。

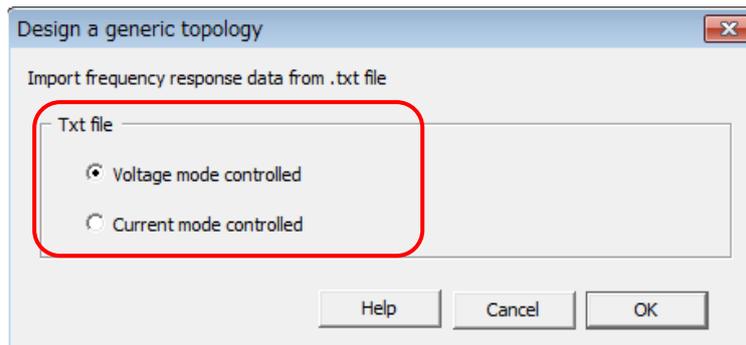


図 5-5 制御タイプの設定

読み込まれたプラントが電流制御モード、電圧制御モードどちらであってもシングルループ設計過程は同じとなります。唯一の違いはそれぞれで利用できるセンサが異なることです。

制御タイプを選択したらプラントの周波数応答を含んだファイルを選択します。

SmartCtrl では*.dat、*.txt、*.fra の拡張子のファイルが使用できます。

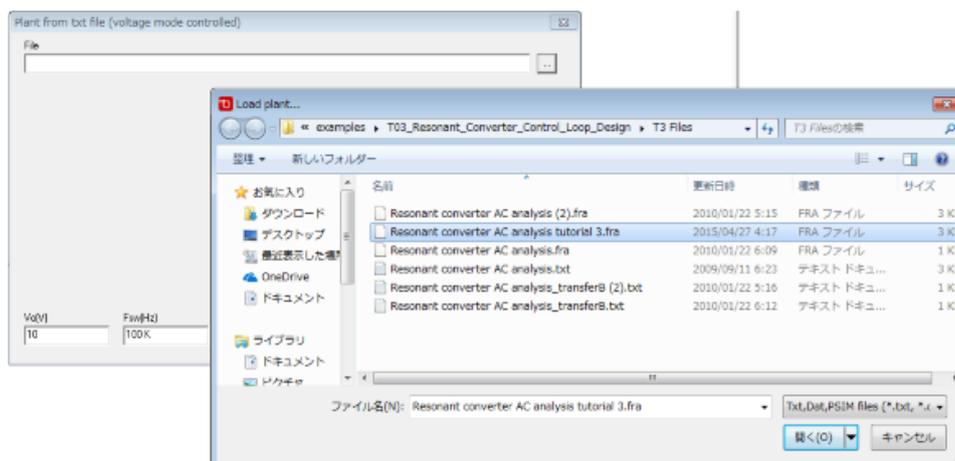


図 5-6 ファイル読み込み画面

ファイルを選択し開くをクリックすると SmartCtrl にデータが読み込まれ、次の図のような強度と位相のグラフが表示されます。

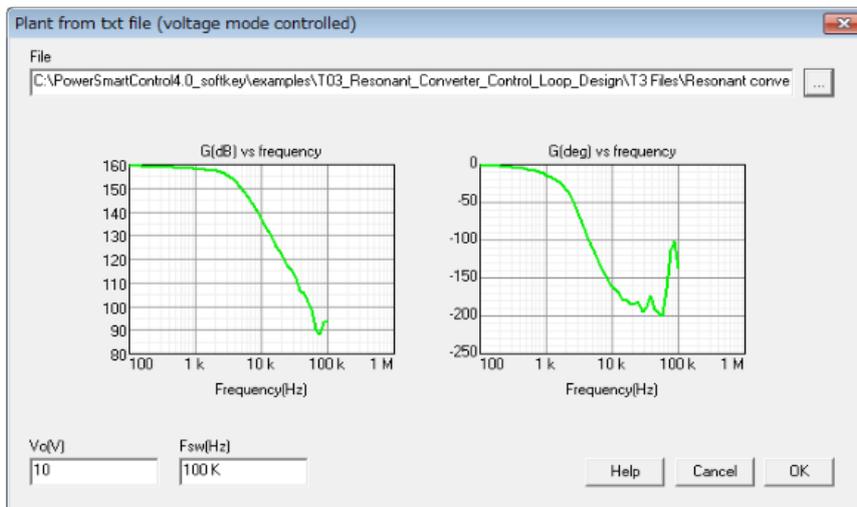


図 5-7 ファイルデータ表示画面

出力電圧(電圧モード制御の時のみ)やスイッチング周波数などのその他のデータについては設定が必要です。

[OK]ボタンをクリックして続けます。

電流モード制御か電圧モード制御かにより対応可能なセンサは次のようになります。

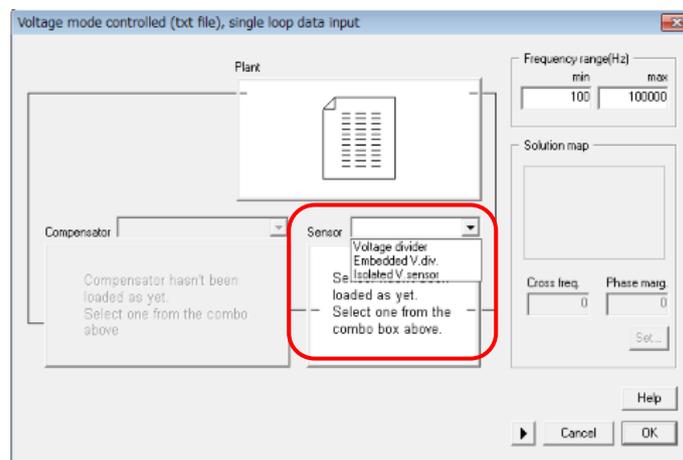


図 5-8 センサ選択画面

電圧モード制御の場合

- ・ [分圧器](#)
- ・ [組み込み型分圧器](#)
- ・ [絶縁電圧センサ](#)

電流モード制御の場合

- ・ [電流センサ](#)
- ・ [ホール効果センサ](#)

最後に補償器を選択します。

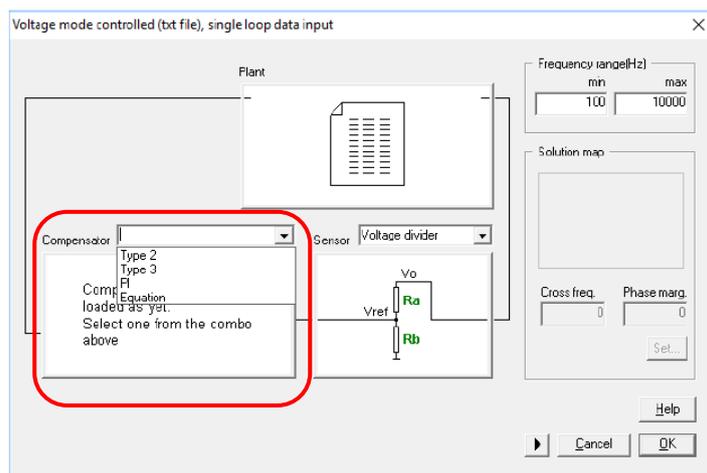


図 5-9 補償器選択画面

補償器のタイプは次のようになります。

- ・ [Type3 非減衰型](#)
- ・ [Type2](#)
- ・ [Type2 非減衰型](#)
- ・ [PI](#)
- ・ [PI 非減衰型](#)
- ・ [単ポール](#)
- ・ [単ポール非減衰型](#)
- ・ [数式エディタ](#)

システム全体の設定が終了したら SmartCtrl は安定解につながるクロスオーバー周波数と位相マージンの組み合わせがグラフで表示される [ソリューションマップ](#) を計算します。赤枠内の [Set] をクリックするとソリューションマップが表示されます。その後安定解領域（白地の領域）のポイントをクリックし [OK] をクリックします。

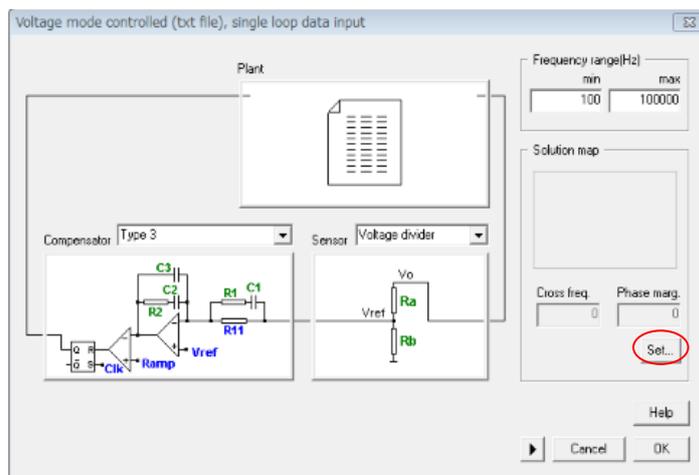


図 5-10 ソリューションマップ設定画面

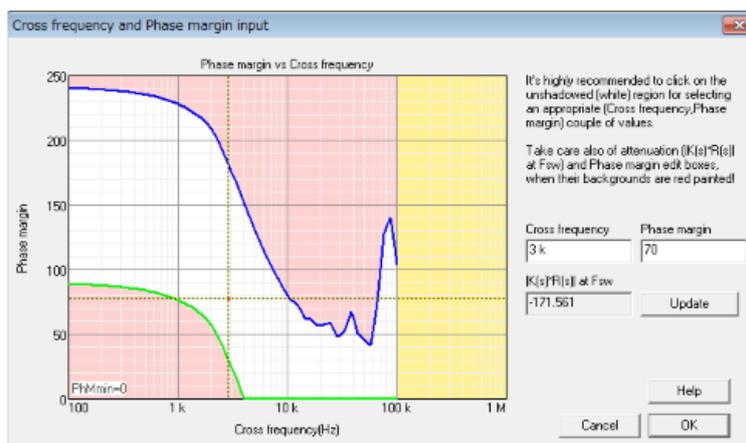


図 5-11 ソリューションマップ表示画面

設計が完了しプログラムは自動的に周波数応答、過渡応答の結果を表示します。(詳しくは、[グラフィックとテキストパネル](#)画面をご確認ください。)

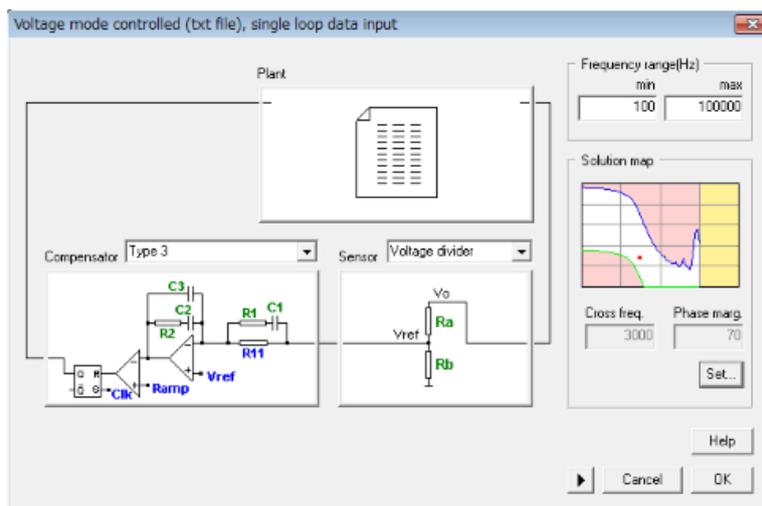


図 5-12 ソリューションマップ設定後画面

数式エディタを使用してカスタマイズされた補償器を選択した場合、ソリューションマップの代わりに、メソッドボックスで利用可能な補償器パラメータスイープを使用します。

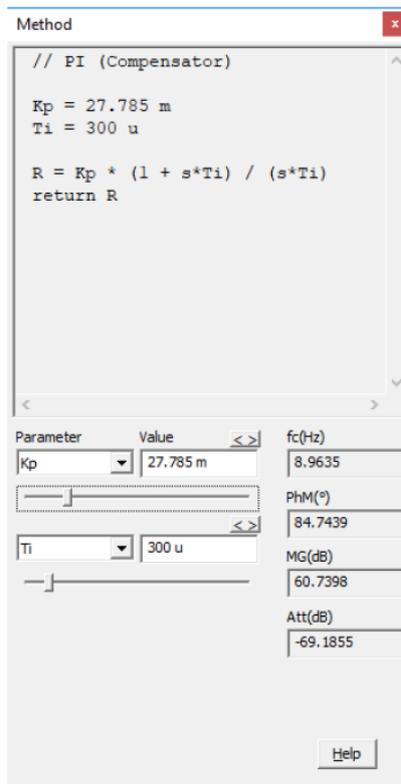


図 5-13 メソッドボックス画面

5.1.2 s-domain (数式エディタ) (s-domain model (equation editor))

s-domain モデルエディタ(数式エディタ)はプラントの伝達関数をどう定義するかにより次の2つの違ったオプションを準備しています。

- ・ [電圧モード制御 \(VMC\)](#)
- ・ [電流モード制御 \(CMC\)](#)

5.1.2.1 s-domain (数式エディタ) VMC (s-domain model (equation editor) VMC)

パワーコンバータが s-domain 伝達関数で定義される場合、設計手順は次のようになります。

まずユーザはプラントの s-domain の伝達関数を定義します。

次の二つの異なるオプションから選択します。

- ・ 以前の設計から取り込む ([Open]をクリックします)
 - ・ 新しい伝達関数を取り込みます ([Editor]をクリックします)
- この場合は[数式エディタ](#)を参照し構文のルールでチェックしてください。

式が導入されましたら

- ・ [Save]をクリックして数式を拡張子 .tromod のテキストファイルで保存してください。
- ・ 続けるために[Compile]をクリックしてください。
- ・ 必要な場合は[Export transfer function]をクリックして.txt ファイルで伝達関数の周波数応答を出力してください。

ボード線図を選択した場合、以前定義した伝達関数の周波数応答がパネルの右側に表示されます。

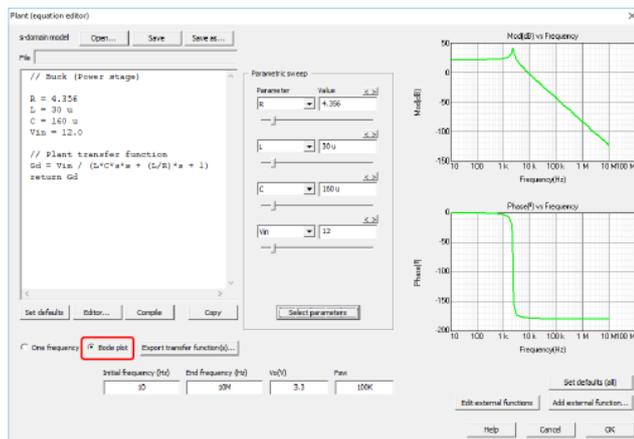


図 5-14 ボード線図選択画面

ある特定の周波数で周波数応答のゲイン、位相、直交成分をチェックするとオプションの[One frequency]が表示されます。次の図のように最初に[One frequency]を選択し次に周波数を決め、最後に[Compile]をクリックすると下記にあるように特定の周波数でのゲイン、位相、直交成分が決まります。

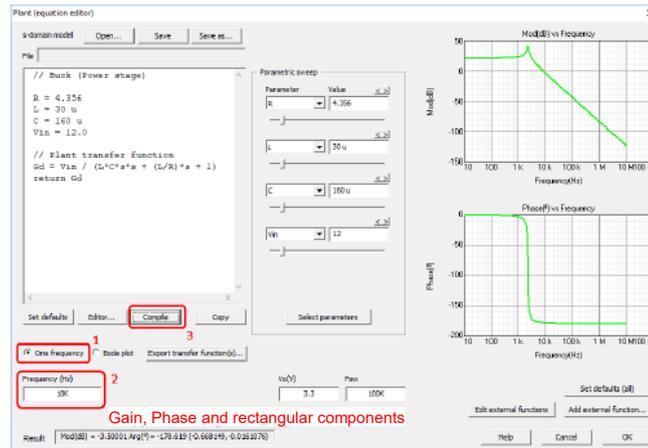


図 5-15 その他入力画面

s-domain 電圧モード制御 (VMC) となった場合、出力電圧とスイッチング周波数は指定しなければなりません。次の図の赤枠になります。

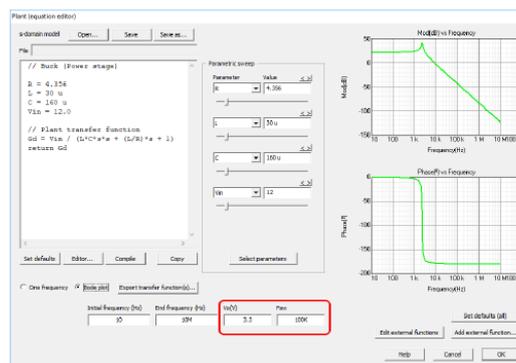


図 5-16 周波数設定画面

その後センサを選択します。

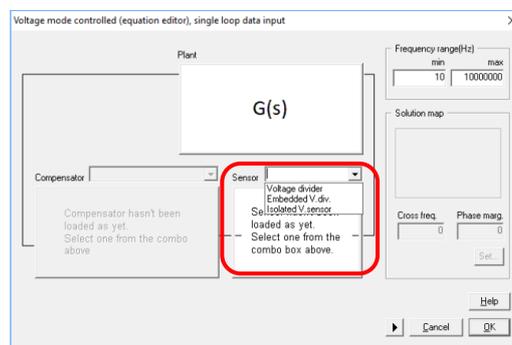


図 5-17 センサの選択画面

補償器を選択します。既存の補償器を選択するか、ユーザー定義の数式エディタの補償器が使用できます。

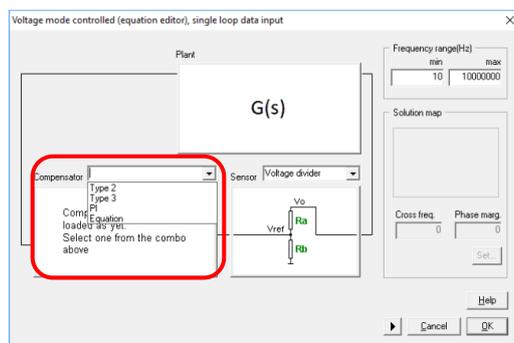


図 5-18 補償器の選択画面

最後にソリューションマップもしくはメソッドボックスを使ってクロス周波数と位相マージンを選択します。

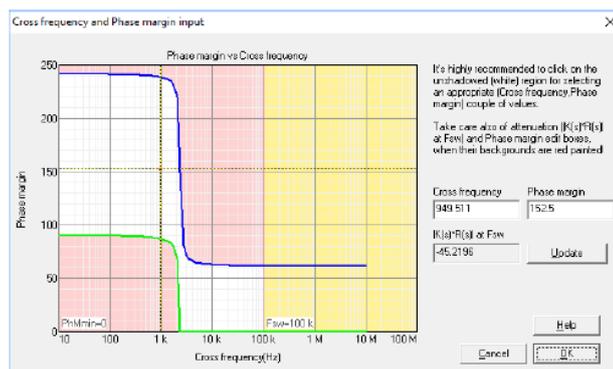


図 5-19 クロス周波数と位相マージン入力画面

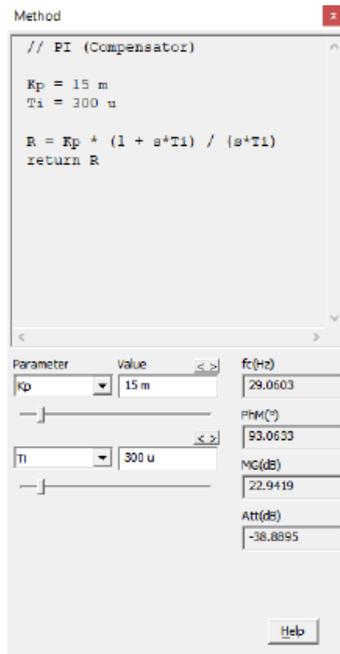


図 5-20 メソッドボックス画面

5.1.2.2 s-domain (数式エディタ) CMC (s-domain model (equation editor) CMC)

パワーコンバータが s-domain 伝達関数で定義されると設計は次の手順となります。

最初にプラントの s-domain 伝達関数を次の 2 つの違うオプションから選んで定義します。

- 以前の設計を取り込む ([Open] をクリックします)
- 新規の伝達関数を定義する ([Editor] をクリックします) [数式エディタ](#)を参照し数式エディタで構文ルールのチェックを行ってください。

一旦数式が読み込まれましたら

- 拡張子.tromod をつけて数式を[Save]をクリックし保存してください。
- [Compile]をクリックしてください。
- 伝達関数の周波数応答を.txt で出力したい場合は[Export transfer function]をクリックしてください。

デフォルトの[Bode plot]オプションを選択すると以前定義した伝達関数の周波数応答がパネルの右側に表示されます。

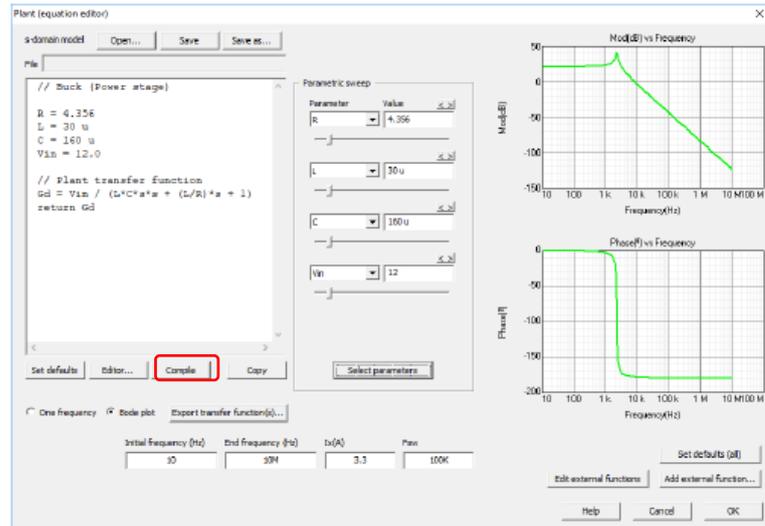


図 5-21 ボード線図選択画面

ある特定の周波数で周波数応答のゲイン、位相、直交成分をチェックするとオプションの[One frequency]が表示されます。次の図に描かれているように最初に[One frequency]を選択し次に周波数を決め最後に[Compile]をクリックすると下記にあるように特定の周波数でのゲイン、位相、直交成分が決まります。

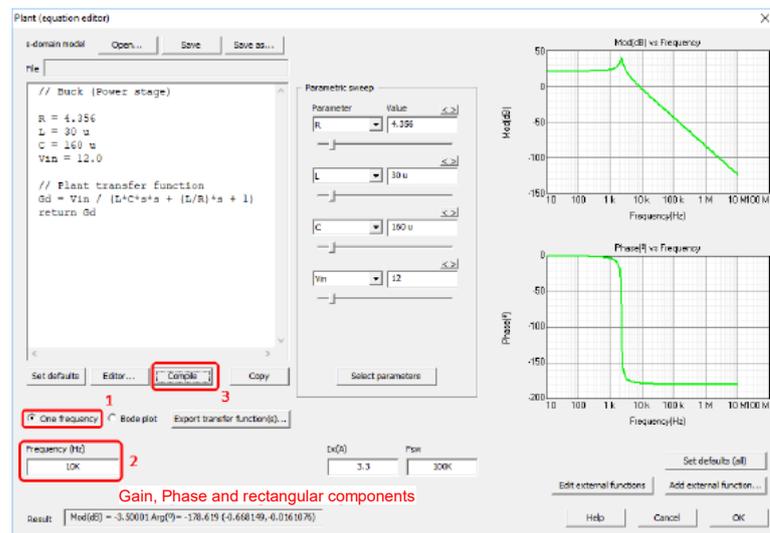


図 5-22 One frequency 設定画面

s-domain モデルが電流モード制御(CMC)に用いられる場合電流は制御値を使いスイッチング周波数も指定されます。次の図の赤枠内が該当します。

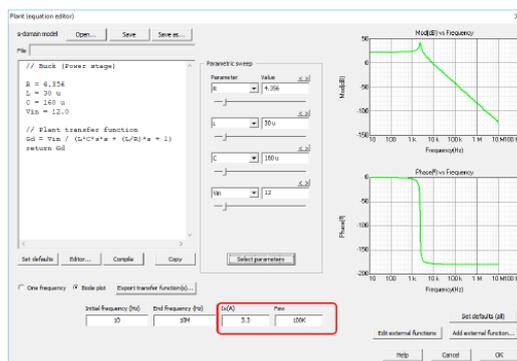


図 5-23 スイッチング周波数指定画面

その後センサーを選択します。

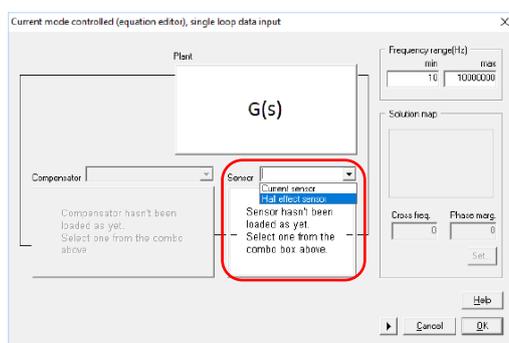


図 5-24 センサ選択画面

次に、既存の補償器を選択するか、ユーザー定義の数式エディタの補償器が使用できます。

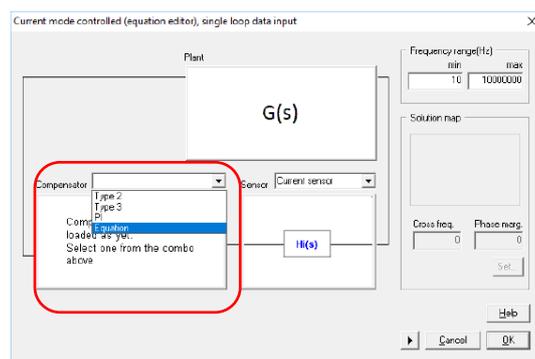


図 5-25 補償器選択画面

既存の補償器のソリューションマップでクロス周波数と位相マージンを選択するか、補償器パラメータスweepで設定できるメソッドボックスを使用します。

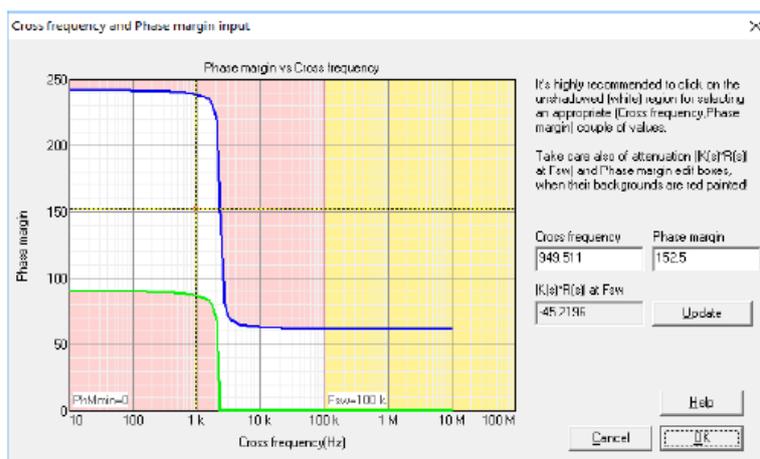


図 5-26 クロス周波数及び位相マージン選択画面

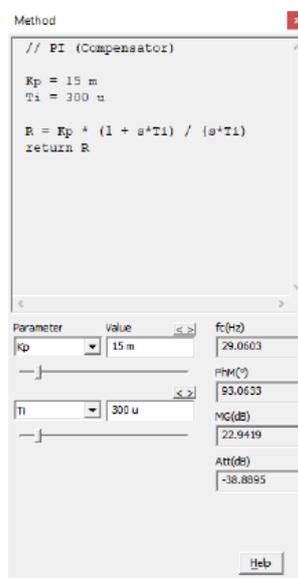


図 5-27 メソッドボックス画面

5.1.3 s-domain model (多項式係数) (s-domain model (polynomial coefficients))

SmartCtrlはその伝達関数の係数を組み込んだプラントのデータを表現できます。これはシングルループ設計でのみに対応しており次の二つのオプションが可能です。

電圧制御 (Shift+L)

電流制御 (Shift+U)

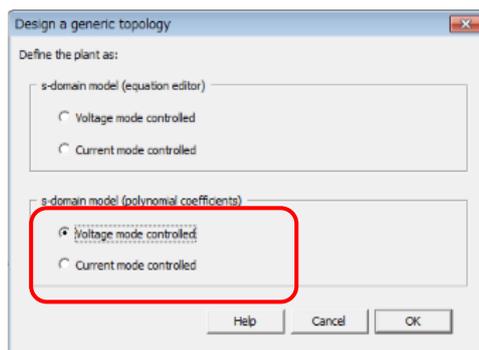


図 5-28 プラント選択画面

s-domain伝達関数の係数は導入すべきもので、伝達関数の最大次数は10です。分子の係数はn0からn10であり分母の係数はd0からd10となります。

オプションの5.1.3.1 プラントウィザード (Plant wizard)を使うことで伝達関数のデータが導入可能となります。

いくつかの追加データを定義する必要があります。

- ・周波数範囲(最小から最大までの周波数)、単位はヘルツ(Hz)です。
- ・スイッチング周波数、単位はヘルツ(Hz)です。
- ・出力電圧(Vo)で単位はボルト(V)です。(プラントが電圧制御の場合のみ)

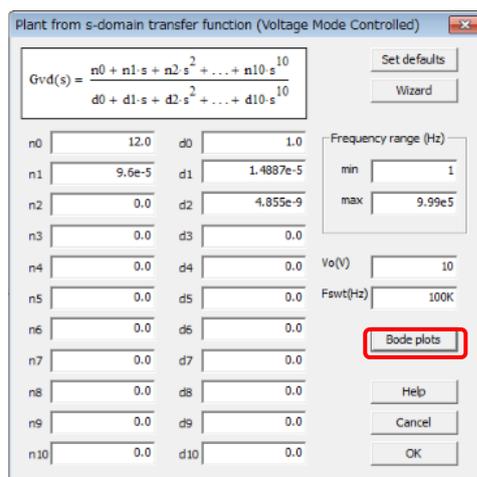


図 5-29 伝達関数の入力画面

[Bode plots] をクリックすると選択した周波数範囲で取り込まれた伝達関数に対応した周波数応答(強度と位相)が表示されます。

5.1.3.1 プラントウィザード (Plant wizard)

プラントウィザードはシンボルとして表現される(n0,n1,...,n10,d0,d1,...,d10)各伝達関数の係数を取り込むことを可能とします。

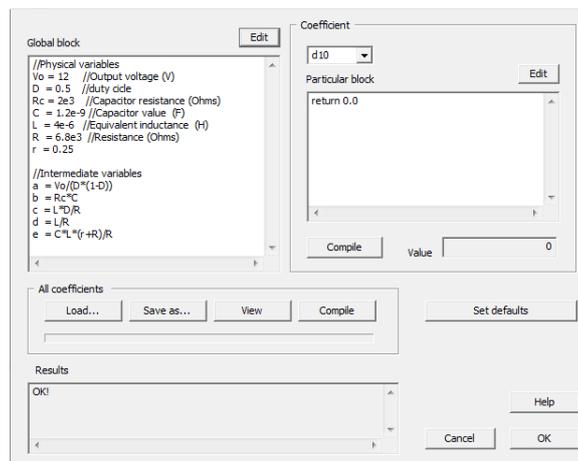


図 5-30 グローバルブロック画面

グローバルブロック (Global block)

グローバルブロックは変数の定義や共通の伝達関数の係数の大部分に対応しています。
[Edit]ボタンをクリックすると新しい[Editor box](#)が開きます。
ここでDataや式を編集し適切な形式とします。

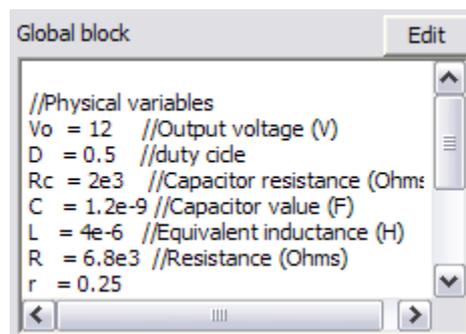


図 5-31 グローバルブロックエディットボックス

係数ブロック (Coefficients block)

係数ブロックはコンボボックスで選択された係数を計算するためのブロックです。これらの式は“グローバルブロック”で定義されたグローバル変数や新規で定義されたローカル変数に使用可能な係数です。
[Edit]ボタンをクリックすると新規の[Editor box](#)が開きます。これは数式を適当なフォーマットにするのとデータの取り込みに役に立ちます。

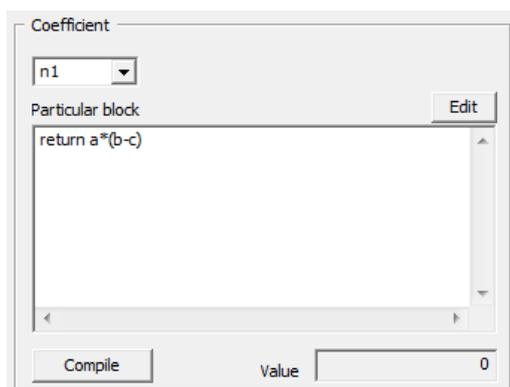


図 5-32 係数入力画面

数式を取り込んだら[Compile]ボタンをクリックしてください。
 これによりグローバルブロックと係数ブロックの両方の変数により計算が更新されます。
 もしコンパイルが成功していれば選択した係数の数値が[Value]ボックスに表示されます。
 そうでない場合はエラーメッセージが出ます。

グローバルブロックと係数ブロックの構文:

- ① 2種類の構文タイプがあります。(assignmentとreturn)
- ② 一行に一つの命令のみです。(assignmentとreturnのどちらか)
- ③ 空白の行は使用可能です。
- ④ 設定された構文 `Var=Expr`ではVarは変数名でExprは数式です。
- ⑤ 設定変数名としては
 - a. アルファベット文字が頭につくこと
 - b. アルファベットか数字かアンダースコア `'_'` が使えます。
 - c. Sqrt、pow、return、PIは変数名としては使用できない予約名です。
- ⑥ 数式表現について
 - a. 通常の四則演算表現が使えます。 `+`、`-`、`*`、`/`
 - b. `sqrt(a)`はaの平方根、`pow(a,b)`はaのb乗となります。
 - c. グループングには括弧が使えます。
- ⑦ returnの構文は`return Expr`、ここで'Expr'は演算記号です。
- ⑧ 全体のブロックは代入文だけを含みます。
- ⑨ "Coefficients block"では各々の係数が代入文をもつことができますが、少なくとも1つのreturnステートメントを持つ必要があります。それは常にブロックの最終の命令文となります。このreturnステートメントは特定の係数値を定義しています。
- ⑩ コメントではテキストで注釈を書き込めます。
 コメントはダブルスラッシュ `'//'` で区切られて始まり行末までになります。これらの注釈はコンパイルでは無視されます。

すべての係数ブロック (All coefficients block)

[All coefficients]ブロックでは係数に影響するいくつかのコマンドを実行できます。

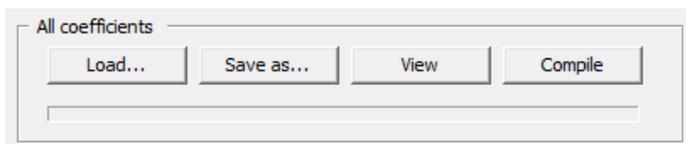


図 5-33 すべての係数ブロックの表示画面

- ・ Compile: すべての係数の数値が計算されます。もしエラーが発生した場合はメッセージが表示されます。
- ・ Save as: “Global block”と”Coefficients block”の内容が拡張子.trowfunで保存されます。
- ・ Load: .trowfunで読み込まれたファイルが読み出されます。
“Global block”と”Coefficients block”は読み出し情報とともに更新されます。
- ・ View: “Global block”と”Coefficients block”の内容が係数の数値とともに新しいウィンドウに表示されます。

結果画面とOKボタン (Results box and OK button)

すべてのワーニングメッセージは[Results]の入力欄に表示されます。



図 5-34 結果の表示画面

[OK]ボタンを押すとすべての係数は自動的に再計算されます。エラーが発生した場合はワーニングメッセージが表示されます。計算が成功した場合は[s-domainの伝達関数](#)画面からプラントの画面に係数が表示されます。

6 一般的な制御システムの設計 (Design a generic control system)

SmartCtrl は数式エディタでシステム全体を定義できるのでシステムの特徴にかかわらず一般的な制御システムの設計ができます。

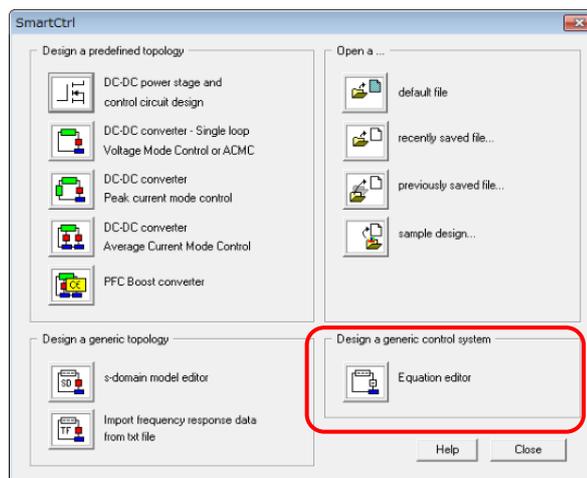


図 6-1 一般的な制御システム設計選択画面

次の方法でも可能です。



図 6-2 メニューバーでの選択アイコン

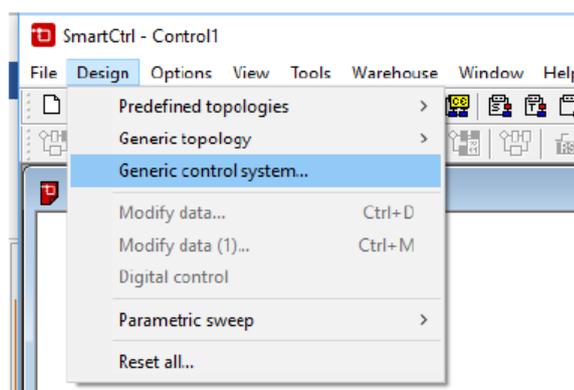


図 6-3 メニューからの選択

一般的な制御システムを設計するためにすべてのシステム構成の伝達関数の定義が必要です。

1. 最初に**プラントの伝達関数**を数式エディタで定義します。
2. 次に**センサの伝達関数**を数式エディタで定義します。
3. 最後に補償器を既存のシステム構成から選択するか、数式エディタを使用して定義されたものを選択します（**補償器の設計(数式エディタ)**）。補償器の設計がアナログかデジタルかでドロップダウンメニューのオプションが異なる点を考慮してください。

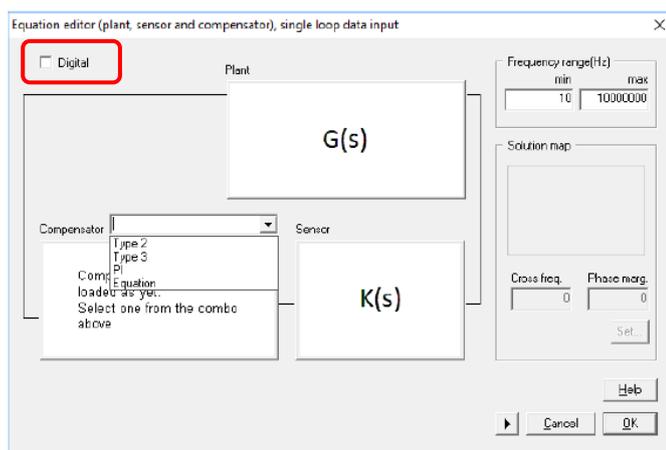


図 6-4 数式エディタ 補償器選択画面（アナログ）

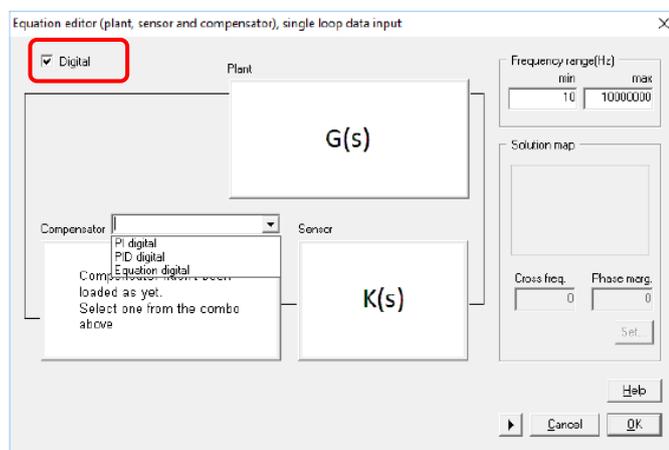


図 6-5 数式エディタ 補償器選択画面（デジタル）

数式エディタを使用すると、ユーザーはSドメインで作業することも、Zドメインで直接作業することもできます。

プラント、センサ、補償器は、Zドメイン（ZZZ）またはマルチドメイン、SSZのような混合の、または任意の可能な組み合わせで定義できます。

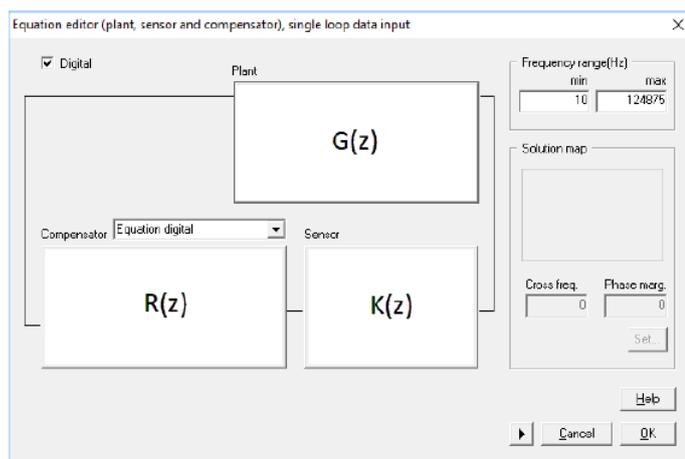


図 6-6 Zドメイン (ZZZ) の場合

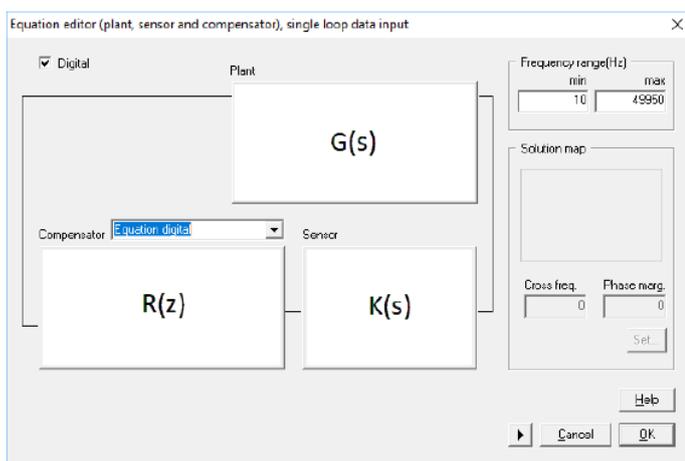


図 6-7 混合 (SSZ) の場合

[ソリューションマップ](#)は、既存モデルの補償器を使用する場合にのみ、ユーザーが位相マージンとクロスオーバー周波数を選択するのに役立ちます。

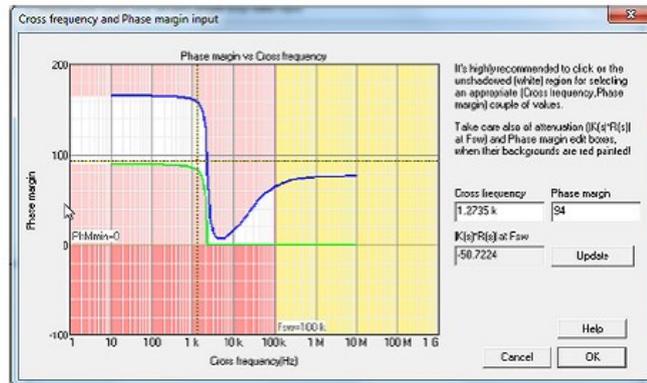


図 6-8 位相マージンとクロスオーバー周波数設定画面

6.1 プラントの設計（数式エディタ）（Plant (equation editor)）

まず異なる s-domain か z-domain の 2 つのオプションから選択しプラントの伝達関数を定義します。

- ・過去の設計のインポート（[Open]をクリックします）
- ・新規の伝達関数を定義（[Editor]をクリックします）
- ・さらに[Set defaults]をクリックするとあらかじめ定義された s-domain 伝達関数が読み込まれます。

一旦式が読み込まれたら

- ・[Save]をクリックすることで拡張子.tromod のテキストファイルで数式が保存されます。
- ・[Compile]をクリックすると画面の右側にボード線図があらわれます。
- ・もし必要であれば伝達関数の周波数応答は[Export transfer function]をクリックすることで.txt ファイルでエクスポートできます。

s-domain でも z-domain でもデフォルトで[Bode plot] が選択でき、あらかじめ定義された伝達関数の周波数応答が右側のパネルに表示されます。

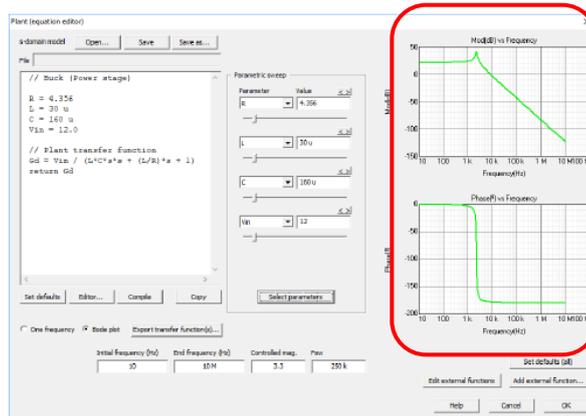


図 6-9 ボード線図選択後の画面

特定の周波数での周波数応答のゲイン、位相、直交成分を確認したい場合は周波数を設定できるオプション「One frequency」があります。次の図に描かれているように最初に[One Frequency]を選択し次に周波数を決めて入力し[Compile]をクリックすると特定の周波数でのゲイン、位相、直交成分が次図のように表示されます。

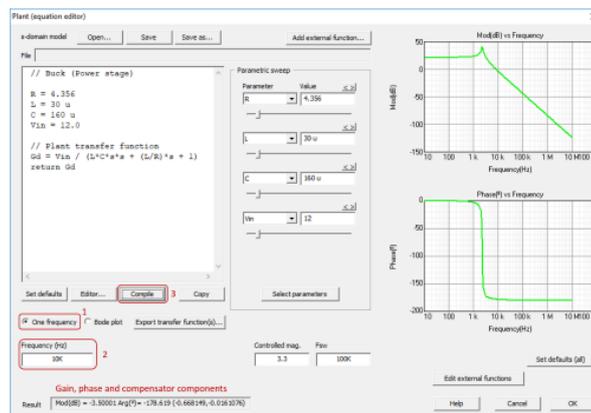


図 6-10 特定の周波数での表示画面

z-domain でプラントの伝達関数を定義する場合、サンプリング期間 (Ts) を入力する必要があります。エディタを使用して新しい伝達関数を定義する場合：

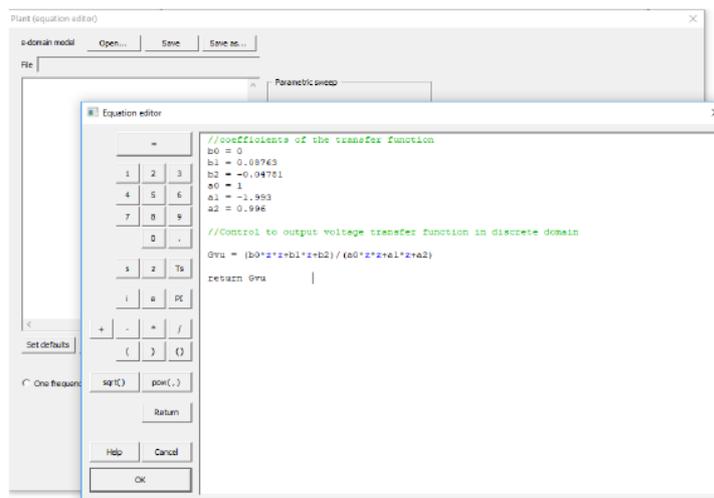


図 6-11 新規数式エディタ z-domain プラント伝達関数定義画面

[Compile]をクリックすると、SmartCtrl はユーザーにサンプル期間 Ts を定義するように要求します。

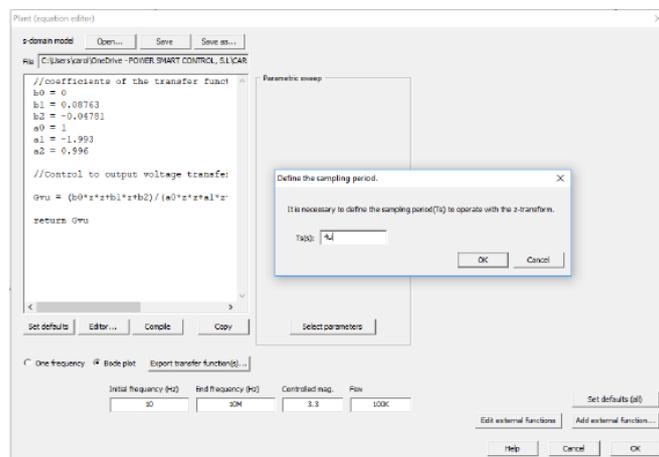


図 6-12 Ts 設定画面

スイッチング周波数入力後、[End frequency]ボックスにスイッチング周波数の半分に相当するナイキストレートを入力してください。

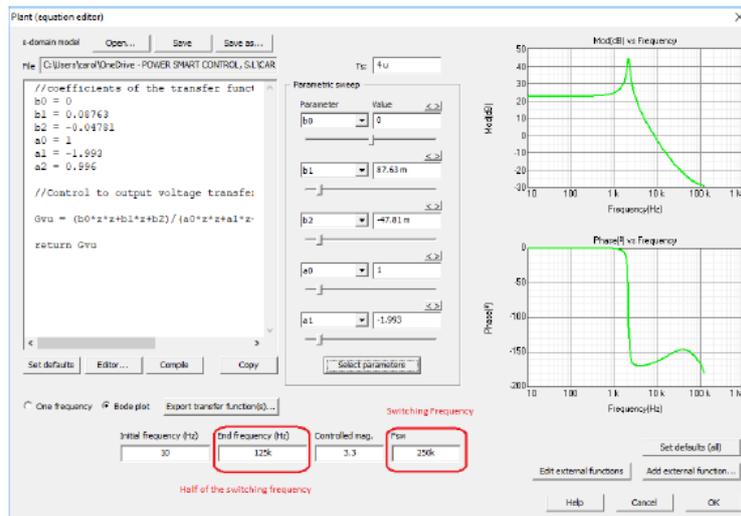


図 6-13 周波数設定箇所

[Select parameters]ボタンをクリックすると、プログラムは数値パラメータを認識し、上図に表示されているスライダを使用してパラメータ値を変更しながら周波数応答の解析ができます。

6.2 センサの設計（数式エディタ）（Sensor (equation editor)）

まず異なる s-domain か z-domain の 2 つのオプションから選択しセンサの伝達関数を定義します。

- ・過去の設計のインポート（[Open]をクリックします）
- ・新規の伝達関数を定義（[Editor]をクリックします）
- ・さらに[Set defaults]をクリックするとあらかじめ定義された伝達関数が読み込まれます。

一旦式が読み込まれたら

- ・[Save]をクリックすることで拡張子.tromod のテキストファイルで数式が保存されます。
- ・[Compile]をクリックすると画面の右側にボード線図があらわれます。
- ・もし必要であれば伝達関数の周波数応答は[Export transfer function]をクリックすることで.txt ファイルでエクスポートできます。

s-domain でも z-domain でも定義された伝達関数の周波数応答が右側のパネルに表示されます。

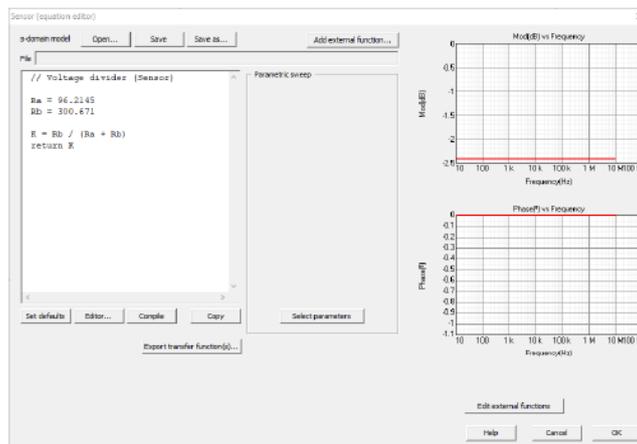


図 6-14 伝達関数設定画面

z-domain では次図のサンプリング周期は、プラントと同様に定義します。Ts の値を変更したい場合、すべてのセクション（プラント、センサー、および補償器）で更新されるため、この部分以降で変更できません。

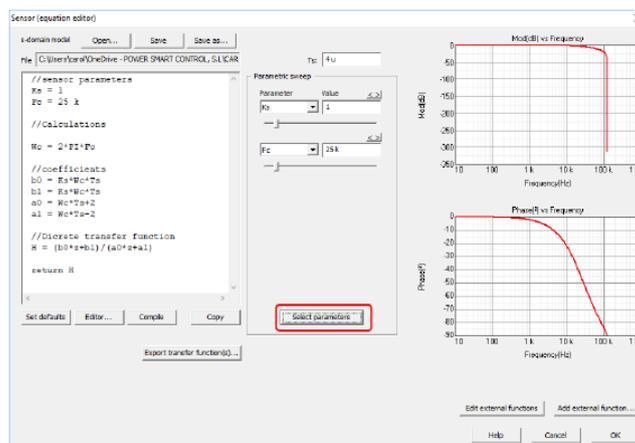


図 6-15 パラメータ選択画面

[Select parameters]ボタンをクリックすると、プログラムは数値パラメータを認識し、上図に表示されているスライダを使用してパラメータ値を変更しながら周波数応答の解析ができます。

6.3 補償器の設計（数式エディタ）（Compensator (equation editor)）

一般的な制御システムを設計する時には、補償器は様々な事前定義されたオプションからか、s-domain か z-domain でユーザーが設計したものから選択できます。

次のアナログ補償器が使用可能です。:

- ・ Type 2
- ・ Type 3
- ・ PI
- ・ ユーザー定義による数式関数

次のデジタル補償器が使用可能です。:

- ・ PI Digital
- ・ PID Digital
- ・ ユーザー定義による数式関数

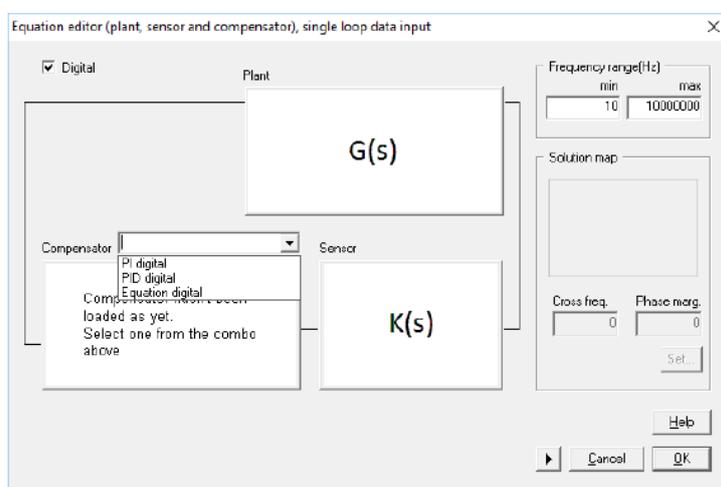


図 6-16 Digital を選択した場合の画面

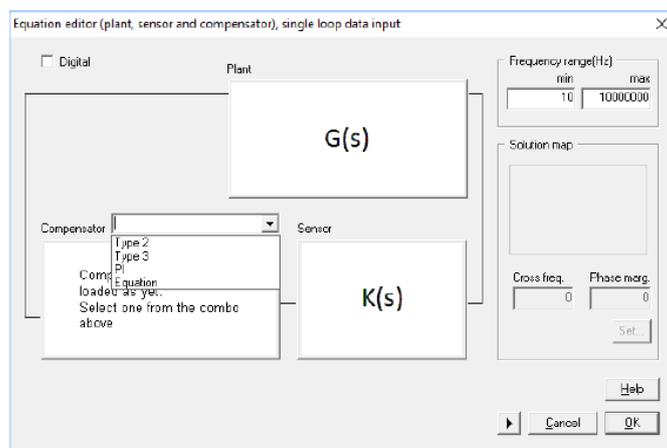


図 6-17 アナログを選択した場合の画面

補償器の定義として[Digital]のチェックの有無を決めたら、次の手順で進めてください。
ユーザー定義の補償器の伝達関数は、2つのオプションから選択して定義できます。

- ・過去の設計のインポート（[Open]をクリックします）
- ・新規の伝達関数を定義（[Editor]をクリックします）
- ・さらに[Set defaults]をクリックするとあらかじめ定義された伝達関数が読み込まれます。

一旦式が読み込まれたら

- ・[Save]をクリックすることで拡張子.tromod のテキストファイルで数式が保存されます。
- ・[Compile]をクリックすると画面の右側にボード線図があらわれます。
- ・もし必要であれば伝達関数の周波数応答は[Export transfer function]をクリックすることで.txt ファイルでエクスポートできます。

s-domain では、事前定義された伝達関数の周波数応答は右側のパネルに表示されます。

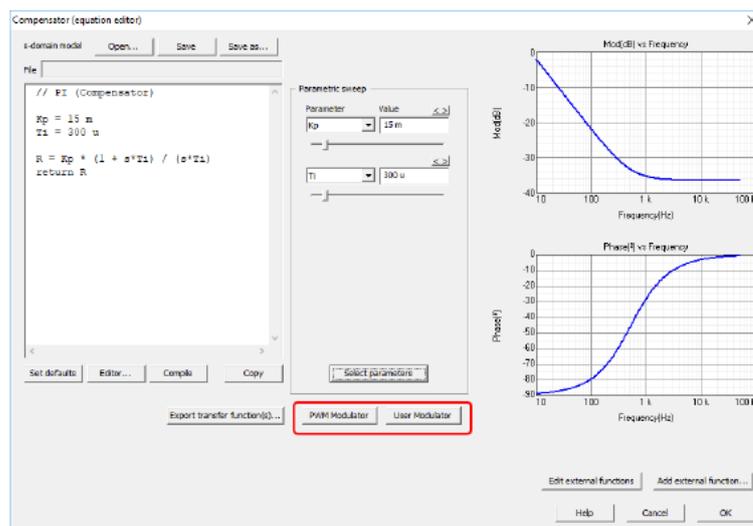


図 6-18 モジュレータ選択画面

アナログのユーザー定義の補償器の場合、ここで [PWM モジュレータ](#) のパラメータまたは [ユーザー定義のモジュレータゲイン](#) を定義する必要があることに注意してください。

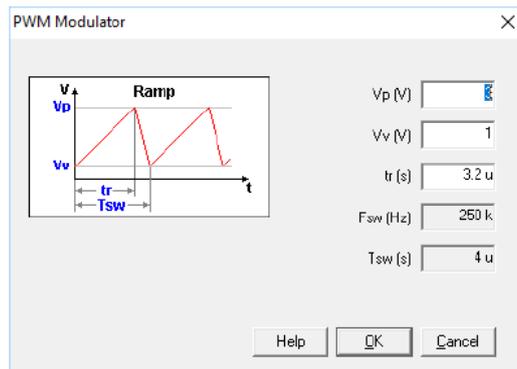


図 6-19 PWM モジュレータのパラメータ入力画面

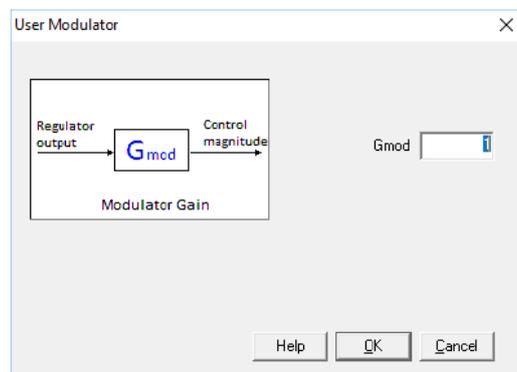


図 6-20 ユーザー定義の変調器入力画面

次図に示されているサンプリング周期、Zドメインでは、プラントとセンサの章で定義されたものと同じです（両方にzドメインの離散関数を使用する場合）。Tsの値を変更したい場合、すべてのセクション（プラント、センサー、および補償器）で更新されるため、この部分以降で変更できます。

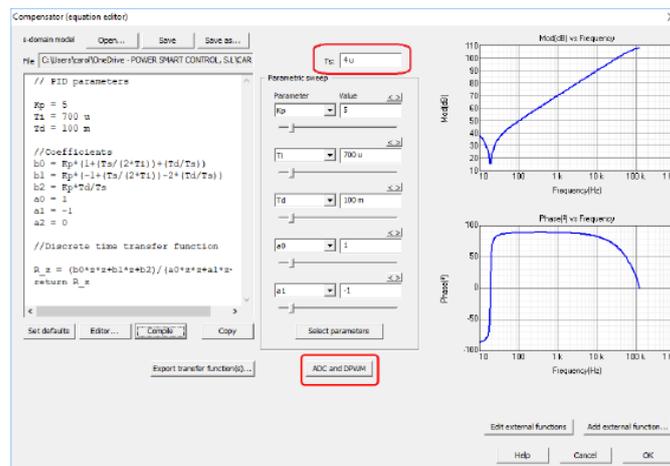


図 6-21 Ts 入力及び ADC and DPWM 設定箇所

[Select parameters]ボタンをクリックすると、プログラムは数値パラメータを認識し、上図に表示されているスライダを使用してパラメータ値を変更しながら周波数応答の解析ができます。

Zドメインでは、前述で決定した伝達関数でデジタル遅延を考慮しなかった場合、[ADC]および[DPWM]オプションに入力してデフォルトパラメータを確認することが重要です。詳細については[デジタル制御](#)を確認してください。

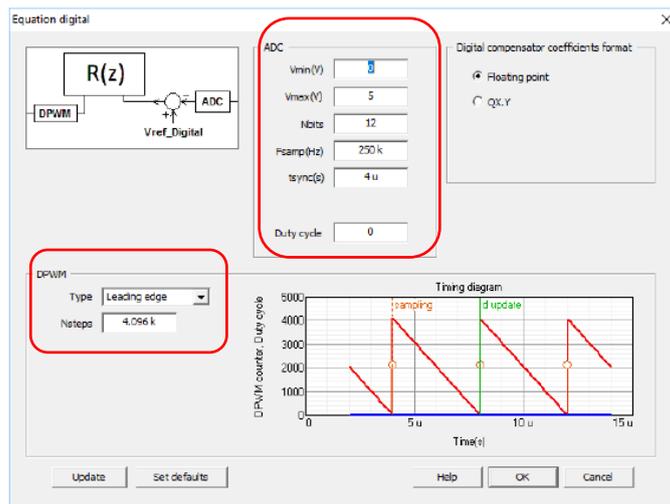


図 6-22 ADC 及び DPWM オプション入力画面

数式エディタを使った s-domain もしくは z-domain のユーザー定義の補償器では、ソリューションマップは使用できません。代わりに、メソッドボックスで補償器パラメータスイープを使用できます。

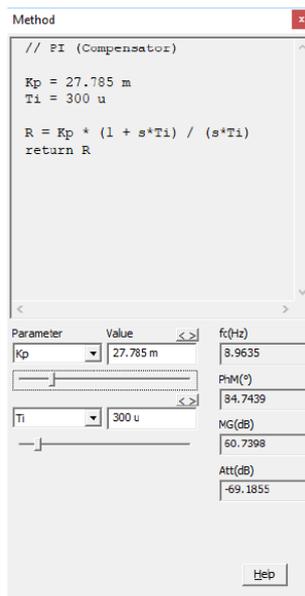


図 6-23 メソッドボックス画面 (PI)

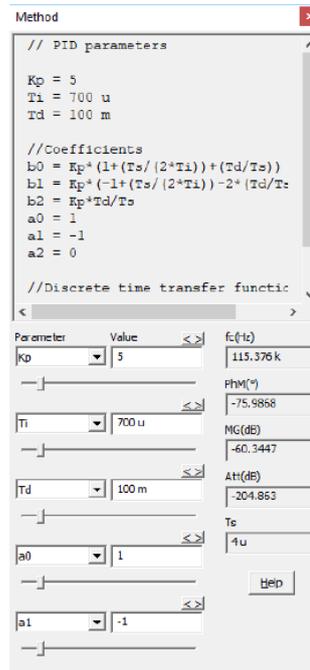


図 6-24 メソッドボックス画面 (PID)

7 DC-DC プラント (DC-DC Plants)

各 DC-DC コンバータの入力データの画面はユーザが希望するパラメータを選択でき定常状態の動作点の情報などを得ることができます。検討された DC-DC トポロジのどのようなものに対しても入力データは白抜きのボックス部分に入力でき、プログラムによる追加情報は灰色のボックス部分に表示されます。

コンバータについて考えてみましょう。

次の図で定常状態の DC 動作点で定義されたパラメータがコンバータの回路図の直下に表示されています。各々のケースを考慮したトポロジによりいくつかは入力データ、いくつかは出力データとなります。

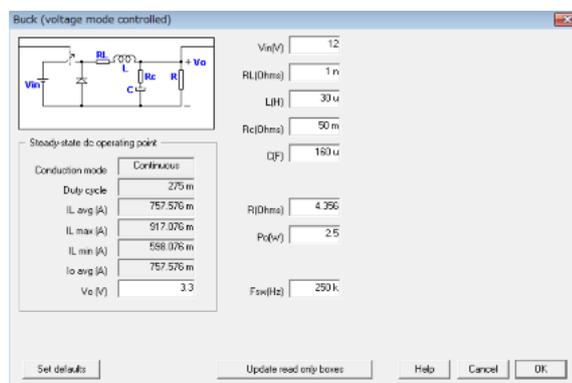


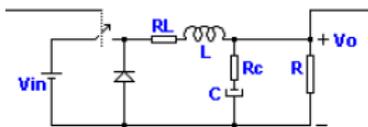
図 7-1 コンバータ回路図のパラメータ画面

DC-DC プラントには次の種類があります。

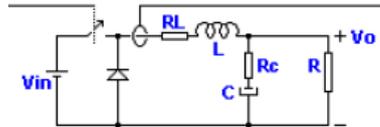
- ・[降圧](#)
- ・[昇圧](#)
- ・[昇降圧](#)
- ・[フライバック](#)
- ・[フォワード](#)

7.1 降圧 (Buck)

シングルループ制御回路の場合、降圧コンバータの出力電圧がインダクタ電流のどちらかの大きさにより制御を行うこととなります。SmartCtrl では両方の場合に対応しています。ピーク電流制御の場合は表にあるようにインダクタの電流を検出します。回路図は次のようになります。



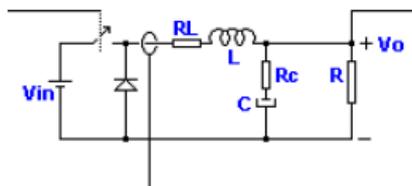
電圧制御降圧回路



L-電流検出降圧回路

ピーク電流制御回路

平均電流制御回路方式の場合は電流と出力電圧の両方が同時に検出されなければなりません。結果として得られる降圧回路は次のようになります。



降圧回路 (LCS-VMC)

入力データの画面ではユーザーは希望する入力パラメータを選択でき定常状態 DC 動作点等の有益情報が得られます。この情報はコンバータ回路図の直下に表示されています。

入力データ画面の二つの例を次に示します。各々白抜きになったボックス部分が入力データのボックスで灰色の部分はプログラムからの追加情報となります。電圧制御プラント（出力電圧が入力値）、または電流制御プラント（この場合、制御される電流が入力データ）で入力データが異なることに注意してください。入力データ画面の例は次のようになります。

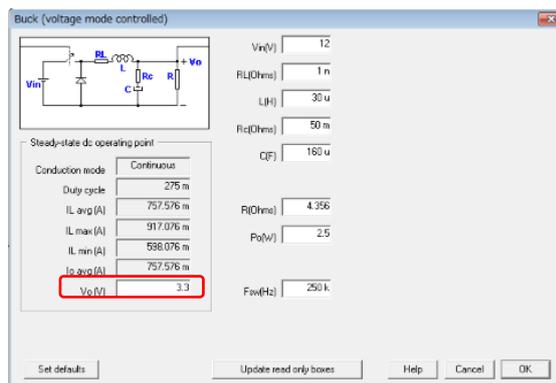


図 7-2 電圧制御降圧回路とピーク電流制御のデータ入力画面

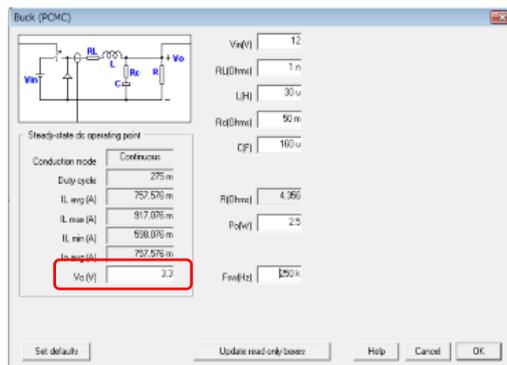


図 7-3 電流制御降圧回路のデータ入力画面

入力データ用画面のパラメータは次のようになります。

定常状態DC動作点

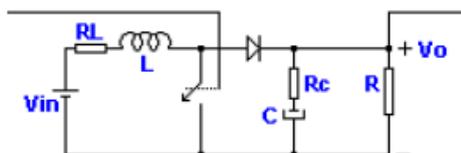
Conduction Mode	連続または不連続の定義
Duty Cycle	アクティブスイッチの t_{on}/T
IL avg	インダクタの平均電流 (A)
IL max	インダクタのスイッチングリプルの最大値(A)
IL min	インダクタのスイッチングリプルの最小値(A)
Io avg	出力平均電流 (A)
Vo	出力電圧 (V)

コンバータの他のパラメータ

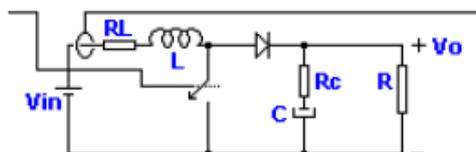
Vin	入力電圧 (V)
RL	インダクタの等価直列抵抗 (Ω)
L	インダクタンス(H)
Rc	出力コンデンサの等価直列抵抗 (Ω)
C	出力コンデンサ(F)
R	負荷抵抗(Ω)
Po	出力電力(W)
Fsw	スイッチング周波数(Hz)

7.2 昇圧 (Boost)

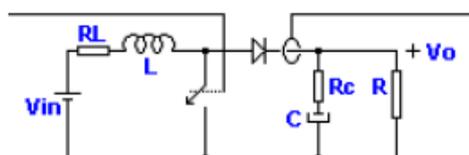
シングルループ制御回路が選択された場合、昇圧コンバータには三つの制御値があります。出力電圧、インダクタ電流、ダイオード電流です。各々に対応した回路は次のようになります。



電圧制御昇圧コンバータ回路

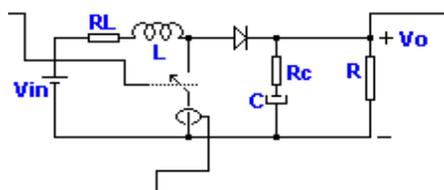


L 電流検出昇圧コンバータ回路



ダイオード電流検出昇圧コンバータ回路

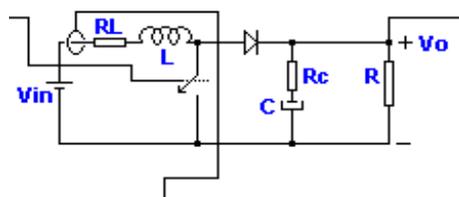
ピーク電流制御（PCMC）の場合出力電圧と電流は同時に検出されなければなりません。



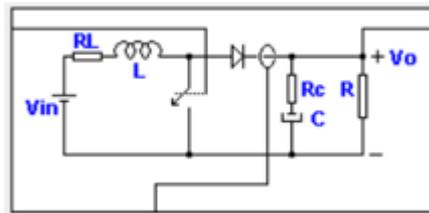
昇圧回路（PCMC）

平均電流制御回路の場合、出力電圧と電流は同時に検出されなければなりません。

平均電流制御が使用可能なプラントは次の回路になります。



昇圧回路（LCS-VMC）



昇圧回路 (DCS-VMC)

入力データ画面で所望の入力パラメータを選択でき、定常状態の DC 動作点のような有益な情報を得ることができます。この入力コンバータイメージのすぐ下にあります。

入力データ画面の二つの例を次に示します。各々の白抜き部分はデータ入力できる部分です。灰色の部分はプログラムによる追加情報はいっている部分となります。

入力データは電圧制御プラント（出力電圧が入力されます）と電流制御プラント（この場合は電流が入力データとして制御されます）で違うことに注意してください。入力データ画面は次のようになります。

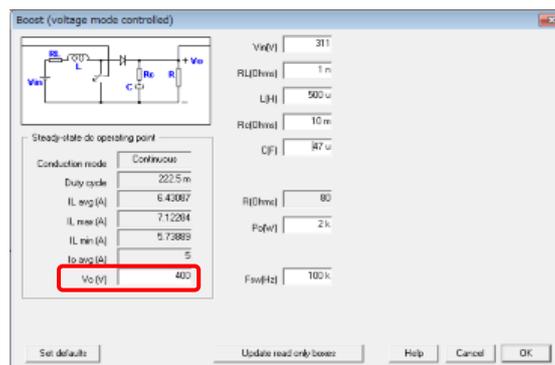


図 7-4 電圧制御昇圧回路の入力画面

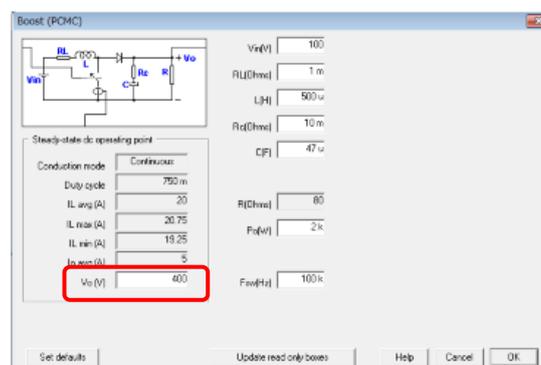


図 7-5 電流制御 (PCMC) 昇圧回路の入力データ画面

入力データ画面のパラメータは次のように定義されています。

定常状態 DC 動作点

Conduction Mode	連続または不連続の定義
Duty Cycle	アクティブスイッチの t_{on}/T
IL avg	インダクタの平均電流 (A)
IL max	インダクタのスイッチングリプルの最大値 (A)
IL min	インダクタのスイッチングリプルの最小値 (A)
Io avg	出力平均電流 (A)
Vo	出力電圧 (V)

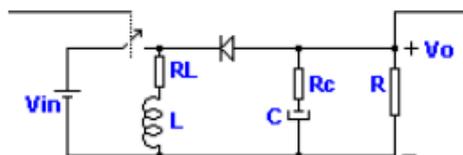
他のコンバータのパラメータ

Vin	入力電圧(V)
RL	インダクタの等価直列抵抗 (Ω)
L	インダクタンス (H)
Rc	出力コンデンサの等価直列抵抗 (Ω)
C	出力容量 (F)
R	負荷抵抗 (Ω)
Po	出力電力 (W)
Fsw	スイッチング周波数 (Hz)

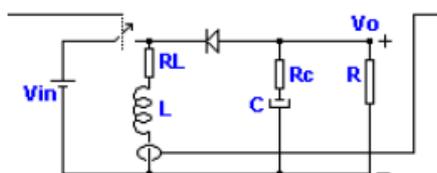
7.3 昇降圧 (Buck-Boost)

シングルループ制御回路では昇降圧コンバータで三つの (パラメータ) が制御可能です。

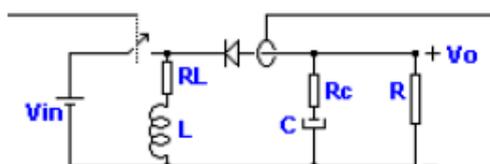
出力電圧、インダクタ電流、ダイオード電流です。回路は次のようになります。



電圧制御の昇降圧コンバータ

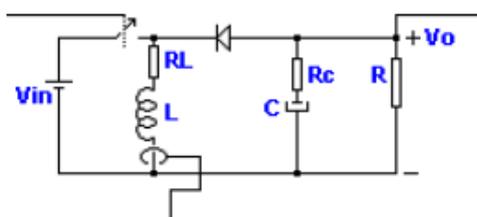


L-電流検出昇降圧コンバータ



ダイオード電流検出昇降圧コンバータ

平均電流制御モードとピーク電流モード制御（PCMC）の場合出力電圧と L 電流値を検出します。



昇降圧(LCS-VMC) 昇降圧(PCMC)

入力データ画面では入力パラメータを選択でき定常状態の dc 動作点等の有益情報が得られます。この情報はコンバータ回路図の直下に表示されています。

入力データ画面の二つの例を次に示します。各々白抜きになったボックス部分が入力データのボックスで灰色の部分はプログラムからの追加情報となります。

入力データは電圧制御プラント(出力電圧は入力)か電流制御プラント(この場合制御される電流値は入力データ)かで違うことに注意してください。入力データ画面の例は次のようになります。

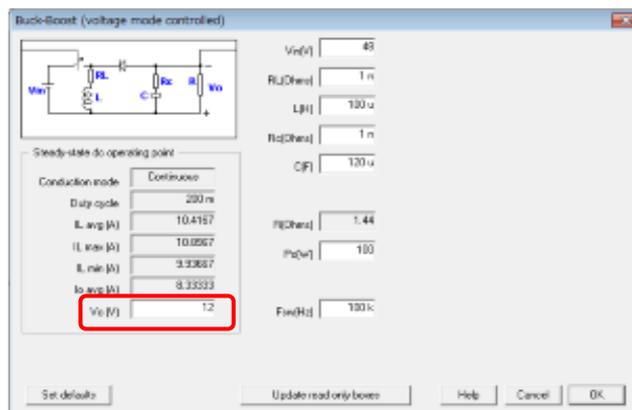


図 7-6 電圧制御昇降圧回路の入力画面

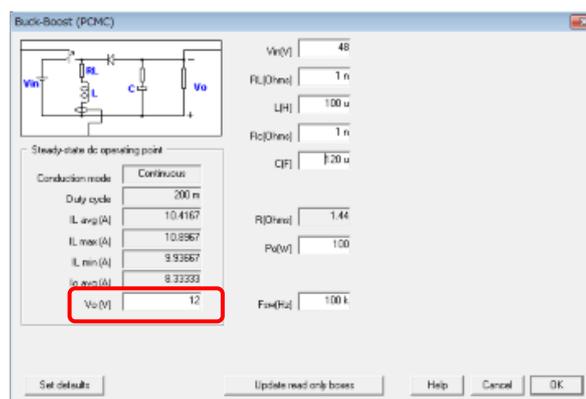


図 7-7 電流制御 (PCMC) 昇降圧回路の入力データ画面

入力データ画面のパラメータは次のように定義されています。

定常状態 DC 動作点

Conduction Mode	連続、不連続の定義
Duty Cycle	active スイッチの ton/T
IL avg	インダクタの平均電流 (A)
IL max	インダクタンスのスイッチングリプルの最大値 (A)
IL min	インダクタンスのスイッチングリプルの最小値 (A)
Io avg	出力平均電流 (A)
Vo	出力電圧 (V)

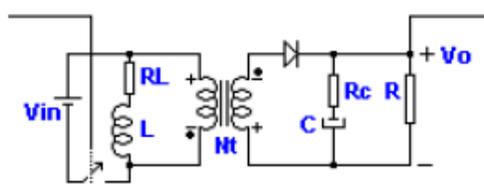
コンバータの他のパラメータ

Vin	入力電圧(V)
RL	インダクタの等価直列抵抗 (Ω)
L	インダクタンス (H)

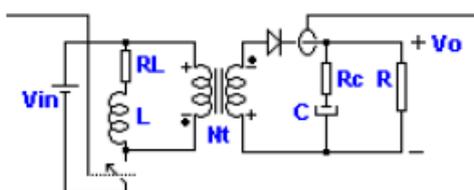
R_c	出力コンデンサの等価直列抵抗 (Ω)
C	出力容量 (F)
R	負荷抵抗 (Ω)
P_o	出力電力 (W)
F_{sw}	スイッチング周波数 (Hz)

7.4 フライバック (Flyback)

シングルループ制御でフライバックコンバータで制御される量は出力電圧かダイオード電流です。SmartCtrl では両方に対応しており回路図は次のようになります。

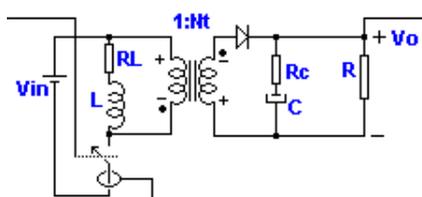


電圧制御のフライバック



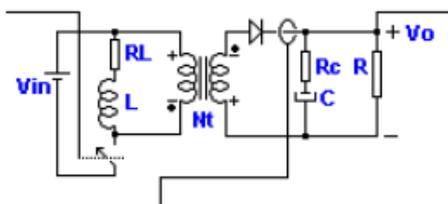
ダイオード電流検出フライバック

ピーク電流制御回路 (PCMC) の場合検出される量は出力電圧と MOSFET の電流となります。



フライバック(PCMC)

平均電流モード制御回路の場合検出される量は出力電圧とダイオード電流となります。



フライバック (DCS-VMC)

入力データ画面では入力パラメータを選択でき定常状態の dc 動作点等の有益情報が得られます。この情報はコンバータ回路図の直下に表示されています。

入力データ画面の二つの例を次に示します。各々白抜きになったボックス部分が入力データのボックスで灰色の部分はプログラムからの追加情報となります。

入力データは電圧制御プラント(出力電圧が入力される)か電流制御プラント(この場合制御される電流が入力データとなる)かで違うことに注意してください。入力データ画面の例は次のようになります。

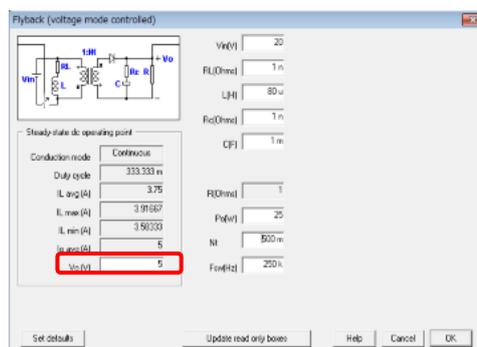


図 7-8 電圧制御フライバック入力データ画面

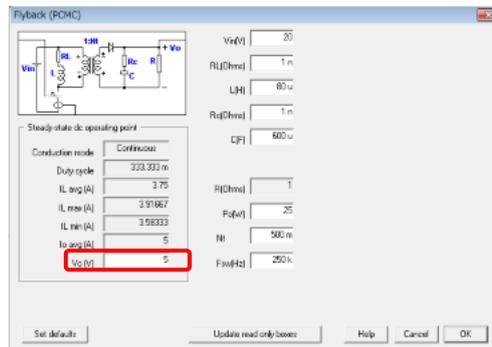


図 7-9 電流制御（PCMC）フライバックの入力データ画面

入力データ画面のパラメータは下記のように定義されています。

定常状態 DC 動作点

Conduction Mode	連続、不連続の定義
Duty Cycle	アクティブスイッチの ton/T
IL avg	インダクタの平均電流 (A)
IL max	インダクタのスイッチングリプルの最大値 (A)
IL min	インダクタのスイッチングリプルの最小値 (A)
Io avg	出力平均電流 (A)
Vo	出力電圧 (V)

コンバータの他のパラメータ

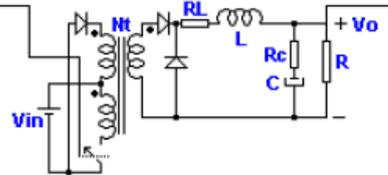
Vin	入力電圧(V)
R _L	インダクタンスの等価直列抵抗 (Ω)
L	インダクタンス (H)
R _c	出力コンデンサの等価直列抵抗 (Ω)
C	出力容量 (F)
R	負荷抵抗 (Ω)
P _o	出力電力 (W)
F _{sw}	スイッチング周波数 (Hz)

(☆) N₂ は変圧器の 2 次側の巻数です。

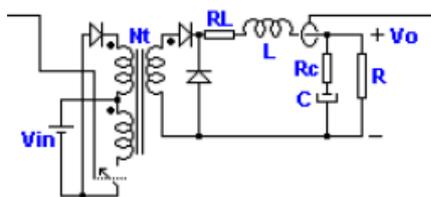
N₁ は変圧器の 1 次側の巻数です。

7.5 フォワード (Forward)

フォワードコンバータで制御される量は出力電圧とインダクタ電流です。両方とも SmartCtrl に含まれており回路は次のようになります。

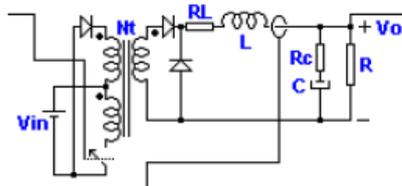


電圧制御フォワード



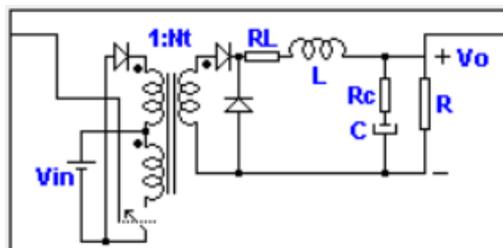
L-電流検出フォワード

ピーク電流制御(PCMC)の場合検出量は出力電圧と L 電流(MOSFET で検出される)となります。



フォワード(PCMC)

平均電流制御の場合は出力電圧と L 電流が検出量となります。



フォワード(LCS-VMC)

入力データ画面では入力パラメータを選択でき定常状態の dc 動作点等の有益情報が

得られます。この情報はコンバータ回路図の直下に表示されています。

入力データ画面の二つの例を次に示します。各々白抜きになったボックス部分が入力データのボックスで灰色の部分はプログラムからの追加情報となります。

入力データは電圧制御プラント(出力電圧は入力)か電流制御プラント(この場合制御される電流は入力データとなる)かで違うことに注意してください。入力データ画面の例は次のようになります。

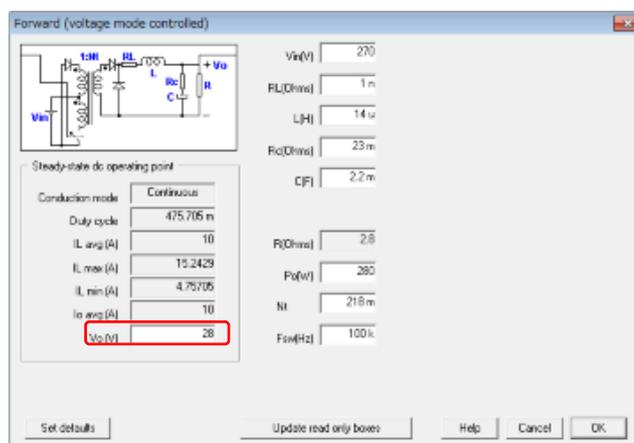


図 7-10 電圧制御フォワード回路の入力データ画面

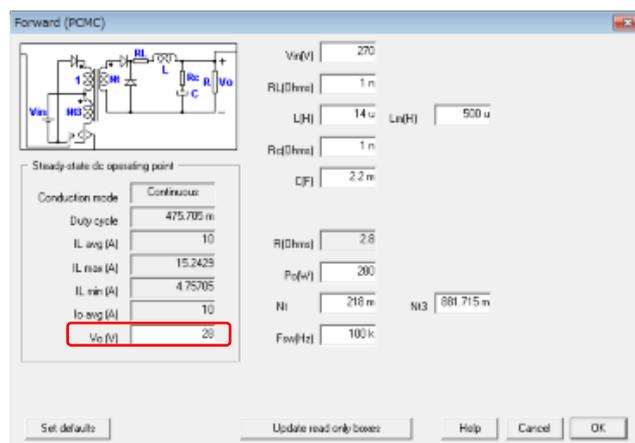


図 7-11 電流制御 (PCMC) フォワードの入力データ画面

入力データ画面のパラメータは次のように定義されています。

定常状態 DC 動作点

Conduction Mode	連続、不連続の定義
Duty Cycle	アクティブスイッチの t_{on}/T
IL avg	インダクタの平均電流 (A)
IL max	インダクタのスイッチングリプルの最大値 (A)
IL min	インダクタのスイッチングリプルの最小値 (A)
Io avg	出力平均電流 (A)
Vo	出力電圧 (V)

コンバータの他のパラメータ

V_{in}	入力電圧 (V)
R_L	インダクタンスの等価直列抵抗 (Ω)
L	インダクタンス (H)
R_c	出力コンデンサの等価直列抵抗 (Ω)
C	出力容量 (F)
R	負荷抵抗 (Ω)
P_o	出力電力 (W)
F_{sw}	スイッチング周波数 (Hz)

(*) N_2 は変圧器の 2 次側の巻数です。

N_1 は変圧器の 1 次側の巻数です。

7.6 位相シフトフルブリッジ (Phase Shifted Full Bridge)

シングルループ制御方式を使用する場合、位相シフトフルブリッジで制御されるのは出力電圧です。回路図を次に示します：

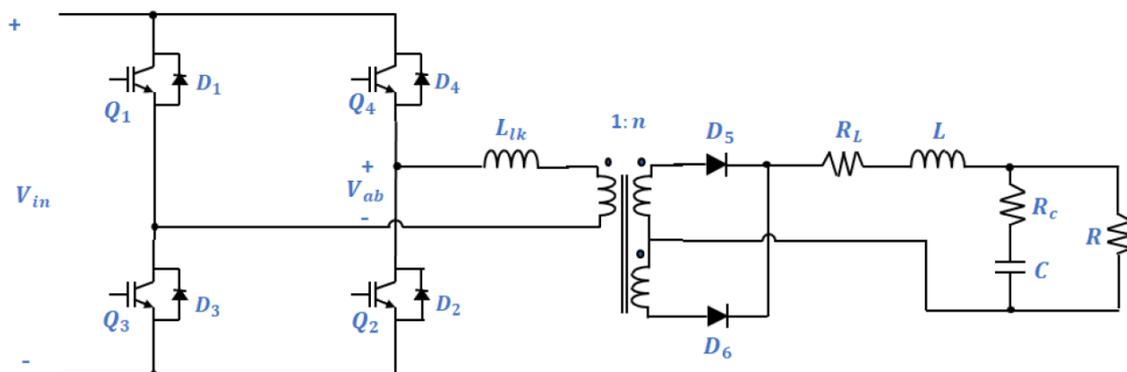


図 7-12 負荷抵抗で制御される位相シフトフルブリッジ電圧回路

入力データ画面では入力パラメータを選択することができ、定常状態 DC 動作点のような有用な情報を得られます。この情報は、コンバータ回路図の直下に表示されています。

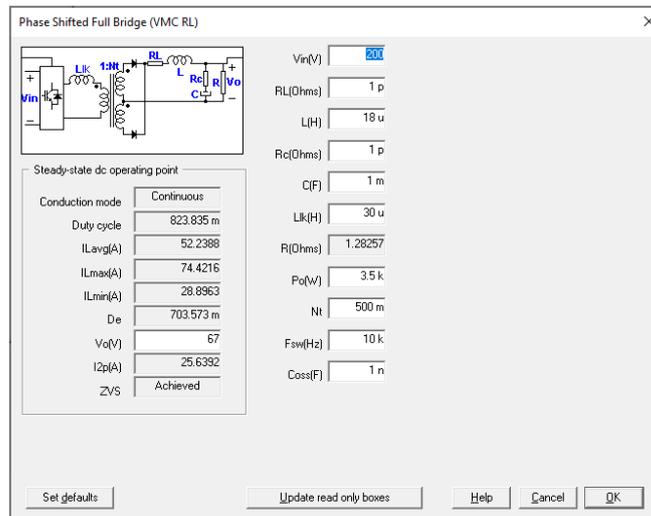


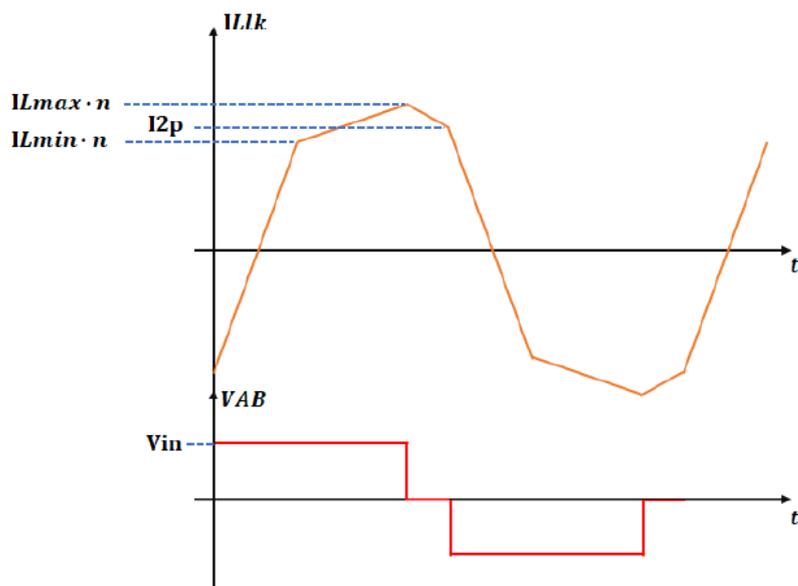
図 7-13 位相シフトフルブリッジの入力データ画面

白抜きボックス箇所はデータ入力ボックスで、グレイアウトのボックスはプログラムから提供された追加情報になります。

入力データ画面のパラメータは次のように定義されています。

定常状態 DC 動作点

Conduction Mode	連続、不連続の定義
Duty Cycle	アクティブスイッチの ton/T
IL avg	インダクタの平均電流 (A)
IL max	インダクタのスイッチングリップルの最大値 (A)
IL min	インダクタのスイッチングリップルの最小値 (A)
Io avg	出力平均電流 (A)
De	有効負荷サイクル
Vo	出力電圧 (V)
I2p	一次電圧 (VAB) が Vin (A) に向かって増加し始めた瞬間の Llk を流れる電流



ZVS

ゼロ電圧スイッチ

コンバータの他のパラメータ

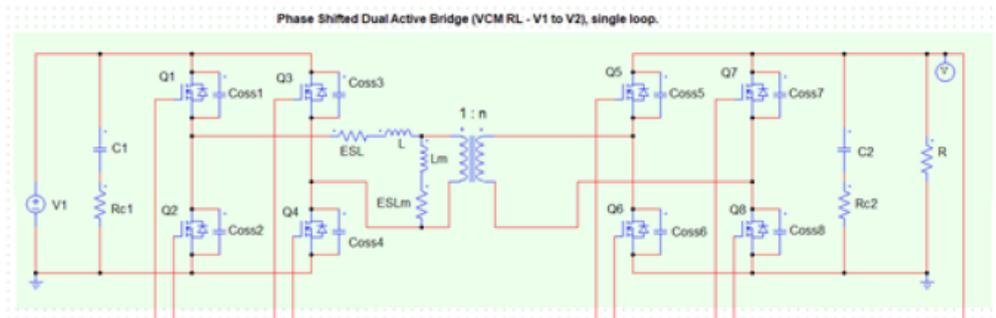
V_{in}	入力電圧(V)
R_L	インダクタンスの等価直列抵抗 (Ω)
L	インダクタンス (H)
R_c	出力コンデンサの等価直列抵抗 (Ω)
C	出力容量 (F)
L_{lk}	漏れインダクタンス (H)
R	負荷抵抗 (Ω)
P_o	出力電力 (W)
N_t	変圧器巻数比 (N_1/N_2)
F_{sw}	スイッチング周波数 (Hz)
C_{oss}	Mosfet 出力容量 (F)

(*) N_2 は変圧器の 2 次側の巻数です。

N_1 は変圧器の 1 次側の巻数です。

7.7 位相シフト DAB (VMC RL-V1 to V2) (Phase Shifted Dual Active Bridge (VMC RL - V1 to V2))

パワーステージの説明



このパワーステージは、DAB コンバータが抵抗負荷（「RL」）の単一の電圧制御ループとなります。

名称の「V1 to V2」は、電力伝達方向で、電圧が V1（前記回路図左）のブリッジから V2（前記回路図右）の方向であることを示しています。

電圧 V2（Bridge 2 の電圧）が制御されます。

さらに、

- ・ スイッチングが ZVS (Zero Voltage Switching) 条件下で行われると考えると、スイッチング瞬間の電流値は次のようになります。

- $\geq I_{ZVS, Bridge 1 (Q1-Q3)}$ Bridge1 の Q1, Q3 のトランジスタ
- $\geq I_{ZVS, Bridge 1 (Q2-Q4)}$ Bridge1 の Q2, Q4 のトランジスタ
- $\geq I_{ZVS, Bridge 2}$ Bridge2 に配置されたトランジスタ

$$I_{ZVS,Bridge\ 1(Q1-Q3)} = V_1 \sqrt{\frac{2Coss_1}{L}} - \left[\frac{V_2(2\varphi(^{\circ})/180 - 1)}{4 \cdot L_m \cdot n \cdot F_{sw}} \right] \cdot \sqrt{\frac{L_m}{L}}$$

$$I_{ZVS,Bridge\ 1(Q2-Q4)} = V_1 \sqrt{\frac{2Coss_1}{L}} + \left[\frac{V_2(2\varphi(^{\circ})/180 - 1)}{4 \cdot L_m \cdot n \cdot F_{sw}} \right] \cdot \sqrt{\frac{L_m}{L}}$$

$$I_{ZVS,Bridge\ 2} = V_2 \sqrt{\frac{2Coss_2}{L}}$$

- ・入力インピーダンス (Zi) の計算では、入力フィルタ (C1+Rc1) を考慮します。
- ・出力インピーダンス (Zo) の計算では、出力フィルタ (C2+Rc2) を考慮します。
- ・PSIM へ回路図をエクスポートする場合、インダクタ L への直列抵抗 (ESL) は 0.1Ω、磁化インダクタンス Lm への直列抵抗 (ESLm) は 1Ωになります。これらを考慮することで、シミュレーションの早い段階で定常状態に到達させることができます。

50ns のデッドタイムが考慮されています。

入力データウィンドウでは希望するパラメータを設定でき、定常状態の DC 動作点などの有用な情報を得ることができます。

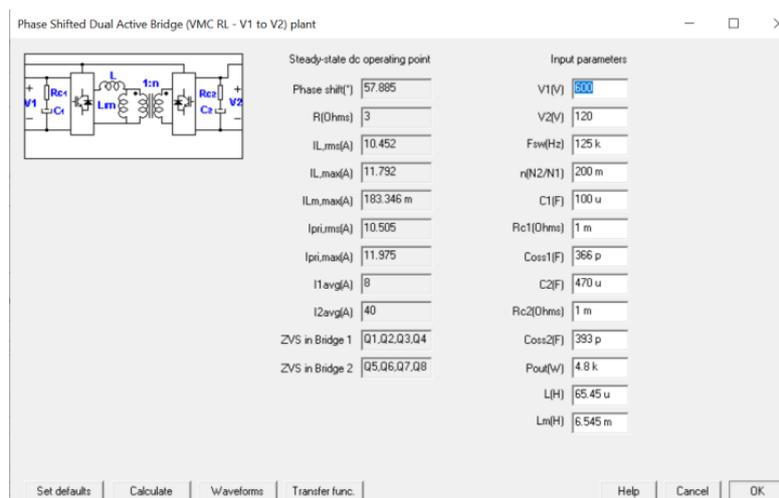


図 7-14 入力データウィンドウ

初期ダイアログのパラメータ説明。

入力パラメータ

V1(V)	入力電圧 (V)
V2(V)	出力電圧 (制御対象) (V)
Fsw(Hz)	スイッチング周波数 (Hz)
n(N2/N1)	巻き数比。2次側 N2 の巻数を 1次側 N1 の巻数で割った値。
C1(F)	入力フィルタ容量(F)
Rc1(Ω)	入力フィルタコンデンサへの直列抵抗(Ω)
Coss1(F)	Bridge1 のトランジスタの出力寄生容量(F)
C2(F)	出力フィルタ容量(F)
Rc2(Ω)	出力フィルタコンデンサへの直列抵抗(Ω)
Coss2(F)	Bridge2 のトランジスタの出力寄生容量(F)
Pout(W)	負荷電力(W)
L(H)	インダクタンス(H)
Lm(H)	一次側を参照したトランスの磁化インダクタンス(H)

定常状態 DC 動作点

Phase Shift (°) Bridge1 と 2 の位相シフト(°)です。
 これは、トランジスタ Q1 のオンからトランジスタ Q5 のオンまでの経過時間を周期 (= 1 / Fsw) に関連させて定義していません。制御変数です。

計算すると

$$\varphi(^{\circ}) = 180 \cdot \left[\frac{1}{2} - \frac{\sqrt{\left(\frac{1}{F_{sw}}\right) \cdot V_1^2 \cdot V_2^2 - 8 \cdot L \cdot P_{out} \cdot V_1 \cdot V_2}}{2 \sqrt{\frac{1}{F_{sw}} \cdot V_1 \cdot V_2}} \right]$$

R(Ω)	負荷抵抗(Ω)
IL,rms(A)	L を流れる実効電流(A)
IL,max(A)	L を流れる最大 (ピーク) 電流値(A) DAB の L を流れる電流は AC です。
ILm,max(A)	Lm に流れる最大 (ピーク) 電流(A)
Ipri,rms(A)	トランス一次側の有効電流(A)
Ipri,max(A)	トランスの一次巻線に流れる最大 (ピーク) 電流(A)
I1,avg(A)	平均入力電流 (Bridge1) (A)
I2,avg(A)	平均入力電流 (Bridge2) (A)

ZVS in Bridge 1 このフィールドは、Bridge1 のどのトランジスタが ZVS

スイッチングと見なされる制約を満たしているかを示しています。ZVS が取得されるかどうかは、動作点と仕様によって異なります。制約を満たすトランジスタがない場合は“None”（なし）というメッセージが表示されます。

ZVS in Bridge 2 このフィールドは、Bridge2 のどのトランジスタが ZVS スwitching と見なされる制約を満たしているかを示しています。ZVS が取得されるかどうかは、動作点と仕様によって異なります。制約を満たすトランジスタがない場合は“None”（なし）というメッセージが表示されます。

位相シフトフルブリッジ DAB 追加波形

・ **ブリッジ差動電圧 対 時間** : V11 および V22 信号は同時に表示されます。これらの信号は、ブリッジ間の位相差を示す重要な信号であり、これらが伝達電力を決定します。

・ 信号 V11 は、Bridge1 のトランジスタ分岐の中間間の電位差です。
式では、時間に依存するため、小文字で表示されます。

$$v_{11} = v_{DS,Q2} - v_{DS,Q4}$$

・ 信号 V22 は、Bridge2 のトランジスタ分岐の中間間の電位差です。
式では、時間に依存するため、小文字で表示されます。

$$v_{22} = v_{DS,Q6} - v_{DS,Q8}$$

・ インダクタ電流 対 時間

・ Bridge2 出力電圧 対 時間 これは V2 で制御される DC 電圧です。

・ インダクタ電圧 対 時間

各々の波形は次のようになります。

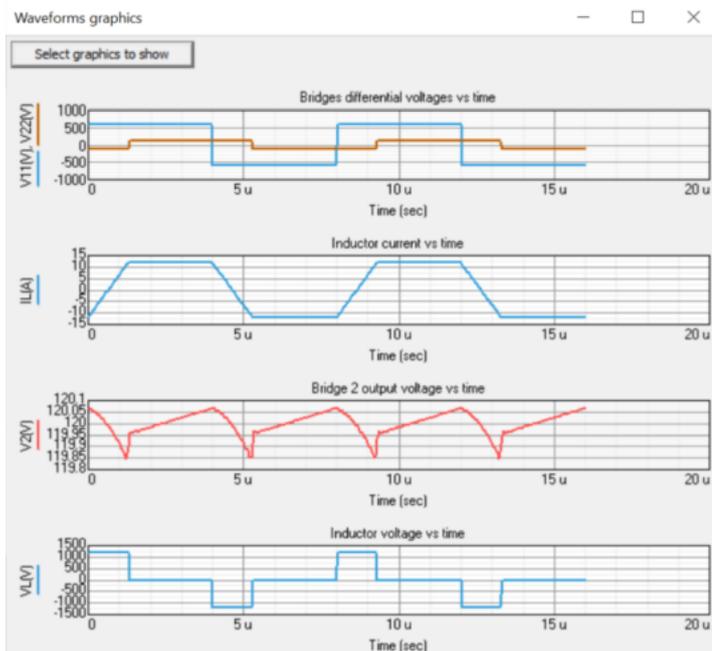


図 7-15 位相シフトフルブリッジ DAB 追加波形(その 1)

- ・ 1 次側巻き線電流 対 時間
 - ・ 励磁電圧 対 時間
 - ・ 励磁電流 対 時間
 - ・ 2 次側巻き線電流 対 時間
- ・ **負荷電流と時間**：負荷（この場合は R）に流れるフィルタリングされた電流です。

各々の波形は次のようになります。

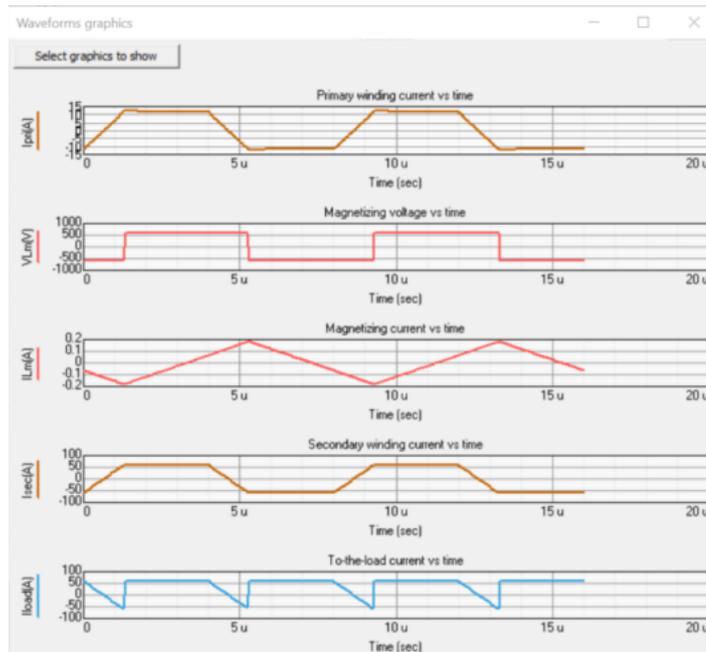


図 7-16 位相シフトフルブリッジ DAB 追加波形(その 2)

- ・ **Q1 のドレイン、ソース間の電圧 対 時間** : トランジスタ Q1 (Bridge1、上記の外部ブリッジ) のドレインソース間電圧. 値が $V1$ である限り、トランジスタ Q1 はオープンです。この信号の立下りエッジが位相シフト時間の開始とみなされ、SmartCtrl メインウィンドウの位相シフト信号の立ち上がりエッジと一致します。
- ・ **Q1 のドレイン電流 対 時間** : Q1 ドレイン電流。オン時に $I_{ZVS, Bridge1}$ (Q1-Q3) よりも小さいということは、トランジスタが ZVS を持っていることを意味します。
- ・ **Q5 のドレイン、ソース間の電圧 対 時間** : トランジスタ Q5 (Bridge2、上記の内部ブリッジ) のドレインソース間電圧です。値が $V2$ の時は、トランジスタ Q5 はオープンです。この信号の立下りエッジが位相シフト時間の終了とみなされ、SmartCtrl のメインウィンドウにある位相シフト 信号の立ち下がりエッジと一致します。
- ・ **Q5 のドレイン電流 対 時間** : Q5 のドレイン電流。オン時に $I_{ZVS, Bridge2}$ よりも小さいということは、トランジスタが ZVS 動作をしていることを意味します。

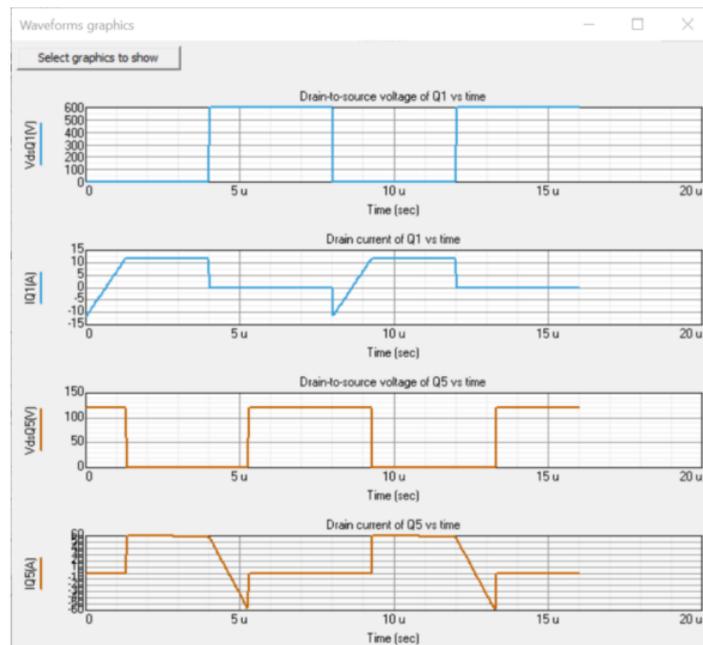


図 7-17 位相シフトフルブリッジ DAB 追加波形(その 3)

位相シフト波形の解釈

この場合（および SmartCtrl 4.2 バージョンで導入されたフルブリッジプラントでは）、位相シフト変調の制御変数である位相シフト時間が表示されます。

次図のように、立ち上がりエッジはトランジスタ Q1、Q3 のトリガーを参照し、立ち下がりエッジはトランジスタ Q5、Q8 のトリガーを参照します。

DAB（デュアルアクティブブリッジ）を制御するための従来からある位相シフト変調は、Q1-Q2 ブランチから Q5-Q6 ブランチのターンオンをディフェーシングし、Bridge1 から Bridge2 に電力を伝達するようになっています。（POSITIVE 位相シフト）。

- ・各ブランチのトランジスタは相補的に制御され（理想的にはデッドタイムなし）、半周期 $= 1 / (2 \cdot F_{sw})$ の間オンのままになります。
- ・各ブリッジのトランジスタは次のように制御されます。
 - Bridge1 では、Q1 と Q4 が同時に ON になります。Q1 と Q4 がオフになると、Q2 と Q3 は残りの半周期動作します。
 - Bridge2 では、Q5 と Q8 が同時に ON になります。Q5 と Q8 がオフになると、Q6 と Q7 は残りの半周期動作します。

このように 位相シフト波形から DAB (Dual Active Bridge) のすべてのトランジスタの動作を推測することができます。

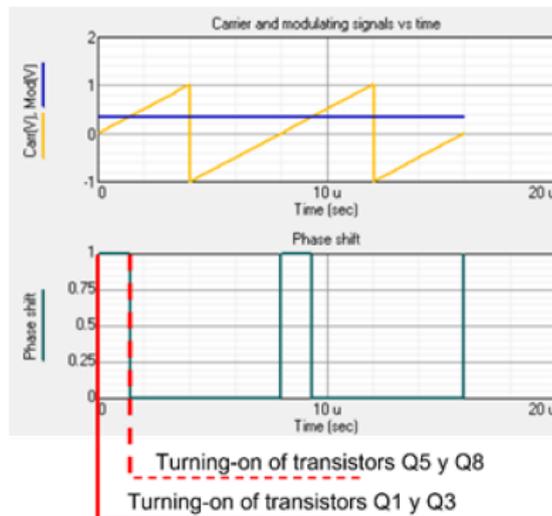


図 7-18 時間に対するキャリアと変調信号及び位相シフト

位相シフト変調およびゲインに使用する場合の SmartCtrl 変調器

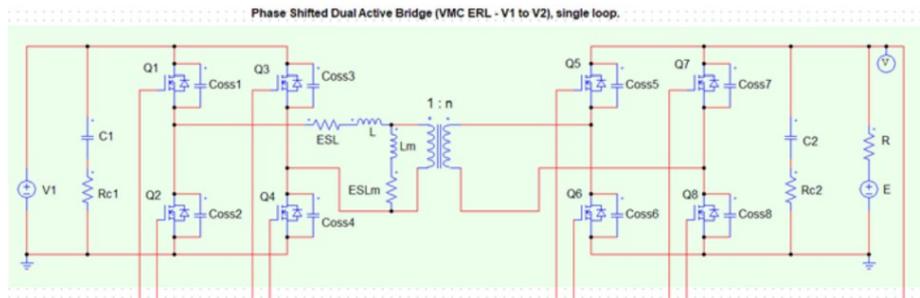
SmartCtrl バージョン 5.0 では、変調器のイメージは PWM の基本的なものを維持していますが、この場合、前章で説明したように位相シフトを計算して、Bridge1 と 2 のすべてのトランジスタの駆動信号を生成する変調器を表しています。

変調器のゲイン式を次に示します。これを既知のシステムのゲインに合わせるには、パラメータ V_p と V_v を変更します ($V_v = -V_p$)。ここで、 V_p はのこぎり波の山、 V_v はのこぎり波の谷です。

$$G_{mod} = \frac{2}{(V_p - V_v)}$$

7.8 位相シフト DAB (Phase Shifted Dual Active Bridge) (VMC ERL-V1 to V2)

パワーステージの説明



このパワーステージは、DAB コンバータは、直列抵抗（“ERL”）を備えた電圧源としてモデル化された、バスタイプの負荷の単一電圧制御ループとなります。電圧源は解析された動作点での電圧を表しますが、直列抵抗はバス抵抗をモデル化します。

名称の「V1 to V2」は、電力伝達方向で、電圧が V1（前図左）のブリッジから V2（前図右）の方向であることを示しています。

電圧 V2（Bridge 2 の電圧）が制御されます。

さらに、

- ・ 固定電位でのバッテリーチャージャーの制御設計に役立ちます。
- ・ スイッチングが ZVS(Zero Voltage Switching)条件下で行われると考えると、スイッチング瞬間の電流値は次のようになります。：

$$\circ \geq I_{ZVS,Bridge\ 1\ (Q1-Q3)} \quad \text{Bridge1 の Q1,Q3 トランジスタ}$$

$$\circ \geq I_{ZVS,Bridge\ 1\ (Q2-Q4)} \quad \text{Bridge1 の Q2,Q4 トランジスタ}$$

$$\circ \geq I_{ZVS,Bridge\ 2} \quad \text{Bridge2 のトランジスタ}$$

$$I_{ZVS,Bridge\ 1\ (Q1-Q3)} = V_1 \sqrt{\frac{2C_{oss1}}{L} - \left[\frac{V_2 (2\varphi^{(*)}/180 - 1)}{4 \cdot L_m \cdot n \cdot F_{sw}} \right]^2} \cdot \sqrt{\frac{L_m}{L}}$$

$$I_{ZVS,Bridge\ 1\ (Q2-Q4)} = V_1 \sqrt{\frac{2C_{oss1}}{L} + \left[\frac{V_2 (2\varphi^{(*)}/180 - 1)}{4 \cdot L_m \cdot n \cdot F_{sw}} \right]^2} \cdot \sqrt{\frac{L_m}{L}}$$

$$I_{ZVS,Bridge\ 2} = V_2 \sqrt{\frac{2C_{oss2}}{L}}$$

- ・入力インピーダンス (Z_i) の計算では、入力フィルタ ($C1+Rc1$) を考慮します。
- ・出力インピーダンス (Z_o) の計算では、出力フィルタ ($C2+Rc2$) を考慮します。
- ・PSIM へ回路図をエクスポートする場合、インダクタ L への直列抵抗 (ESL) は 0.1Ω 、磁化インダクタンス L_m への直列抵抗 (ESL $_m$) は 1Ω になります。これらを考慮することで、シミュレーションの早い段階で定常状態に到達させることができます。

50ns のデッドタイムが考慮されています。

入力データウィンドウでは希望するパラメータを設定でき、定常状態の DC 動作点などの有用な情報を得ることができます。

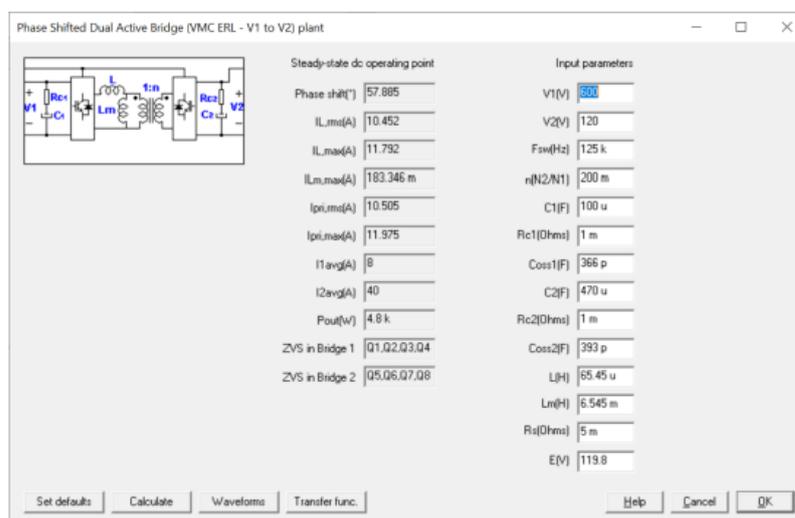


図 7-19 入力データウィンドウ

初期ダイアログでのパラメータ：

入力パラメータ

V1(V)	入力電圧(V)
V2(V)	出力電圧 (制御される) (V)
Fsw(Hz)	スイッチング周波数(Hz)
n(N2/N1)	巻き数比。2 次側 N2 の巻数を 1 次側 N1 の巻数で割った値。
C1(F)	入力フィルタ容量(F)
Rc1(Ω)	入力フィルタコンデンサへの直列抵抗(Ω)
Coss1(F)	Bridge1 のトランジスタの出力寄生容量(F)
C2(F)	出力フィルタ容量(F)
Rc2(Ω)	出力フィルタコンデンサへの直列抵抗(Ω)

Coss2(F)	Bridge2 のトランジスタの出力寄生容量(F)
L(H)	インダクタンス(H)
Lm(H)	一次側を参照したトランスの磁化インダクタンス(H)
Rs(Ω)	バス負荷の直列抵抗
E(V)	動作点の電圧

DC 定常状態動作点： Phase Shift (°) Bridge1 と 2 の位相シフト(°)です。
 これは、トランジスタ Q1 のオンからトランジスタ Q5 のオンまでの経過時間を周期 (= 1 / Fsw) に関連させて定義しています。制御変数です。

計算すると

$$\varphi(^{\circ}) = 180 \cdot \left[\frac{1}{2} - \frac{\sqrt{\left(\frac{1}{F_{sw}}\right) \cdot V_1^2 \cdot V_2^2 - 8 \cdot L \cdot P_{out} \cdot V_1 \cdot V_2}}{2 \sqrt{\frac{1}{F_{sw}} \cdot V_1 \cdot V_2}} \right]$$

IL,rms(A)	L を流れる実効電流(A)
IL,max(A)	L を流れる最大(ピーク)電流値(A) DAB の L を流れる電流は AC です。
ILm,max(A)	Lm に流れる最大(ピーク)電流(A)
Ipri,rms(A)	トランス一次側の実効電流(A)
Ipri,max(A)	トランスの一次巻線に流れる最大(ピーク)電流(A)
I1,avg(A)	平均入力電流(Bridge1) (A)
I2,avg(A)	平均入力電流(Bridge2) (A)
Pout(W)	負荷電力(W)
ZVS in Bridge 1	このフィールドは、Bridge1 のどのトランジスタが ZVS スイッチングと見なされる制約を満たしているかを示しています。ZVS が取得されるかどうかは、動作点と仕様によって異なります。制約を満たすトランジスタがない場合は“None”（なし）というメッセージが表示されます。
ZVS in Bridge 2	このフィールドは、Bridge2 のどのトランジスタが ZVS スイッチングと見なされる制約を満たしているかを示しています。ZVS が取得されるかどうかは、動作点と仕様によって異なります。制約を満たすトランジスタがない場合は“None”（なし）というメッセージが表示されます。

波形表示

- ・ **ブリッジ差動電圧 対 時間** : V11 および V22 信号は同時に表示されます。これらの信号は、伝達される電力を決定するブリッジ間の位相差を示す重要な信号です。

- ・ 信号 V11 は、Bridge1 のトランジスタの分岐の中間間の差動電圧です。方程式では、時間に依存するため、小文字で表示されます。

$$v_{11} = v_{DS,Q2} - v_{DS,Q4}$$

- ・ 信号 V22 は Bridge2 のトランジスタの分岐の中間間の差動電圧です。方程式では、時間に依存するため、小文字で表示されます。

$$v_{22} = v_{DS,Q6} - v_{DS,Q8}$$

- ・ インダクタ電流 対 時間
- ・ **Bridge2 出力電圧 対 時間** これは V2 で制御される DC 電圧です。
- ・ インダクタ電圧 対 時間

各々の波形は次のようになります。

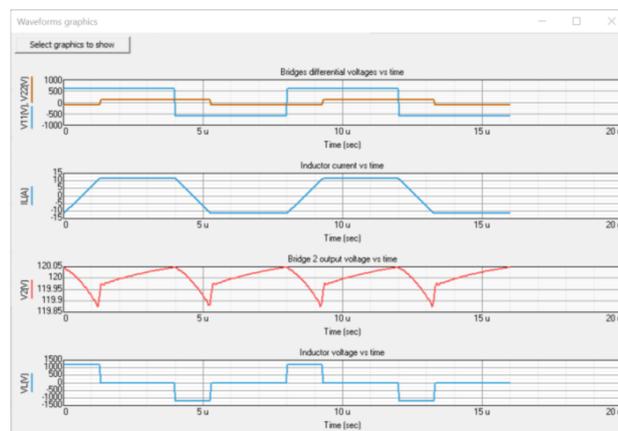


図 7-20 位相シフトフルブリッジ DAB 波形(その 1)

- ・ 1 次側巻き線電流 対 時間
- ・ 励磁電圧 対 時間
- ・ 励磁電流 対 時間
- ・ 2 次側巻き線電流 対 時間
- ・ **負荷への電流 対 時間** : 負荷(この場合は R)を流れるフィルター処理された電流です。

各々の波形は次のようになります。

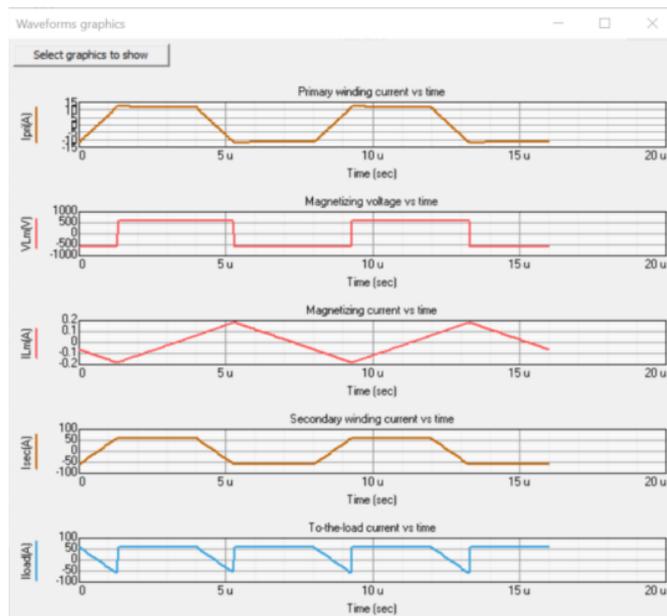


図 7-21 位相シフトフルブリッジ DAB 波形(その 2)

- ・ **Q1 のドレイン、ソース間の電圧 対 時間** : トランジスタ Q1 (Bridge1、前記の外部ブリッジ) のドレインソース間電圧. 値が V1 である限り、トランジスタ Q1 はオープンです。この信号の立下りエッジが位相シフト時間の開始とみなされ、SmartCtrl メインウィンドウの Phase Shift 信号の立ち上がりエッジと一致します。
- ・ **Q1 のドレイン電流 対 時間** : Q1 のドレイン電流です。ターンオン時に $I_{ZVS, Bridge1}$ (Q1-Q3) よりも小さいということは、トランジスタが ZVS を持っていることを意味します。
- ・ **Q5 のドレイン-ソース間の電圧 対 時間** : トランジスタ Q5 (Bridge2、前記の内部ブリッジ) のドレインソース間電圧. 値が V2 の場合はトランジスタ Q5 はオープンです。この信号の立下りエッジは位相シフト時間の終了とみなされ、SmartCtrl のメインウィンドウの位相シフト信号の立ち下がりエッジと一致します。
- ・ **Q5 のドレイン電流 対 時間** : Q5 のドレイン電流。ターンオン時に $I_{ZVS, Bridge2}$ よりも小さいということは、トランジスタが ZVS を持っていることを意味します。

各々の波形は次のようになります。

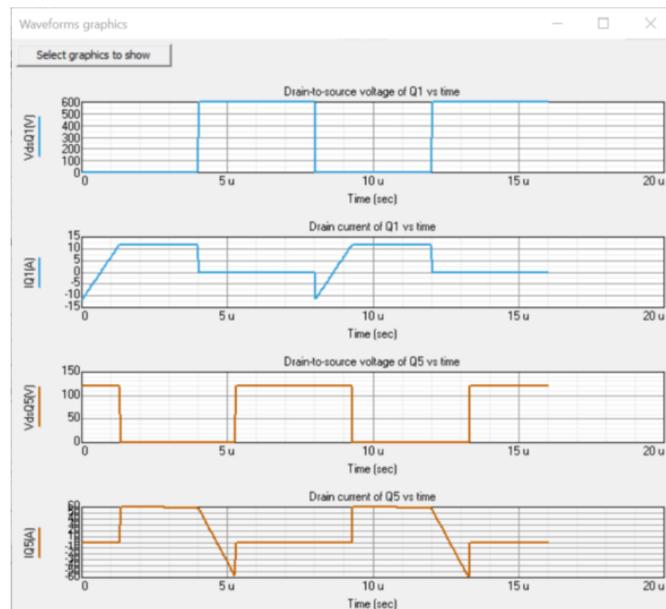


図 7-22 位相シフトフルブリッジ DAB 波形(その 3)

位相シフト波形の解釈

この場合（および SmartCtrl 4.2 バージョンで導入されたフルブリッジプラントでは）、位相シフト変調の制御変数である位相シフト時間が表示されます。

次図のように、立ち上がりエッジはトランジスタ Q1、Q3 のトリガーを参照し、立ち下がりエッジはトランジスタ Q5、Q8 のトリガーを参照します。

DAB（デュアルアクティブブリッジ）を制御するために従来からある位相シフト変調は、Q1-Q2 ブランチから Q5-Q6 ブランチをオンしてデフェーシングし、Bridge1 から Bridge2 に電力を伝達するようになっています。（POSITIVE 位相シフト）。

- ・各ブランチのトランジスタは相補的に制御され（理想的にはデッドタイムなし）、半周期 $= 1 / (2 \cdot F_{sw})$ の間オンのままになります。
- ・各ブリッジのトランジスタは次のように制御されます。
 - Bridge1 では、Q1 と Q4 が同時にオンになります。Q1 と Q4 がオフになると、Q2 と Q3 は残りの半周期動作します。
 - Bridge2 では、Q5 と Q8 が同時に ON になります。Q5 と Q8 がオフになると、Q6 と Q7 は残りの半周期動作します。

このように 位相シフト波形から DAB (Dual Active Bridge) のすべてのトランジスタの動作を推測することができます。

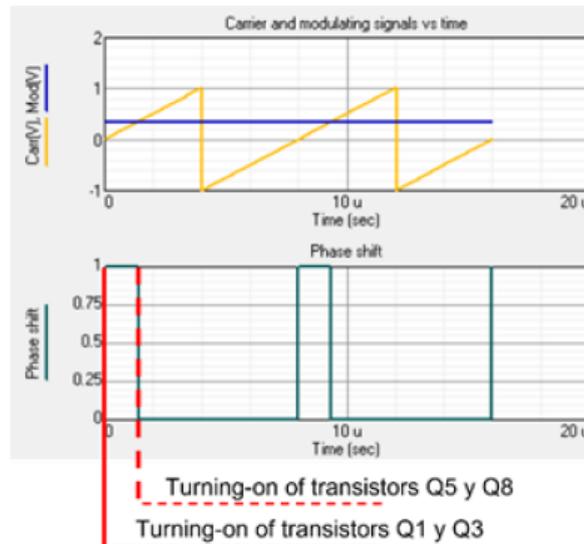


図 7-23 時間に対するキャリアと変調信号及び位相シフト

位相シフト変調およびゲインに使用する場合の SmartCtrl 変調器

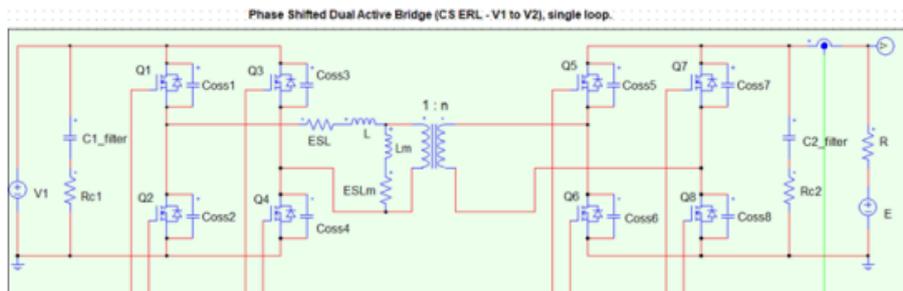
SmartCtrl バージョン 5.0 では、変調器のイメージは PWM の基本的なものを維持していますが、この場合、前章で説明したように位相計算して、Bridge1 と 2 のすべてのトランジスタの駆動信号を生成する変調器を表しています。

変調器のゲイン式を次に示します。これを既知のシステムのゲインに合わせるには、パラメータ V_p と V_v を変更します ($V_v = -V_p$)。ここで、 V_p はのこぎり波の山、 V_v はのこぎり波の谷です。

$$G_{mod} = \frac{2}{(V_p - V_v)}$$

7.9 位相シフト DAB (Phase Shifted Dual Active Bridge) (CS ERL – V1 to V2)

パワーステージの説明



このパワーステージは、直列抵抗 ("ERL") を持つ電圧源としてモデル化されたバス型負荷に、単一の電流制御ループを持つデュアルアクティブブリッジ (DAB) コンバータとなります。電圧源は解析した動作点の電圧を表し、直列抵抗はバス抵抗をモデル化したものです。

「名称の「V1 to V2」は、電力伝達方向で、電圧が V1 (前図左) のブリッジから V2 (前図右) の方向であることを示しています。

電流 I2 (Bridge 2 の出力平均電流) が制御されます。

さらに

- ・ 固定電流でのバッテリーチャージャーの制御設計に役立ちます。
- ・ ZVS (ゼロ電圧スイッチング) 状態の元でスイッチングは行われると考えると、スイッチング瞬間の電流値は次のようになります：

$$\circ \geq I_{ZVS, Bridge 1 (Q1-Q3)} \quad \text{Bridge1 の Q1, Q3 トランジスタ}$$

$$\circ \geq I_{ZVS, Bridge 1 (Q2-Q4)} \quad \text{Bridge1 の Q2, Q4 トランジスタ}$$

$$\circ \geq I_{ZVS, Bridge 2} \quad \text{Bridge2 のトランジスタ}$$

$$I_{ZVS, Bridge 1 (Q1-Q3)} = V_1 \sqrt{\frac{2C_{oss1}}{L} - \left[\frac{V_2 (2\varphi^{(c)}/180 - 1)}{4 \cdot L_m \cdot n \cdot F_{sw}} \right]} \cdot \sqrt{\frac{L_m}{L}}$$

$$I_{ZVS, Bridge 1 (Q2-Q4)} = V_1 \sqrt{\frac{2C_{oss1}}{L} + \left[\frac{V_2 (2\varphi^{(c)}/180 - 1)}{4 \cdot L_m \cdot n \cdot F_{sw}} \right]} \cdot \sqrt{\frac{L_m}{L}}$$

$$I_{ZVS, Bridge 2} = V_2 \sqrt{\frac{2C_{oss2}}{L}}$$

- ・ 入力インピーダンス (Zi) の計算では、入力フィルタ (C1+Rc1) を考慮します。
- ・ 出力インピーダンス (Zo) の計算では、出力フィルタ (C2+Rc2) を考慮します。
- ・ 回路図を PSIM へエクスポートする場合、

インダクタ L(ESL)の直列抵抗 0.1Ω と磁化インダクタンス L_m (ESL m)の直列抵抗 1Ω が、シミュレーションの早い段階で定常状態に到達するために役立つとみなされています。

50ns のデッドタイムが考慮されています。

入力データウィンドウでは希望するパラメータを設定でき、定常状態の DC 動作点などの有用な情報を得ることができます。

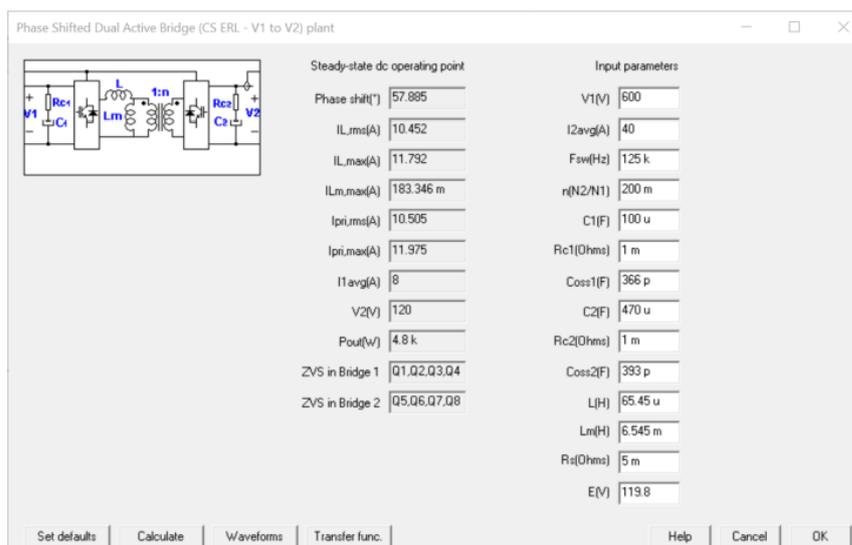


図 7-24 入力パラメータウィンドウ

初期ダイアログでのパラメータ :

入力パラメータ

V1(V)	入力電圧 (V)
I2,avg(V)	制御される平均出力電流 (Bridge2) (A)
Fsw(Hz)	スイッチング周波数 (Hz)
n(N2/N1)	巻き数比。2次側 N2 の巻数を 1次側 N1 の巻数で割った値。
C1(F)	入力フィルタ容量(F)
Rc1(Ω)	入力フィルタコンデンサへの直列抵抗(Ω)
Coss1(F)	Bridge1 のトランジスタの出力寄生容量(F)
C2(F)	出力フィルタ容量(F)
Rc2(Ω)	出力フィルタコンデンサへの直列抵抗(Ω)
Coss2(F)	Bridge2 のトランジスタの出力寄生容量(F)
L(H)	インダクタンス(H)
Lm(H)	一次側を参照したトランスの磁化インダクタンス(H)
Rs(Ω)	バス負荷の直列抵抗

E(V) 動作点の電圧

定常状態 DC 動作点 :

Phase Shift (°) Bridge1 と 2 の位相シフト(°)
 周期 (= 1 / Fsw) に関連した、トランジスタ Q1 のターンオンからトランジスタ Q5 のターンオンまでの経過時間として定義されます。制御変数です。
 計算すると

$$\varphi(^{\circ}) = 180 \cdot \left[\frac{1}{2} - \frac{\sqrt{\left(\frac{1}{F_{sw}}\right) \cdot V_1^2 \cdot V_2^2 - 8 \cdot L \cdot P_{out} \cdot V_1 \cdot V_2}}{2 \sqrt{\frac{1}{F_{sw}} \cdot V_1 \cdot V_2}} \right]$$

- IL,rms(A) L を流れる実効電流(A)
- IL,max(A) L を流れる最大(ピーク)電流値(A)
 DAB の L を流れる電流は AC です。
- ILm,max(A) Lm に流れる最大(ピーク)電流(A)
- Ipri,rms(A) トランス一次側の実効電流(A)
- Ipri,max(A) トランスの一次巻線に流れる最大(ピーク)電流(A)
- I1,avg(A) 平均入力電流(Bridge1) (A)
- V2(A) 出力電圧(V)
- Pout(W) 負荷電力(W)
- ZVS in Bridge 1 このフィールドは、Bridge1 のどのトランジスタが ZVS スイッチングのスイッチングと見なされる制約を満たしているかを示します。
 ZVS が取得されるかどうかは、動作点と仕様により異なります。制約を満たすトランジスタがない場合は「None」無しというメッセージが表示されます。
- ZVS in Bridge 2 このフィールドは、Bridge2 のどのトランジスタが ZVS スイッチングのスイッチングと見なされる制約を満たしているかを示します。ZVS が取得されるかどうかは、動作点と仕様により異なります。制約を満たすトランジスタがない場合は「None」無しというメッセージが表示されま

波形表示

- ・ **ブリッジ差動電圧 対 時間** : V11 および V22 信号は同時に表示されます。これらの信号は、伝達される電力を決定するブリッジ間の位相差を示す重要な信号です。

信号 V11 は、Bridge1 のトランジスタの分岐の中間間の差動電圧です。
方程式では、時間に依存するため、小文字で表示されます。

$$v_{11} = v_{DS,Q2} - v_{DS,Q4}$$

信号 V22 は Bridge2 のトランジスタの分岐の中間間の差動電圧です。
方程式では、時間に依存するため、小文字で表示されます。

$$v_{22} = v_{DS,Q6} - v_{DS,Q8}$$

- ・ **インダクタ電流 対 時間**
- ・ **出力電流 対 時間** これは制御される平均電流、I2 です。
- ・ **インダクタ電圧 対 時間**

各々の波形は次のようになります。

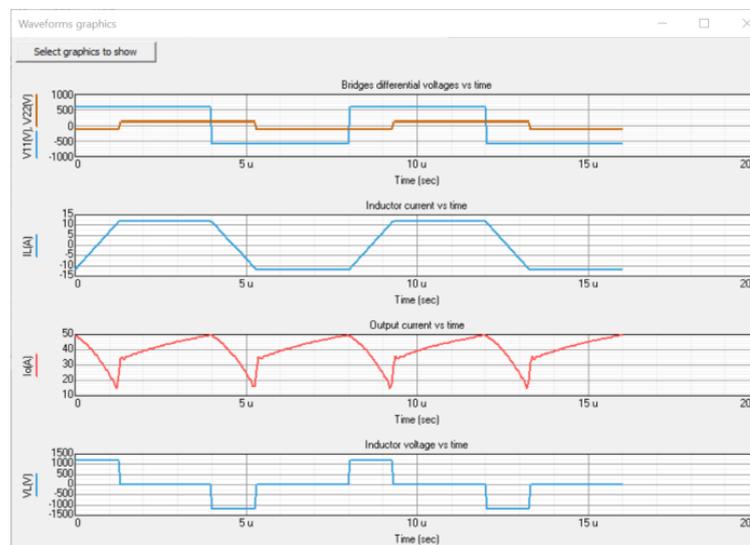


図 7-25 位相シフトフルブリッジ DAB 波形(その 1)

- ・ **1 次側巻き線電流 対 時間**
- ・ **励磁電圧 対 時間**
- ・ **励磁電流 対 時間**

- ・ 2次側巻き線電流 対 時間
- ・ 負荷への電流 対 時間：負荷(この場合は R)を流れるフィルター処理された電流です。

各々の波形は次のようになります。

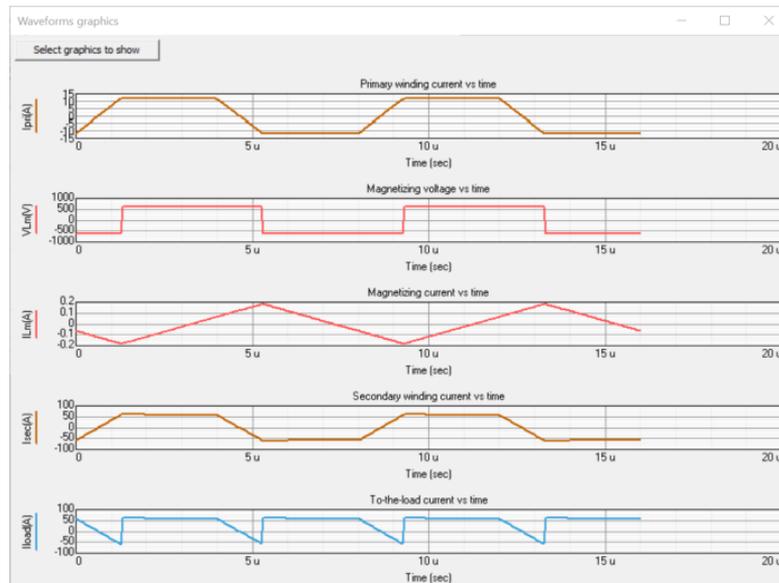


図 7-26 位相シフトフルブリッジ DAB 波形(その 2)

- ・ **Q1 のドレイン、ソース間の電圧 対 時間**：トランジスタ Q1 (Bridge1、前記の外部ブリッジ) のドレインソース間電圧。値が V1 の場合、トランジスタ Q1 はオープンです。この信号の立下りエッジが位相シフト時間の開始とみなされ、SmartCtrl メインウィンドウの Phase Shift 信号の立ち上がりエッジと一致します。
- ・ **Q1 のドレイン電流 対 時間**：Q1 のドレイン電流です。オン時に $I_{ZVS,Bridge1}$ (Q1-Q3) よりも小さいということは、トランジスタが ZVS を持っていることを意味します。
- ・ **Q5 のドレイン—ソース間の電圧 対 時間**：トランジスタ Q5 (Bridge2、前記の内部ブリッジ) のドレインソース間電圧。値が V2 の場合はトランジスタ Q5 はオープンです。この信号の立下りエッジは位相シフト時間の終了とみなされ、SmartCtrl のメインウィンドウの位相シフト信号の立ち下がりエッジと一致します。
- ・ **Q5 のドレイン電流 対 時間**：Q5 のドレイン電流。オン時に $I_{ZVS,Bridge2}$ よりも小さいということは、トランジスタが ZVS を持っていることを意味します。

各々の波形は次のようになります。

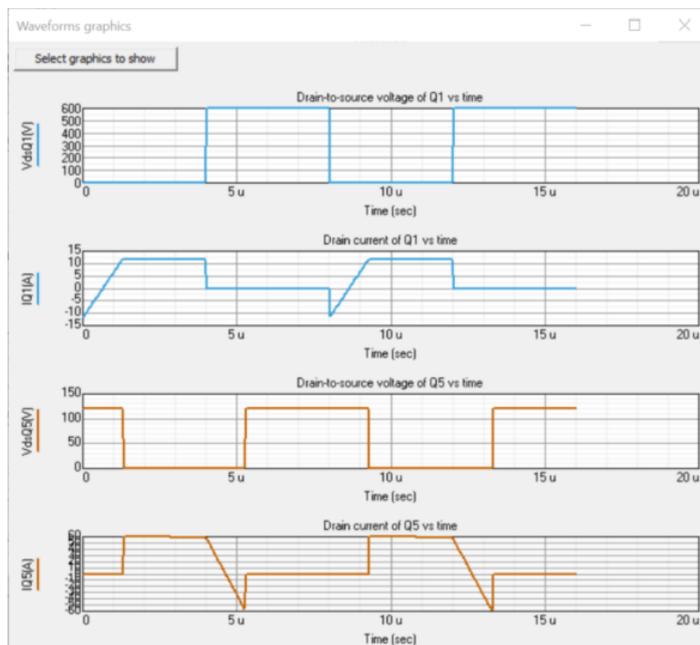


図 7-27 位相シフトフルブリッジ DAB 波形(その 3)

位相シフト波形の解釈

この場合（および SmartCtrl 4.2 バージョンで更新し導入されたフルブリッジプラントでは）、*PhaseShift* 変調の制御変数である位相シフト時間が表示されます。次図のように、立ち上がりエッジはトランジスタ Q1、Q3 のトリガーを意味し、立ち下がりエッジはトランジスタ Q5、Q8 のトリガーを指します。

DAB（デュアルアクティブブリッジ）を制御するための従来からある位相シフト変調は、Q1-Q2 ブランチから Q5-Q6 ブランチをオンにしてデフェーシングして、Bridge1 から Bridge2 に電力を伝達します。（POSITIVE 位相シフト）。

- ・各ブランチのトランジスタは相補的に制御され（理想的にはデッドタイムなし）、半周期 = $1 / (2 \cdot F_{sw})$ の間オンのままになります。
- ・各 Bridge のトランジスタは次のように制御されます。
 Bridge1 では、Q1 と Q4 が同時に ON になります。Q1 と Q4 がオフになると、Q2 と Q3 は残りの半周期動作します。
 Bridge2 では、Q5 と Q8 が同時に ON になります。Q5 と Q8 がオフになると、Q6 と Q7 は残りの半周期動作します。

このように 位相シフト波形から DAB (Dual Active Bridge) のすべてのトランジスタの動作を推測することができます。

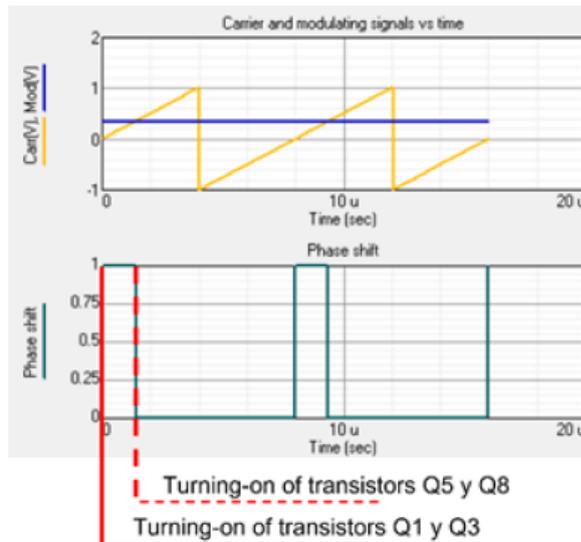


図 7-28 時間に対するキャリアと変調信号及び位相シフト

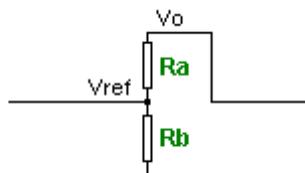
位相シフト変調およびゲイン変更を使用する場合の SmartCtrl 変調器

SmartCtrl バージョン 5.0 では、変調器のイメージは PWM の基本的なものを維持していますが、この場合、前章で説明したように位相シフトを計算して、Bridge1 と 2 のすべてのトランジスタの駆動信号を生成する変調器を表しています。変調器のゲイン式を次に示します。これを既知のシステムのゲインに合わせるには、パラメータ V_p と V_v を変更します。 $(V_v = -V_p)$ 。ここで、 V_p はのこぎり波の山、 V_v はのこぎり波の谷です。ここで、 V_p はのこぎり波の山、 V_v はのこぎり波の谷です。

$$G_{mod} = \frac{2}{(V_p - V_v)}$$

8 センサ (Sensors)

8.1 分圧器 (Voltage divider)



分圧器は出力電圧レベルを測定し分圧してレギュレータ電圧の基準レベルに落とす回路です。伝達関数は次のような式になっています。

$$K(s) = \frac{V_{ref}}{V_o}$$

ここで Vref は補償器の基準電圧、Vo は DC-DC コンバータの出力電圧です。

8.2 組み込み型分圧器 (Embedded voltage divider)

レギュレータ内には分圧器に使われている (R11,Rar) の二つの抵抗が組み込まれています。従って、センサのボックス部分には何も表示されません。分圧器の抵抗は補償器の回路図中で強調されています。

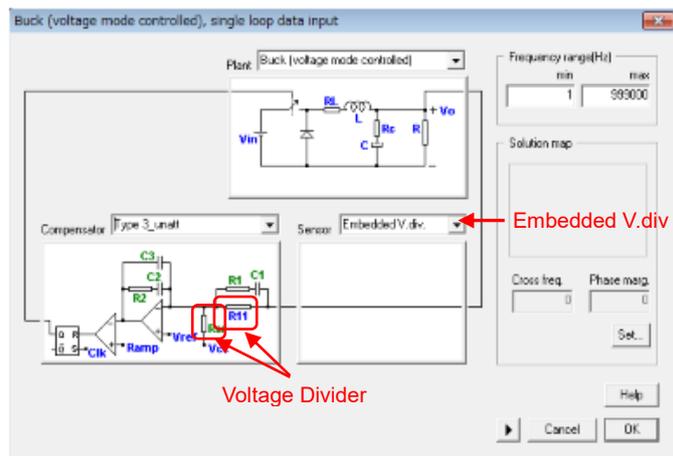


図 8-1 分圧器の設定画面

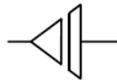
所望の出力電圧、補償器の基準電圧と R11 の値を入力すると SmartCtrl は抵抗 Rar .を計算します。0Hz の時の分圧器の伝達関数は次のようになります。

$$\frac{V_o}{V_{ref}} = \frac{R_{ar}}{R_{ar} + R_{11}}$$

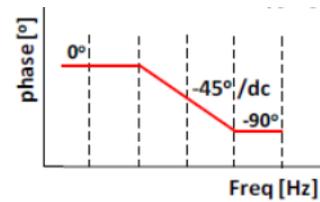
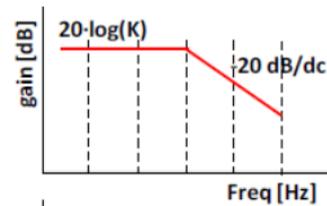
8.3 絶縁電圧センサ (Isolated voltage sensor)

絶縁電圧センサは電氣的に絶縁できる電圧センサです。

その伝達関数は下記のようになります。フォワードとフライバック DC-DC トポロジに適用できます。



$$K(s) = \frac{Gain}{1 + \frac{s}{2\pi \cdot fpK}}$$



ここで Gain は 0dB の時のセンサゲインです。これは出力と基準電圧によって与えられます。

$$Gain = \frac{V_o}{V_{ref}}$$

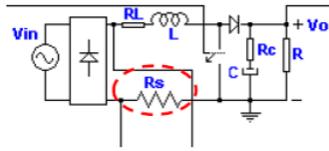
fpk はポール周波数で単位は Hz です。

8.4 抵抗センサ (力率改善) (Resistive Sensor(Power Factor Corrector))

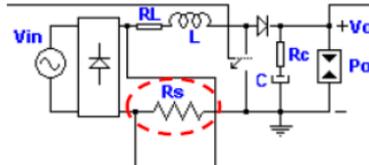
電流が抵抗 Rs で検出される場合、電流センサゲインはこの抵抗 Rs の値となります。

$$K(s) = R_s$$

この抵抗はパワープラントの回路図中に Rs として書かれています。

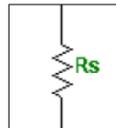


UC3854A マルチプライヤ + 昇圧 PFC (抵抗負荷)



UC3854A マルチプライヤ + 昇圧 PFC (定電力負荷)

8.5 抵抗センサ（ピーク電流モード制御）（Resistive Sensor(Peak Current Mode Control)）



抵抗センサはインダクタ電流を測定し電流を同等の電圧に変換します。
センサのゲインは抵抗値(Rs)の特性に一致します。

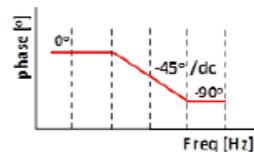
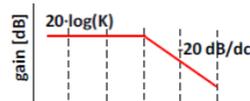
$$G=Rs$$

8.6 ホールセンサ（Hall effect sensor）

ホールセンサは一般的な伝達関数ボックスで表現される電流センサです。
内部の伝達関数は次の式となっています。



$$K(s) = \frac{\text{Gain}}{1 + \frac{s}{2\pi \cdot fpK}}$$



ここで Gain は 0dB でのセンサゲイン、f_{pk} はポール周波数で単位 Hz です。

8.7 電流センサ (Current sensor)



電流センサも一般的な伝達関数のボックスによって表現されています。

内部の伝達関数は V/A で一定のゲインとなっています。

$$K(s) = \text{Gain}$$

例えば、電流が抵抗 R_s で検出された場合電流センサのゲインはこの抵抗の値となります。

$$K(s) = R_s$$

8.8 ユーザ定義センサ (User defined sensor)

数式エディタを使用した一般的な制御システムを設計する場合、センサのユーザー設計の詳細については、[センサの設計 \(数式エディタ\)](#)を参照してください。

9 モジュレータ (Modulator)

9.1 モジュレータ (ピーク電流制御) (Modulator (Peak Current Mode Control))

あらゆる場合にモジュレータの入力信号は次のように定義されています。

- ・ Vramp : Vramp はこの制御方法で使われる補償勾配の特性です。
この補償勾配はデューティサイクル 50%以上のシステムの安定性を保証するために検出電流に加算されます。
- ・ Vsensed : Vsensed は検出されたインダクタ電流の等価電圧です。
- ・ Vc : Vc は検出されたレギュレータの出力電圧です。

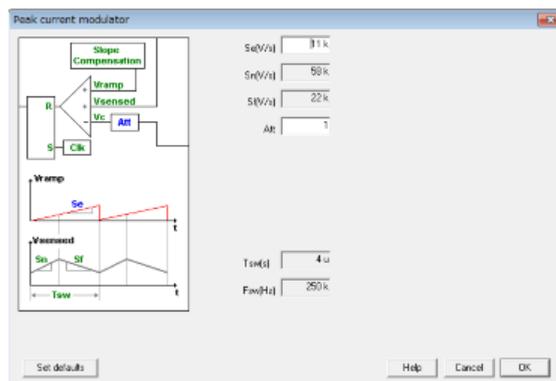


図 9-1 ピーク電流制御モジュレータの設定画面

モジュレータの設計基準は次のように定義されています。

- ・ Sn インダクタ充電勾配
- ・ Sf インダクタ放電勾配
- ・ Se 補償傾斜勾配 SnとSの関数として計算されます。
- ・ Att レギュレータの出力電圧に適用される減衰

9.2 モジュレータ (PWM) (Modulator (PWM))

PWM モジュレータはレギュレータの一部として表示されます。

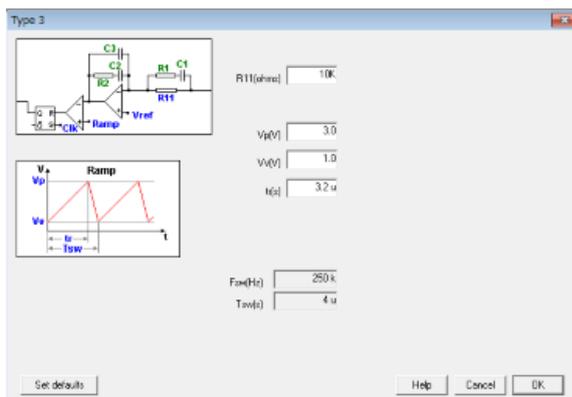


図 9-2 PWM モジュレータ部分

Ramp は次のように定義されています。

- ・ Vp 最大電圧
- ・ Vv 最小電圧
- ・ tr 立ち上がり時間
- ・ Fsw スイッチング周波数
- ・ Tsw スイッチング周期

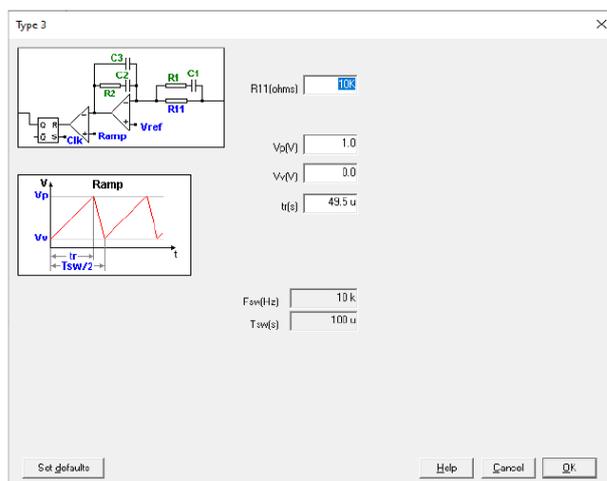


図 9-3 PWM モジュレータ部分（位相シフトフルブリッジコンバータの場合）

位相シフトフルブリッジコンバータの場合、Signal Ramp 周期が $T_{sw}/2$ であることを考慮してください。

数式エディタを使用して汎用制御システムを設計する場合、補償器のユーザー設計に、PWM モジュレータが設定されている必要があります。

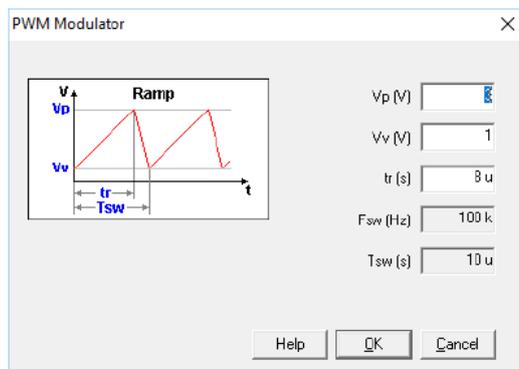


図 9-4 PWM モジュレータ パラメータ入力画面

値は次のとおりです。

- ・ Vp 最大電圧
- ・ Vv 最小電圧
- ・ tr 立ち上がり時間
- ・ Fsw スイッチング周波数
- ・ Tsw スイッチング周期

9.3 ユーザー設計のモジュレータ (User modulator)

数式エディタを使用して汎用制御システムを設計する場合、ユーザー設計の補償器にはユーザー設計のモジュレータを定義することも可能です。

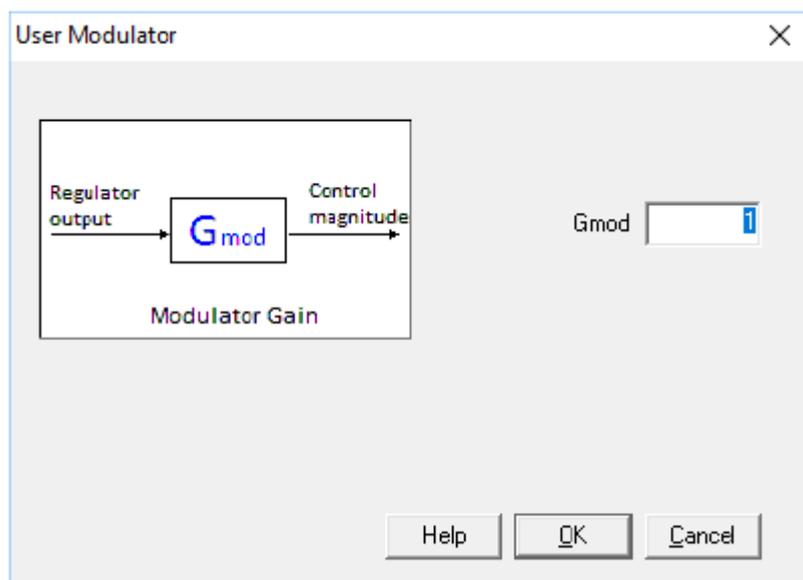


図 9-5 ユーザーモジュレータ ゲイン設定画面

必要なモジュレータのゲインを定義する必要があります。

10 補償器 (Compensators)

10.1 アナログ補償器 (Analog compensators)

10.1.1 シングルループもしくはインナーループ (Single loop or inner loop)

10.1.1.1 Type3 補償器 (Type 3 compensator)

PWM モジュレータ回路図とパラメータはこの画面に含まれています。

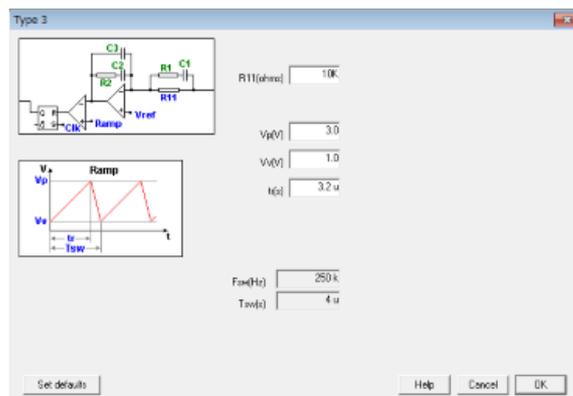


図 10-1 Type3 補償器入力画面

入力データ

- R11(Ω) デフォルト値は 10k Ω
- Vp(V) ランプ電圧の最大値 (PWM モジュレータのキャリア信号)
- Vv(V) ランプ電圧の最小値
- tr(s) ランプ電圧の立ち上がり時間
- Tsw(s) スイッチング周期

出力データ

補償器の構成値 (C1,C2,C3,R1,R2) はプログラムによって計算され[テキストパネル](#)に表示されます。

10.1.1.2 Type3非減衰補償器 (Type 3 Compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれています。R11 と Rar に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。

PWM モジュレータ回路図とパラメータはこの画面に含まれています。

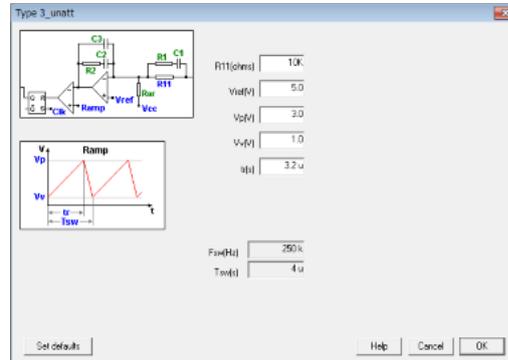


図 10-2 Type3 非減衰補償器の入力画面

入力データ

- R11(Ω) デフォルト値は 10k Ω
- Vref(V) 基準電圧
- Vp(V) ランプ電圧の最大値 (PWM モジュレータのキャリア信号)
- Vv(V) ランプ電圧の最小値
- tr(s) ランプ電圧の立ち上がり時間
- Tsw(s) スイッチング周期

出力データ

補償器の構成値 (C1,C2,C3,R1,R2) と抵抗 Rar はプログラムによって計算され [テキストパネル](#) に表示されます。

10.1.1.3 Type2の補償器 (Type 2 compensator)

PWM モジュレータ回路図とパラメータはこの画面に含まれています。

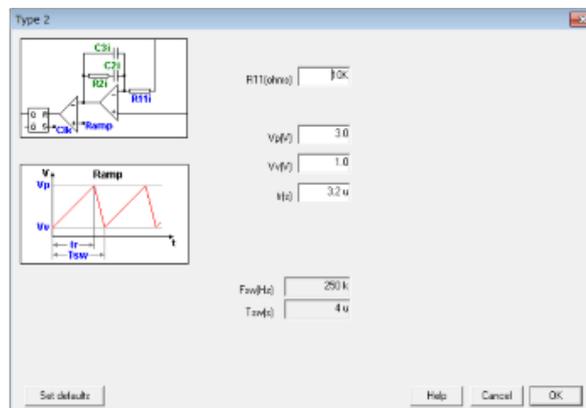


図 10-3 Type2 補償器の入力画面

入力データ

- R11(Ω) デフォルト値は 10k Ω
- Vp(V) ランプ電圧の最大値 (PWM モジュレータのキャリア信号)
- Vv(V) ランプ電圧の最小値
- tr(s) ランプ電圧の立ち上がり時間
- Tsw(s) スイッチング周期

出力データ

補償器の構成値 (C2,C3,R2) と抵抗 Rar はプログラムによって計算され[テキストパネル](#)で表示されます。

10.1.1.4 Type2の非減衰補償器 (Type 2 Compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれています。R11 と Rar に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。

PWM モジュレータ回路図とパラメータはこの画面に含まれています。

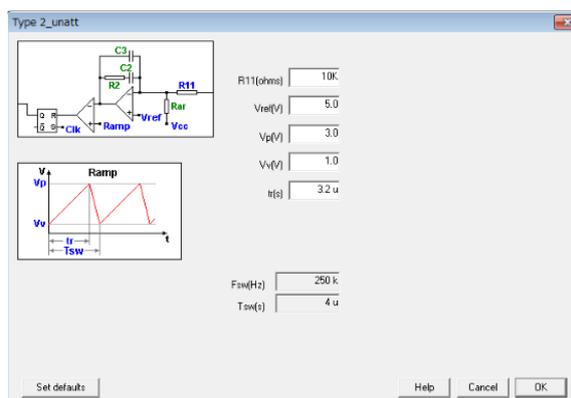


図 10-4 Type2 の非減衰補償器の入力画面

入力データ

- R11(Ω) デフォルト値は 10k Ω
- Vref(V) 基準電圧
- Vp(V) ランプ電圧の最大値 (PWM モジュレータのキャリア信号)
- Vv(V) ランプ電圧の最小値
- tr(s) ランプ電圧の立ち上がり時間
- Tsw(s) スイッチング周期

出力データ

補償器の構成値 ($C1, C2, C3, R1, R2$) と抵抗 Rar はプログラムによって計算され [テキストパネル](#) で表示されます。

10.1.1.5 PIアナログ補償器 (PI analog compensator)

PWM モジュレータ回路図とパラメータはこの画面に含まれています。

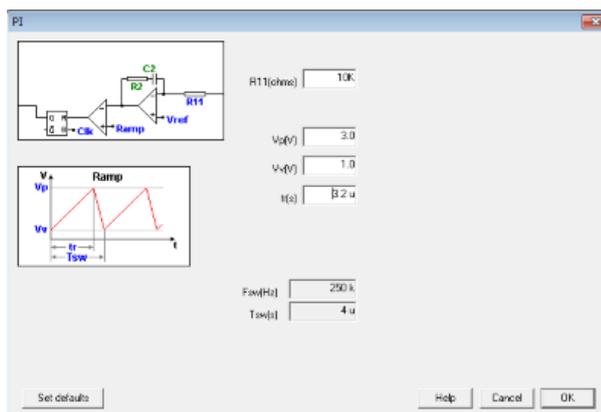


図 10-5 PI アナログ補償器の入力画面

入力データ

$R11(\Omega)$ デフォルト値は $10k\Omega$

$Vp(V)$ ランプ電圧の最大値 (PWM モジュレータのキャリア信号)

$Vv(V)$ ランプ電圧の最小値

$tr(s)$ ランプ電圧の立ち上がり時間

$Tsw(s)$ スイッチング周期

出力データ

補償器の構成値 ($C2, R2$) はプログラムによって計算され [テキストパネル](#) で表示されます。

10.1.1.6 PI補償器 (PI compensator)

PWM モジュレータ設計図とパラメータはこの画面に含まれています。

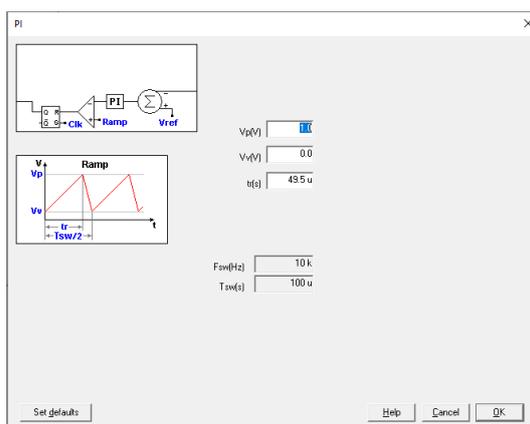


図 10-6 PI 補償器の入力画面

入力データ

- Vp(V) ランプ電圧の最大値 (PWM モジュレータのキャリア信号)
- Vv(V) ランプ電圧の最小値
- tr(s) ランプ電圧の立ち上がり時間
- Tsw(s) スイッチング周期

出力データ

PI 補償器の伝達関数を考慮：

$$Kp \frac{(1 + s Ti)}{s Ti}$$

補償器の構成値 (Kp , $Ti(s)$) は、プログラムによって計算され[テキストパネル](#)で表示されます。

10.1.1.7 PI補償器非減衰型 (PI compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれています。R11 と Rar に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。

PWM モジュレータ回路図とパラメータはこの画面に含まれています。

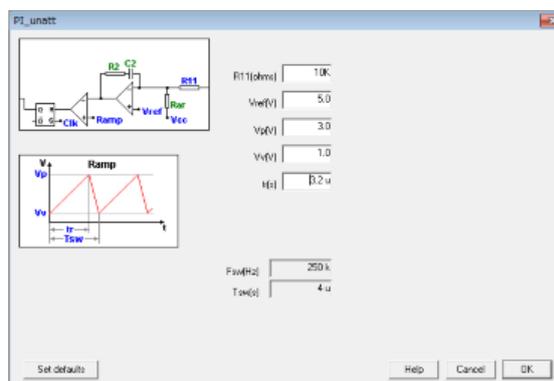


図 10-7 PI 補償器非減衰型の入力画面

入力データ

- R11(Ω) デフォルト値は 10k Ω
- Vref(V) 基準電圧
- Vp(V) ランプ電圧の最大値 (PWM モジュレータのキャリア信号)
- Vv(V) ランプ電圧の最小値
- Tr(s) ランプ電圧の立ち上がり時間
- Tsw(s) スイッチング周期

出力データ

補償器の構成値 (C2,R2) 抵抗 Rar はプログラムによって計算され [テキストパネル](#) で表示されます。

10.1.2 アウターループとピーク電流モード制御

10.1.2.1 単ポール補償器 (Single Pole compensator)

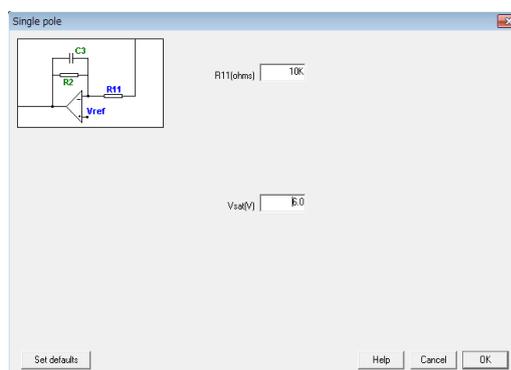


図 10-8 単ポール補償器入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

Vsat(V) オペアンプの飽和電圧

UC3854A を使った力率改善の場合この値は 6V となります。

出力データ

補償器の構成値 (C3,R2) はプログラムによって計算され[テキストパネル](#)で表示されます。

10.1.2.2 単ポール補償器非減衰型 (Single Pole compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれています。R11 と Rar に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。

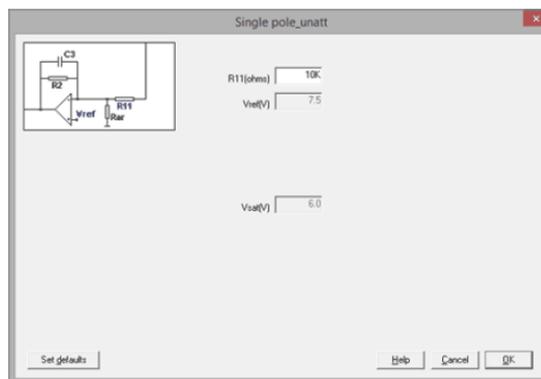


図 10-9 単ポール補償器非減衰型の入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

Vref 基準電圧

UC3854A を使った力率改善の場合この値は 7.5V となります。

Vsat(V) オペアンプの飽和電圧

UC3854A を使った力率改善の場合この値は 6V となります。

出力データ

補償器の構成値 (C3,R2) と抵抗 Rar はプログラムによって計算され[テキストパネル](#)で表示されます。

10.1.2.3 Type3補償器 (Type 3 compensator)

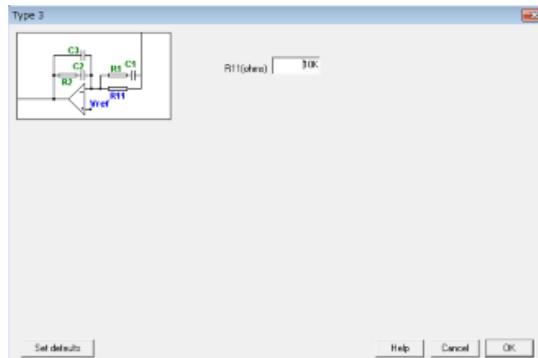


図 10-10 Type3 補償器入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

出力データ

補償器の構成値 (C1,C2,C3,R1,R2) はプログラムによって計算され[テキストパネル](#)で表示されます。

10.1.2.4 Type3補償器非減衰型 (Type 3 Compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれています。R11 と Rar に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。



図 10-11 Type3 補償器非減衰型入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

Vref 基準電圧

出力データ

補償器の構成値 ($C1, C2, C3, R1, R2$) はプログラムによって計算され [テキストパネル](#) で表示されます。

10.1.2.5 Type2補償器 (Type 2 Compensator)

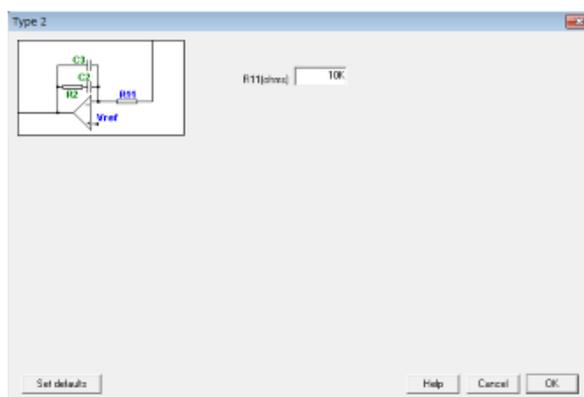


図 10-12 Type2 補償器の入力画面

入力データ

$R11(\Omega)$ デフォルト値は $10k\Omega$

出力データ

補償器の構成値 ($C2, C3, R2$) はプログラムによって計算され [テキストパネル](#) で表示されます。

10.1.2.6 Type2補償器非減衰型 (Type 2 Compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれます。R11 と R_{ar} に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。

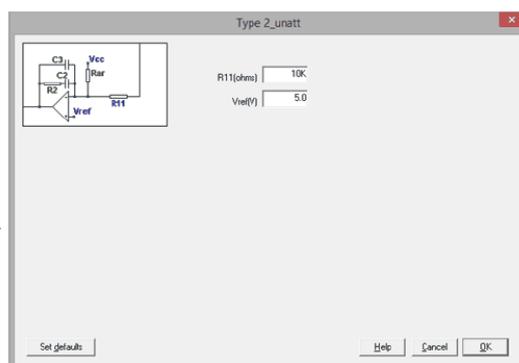


図 10-13 Type2 補償器非減衰型の入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

Vref 基準電圧

出力データ

補償器の構成値 (C1,C2,C3,R1,R2) と抵抗 Rar はプログラムによって計算され [テキストパネル](#) で表示されます。

10.1.2.7 PIアナログ補償器 (PI analog compensator)

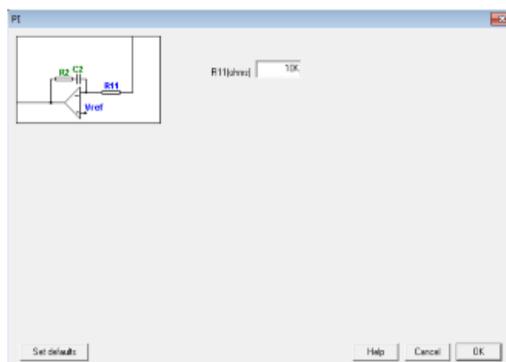


図 10-14 PI アナログ補償器の入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

出力データ

補償器の構成値 (C2,R2) はプログラムによって計算され [テキストパネル](#) に表示されます。

10.1.2.8 PI補償器 (PI compensator)

PI 補償器の値は次の伝達関数を使用して計算されています。

$$Kp \frac{(1 + s Ti)}{s Ti}$$

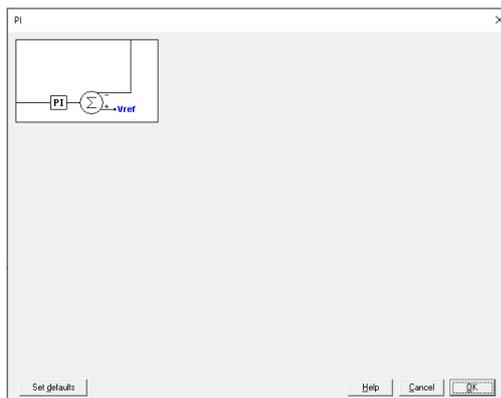


図 10-15 PI 補償器の入力画面

出力データ

補償器の構成値 (Kp , $Ti(s)$) は、プログラムによって計算され [テキストパネル](#) で表示されます。

10.1.2.9 PI補償器非減衰型 (PI compensator unattenuated)

分圧器は検出された出力電圧を基準電圧とするために補償器内に組み込まれます。R11 と Rar に相当しています。この補償器の構成は外部の分圧器による減衰を取り除きます。

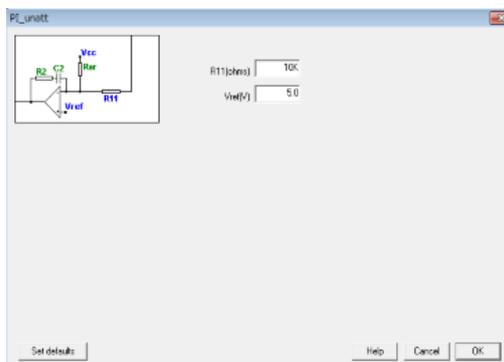


図 10-16 PI 補償器非減衰型入力画面

入力データ

R11(Ω) デフォルト値は 10k Ω

Vref 基準電圧

出力データ

補償器の構成値 (C2,R2) と抵抗 Rar はプログラムによって計算され [テキストパネル](#) で表示されます。

10.2 デジタル補償器 (Digital compensators)

デジタル補償器は、z 領域で直接取得され、デジタルデバイス (特定のハードウェアとして) によって実装されるために係数を計算します。

FPGA または ASIC、またはマイクロプロセッサ、マイクロコントローラ、DSP のプログラムとして)、z ドメインブロックを使用して PSIM にエクスポートできます。

ユーザーがデジタルコントロールを定義する場合は、[Digital]チェックボックスをクリックする必要があります。このオプションは、センサおよび補償器でさらに選択できるさまざまなオプションを決定するため、最初から選択する必要があります。

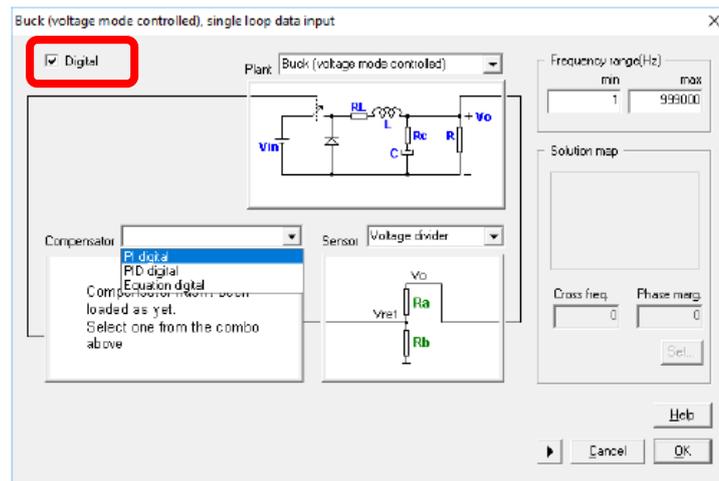


図 10-17 デジタル選択画面

詳しくは、[デジタル制御](#)をご確認ください。

10.2.1 PI デジタル (PI Digital)

SmartCtrl は、コントローラーと ADC の両方に関するいくつかの仕様を考慮します。これらについては、次で説明します。



図 10-18 PI デジタル入力、設定画面

ADC パネル：

- ・ **Vmin (V)** : ADC の読み取り可能な最小電圧。ゲインを計算するために使用されます。
- ・ **Vmax (V)** : ADC の読み取り可能な最大電圧。ゲインの計算に使用されます。
- ・ **Nbits** : アナログ入力値を表す ADC のビット数。次に述べるように、この数はリファレンスの計算に影響を及ぼします。
- ・ **Fsamp (Hz)** : デジタルレギュレータのサンプリング周波数。サンプリング周期 $T_{\text{samp}} = 1 / f_{\text{samp}}$ は、レギュレータの出力信号の 2 つの連続するサンプル間の時間です。

多くのアプリケーションでは、レギュレータのサンプリング周波数 (f_{samp}) は、パワーコンバータのスイッチング周波数 (f_{sw}) と同じです。SmartCtrl では、ユーザーはスイッチング周波数とサンプリング周波数には異なる値を選択できますが、**サンプリング周波数はスイッチング周波数の倍数または約数でなければなりません。**

電流ループでは、コンバータで制御された振幅に大きなリップルがあるため、アンチエイリアスフィルターとして機能する 1 次ローパスフィルタを含むホール効果センサを使用することをお勧めします。

- ・ **Vref_Digital** : デジタル補償器が従うリファレンスの値。次のように計算されます。

$$V_{refDigital} = (ValueToBeSensed \cdot SensorGain - V_{ADCmin}) \cdot \frac{2^{NbitsADC}}{V_{ADCmax} - V_{ADCmin}}$$

- ・ **tsync (s)** : 信号がサンプリングされた瞬間と、レギュレータ出力の更新に使用された瞬間との時間差を考慮します。

アナログコントローラとは異なり、センサは継続的に測定し、制御信号はデジタル補償器が実装されている場合、信号が測定される瞬間と、PWM 信号によって変化が「見られる」瞬間は同じではありません。

デジタル補償器係数フォーマット :

- ・ **Floating point** : 国際規格 ISO / IEC / IEEE 60559 : 2011 に準拠 (内容は IEEE 754-2008 と同じ)。
- ・ **QX.Y** : 固定小数点数は、QX.Y 表記、X + Y ビット、固定小数点の左側にある X ビット (整数部分、符号ビットを含む)、およびその後の Y ビット (小数部) で表されます。

DPWM

変調器には、波形に応じてさまざまなオプションがあります。

- ・ 立下り
- ・ 立上り
- ・ 三角形
- ・ Gmod と tdelay で定義

詳しくは、[デジタル制御](#)をご確認ください。

10.2.2 PID デジタル (PID Digital)

SmartCtrl は、コントローラと ADC の両方に関するいくつかの仕様を考慮します。これらについては、次で説明します。

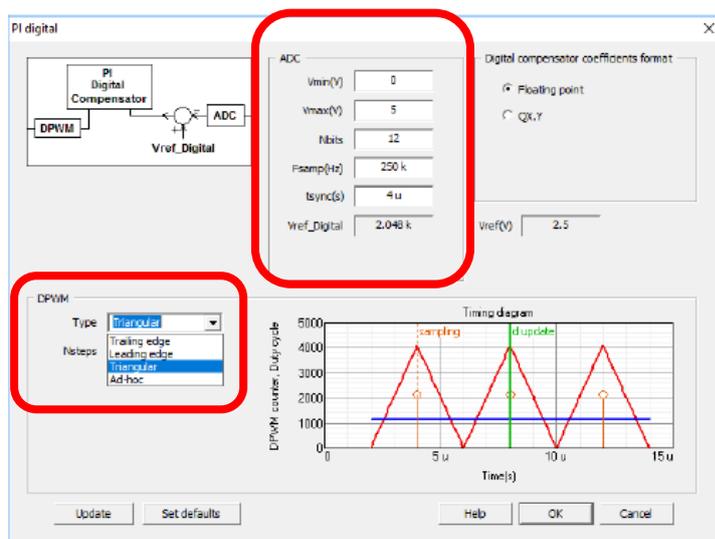


図 10-19 PID デジタル入力、設定画面

ADC パネル：

- ・ **Vmin (V)** : ADC が読み取ることができる最小電圧。ゲインを計算するために使用されます。
- ・ **Vmax (V)** : ADC が読み取ることができる最大電圧。そのゲインの計算に使用されます。
- ・ **Nbits** : アナログ入力値を表す ADC のビット数。次に述べるように、この数は参照の計算に影響を与えます。
- ・ **Fsamp (Hz)** : デジタルレギュレーターのサンプリング周波数。サンプリング周期 $T_{\text{samp}} = 1 / f_{\text{samp}}$ は、レギュレーターの出力信号の 2 つの連続するサンプル間の時間です。

多くのアプリケーションでは、レギュレーターのサンプリング周波数 (f_{samp}) は、パワーコンバーターのスイッチング周波数 (f_{sw}) と同じです。SmartCtrl では、ユーザーはスイッチングとサンプリング周波数に異なる値を選択できますが、**サンプリング周波数はスイッチング周波数の倍数または約数でなければなりません。**

電流ループでは、コンバータで制御された振幅に大きなリップルがあるため、アンチエイリアスフィルターとして機能する 1 次ローパスフィルターを含むホール効果センサを使用することをお勧めします。

- ・ **Vref_Digital** : デジタル補償器が従う参照の値。次のように計算されます。

$$V_{\text{ref_Digital}} = (\text{ValueToBeSensed} \cdot \text{SensorGain} - V_{\text{ADCmin}}) \cdot \frac{2^{\text{NbitsADC}}}{V_{\text{ADCmax}} - V_{\text{ADCmin}}}$$

- ・ **tsync (s)** : 信号がサンプリングされた瞬間と、レギュレータ出力の更新に使用された瞬間との時間差を考慮します。

センサが継続的に測定し、制御信号が常に更新されるアナログコントローラーとは異なり、デジタル補償器が実装されると、信号が測定される瞬間と、変化が PWM 信号によって「見られる」瞬間 同じではありません。

デジタル補償器係数フォーマット :

- ・ **Floating point** : 国際規格 ISO / IEC / IEEE 60559 : 2011 に準拠 (内容は IEEE 754-2008 と同じ) 。
- ・ **QX.Y** : 固定小数点数は、QX.Y 表記、X + Y ビット、固定小数点の左側にある X ビット (整数部、符号ビットを含む)、および点の後の Y ビット (小数部) で表されます。

DPWM

変調器には、波形に応じてさまざまなオプションがあります。

- ・ 立下り
- ・ 立上り
- ・ 三角形
- ・ Gmod と tdelay で定義します

詳しくは、[デジタル制御](#)をご確認ください。

10.3 ユーザ定義補償器 (User defined compensator)

数式エディタを使用して汎用制御システムを設計している場合、補償器のユーザー設計の詳細については、[補償器 \(数式エディタ\)](#) に移動してください。

11 グラフィックとテキストパネル (Graphic and text panels)

画面は六つのパネルに分割されています。そのうち四つはグラフィックパネルで他の二つはテキストパネルとなっています。

グラフィックパネルは次の通りです。

[ボード線図強度 \(dB\)](#)

[ボード線図位相 \(°\)](#)

[ナイキスト図](#)

[過渡応答プロット](#)

[定常状態波形 \(時間領域\)](#)

[テキストパネル](#)は次のようになります。

入力データ用

出力データ用

11.1 ボード線図 (Bode plots)

ボード線図はシステムの周波数応答特性を示します。二つのグラフより構成されており、一つが振幅の周波数特性、もう一つが位相の周波数特性です。周波数は Log スケールで表示されています。

振幅プロット(dB) : 伝達関数による振幅の周波数特性を (dB) 表記で示しています。これは画面の左上に表示されています。

位相周波数特性図(°) : 回路の位相の周波数特性を度(degree)で表記しています。これは画面の左下に表示されています。

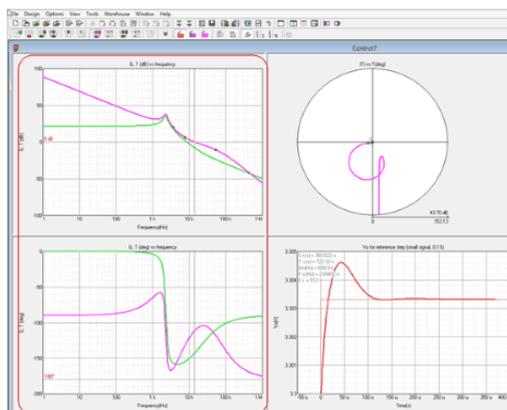


図 11-1 ボード線図（赤枠内）

SmartCtrl では 7 種類の異なる伝達関数特性をボード線図上にプロットすることができます。[ビューツールバー](#)か [View メニュー](#)にある[Transfer Functions]から選択可能です。

ポールとゼロの手動配置

補償器のポールとゼロはグラフ上に色のついた三つの小さな正方形の点で表示されます。(Type3 か Type2 のレギュレータを使用している場合に現れます。)

黄色： fz

赤色： fp

青色： fi

に対応しています。

前述のゼロとポールはクリックして各正方形をドラッグすることで変更できます。

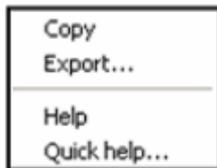
このオプションを有効にするには[Method box]にある[Manual tag]を選択してから実行してください。

クロス周波数

オープンループ時のクロス周波数はオープンループ伝達関数の一組の破線で示されています。

マウス右ボタンのクリック

各プロット上で右クリックをすると新しい画面がいくつかの追加オプションで開かれます。



- Copy** ボード線図をクリップボードにコピーします。
- Export** いくつかの形式で様々な周波数応答のデータをエクスポートすることができます。
- Help** オンライン SmartCtrl ヘルプへのリンク
- Quick help...** プロット上で直接測定する方法についての短い説明の表示

測定ツール

下記 2 種類が使用できます。

Ctrl+mouse グラフ上で Ctrl を押したままマウスを動かすと二本の交差した赤いラインが現れマウスの座標が表示され任意の点で測定ができます。

Shift+mouse Shift キーを押したままマウスをグラフ上のプロット線に近づけるとカーソルがプロット線の位相とモジュールを同時に測定します。

他のプロット線上へカーソルを移したい場合は他のプロット線上で左クリックしてください。

選択したプロット線がオープンループの場合 SmartCtrl はボード線図とナイキスト図の両方を同時に測定します。

各グラフ上で右クリックをすると次図のようなメニューの画面が出ます。[Quick help]を選択すると使用できる測定ツール等が表示されます。

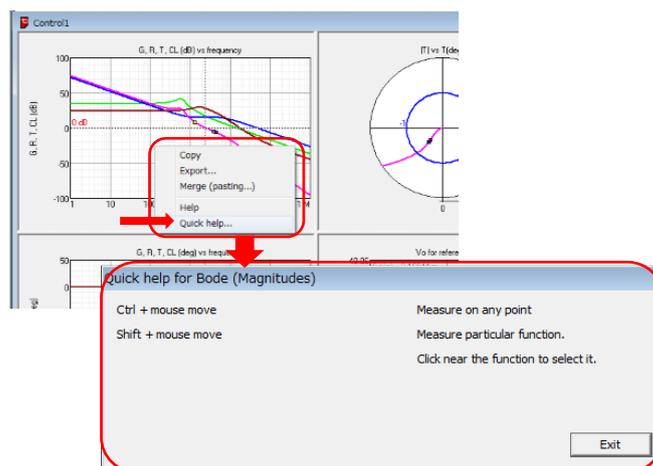


図 11-2 Quick help 表示例

11.2 ナイキスト線図 (Nyquist diagram)

ナイキスト線図はボード線図とともに線形システムの周波数応答を表現します。各々の ω に対しオープンループ伝達関数の結果を $\text{Im}(T)$ vs. $\text{R}(T)$ として表現します。 ω の時のゲインは応答点の原点からの距離、位相は角度に対応しています。

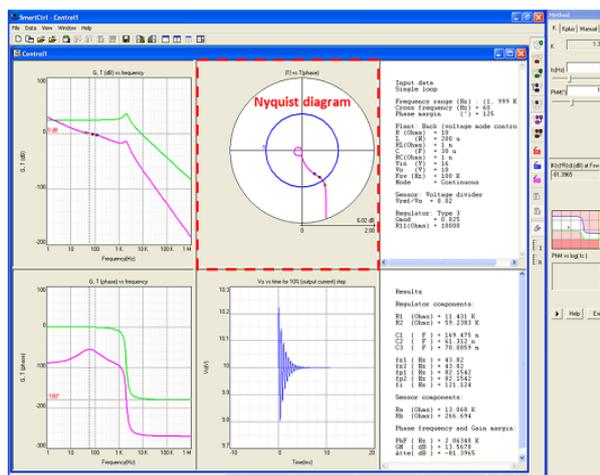


図 11-3 ナイキスト線図 (赤枠内)

ナイキスト線図は、オープンループの周波数応答を基にしたクローズドループの安定基準をわかり易くグラフ化しています。例えば、回路がオープンループで安定(右半面がない)だとすると、クローズドループでは(-1, j0)点より内側は不安定になっているということが分かります。

SmartCtrl では青い単位円で描かれているので一目でシステムの安定性を決定することができます。

ポールとゼロ

ポールとゼロは次の三つの小さな正方形で表示されています。

黄色 : fz

赤色 : fp

青色 : fi

ボード線図とは違いマニュアルでは動かさせません。

ズーム

ナイキスト線図内で Shift を押しながらマウス左をドラッグすることでズームイン、ズームアウトができます。相対的なスケールは dB と通常の見盛りでもどちらでもナイキスト線図の外に表示されます。

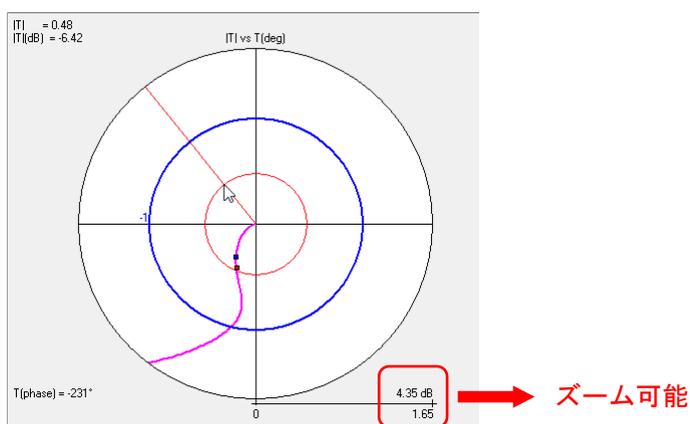


図 11-4 ナイキスト線図ズーム設定

クリップボードへのコピー

ボード線図や過渡応答のプロットと同様にクリップボードへのコピーはポールプロット上で右クリックすることで可能です。

マウス右ボタンのクリック

各プロットの画面でマウス右ボタンをクリックすると追加オプションが開きます。

	Copy
	Help
	Quick help...
Copy	ボード線図をクリップボードへコピー
Help	オンラインの SmartCtrl ヘルプへのリンク
Quick Help	プロット上で直接測定する方法の簡単な説明の表示

測定ツール

2種類のカーソルが使用できます。

- Ctrl+mouse グラフ上で Ctrl を押したままマウスを動かすと二本の交差した赤いラインが現れマウスの座標が表示され任意の点で測定ができます。
- Shift+mouse Shift キーを押したままマウスをグラフ上のプロット線に近づけるとカーソルがプロット線の位相とモジュールを同時に測定します。他のプロット線上へカーソルを移したい場合は他のプロット線上で左クリックしてください。
選択したプロット線がオープンループの場合 SmartCtrl はボード線図とナイキスト図の両方を同時に測定します。

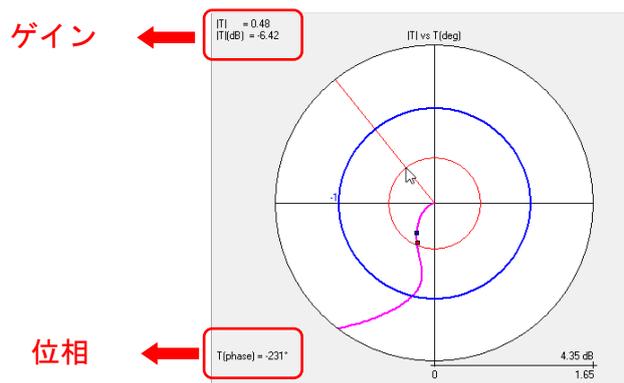


図 11-5 ナイキスト線図

グラフ上で右クリックしメニューから[Quick help]を選択すると下記画面が表示されます。

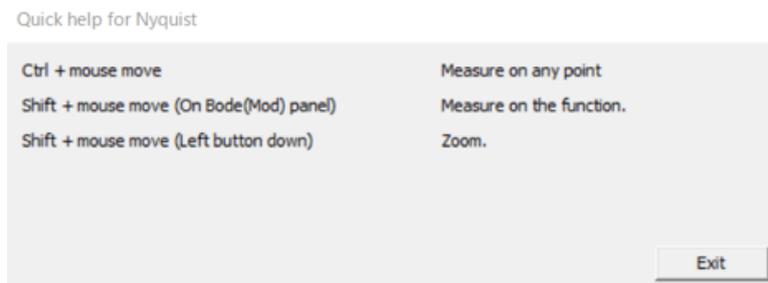


図 11-6 Quick help 画面

11.3 過渡応答プロット (Transient response plot)

時間や電圧のピーク過渡値の設定などの過渡応答仕様は電力コンバータの制御設計においてとても重要な部分です。従ってコンバータの過渡応答にクイックビューがあるのは、ユーザーにとって大きなメリットになります。

SmartCtrl では3種類の最も重要な過渡応答が開発されています。[ビューツールバー](#)もしくは [View メニュー](#)の[Transients]から対応するアイコンをクリックすればプロットできます。

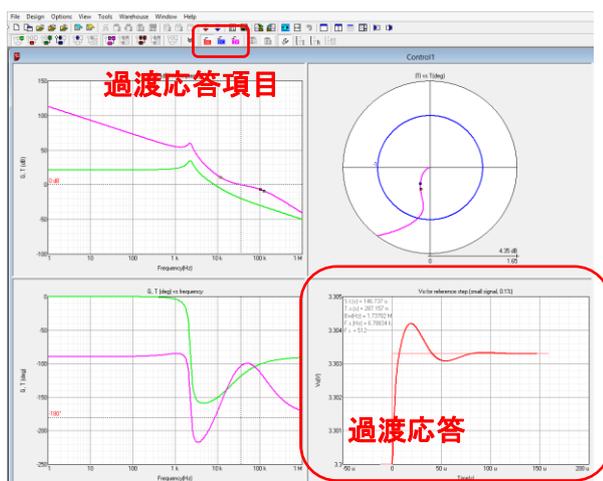


図 11-7 過渡応答プロット

過渡応答図でも右クリックをすると次のような画面が現れ使用する項目を選択できます。



図 11-8 過渡応答プロット上のメニュー

Export

過渡応答のデータを .txt か .smv のファイルでエクスポートできます。これは過渡応答パネルを右クリックして表示されるメニュー内にあります。

Time shift: 時間軸を移動できます。

Print step: エクスポートされる出力値の数を変更できます。プリントステップ x2 とすると 1 つおきに保存されるのでファイルの容量を減らせます。

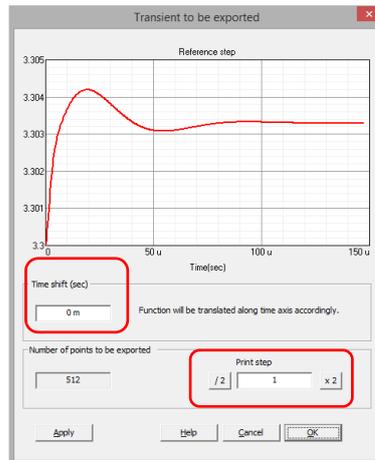


図 11-9 過渡応答プロットオプション画面

Copy

クリップボードへコピーできます。

Modify transient parameters

計算アルゴリズムのパラメータだけでなく過渡応答図をカスタマイズすることができます。

SmartCtrl では設計を変更するようにパラメータの自動選択ができます。

過渡図中で右クリックし[Modify transient parameters...]を選択すれば次の画面が表示されスライダを使って設定をカスタマイズできます。

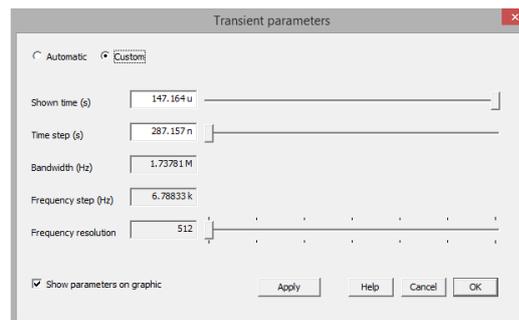


図 11-10 過渡パラメータ入力画面

Time step : データポイント間の時間間隔を変更できます。

Frequency resolution : 過渡応答計算は電力コンバータの周波数応答の抽出に基づいており分解能が高いと抽出数も多くなります。高精度が必要であれば計算時間が長くなるためトレードオフとなります。

Shown time : 画面に表示される期間を変更できます。
 最大値は周波数分解能をかけた時間ステップによって制限されます。
 ズーム効果は表示時間の減少、時間ステップの減少、周波数分解能を高めることとなります。

次の項目は情報目的で表示されます。

Frequency step : 2点間の周波数間隔 周波数分解能とバンド幅で決まります。
 過度の高周波数ステップは信憑性に欠けた過渡図となることがあります。

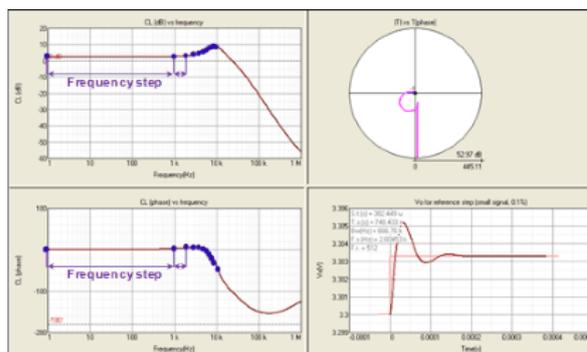


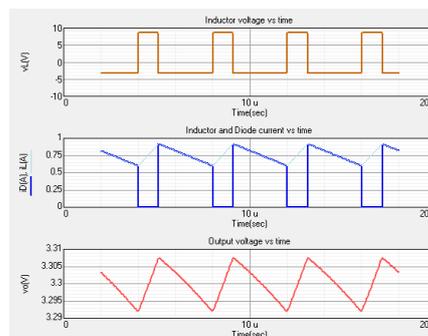
図 11-11 周波数ステップ表示図

Bandwidth : 抽出周波数の最大と選択された時間間隔により決まります。
 過度に低い値の場合は過渡図の信憑性に欠けることがあります。

11.4 定常状態波形 (Steady-state waveform)

定常状態波形パネルは一旦定常状態に到達した電力プラントとモジュレータの一番重要な波形です。

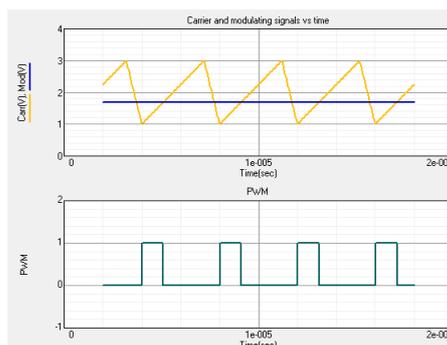
・ パワー段波形



使用できる波形としては

- ・インダクタ電圧
- ・インダクタとダイオード電流
- ・出力電圧

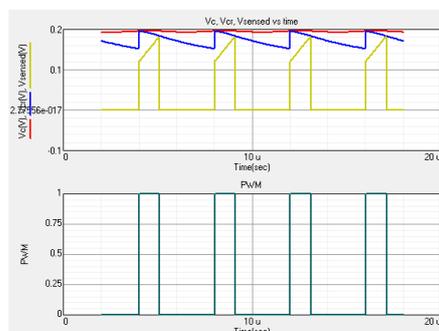
・ PWMモジュレータ波形



可能な波形は

- ・ Carr(V) : キャリア信号(ramp)
- ・ Mod(V) : Modulating 信号
- ・ PWM(V) : MOSFET ゲート電圧

・ ピーク電流モード制御波形

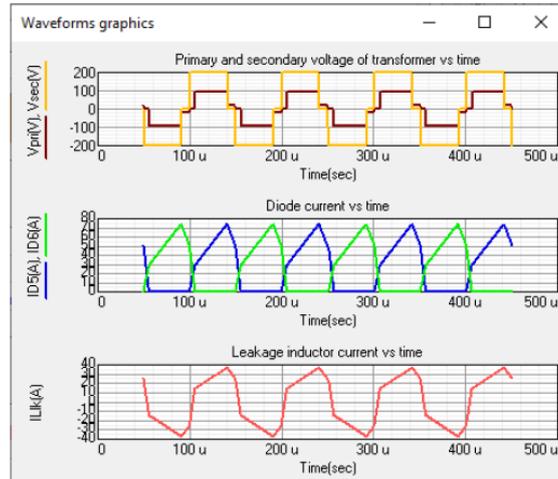


使用できる波形は

- ・Vc(t): 変調信号
- ・Vcr(t): 補償器のランプ波
- ・Vsensed(t): 検出された MOSFET かインダクタの電流

フォワードコンバータの場合 Vsil(t)信号は出力フィルタのインダクタ電流をプロットして表示します。

- ・PWM(V): MOSFET のゲート電圧
- ・位相シフトフルブリッジ追加波形



使用できる波形は

- ・Vpri(V): 一次電圧
- ・Vsec(V): 二次電圧
- ・ID5(A), ID6(A): ダイオード電流
- ・ILik(A): インダクタ漏れ電流

- ・位相シフトフルブリッジデュアルアクティブブリッジ(DAB)追加波形

Dual Active Bridge の場合、バージョン 5.0 から追加された下記適切なリンクを選択してください。

[7.7 位相シフト DAB \(VMC RL-V1 to V2\) \(Phase Shifted Dual Active Bridge \(VMC RL - V1 to V2\)\)](#)

[7.8 位相シフト DAB \(Phase Shifted Dual Active Bridge\) \(VMC ERL-V1 to V2\)](#)

[7.9 位相シフト DAB \(Phase Shifted Dual Active Bridge\) \(CS ERL-V1 to V2\)](#)

測定ツール

次の 2 種類が使用できます。

Ctrl+mouse グラフ上で Ctrl を押したままマウスを動かすと二本の交差した赤いラインが現れマウスの座標が表示され任意の点で測定ができます。

Shift+mouse Shift キーを押したままマウスをグラフ上のプロット線に近づける

とカーソルがプロット線の位相とモジュールを同時に測定します。
他のプロット線上へカーソルを移したい場合は他のプロット線上
で左クリックしてください。

エクスポートツール

定常状態波形のパネル上で右クリックをするとポップアップメニューが出ます。

コピーとエクスポートのメニューが使用できます。

- ・Copy グラフィックパネルがクリップボードへコピーされます。
- ・Export 自動的に、File メニュー内の出力メニューに移動します。

11.5 テキストパネル (Text panels)

二つのテキストパネルがあり、レギュレーター、センサーのタイプなどのいくつかの選択パラメータと同様に回路全体を構成しているすべての要素となる数値の利用が可能です。

テキストパネルは View メニューから選択するかメインツールバーの対応するアイコンをクリックすれば表示されます。

View メニュー

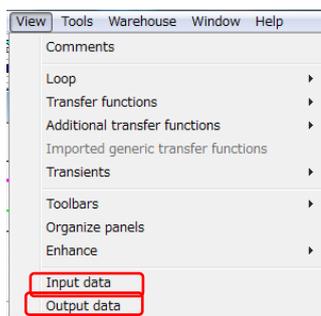


図 11-12 View メニュー画面

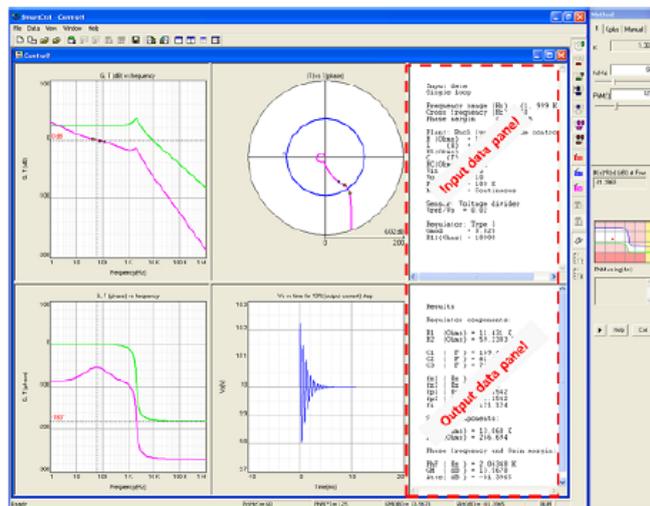


図 11-13 入力データパネルと出力データパネル

メインツールバー



アイコンは、入力データパネルを開きます。



アイコンは、出力データパネルを開きます。

入力データパネルは電力段パラメータ、定常状態の DC 動作点、補償器のパラメータなどのコンバータの入力パラメータを表示します。

出力データパネルは補償器の設計数値情報を表示します。ポールやゼロの周波数と同様に補償器の抵抗、容量値がリアルタイムで更新されています。

また最も重要なループ特性もです。すなわちそれはスイッチング周波数での位相マージン、ゲインマージン、減衰の値です。

2つの入れ子になった制御ループを含む平均電流制御の場合の場合、インナーループ、アウトーループ両方の制御ループに関する情報が提供されます。

入力データパネル

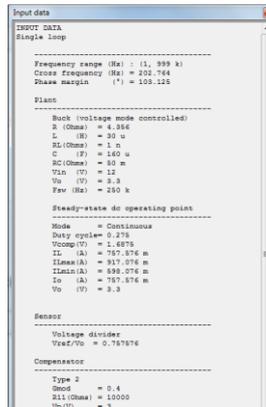


図 11-13 入力データパネル図

出力データパネル

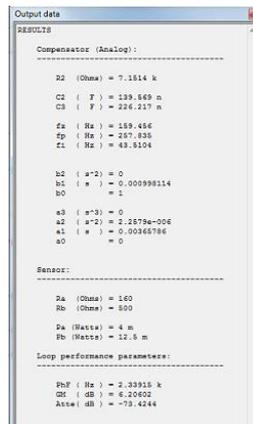


図 11-14 出力データパネル図

12 ソリューションマップ (Solutions map)

fcross と PM(位相マージン)の適切な選択はループ最適化のための重要課題の一つです。

制御ループを設計する際の最初の試みを容易にするためにソリューションマップで定常解の領域での見積もりができるようになっています。プラント、センサそして補償器のタイプを選択することでソリューションマップは安定したシステムとなる fcross と PM の様々な組み合わせで安定した動作領域を表示してくれます。関係するパラメータは周波数 vs.PM として表現されています。

- ・ 白色の領域内でクリックするだけで定常解へと導いてくれる fcross と PM の値を選択できます。
- ・ 入力用の白地ボックスは自動的に更新されます。
- ・ fsw ボックスで達成される減衰も同様です。灰色の背景は出力パラメータで、スイッチング周波数でのセンサーと補償器の組み合わせで達成される減衰を表しています。

さらに、前述の三つの値が異常に低いか高い場合などはボックスのバックグラウンドがユーザーにわかりやすいよう赤色となります。

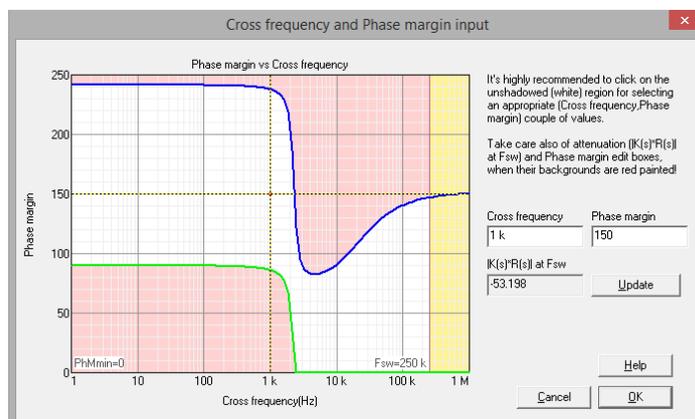


図 12-1 ソリューションマップ

境界 (Boundaries)

境界 (有効領域 (白色の領域) を決定する) は、どのような補償器でも達成できる最大及び最小の位相マージンを表示しています。

- ・単純な積分器は任意のレギュレータの特別なケースでもあり、レギュレータ(プラント、センサ、モジュレータ)なしでオープンループの伝達関数の位相に 90 度追加し PM の下限(緑のライン)を提供します。
- ・ソリューションマップの上限は各種補償器 (青ライン) によって提供される最大位相昇圧によって決められます。周波数に関して解領域がスイッチング周波数 f_{sw} で制限されます。

Double 180° crossing

定常状態のシステムであっても 180° の二重クロッシングは起こります。動作点変更がゲインドロップにより不安定な状態となる可能性があります。白い定常状態の領域にあってもオレンジ色の破線はダブルクロッシング発生無しの点と発生する点の境界を次図のように示しています。

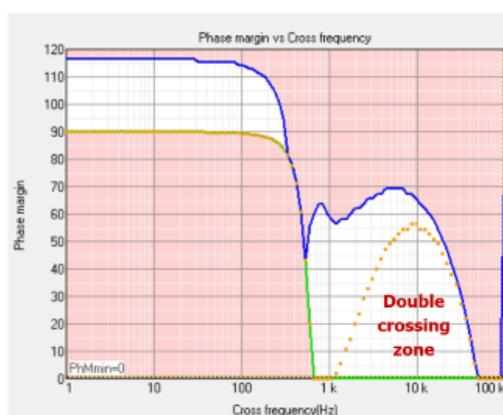


図 12-2 Double Crossing zone

最初の設計ポイントが“ソリューションマップ”で選択されたら SmartCtrl はメイン画面を表示します。メイン画面ではソリューションマップはフローティング画面として表示されます。この画面の位置はソリューションマップの画面で右クリックすることで変更できます。重要なワーニングメッセージはソリューションマップ画面の下の方に表示されます。

13 数式エディタ (Equation Editor)

数式エディタはその s-domain 伝達関数を用いてシステムの定義や制御ができる強力なツールです。

次の 3 つの方法でアクセスできます。

- ・ 初期ダイアログ画面から [Design a generic control system] を選択します。プラントとセンサの伝達関数が提供されます。補償器の場合、さまざまな定義済みトポロジからか、ユーザー定義の補償器伝達関数から選択できます。

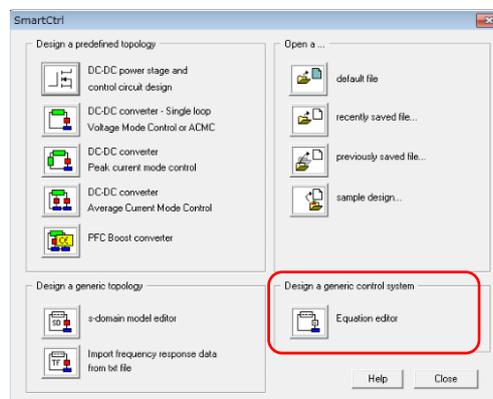


図 13-1 選択画面その 1

- ・ 初期ダイアログ画面の [s-domain model editor] を選択します。プラントは s-domain 伝達関数で定義されセンサは準備された中から選択されます。

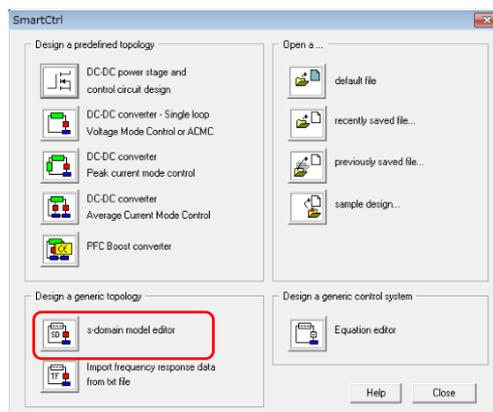


図 13-2 選択画面その 2

- ・ Tool メニューの[Equation editor]オプションを使用する：プラントが設定され、txt ファイルが生成されます。これは、レギュレーターの計算の入力として後で使用できます。

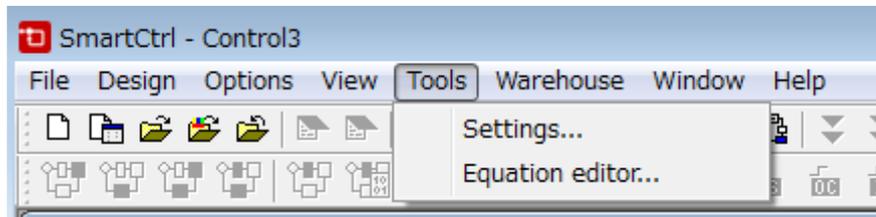


図 13-3 メニューバー

いずれの方法もオプションや設計手順は同じです。

s-domain の伝達関数は、2 つのオプションから選択して定義できます。

- ・ 過去の設計のインポート ([Open] をクリックします)
- ・ 新規の伝達関数を定義 (エディタボックスをクリックしてください)
- ・ [Set defaults]をクリックすることあらかじめ定義された伝達関数が読み込まれます。

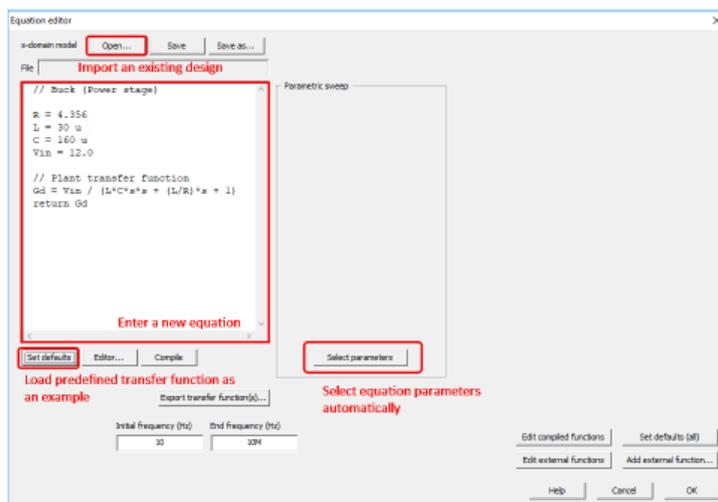


図 13-4 設定画面

数式が決まりましたら

- ・ 伝達関数の名前に続いて最後の文に"return"を書いてください。次図のように複数の伝達関数は同時に戻され結果の比較時間短縮となります。
- ・ [Save]をクリックすることで拡張子.tromod のテキストファイルで数式を保存されます。
- ・ [Compile]をクリックすると画面の右端にボード線図があらわれます。
- ・ もし必要であれば伝達関数の周波数応答は[Export transfer function]をクリックすることで.txt ファイルでエクスポートできます。

エクスポートしたファイルはインポート(マージ)機能にて再度呼び出され
ボード線図のグラフィックパネルで表示できます。

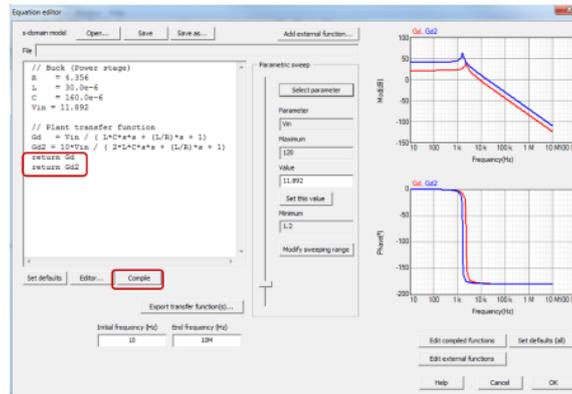


図 13-5 ボード線図のグラフィックパネル画面

数式エディタは“return”で区切ることで追加できいくつかの伝達関数を表示できます。
表示された波形のプロパティを変更するためには[Edit compiled functions]ボタンをクリックしてください。このボタンは各々の波形の色、太さ、スタイルを選択できます。

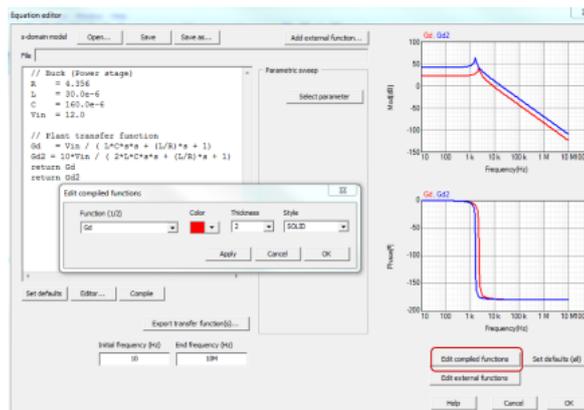


図 13-6 波形プロパティ画面

数式エディタでも定義された変数でパラメータスイープを行うことができます。
スイープするときは次の図のように変数の一つが左側のパネルにハイライトされている間に[Select Parameters]をクリックします。

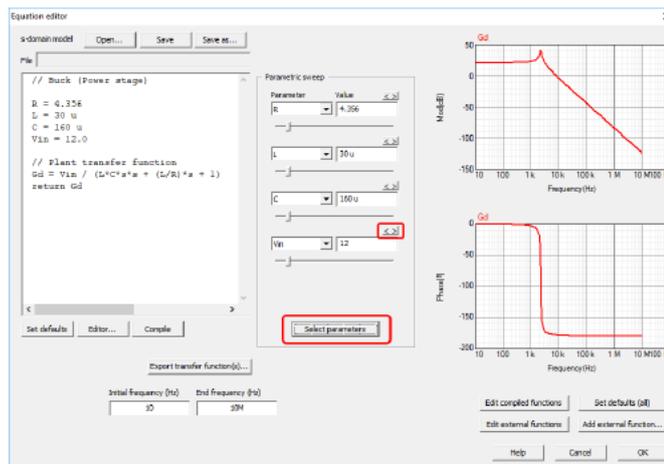


図 13-7 パラメータスイープ設定画面

伝達関数パラメータが自動的に表示されます。スライダを使用してパラメータ値を変更し、矢印ボタンを使用してパラメータの範囲、最小値および最大値を調整します。変更は、ボード線図画面に自動的に表示されます。

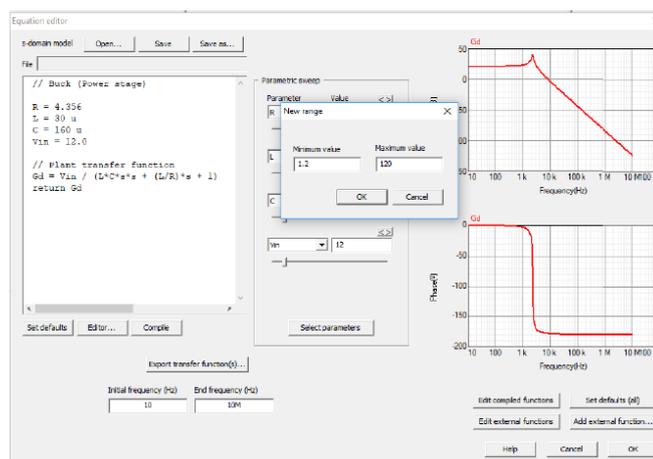


図 13-8 数式エディタの画面

システム全体、プラント、レギュレーターがこの方法で作成されている場合、[Modify source code variables]をクリックすることにより、後でスイープすることもできます。[パラメトリックスイープ](#)を参照してください。

他の伝達関数と簡単に比較するのであればボード線図を[Add external function...]をクリックするか、周波数、強度、位相のタブで分離された3つのコラムをもつテキストファイルをブラウザするかして読み込めます。

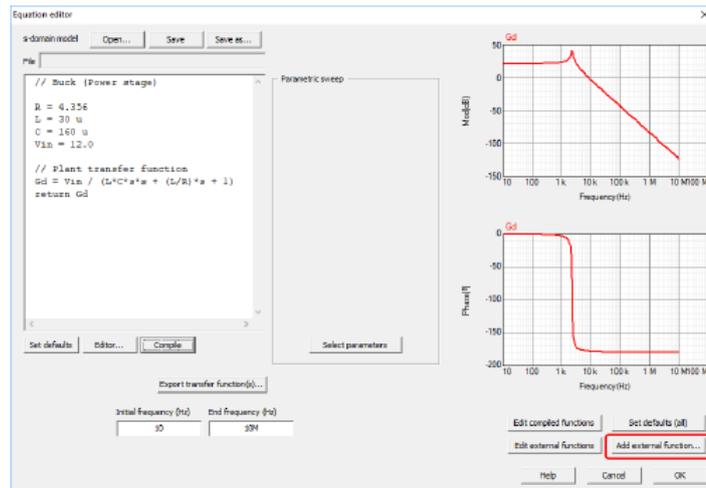


図 13-9 外部値読み込み

13.1 エディタボックス (Editor box)

数式エディタは代数式で伝達関数を定義できます。使用時の基本的なルールは次のようになります。

1. 二つの命令があります : "assignment"と"return"です。
2. 一つの行には一つの命令しか書けません。(“assignment”か“return”かどちらかです。)
3. 空白行は使えます。
4. "assignment"の変数命名方法
 - a. 名前の先頭はアルファベットの文字を使わなければなりません。
 - b. 名前はアルファベットか数字かアンダーラインしか使えません。
 - c. "sqrt", "pow", "return"そして PI は変数名には使用できない名前です。
5. 数学的表現に関するルール
 - a. 数式表現に使える演算子は +, -, *, /. です。
 - b. 式にグループ括弧は使用できます。
 - c. 使用可能な組み込み関数は次のようになります。
 - sqrt(a) a の平方根
 - pow(a,b) a の b 乗
 - d. 代数式は組込関数を含むことができます。

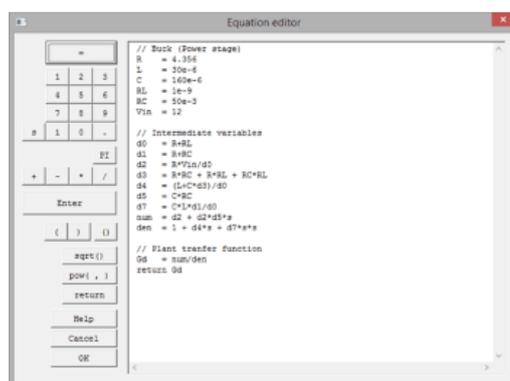


図 13-10 数式エディタの画面

14 インポートとエクスポート (Import and Export)

14.1 エクスポート (Export)

14.1.1 伝達関数のエクスポート (Export transfer functions)

SmartCtrl では [File メニュー](#) の [Export] に 3 つの違ったエクスポートオプションがあります。

最初のオプションは [export transfer function] でメインのツールバーのアイコン  を左クリックすることでも使えます。

利用可能などの伝達関数も .txt ファイルでエクスポートできます。そのためにはユーザーは available list からエクスポートする関数を選択し対応するダイアログボックスでファイルのオプションの設定の選択をしなければなりません。

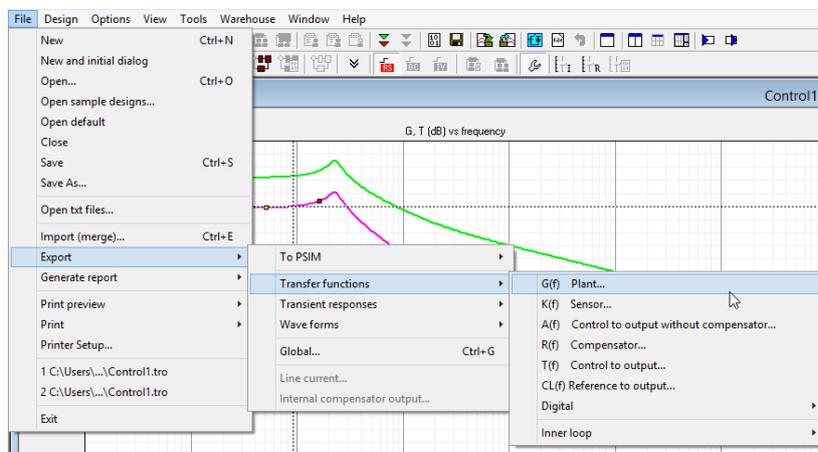


図 14-1 伝達関数のエクスポート画面

ファイルは周波数ベクトル、dB のモジュール、度(degrees)の位相を含む三つの列によって形成されています。ファイルオプションと特性は "Exporting transfer function dialogue box" に含まれ次のように表示されます。

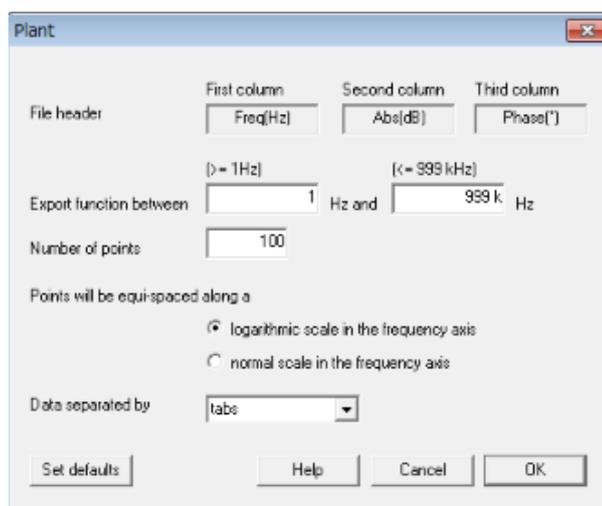


図 14-2 ファイルオプション設定画面

- | | |
|--|---|
| File Header | ファイルの三つの列の名前が含まれています。 |
| Export function between | エクスポートする伝達関数の周波数範囲を設定できます。 |
| Number of points | ポイント数ファイルに保存されます。 |
| Points will be equi-spaced along a: | <input checked="" type="radio"/> 周波数軸を対数目盛りとします。
<input type="radio"/> 周波数軸を通常スケール(10 進数)とします。 |
| Data separated by: | Data 区切り タブ、スペース、カンマの設定をします。 |

14.1.2 PSIM へのエクスポート (Export to PSIM)

SmartCtrl では PSIM へのリンクがはってあります。レギュレータを設計するとパワーステージと補償器を PSIM へ回路図への自動生成、もしくは SmartCtrl における設計パラメータを含んでエクスポートできます。この回路図は PSIM での設計検証に使用できます。

File メニューでは PSIM へのエクスポートが可能です。ユーザーは回路図のエクスポートの際に、パラメータファイルのみか、以前エクスポートしたパラメータファイルを更新するかを選択できます。

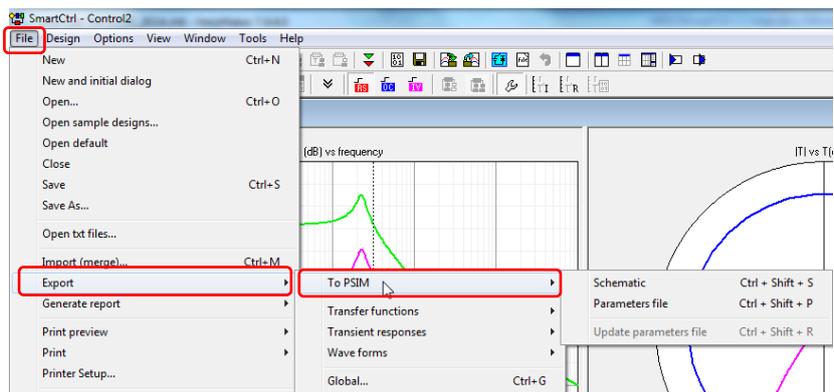


図 14-3 PSIM へのエクスポート画面

14.1.2.1 PSIMへのエクスポート(回路図)



(Export to PSIM(Schematic))

最初のステップではユーザーは読み込みたい回路図の PSIM ファイル名とパスを選択します。ファイルが作成されていない場合は新規の PSIM ファイルとしてユーザーが名前をつけて作成します。

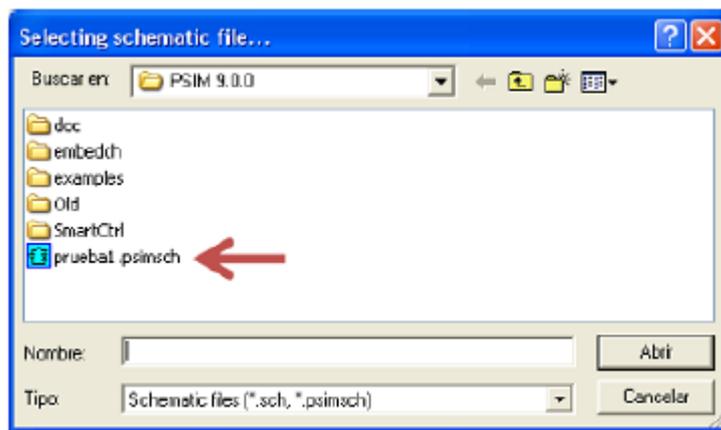


図 14-4 PSIM へのエクスポート画面

まず最初にエクスポートする回路図の PSIM ファイルのパスと名前を選択します。ファイルが作成されていない場合は設定した名前の新しい PSIM ファイルが生成されます。

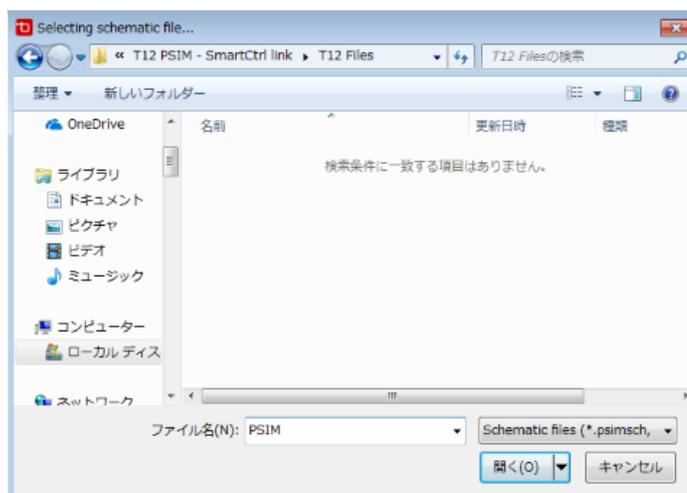


図 14-5 ファイル選択画面

次にユーザーはオプションの選択をします。

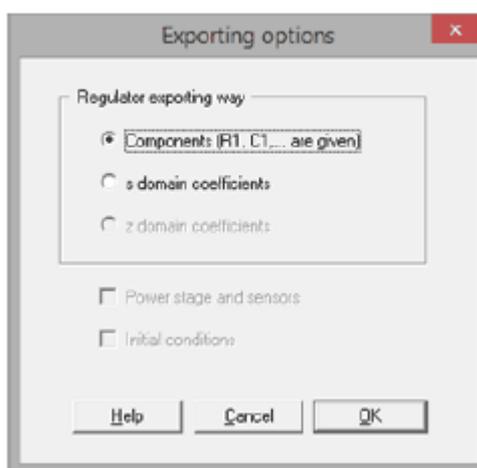


図 14-6 エクスポートのオプション選択画面

補償器のエクスポート方法

- ✓ “構成要素 (R1,C1...が既存) “ : 補償器の回路図とパラメータはアナログ実装 (オペアンプや受動素子) とともにエクスポートされます。例は次のようになります。

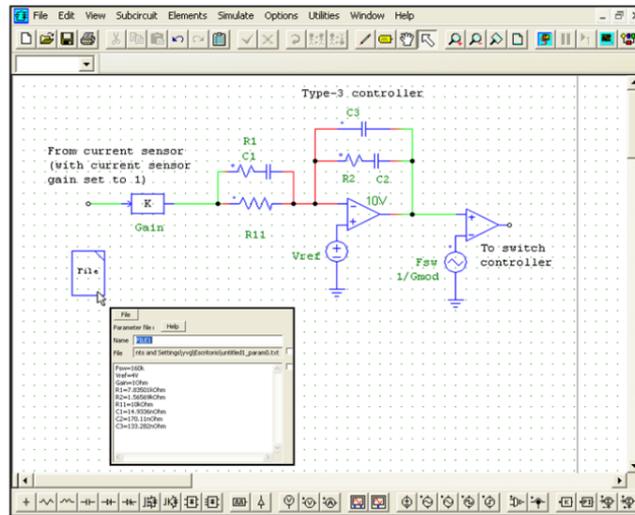


図 14-7 エクスポートされたパラメータ

“s-domain 係数”：補償器の回路図とパラメータは次の例のように PSIM 制御ブロックの形式でエクスポートされます。

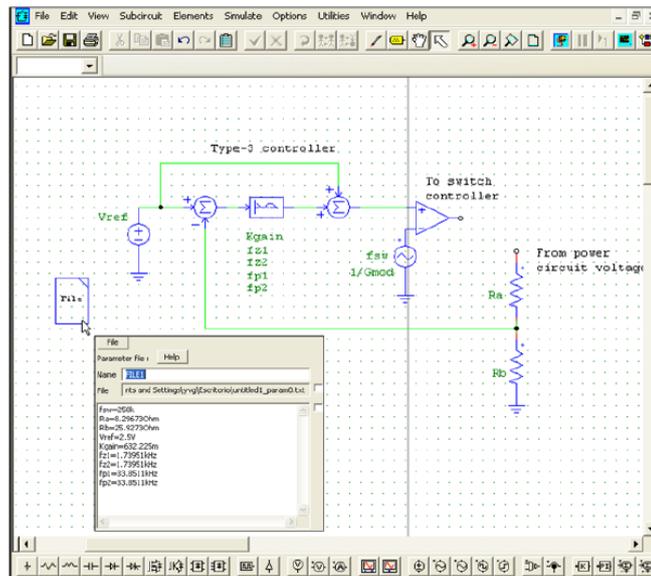


図 14-8 PSIM 制御ブロック形式のエクスポート画面

- ・ “z-domain coefficients”：補償器の回路図とパラメータは z-domain 伝達関数の形でエクスポートされます。そのため PSIM へエクスポートする際には z-domain のフォーマットを選択する前に “Digital Settings “ を設定する必要があります。デジタル補償器を表現する z-domain 伝達関数の他に追加ブロックが追加されます。

- ・ Time-delay block : モジュレータに相当する制御ループの累積遅延から時間遅延をひいたものを表しています。それは、すなわち ADC 遅延と計算遅延となります。
- ・ Duty サイクルが少なくとも 97%より低いことを保証するモジュレータのコンパレータの前のリミッター。

注釈 1 : センサとして “Embedded V.div” が選択された時にはこのセンサは構成要素としてアナログ実装に向いているため回路図は PSIM へはエクスポートできません。

注釈 2 : ピーク電流制御の場合、補償器のエクスポートできる唯一のオプションは “components” です。s-domain と z-domain はまだ使用できません。

Power stage and sensors

パワーステージの回路図とパラメータ、センサがエクスポートされます。

Initial conditions

出力コンデンサのイニシャル電圧とインダクタのイニシャル電流がエクスポートされます。この方法でシミュレーションの初期の過渡信号を低減できます。

14.1.2.2 PSIM(パラメータファイル)へのエクスポート  (Export to PSIM (parameters file))
必要なパラメータを持つテキストファイル (.txt) だけが以前作成された PSIM 回路図へエクスポートされます。前と同様にエクスポートするパラメータファイルを持つ PSIM の回路図のパスを選択します。その後はエクスポートのオプション(レギュレータのエクスポート方法、パワーステージとセンサ及び初期条件)を選択する必要があります。

14.1.2.3 パラメータファイルの更新  (Update parameters file)

前の説明にあるオプションの 1 つを設定したら既存のパラメータファイルの更新を行います。ユーザーがアイコンをクリックすると以前読み込んだパラメータファイルが自動的に更新されます。

14.1.3 過渡応答のエクスポート (Export transient responses)

SmartCtrl では [File メニュー](#) のエクスポート項目にある三つの違ったエクスポートオプションが使えます。エクスポートオプションの三番目にある “Transient responses” では利用可能な過渡応答をファイルへエクスポートします。

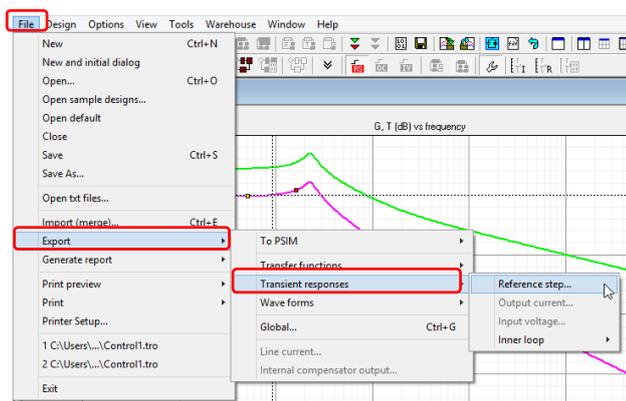


図 14-9 エクスポートの選択画面

このオプションは過渡応答のグラフィックパネル上で右クリックをしても同様に利用可能です。対応しているダイアログボックスは次のようになります。これは過渡応答を次のパラメータとしてエクスポートしています。

- | | |
|------------------------------|--|
| Time shift | ユーザーは必要に応じてタイムシフトを秒単位で設定できます。過渡応答は時間軸に沿って表されます。 |
| No. of points to be exported | SmartCtrl はグラフの合計プロット数を表示します。 |
| Print step | デフォルト値は 1 でこの場合すべてのデータポイントがファイルへエクスポートされます。4 とした場合は 4 点のうち 1 ポイントが保存されます。この設定によりファイルサイズの縮小が図れます。
プリントステップボックスの両側にある二つのボタンを使うと x2 で増加 /2 で減少とプリントステップを簡単に設定できます。 |

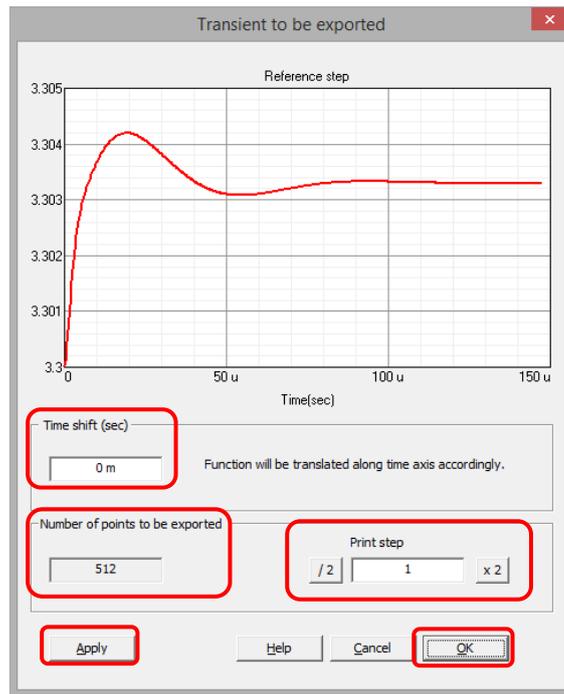


図 14-10 過渡応答エクスポートオプション設定画面

[Apply]をクリックすることでパラメータが更新され、[OK]で継続されます。
ここでファイルの場所と名前が必要になります。

14.1.4 エクスポートグローバル (Export Global)

Fileメニューから[Export] → [Global]を選択します。

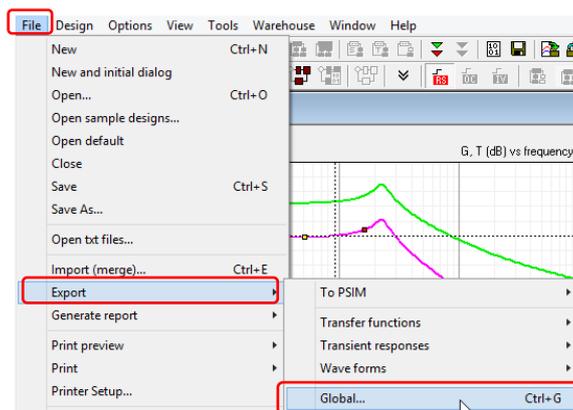


図 14-11 エクスポートグローバル選択画面

このオプションはユーザーが設計に関する様々な情報をテキストファイルでエクスポートすることができます。選択した情報に応じてテキストファイルは対応するチェックボックスの下で別名をもつようになります。

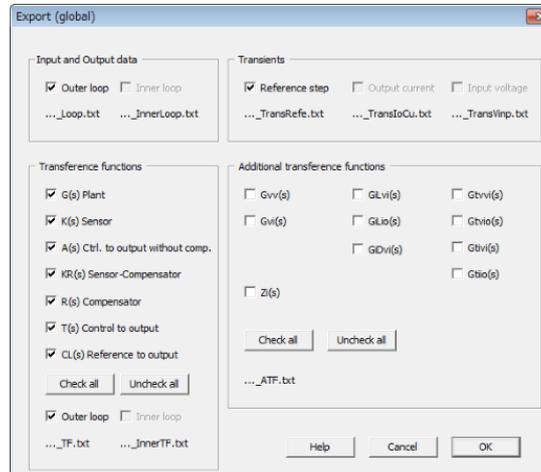


図 14-12 エクスポートグローバルの情報選択画面

次の情報をエクスポートすることが可能です。

- ・ 設計の入力データと出力データ
- ・ Transients : トランジェント(過渡)ステップの時間(s),
電圧および電流の大きさ(magnitude) (V or A)
- ・ Transference functions : 基本的な伝達関数の周波数(Hz),
大きさ magnitude(dB)と位相(deg)
- ・ 追加の伝達関数 : 音声信号感受性やインピーダンスなどの追加伝達関数の周波数(Hz),
ゲイン magnitude と位相(deg)。ユーザーは[伝達関数のエクスポート](#)
の時のように伝達関数に対してファイルフォーマットを設定します。
最後にパスを設定しファイルを保存します。

14.1.5 波形のエクスポート (Export waveforms)

SmartCtrl には [File メニュー](#) のエクスポート項目に三つの違ったエクスポートオプションがあります。四番目にあるのが波形のエクスポートです。

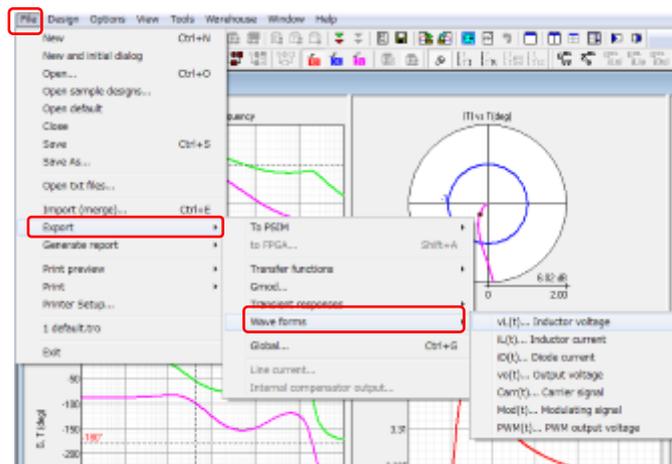


図 14-13 波形のエクスポート選択画面

どのような波形でも.txt ファイルとしてエクスポートできます。これを使うとユーザーは available list からエクスポートする信号を選択でき対応するファイルのダイアグボックスでオプションを設定できます。

アドレスされたファイルはそれぞれ秒単位の時間と電流/電圧の瞬時値を含む二列で形成されています。

ファイルのオプションとその特徴は次のようになっています。

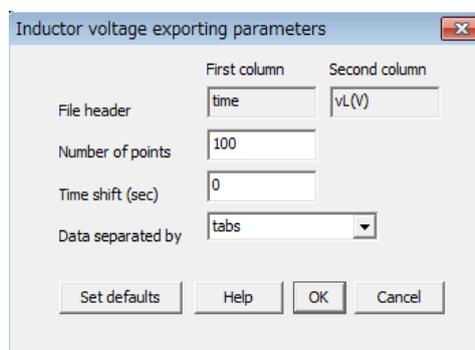


図 14-14 ファイルオプションの画面

- | | |
|---------------------|--|
| File Header : | ファイルの 2 列の名前が含まれています。 |
| Number of points : | ファイルに保存したポイント数 |
| Time shift(sec) : | ユーザーは時間シフト(秒単位)を設定できます。
必要な場合は過渡応答を時間軸で表示します。 |
| Data separated by : | データの区切りはタブ、スペース、カンマでできます。 |

14.1.6 FPGA へのエクスポート (Export to FPGA)

デジタル補償器が設計された場合 File メニューから [Export] > [to FPGA](Shift+a) をクリックすることで FPGA へエクスポートできます。

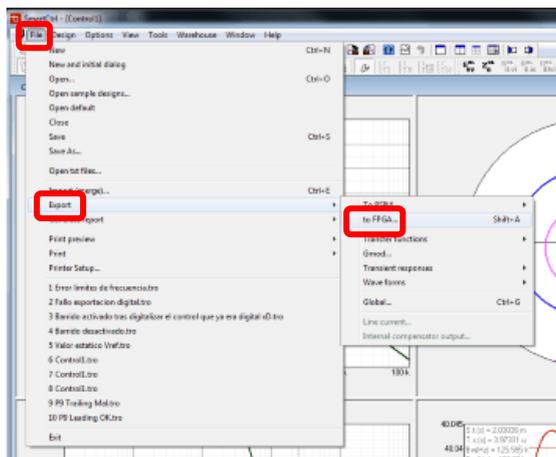


図 14-15 FPGA へのエクスポート画面

クリックすると次のような画面が開きます。

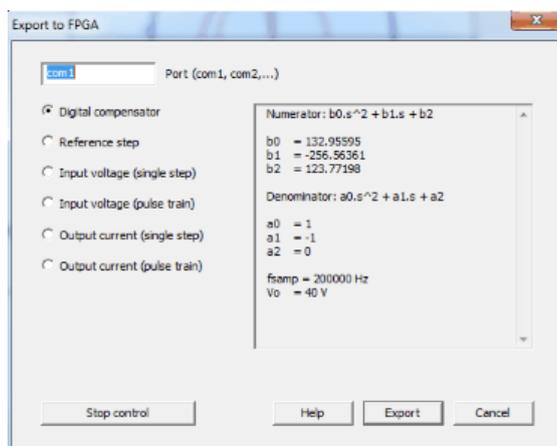


図 14-16 FPGA への出力の詳細設定画面

この画面のオプションは次のようになります。(選択するオプションにあわせて画面の内容は変わります)

- Port: FPGA が接続されている PC ポート
- Digital Compensator: 補償器だけが FPGA へ出力されます。
- Reference step: リファレンス値でのステップで%で表示されます。
- Input voltage(single step): 入力電圧で設定されたステップ持続時間で定義され 78%から 100%の値となります。

- Input voltage(pulse train) : 入力電圧で実行されるいくつかのステップです。ある期間で定義され 78%から 100%の値となります。パルス(1/周期)、デューティサイクル、パルス数で設定されます。
- Output current(single step) : 出力電流で実行されるステップです。I_{max} から I_{min} まである期間で設定されます。
- Output current (pulse train):出力電流で実行されるいくつかのステップです。ある期間で定義され 78%から 100%の値となります。パルス(1/周期)、デューティサイクル、パルス数で設定されます。

このオプションが選択されると[Export]ボタンでボードへ出力され、[Stop Control]ボタンで止めることができます

14.2 インポート（マージ）（Import (Merge)）

インポート(マージ)は、既存のデータをもつ別のファイルのデータを表示します。これら二つのファイルの波形がマージされます。マージ機能は File メニューからメニューバーの  をクリックすることで可能です。周波数応答の波形(ボード線図)の比較ができます。マージするファイルは.tro, .txt, または.fra の拡張子をもつファイルになります。これは現在のファイルの結果の比較は以前に.txt 形式でもしくは PSIM 周波数 AC 解析で保存された任意の伝達関数と SmartCtrl プログラムにより保存された最近の結果とを比較することができます。

.tro ファイルもしくは.fra ファイルのいずれもマージ機能で使用するためにフォーマットする必要があります .txt ファイルを使用する場合は次の点を考慮する必要があります。

ファイルは三列で左から右へ編成されなければなりません。

最初の列は周波数の値になります。

二列目は dB 単位のモジュールに対応します。

三列目は ° 単位の位相となります。

次のステップは伝達関数を.tro か.txt と比較し追加、修正、削除する場合についてです。

1. マージ（Merge）

File メニューから、もしくはメインのツールバーの  を左クリックすることでマージを実行できます。

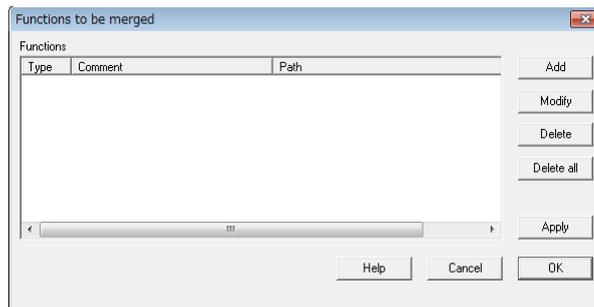


図 14-17 マージ機能の画面

2. 使用可能なアクション(Available actions)

次の実行項目が使えます。

- Add** 比較のために新しい伝達関数を追加します。
- Modify** 伝達関数に追加された設定を修正します(色の変更、元のファイル等)
- Delete** 選択した関数を消去します
- Delete all** すべての関数を消去します
- Apply** 現在の設定を適用します
- OK** 現在の設定を適用しマージ画面を閉じます
- Cancel** 変更を適用せずにマージ画面を閉じます
- Help** ヘルプ画面を表示します

14.2.1 関数の追加 (Add Function)

マージするための追加関数は比較として新たな伝達関数を追加することができます。

1. 関数タイプの選択

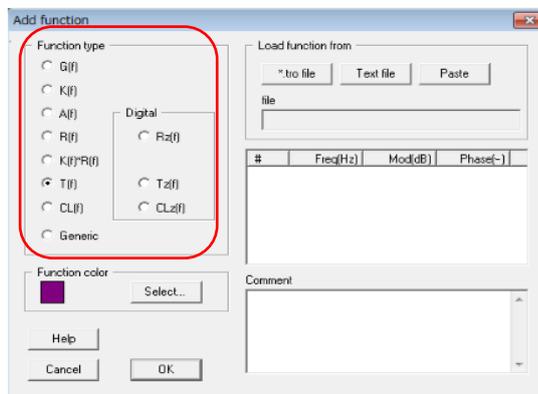


図 14-18 関数タイプの選択画面

ここで

- ・ G(f) プラント伝達関数
- ・ K(f) センサ伝達関数
- ・ A(f) =G(f)・K(f)
- ・ R(f) レギュレータ伝達関数
- ・ K(f)・R(f) K(f)と R(f)の積
- ・ T(f)=A(f)・R(f) オープンループ伝達関数
- ・ CL(f) クローズドループの伝達関数

2. 色の選択

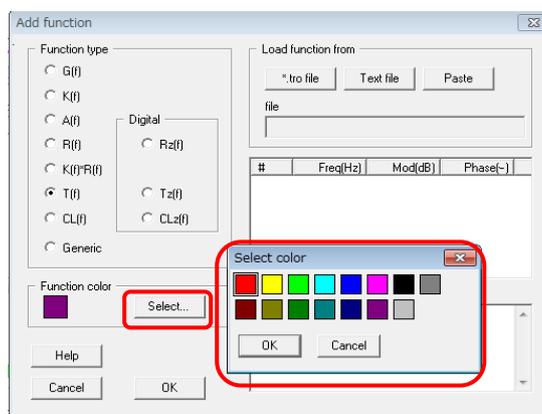


図 14-19 色の選択画面

3. .tro か .txt fileからの関数のロード

.tro か .txt file のどちらからでも関数のロードができます。

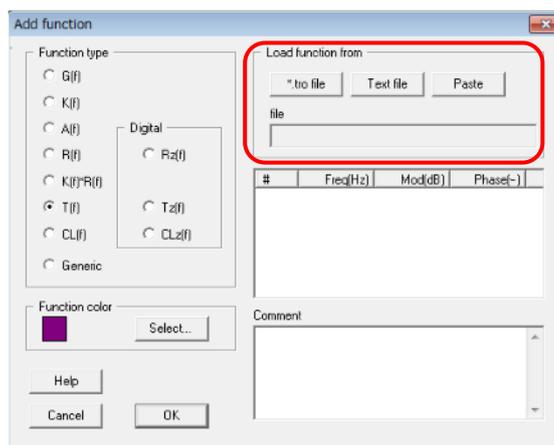


図 14-20 ファイルのロード画面

4. [OK]をクリック

伝達関数はボード線図の位相パネルとモジュールに追加されます。

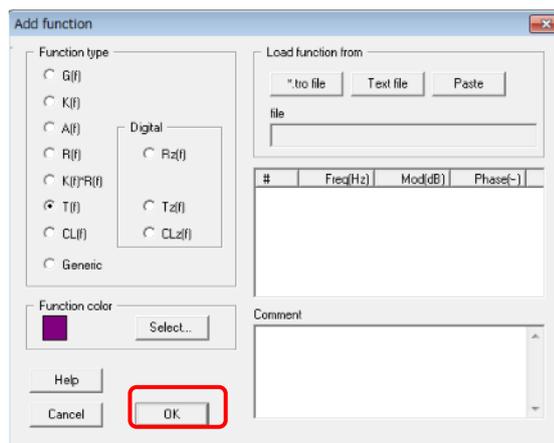


図 14-21 設定完了画面

14.2.2 機能の変更 (Modify Function)

機能の変更では以前マージした伝達関数の色の変更、元のファイルなどの設定を修正することができます。

1. 変更する機能の選択

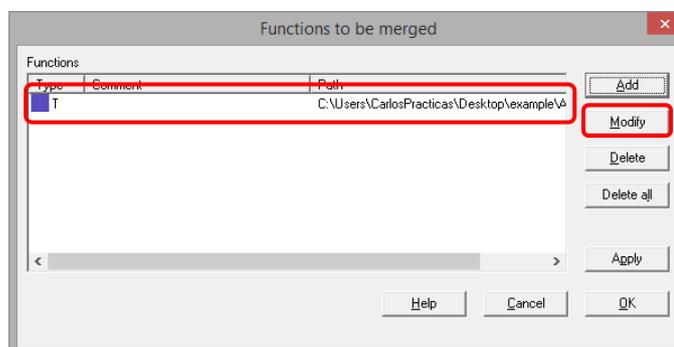


図 14-22 機能変更画面

機能の変更修正は

2. [Modify]ボタンのクリック

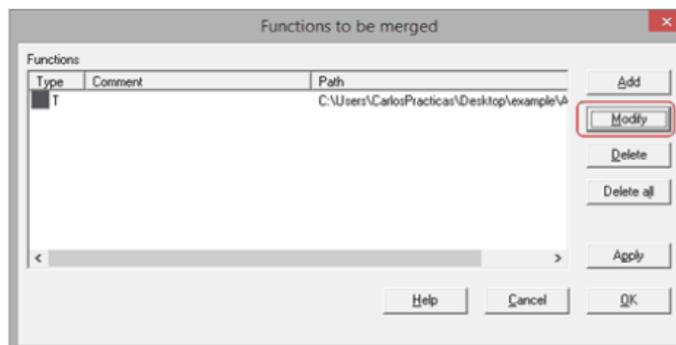


図 14-23 機能変更画面 (Modify ボタンの位置)

3. 設定の変更

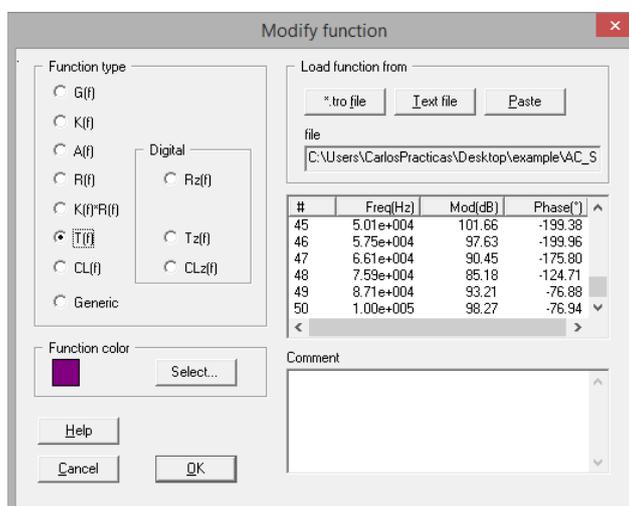


図 14-24 機能修正画面

ユーザーは次のパラメータの変更が可能です。

- ・新しいファイルの Load
- ・トレースの色の変更

関数のタイプを変更する場合は新しいファイルを Load しなければなりません。

15 設計手法 (Design Methods)

設計手法ボックスは**ビューツールバー**のアイコン  をクリックすることで有効・無効にできます。設計手法ボックスには次の項目が含まれています。

設計手法のタグ

レギュレータの計算のために利用可能な三つの設計手法に対応したタグは

[K-method](#)

[K plus method](#)

[Manual](#)

となります。

スイッチング周波数における減衰

この出力ボックスはスイッチング周波数におけるオープンループの伝達関数による減衰を表示します。

ソリューションマップ

選択したプラント、センサ、レギュレータのタイプに基づきソリューションマップが定常解領域で定常解となる見積もり結果を提供してくれます。含まれる二つのパラメータは周波数対 PM として表示されます。

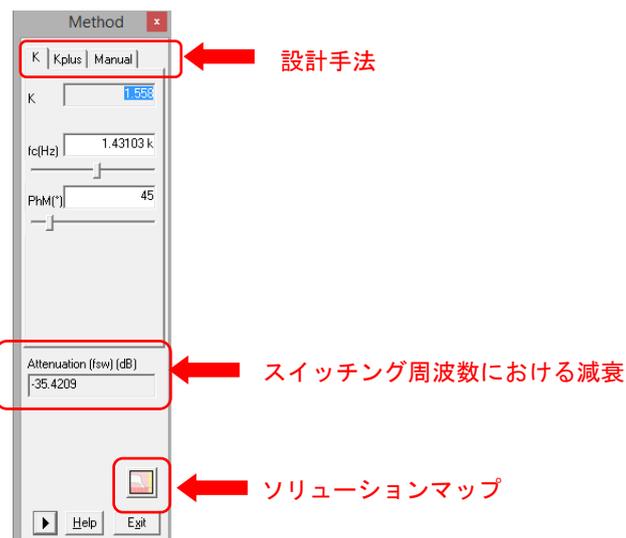


図 15-1 設計手法選択画面

クロス周波数と位相マージンの検討は白いボックスの値をスライダを使うかソリューションマップの別のポイントをクリックするかで変更することができます。

15.1 Kファクタ法 (K-factor Method)

K factor ではユーザーが特定のオープンループのクロスオーバー周波数、位相マージンを選択でき、これらの結果を達成するための必要な要素値を決定することができます。

SmartCtrl ではレギュレータのコンポーネント値は[結果のテキストパネル](#)に表示されます。

K factor(f_c , PM)の二つの入力パラメータはデザインメソッドボックスの Kメソッドタグで簡単に変更できます。

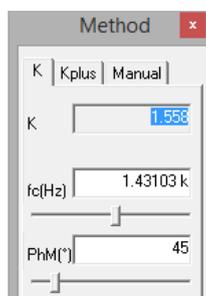


図 15-2 Kファクタ法の設定画面

これらも[ソリューションマップ](#)で修正でき K method では新しい値に適したレギュレータを再計算します。安定定常解は白色の領域です。

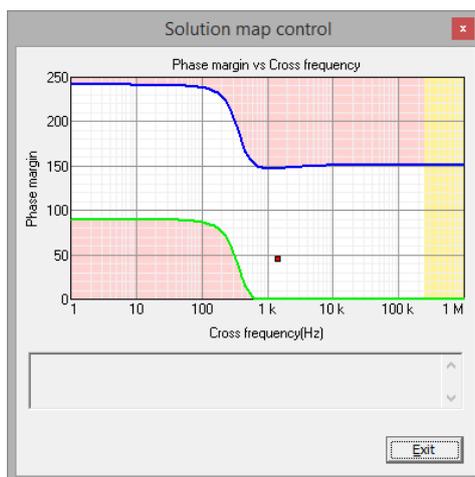


図 15-3 Kファクタ法によるソリューションマップの画面

SmartCtrl では Type2 と Type3 の両方のレギュレータに対して K method が使用できません。

Type3 レギュレーターの K ファクター

Type3 のレギュレータは二つのゼロ、二つのポールと一つの低周波のポールから形成されています。

Type3 のレギュレータを選択すると K ファクター法は二つのポールと二つのゼロが補償器の設計のために設定されなければならないと仮定します。

- ・二つのゼロは f/\sqrt{K} の周波数に設定されます。
- ・二つのポールは $f \cdot \sqrt{K}$ の周波数に設定されます。

K は二つのポール周波数と二つのゼロ周波数との比で定義され周波数 f は二つのゼロの周波数と二つのポールの周波数との相乗平均となります。

最大オープンループの位相昇圧は周波数 f で達成され、レギュレータはオープンループクロスオーバーもやはり周波数 f で起こるとする仮定のもとに設計されます。

Type2 レギュレーターの K ファクター

Type2 レギュレータは一つのゼロ、一つのポールと低周波のポールで形成されています。

Type2 のレギュレータでは次のようなゼロとポールになります。

- ・ゼロは f/K で設定
- ・ポールは $f \cdot K$ で設定

K ファクターはポール周波数のゼロ周波数に対する比の平方根で定義されており、 f はゼロ周波数とポール周波数の相乗平均となっています。

ゼロポールペアによる最大位相昇圧は周波数 f で起こります。また、オープンループクロスオーバーは周波数 f で起こるとする仮定のもとにレギュレータは設計されます。

15.2 Kplus 法 (Kplus method)

Kplus 法は [K-factor](#) 法に基づいており入力と同じです。

- ・ 所望のクロスオーバー周波数(f_c)
- ・ ターゲット位相マージン (PM)

しかし K-factor 法とは異なりクロスオーバー周波数はゼロとポール周波数の相乗平均ではありません。

Kplus 法は、従来の Kfactor 法に追加のデザイン自由度を提供するもので、Kplus 法ではダブルゼロ周波数 f_z 、 $f_{cross}(f_z=f_c/\alpha)$ の因子 α とポール $f_{cross}(f_z=f_c \cdot \beta)$ の因子 β を設定します。

ここで α は f_{cross} と位相マージンから設定されています。このパラメータはユーザーがゼロが設定される正確な周波数を選択することができます。

β は自動的に計算されます。

Kplus の追加の自由度には次のような使用方法があります：

- ・ “ α ” が K(K-factor 方法からの)より低く設定された場合、低い周波数で高いゲイン及びスイッチング周波数(f_{sw})での少量の減衰が含まれます。
- ・ “ α ” が K(K-factor 法からの値)よりも高く設定されると逆に制御ループは f_{sw} でより大きい減衰の低い周波数における少量のゲインを持ちます。
- ・ “ α ” が K に等しい場合は両方の方法は同じとなります。

それゆえ Kplus 法は PWM モジューレータの入力でやや高めの周波数リプルが認識されたような場合に制御ループのパフォーマンス全体の性能を改善するために用いられます。

Kmethod と同様に Kplus タグが選択されユーザーは入力パラメータ、位相マージン、クロスオーバー周波数そして追加のパラメータで前述の “ α ” に対応する Kplus が簡単に変更できます。

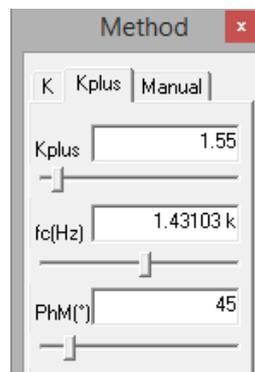


図 15-4 Kplus 法の設定画面

これらは[ソリューションマップ](#)上でクリックすることで修正でき、Kplus 法は新たな値にフィットするレギュレータを再計算します。安定定常領域は白い領域部分であることを忘れないようにしてください。

15.3 マニュアル法 (Manual)

この方法はポールとゼロを互いに独立して設定できます。

ユーザーが K と Kplus 法の結果をリファインしたい場合か自動で有効な解決策が提供されない場合に使用できます。

マニュアル法は type3 と type2 両方のレギュレータに対して使用できます。ポールとゼロ周波数は[ボード線図](#)上で直接ドラック、ドロップして変更できます。

もしくはデザインメソッドボックスの入力ボックスにポールとゼロ周波数を入力することも変更できます。

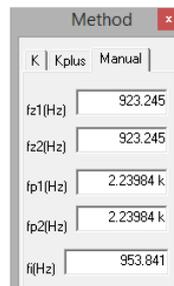


図 15-5 マニュアルの設定画面

Type3 のレギュレータの場合、ユーザーは周波数を調整できます。

- ・二つのゼロ
- ・二つのポール
- ・低周波ポール

Type2 のレギュレータの場合、可能な周波数は次のようになります。

- ・ゼロ
- ・ポール
- ・低周波ポール

15.4 PI チューニング (PI tuning)

PI チューニング法の入力パラメータは K-factor 法と同じです。

- ・位相マージン
- ・クロスオーバー周波数

“Edit Kp and Ti” オプションにチェックを入れて選択すると、PI コンペンセータのパラメータが直接調整されるようになりました。



図 15-6 PI チューニングの設定画面

他の自動計算法と同様に位相マージンとクロスオーバー周波数は[ソリューションマップ](#)上でクリックすることで直接設定できます。

さらにパラメータ Kp と Ti を直接調整することで PI レギュレータを調整できる Kp と Ti のソリューションマップがあります。

比例積分制御器 (PI) は次の伝達関数によって定義されます。

$$G(s) = K_p \cdot \frac{1 + T_i \cdot s}{T_i \cdot s}$$

ここで Kp : PI コントローラのゲイン

Ti : P コントローラの時定数 (秒)

X 軸が時定数 Ti で Y 軸はゲイン Kp です。どのような変化でも[ソリューションマップ](#)同様[グラフィックパネル](#)の残りの画面も瞬時にアップデートします。

[ソリューションマップ](#)の推奨エリアにおける各点は Kp と Ti の安定状態となるようなソリューションマップコントロールボックスに対応する同等のポイントがあります。

しかしながら KP と Ti ソリューションマップコントロールボックスの何点かは[ソリューションマップ](#)における特異点に対応している場合があります。



図 15-7 Kp vs Ti ソリューションマップ

同じ性能をもつ補償器となる Kp と Ti の可能な組み合わせはたくさんあるので Kp と Ti のソリューションマップコントロールボックスのいくつかの領域では Kp と Ti のソリューションマップコントロールボックスと [ソリューションマップ](#) の各点の関係の複雑な定義を避けるため色づけされています。

推奨される設計領域は緑と青のラインの間の白い領域となっています。

これらのラインは PI レギュレータに寄与した Kp と Ti の変数の設定限界を表しています。残りの着色領域はゲインマージン、位相マージン、減衰の加重平均を表しています。赤の領域は避けなければなりません。緑と青の線の間の黄色とピンクの領域はスイッチング周波数が 0dB よりも高い減衰の実現可能な補償器に対応する領域となっています。

15.5 単一ポールチューニング (Single Pole tuning)

単一ポールチューニング法はレギュレータがなければマニュアル法と同じです。

単純な積分器はユーザーが周波数を選択する単一ポールで形成されています。この周波数を設定すると関連した位相マージンはプログラムにより自動で計算されます。

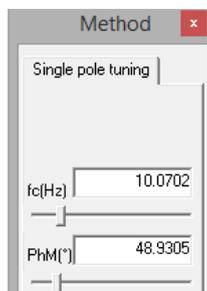


図 15-8 単一ポールチューニング画面

積分器のソリューションマップはレギュレータ伝達関数なしのオープンループに 90° の追加を表示したシングルラインです。

ユーザーは他の設計方法と同様に [ソリューションマップ](#) でクリックすることでクロスオーバー周波数を決定することができます。

15.6 メソッドボックス (Method box)

どのモードでも、ユーザーが **数式エディタ** を使用してカスタマイズされた補償器を選択すると、ソリューションマップは使用できません。

グラフィックパネルを使用してシステムの応答と安定性を確認する別の方法は、スライダーで補償器のパラメータ値を変更できるメソッドボックスです。

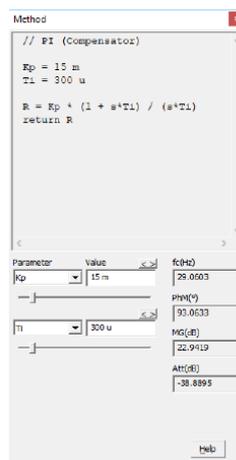


図 15-9 メソッドボックス画面

16 パラメトリックスイープ (Parametric Sweep)

パラメトリックスイープは [Design メニュー](#)か [ビューツールバー](#)アイコンからアクセスできます。

SmartCtrl では 2 種類のパラメータスイープを提供しています。

[入力パラメータのパラメトリックスイープ](#)

システムのすべての入力パラメータの変数として次があります。

- ・ 一般データ
- ・ プラント
- ・ センサ
- ・ レギュレータ

[補償器の構成要素のパラメトリックスイープ](#)

補償器の構成要素値を変化させることができます。すなわちレギュレータに相当する 抵抗、容量です。

16.1 入力パラメータパラメトリックスイープ (Input parameters parametric Sweep)

入力パラメータのパラメトリックスイープへアクセスするためにユーザーは [ビューツールバー](#)にあるボタン  のクリックかメニューバーの [\[Design\]](#) > [\[Parametric Sweep\]](#) > [\[Input parameters\]](#)でアクセスできパラメータの入力ができます。

パラメトリックスイープでの入力パラメータで可能な関数は次のようになります。

ループの変更

変更可能なループ 変更したいループを選択します。このオプションは設計者がインナーループかアウトーループかを選択できるダブルループ回路でのみ可能な機能です。

"calculate regulator"ボックスにチェックを入れます

このボックスが選択されると、レギュレータはパラメトリックスイープに沿ったパラメータの新しいセットに対して再計算されます。選択されなかったときにはレギュレータは最後に計算された結果で固定されます。

ループが表示されます

どのループの結果を表示したいかを選択できます。このオプションはユーザーがインナー
ループかアウトーループかを選べるダブルループ設計の場合のみ可能です。

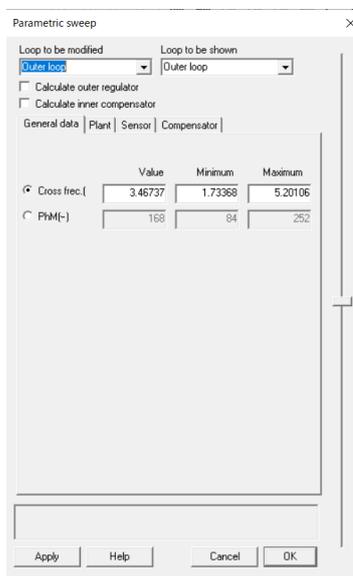


図 16-1 パラメトリックスイープ設定画面

タグ [General Data]

変更できるパラメータはオープンループパラメータに関連しています。

パラメータの変動範囲を入力します。

利用可能なパラメータは

- ・クロス周波数 (Hz)
- ・位相マージン (°)

です。

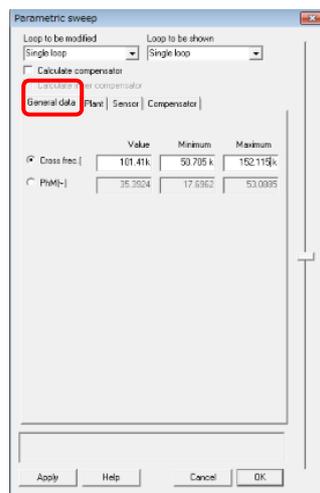


図 16-2 ジェネラルデータタグ入力画面

タグ [Plant]

変動可能なパラメータはプラントの入力パラメータに関連した変数です。

選択した変数の minimum と maximum 値を変数範囲として入力してください。

一度に一つのパラメータを変化させることができます。

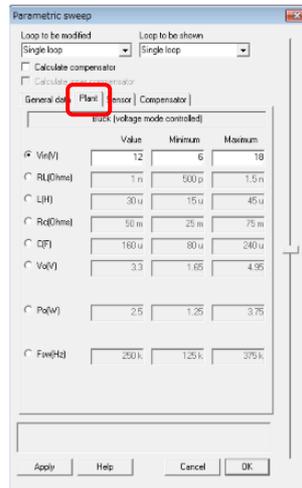


図 16-3 プラント入力画面

タグ [Sensor]

二つの違ったセンサが使えます。分圧器とホールセンサです。[分圧器](#)の変化させるパラメータは電圧ゲイン (Vref/Vo) です。[ホールセンサ](#)の場合 0Hz でのゲインとポール周波数の二つのパラメータが使えます。

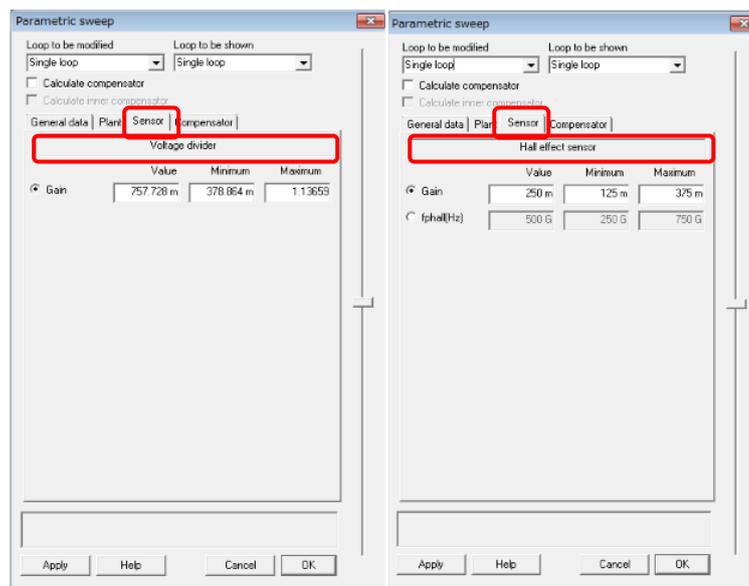


図 16-4 センサタグの画面 (左 : 分圧器、右 : ホールセンサ)

タグ [Compensator]

モジュレータゲインと R11 抵抗のパラメータが使用可能です。

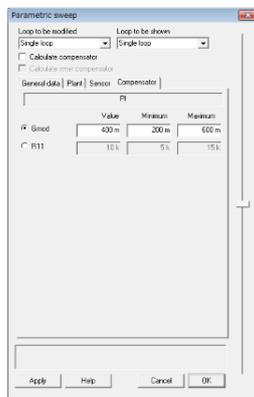


図 16-5 補償器のタグ画面

16.2 補償器コンポーネントパラメータスイープ (Compensator Components Parametric Sweep)

補償器成分のパラメトリックスイープにアクセスする場合 [ビューツールバー](#)にある  をクリックするか、メニューバーの[Design] > [Parametric Sweep] > [Compensator components]から操作できます。

補償器成分のパラメトリックスイープはレギュレータに一致する抵抗や容量の値の振り方を決めます。パラメトリックスイープは Type3 と Type2 のレギュレータで可能です。例えば次にあるのが Type2 のパラメトリックスイープの画面です。

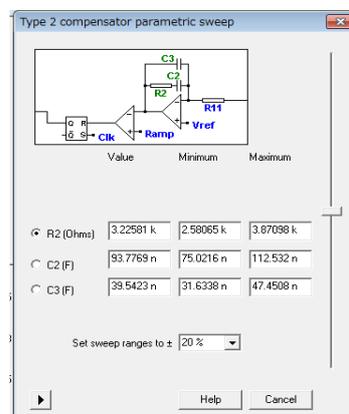


図 16-6 Type2 のパラメトリックスイープ画面

16.3 補償器コンポーネントパラメータスイープ（ソースコードパラメトリックスイープ）（Source code parametric sweep）

ソースコードのパラメトリックスイープへアクセスするためには[ビューツールバー](#)にある  をクリックするかメニューバーの[Design] > [Parametric Sweep] > [Source code variables]から操作できます。このオプションは数式エディタで行う回路設計の時だけ使用できます。スイープさせるためには変数を選択しないとなりません。そして次の図にマークしたボタンをクリックしてください。

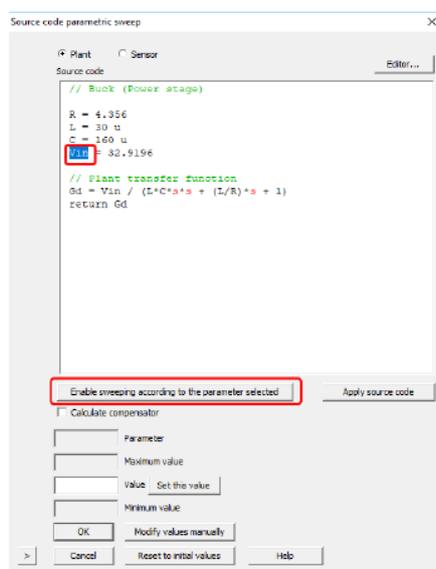


図 16-7 ソースコードパラメトリックスイープの画面

左側のスクロールで選択された max 値と min 値間の変数を変更できます。これらの変数の変更は自動的に設計画面で表示されます。

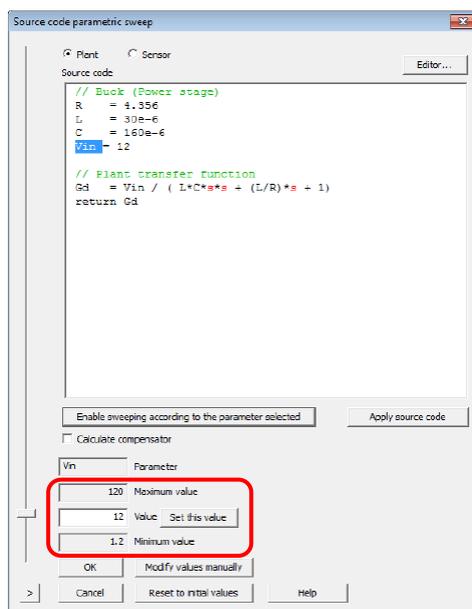


図 16-8 ソースコードパラメトリックスイープの変数設定画面

max 値と min 値は次図のとおり変更できます。

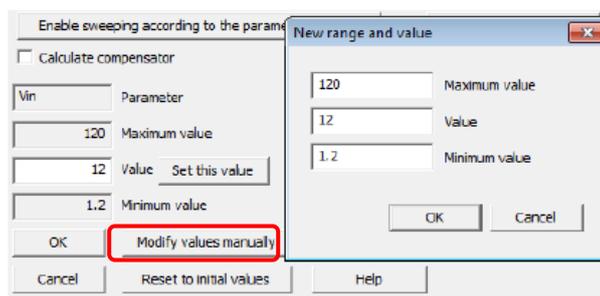


図 16-9 ソースコードパラメトリックスイープの変数変更画面

一旦値を設定したら [Apply Source Code]をクリックすればソースコードが変更されます。

17 デジタル制御 (Digital Control)

デジタル制御の概要

SmartCtrl のデジタルコントロールモジュールはデジタルデバイス (FPGA や ASIC のハードウェアやマイクロプロセッサ、マイクロコントローラや DSP のプログラムで特定される) により実現できるようにデジタル補償器の係数を計算します。

デジタル補償器は z-domain に直に含まれ、z-domain ブロックを使って PSIM へエクスポートできます。SmartCtrl は次に説明するコントローラと ADC の両方に関する特性が考慮されています。

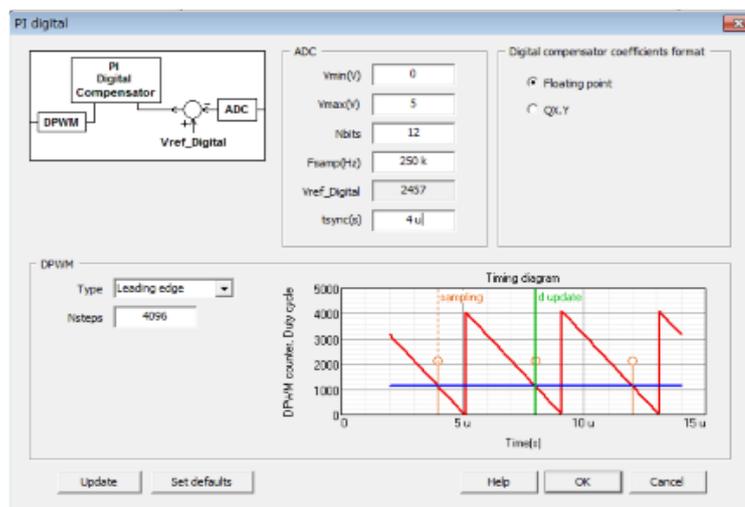


図 17-1 ADC パネル画面

数式エディタを使用してユーザー定義の補償器を定義する場合の「ADC and DPWM」オプション

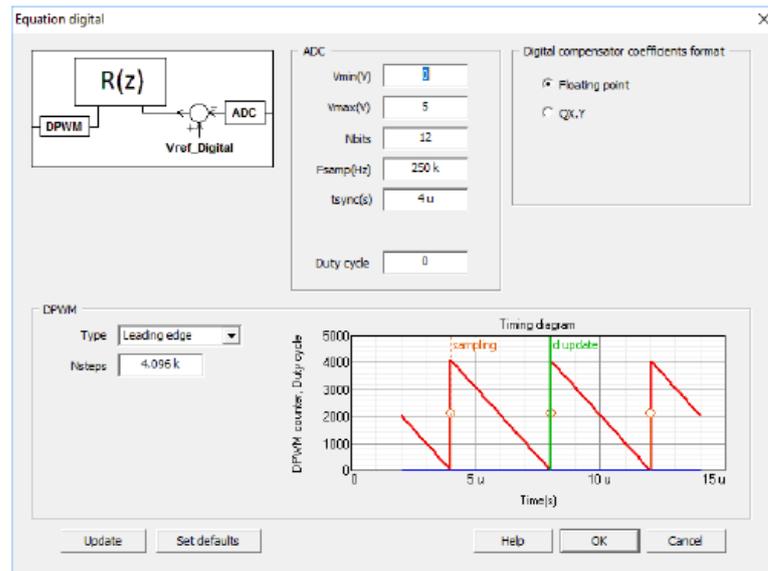


図 17-2 ADC と DPWM オプション画面

ADC パネル:

- ・Vmin(V): ADC が読んでゲインを計算できる最小電圧
- ・Vmax(V): ADC が読んでゲインを計算できる最大電圧
- ・Nbits: アナログ入力値を表している ADC のビット数。この数は次に述べるようにリファレンスの計算に影響します。
- ・Fsamp(Hz): デジタルレギュレータのサンプリング周波数です。サンプリング周期

$T_{\text{samp}} = 1/\text{fsamp}$ はレギュレータの出力信号の 2 つの連続的なサンプル間の時間となります。多くのアプリケーションではレギュレータのサンプリング周波数 (fsamp) はパワーコンバータのスイッチング周波数 (fsw) と等しくなります。

SmartCtrl ではスイッチングとサンプリングで違う周波数の値を選択できます。

*** 但し、サンプリング周波数はスイッチング周波数の倍数もしくは約数でなければなりません。**

電流ループでは、コンバータの制御された強度は重要なリプルをもっており、アンチエイリアスフィルタとして働く 1 次ローパスフィルタを含むホールセンサーを使用することを推奨します。

- ・Vref_Digital: デジタル補償器によるリファレンス値。計算式は次のようになります。

$$V_{\text{refDigital}} = (\text{ValueToBeSensed} \cdot \text{SensorGain} - V_{\text{ADCmin}}) \cdot \frac{2^{\text{NbitsADC}}}{V_{\text{ADCmax}} - V_{\text{ADCmin}}}$$

- ・tsync(s): 信号のサンプリングやレギュレータの出力を更新などの際に瞬間の時間差を説明します。センサが連続的に測定し制御信号が各瞬間で更新されるアナログコントローラとは違い、デジタル補償器が設定されると、信号が

測定される瞬間や PWM 信号によって観察される変化は同じにはなりません。

デジタル補償器係数フォーマット :

- ・ Floating point : 国際規格 ISO / IEC / IEEE 60559 : 2011 に準拠 (内容は IEEE 754-2008 と同じ)。
- ・ QX.Y : 固定小数点数は、QX.Y 表記、X+Y ビット、固定小数点の左側にある X ビット (整数部分、符号ビットを含む)、およびその後の Y ビット (小数部) で表されます。

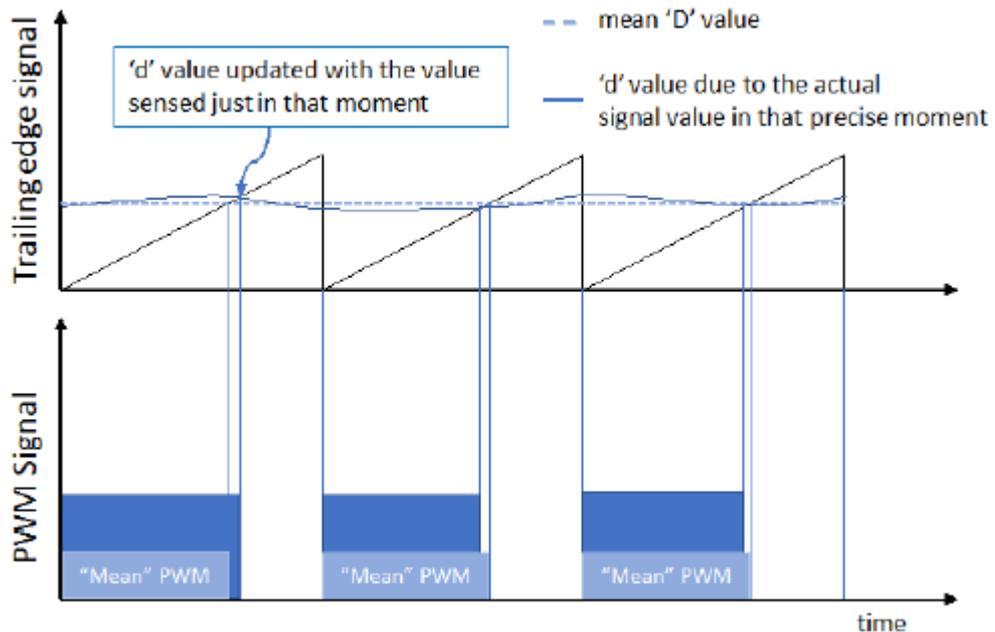
DPWM

モジュレーターノートには、波形に応じてさまざまなオプションがあります。

- ・ 立下り
- ・ 立上り
- ・ 三角形
- ・ Gmod と tdelay を定義します。

アナログコントローラー:

参考までにアナログコントローラーのタイムスタンプを次に示します。



デジタルコントローラー

デジタルコントローラーが設定されるといくつかの追加パラメータがあります。

- ・ t_{delay} : ランプ開始時と測定時の時間差です。(同時の場合は 0 となります)

- t_{digital} : デジタル値へ変換し必要なレギュレータ計算を行うアナログ信号を測定するためのデジタルシステムに必要な時間
- t_{sync} : 信号が測定された時間と測定が出力される時間の時間差です。この最後のパラメータは SmartCtrl へ組み込まれるものです。この t_{sync} を正しく設定できるようここに例を挙げます。

他の時間差の定義をわかりやすくするために例を説明します。

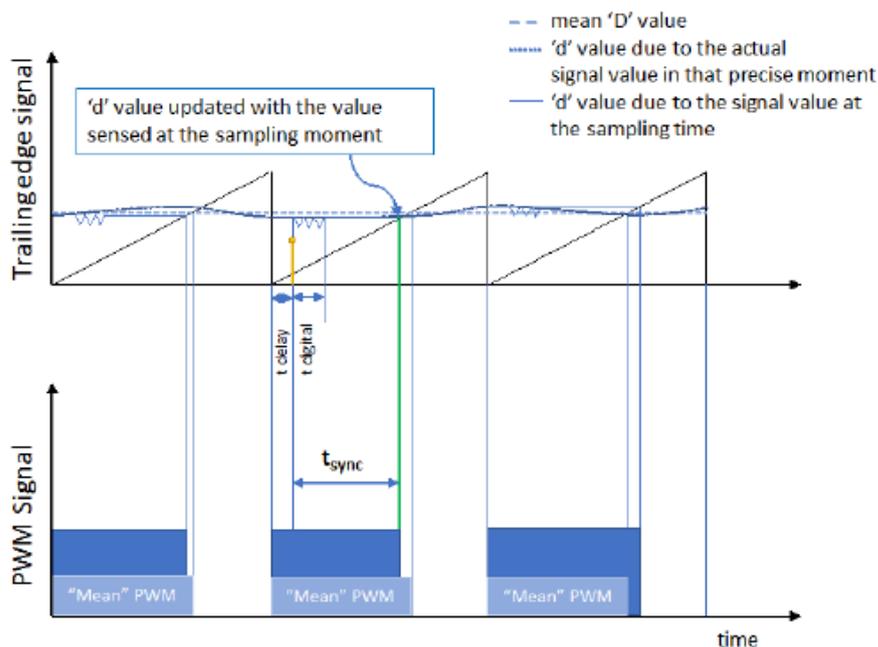
デジタルコントローラ ($f_{\text{sampling}} < \leq f_{\text{switching}}$)

Digital controller (Trailing edge) with $t_{\text{digital}} < t_{\text{on}} - t_{\text{delay}}$

もし t_{delay} が 0 であればパラメータ t_{sync} は t_{on} と等しくなります。

式は次のようになります。

$$t_{\text{sync}} = t_{\text{on}} - t_{\text{delay}} = d \cdot \frac{1}{f_{\text{sw}}} - t_{\text{delay}}$$



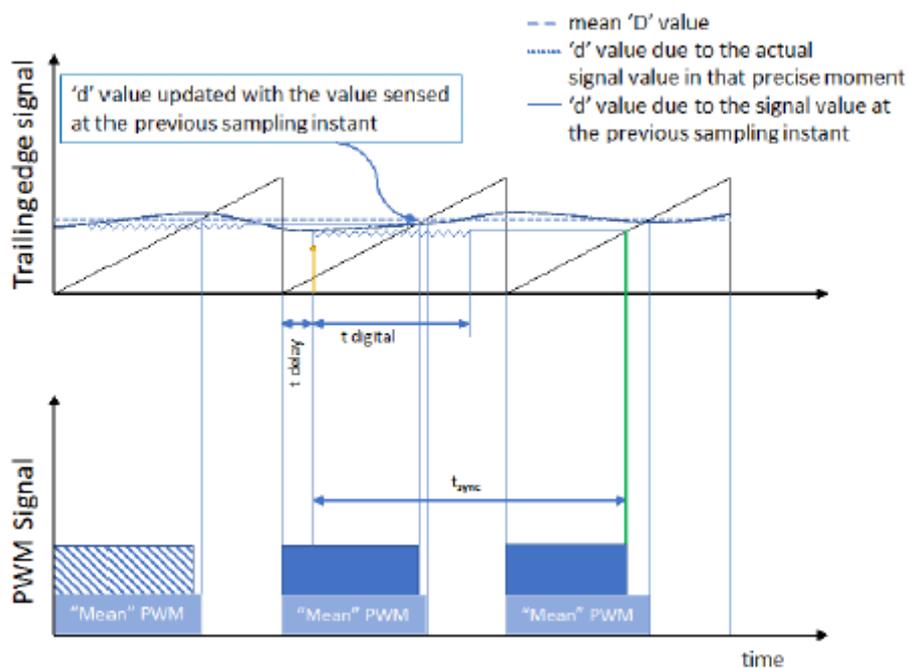
デジタルコントローラ (Trailing edge) with $t_{\text{digital}} > t_{\text{on}} - t_{\text{delay}}$

これはデジタル回路が測定とのこぎり波の交差する間の時間で毎回計算するのに対して十分な余裕がなく遅れる場合に起こります。

この場合、得られた情報は次の周期まで出力に影響しません。t_{sync} はスイッチング周期が追加され

$$t_{sync} = t_{on} - t_{delay} + T = (1 + d) \cdot \frac{1}{f_{sw}} - t_{delay}$$

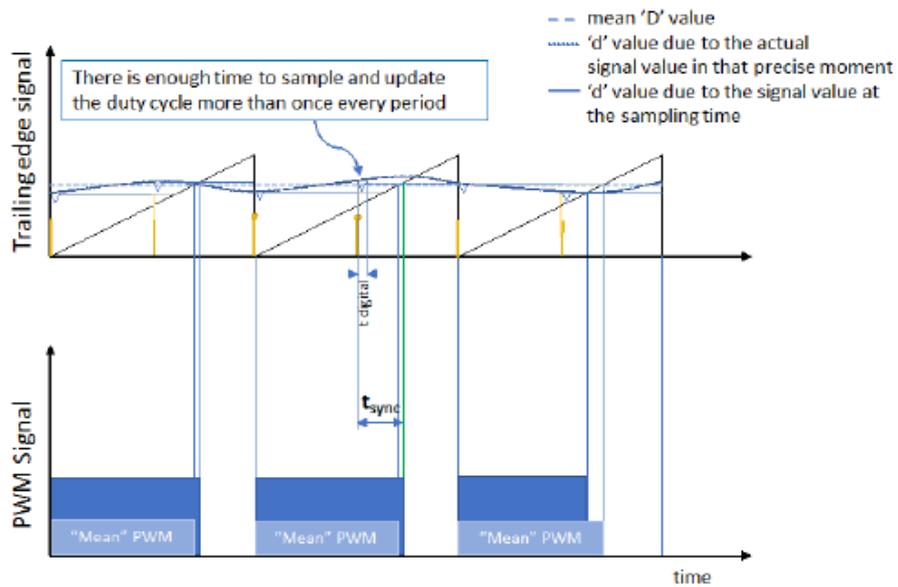
となります。



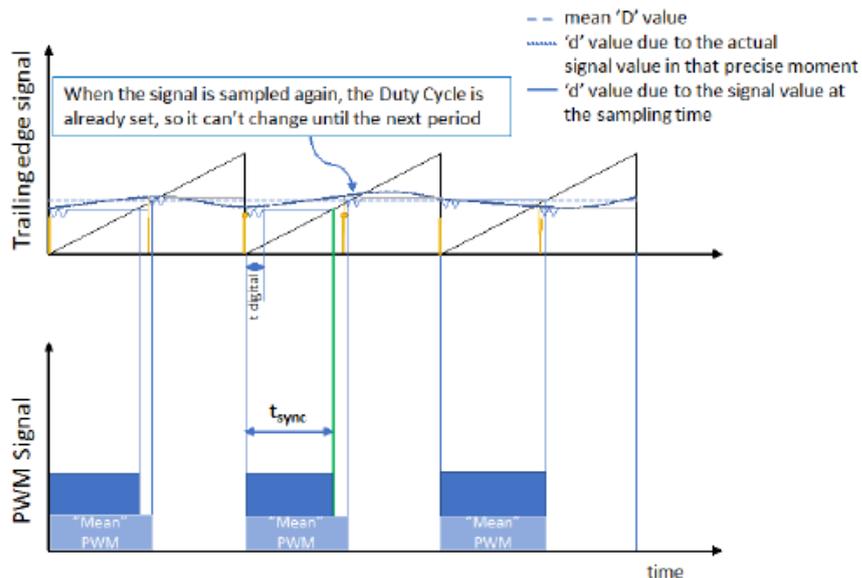
デジタルコントローラ (f_{sampling} > f_{switching})

スイッチング周波数(常に倍数)より高い周波数でサンプリングする時には次の2つのシナリオがあります。

- ・すべての測定に出力の変化を起こすのに十分な時間がある場合



- ・いくつかの測定のみがスイッチング周期ごとに出力信号に影響することができる場合

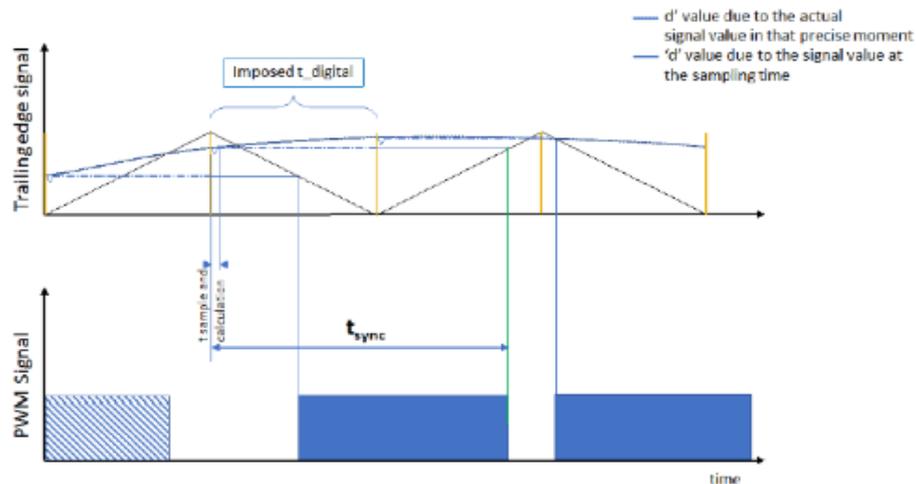


t_{sync} は常に最小値として t_{digital} に、最大値 (t_{digital} < T_{sw} を仮定し) として 1/f_{sw} により制限されています。

$$t_{digital} < t_{sync} < \frac{1}{f_{sw}}$$

デジタルコントローラー ($f_{\text{sampling}} > f_{\text{switching}}$) with set t_{digital}

多くの場合、よりよい制御となるために t_{digital} を選択します。インバータを制御するためによく使われる例は次のようになります。



この例ではあるサンプリング周期(スイッチング周期の 1/2)の t_{digital} の最小値が使用され、t_{sync} は常にその瞬間での Duty cycle(より高い t_{sync}、より高い Duty cycle) に依存した T_{sampling} と T_{switching} の間の値となります。

$$T_{\text{sampling}} < t_{\text{sync}} < T_{\text{switching}}$$

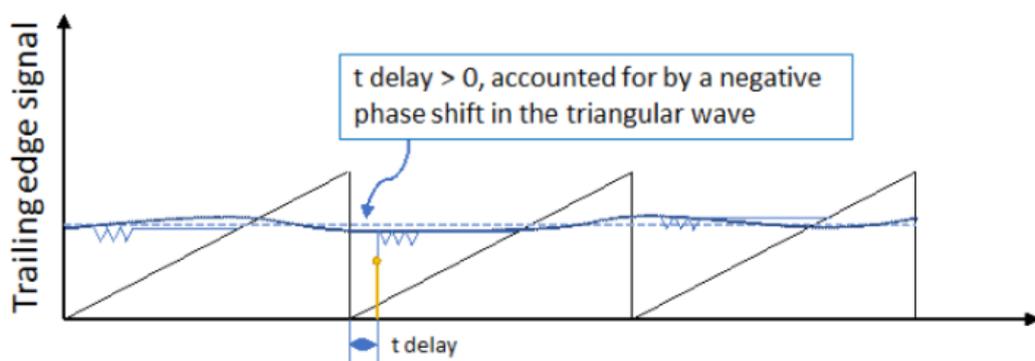
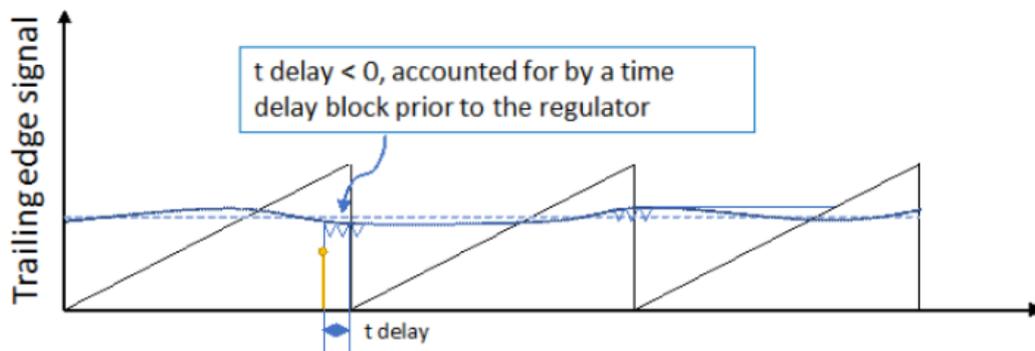
* インバータの場合、Duty cycle は正弦波に沿って 0 から 1 で変化し最悪の場合を仮定します。この場合最大の Duty cycle が一番高い T_{sync} となりますので T_{sync} は T_{switching} に設定されなければなりません。

この時間遅れ(t_{sync})は設計されたデジタルレギュレータを含んだ実際の位相マージンへ影響を及ぼします。この遅れはボード線図のオープンループ伝達関数の位相を引き算した位相となります。オープンループ伝達関数及びクローズドループ伝達関数のボード線図上で遅れの影響を確認することを推奨します。

PSIM への組み込み

SmartCtrl から PSIM へ設計をエクスポートする時には t_{delay} 前の図の t_{delay} は次の 2 つの方法で自動的にモデル化されます。

- ・ 時間遅れブロックの追加 これはランプの初期に優先的に測定される値で 0 未満の t_{delay} を説明します。
- ・ ランプに位相シフトが追加されます。ランプがすでに上昇もしくは下降している時に測定される値です。



SmartCtrl から PSIM へ回路がエクスポートされる時、時間遅れブロックが回路上に表示され、次の図のような制御ループの違った時間遅れとして考慮されます。この時間遅れブロックは t_{delay} で定義された時間だけを表示します。モジュレータの遅れは PWM モジュレータの動作に含まれるので。

注) SmartCtrl に入力するパラメータは t_{delay} ではなく、前記説明によるパラメータで計算された t_{sync} であることに十分注意してください。

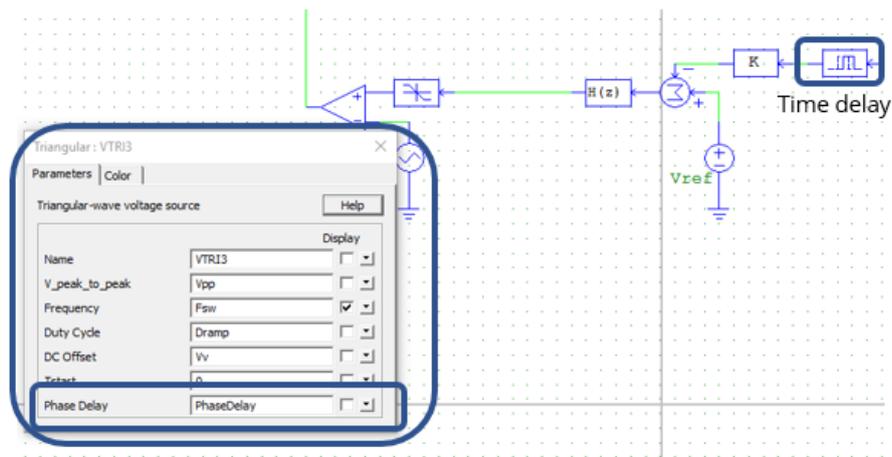


図 17-3 SmartCtrl から PSIM へエクスポートされた回路図

17.1 デジタル設定 (Digital settings)

メインツールバーにあるアイコン  を押すとデジタルレギュレータの計算が開始されます。このオプションはアナログレギュレータの計算後に有効になります。デジタルレギュレータは双一次かタスティン変換を用いたアナログレギュレータの離散化によって SmartCtrl で計算されます。

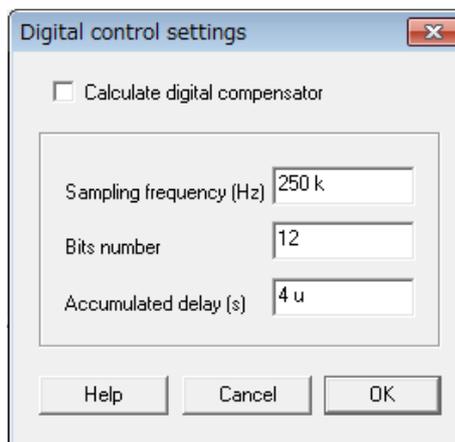


図 17-4 デジタル設定画面

デジタルレギュレータの計算開始には三つのパラメータの定義が必要です。サンプリング周波数、ビットナンバー、蓄積された遅延 (秒)

サンプリング周波数

デジタルレギュレータのサンプリング周波数です。サンプリング周期 $T_{\text{samp}}=1/f_{\text{samp}}$ はレギュレータの出力信号の二つの連続したサンプル間の時間です。

多くのアプリケーションの中でレギュレータのサンプリング周波数(f_{samp})はパワーコンバータのスイッチング周波数(f_{sw})と同じです。SmartCtrl ではユーザーがスイッチングとサンプリング周波数で違った値を選択できますが**サンプリング周波数はスイッチング周波数の倍数もしくは約数でなければなりません**。このパラメータはアナログレギュレータの離散化によりデジタルレギュレータを計算するために使われます。

電流ループではコンバータの制御量は重要なリプルを含んでいます。そのためアンチエイリアス（スムージング）フィルタとして機能する一次ローパスフィルタを含むホールセンサを使用することを推奨します。

ビット数

固定小数点の表現を考慮したデジタル補償器の係数を表すために使われるビット数です。得られた係数は、指定されたビット数で表現できる最も近い数に丸められます。一ビットは符号として使われ残りは、整数部と小数部を表します。

少ないビット数は結果としてアナログレギュレータとかなり違うデジタルレギュレータをもたらします。アナログとデジタルレギュレータの類似点の確認をお勧めします。もしアナログとデジタルの応答が大きく違う場合は、特に低周波、中間周波数において差が大きい場合“ビット数”を増やすことをお勧めします。

累積遅延

これは制御ループの総遅延時間(モジュレーターの遅延、計算遅延、ADC 遅延等々)を表示しています。

この遅延は設計されたデジタルレギュレータによって得られた実際の位相マージンに影響します。この遅延はボード線図におけるオープンループの伝達関数の位相を引き算した負の位相です。元の(アナログ)レギュレータは遅延時間を考慮せずに計算され、結果の位相マージンはアナログレギュレータのものよりも低くなります。この位相マージン損失はアナログレギュレータの仕様においてより高い位相マージンを選択することで補償されます。

オープンループとクローズドループの伝達関数のボード線図で遅延の影響を確認することをお勧めします。累積遅延は離散型補償器のボード線図では表示されていません。

いったん離散化したら、メインツールバーに表示されているアイコンで両方の補償器のボード線図を比較できます。

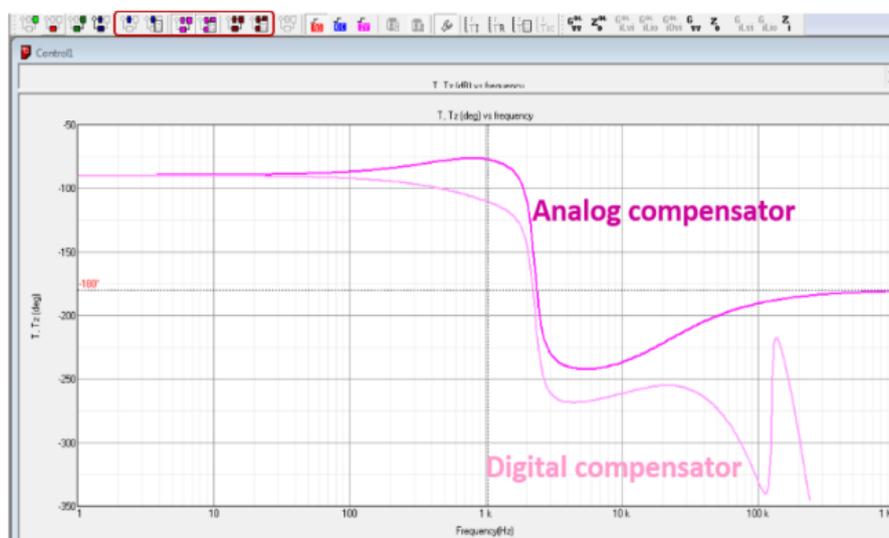


図 17-5 補償器のボード線図比較

17.2 デジタル制御におけるパラメータスイープ (Parametric sweep in digital control)

デジタルレギュレータの三つの特定されたパラメータでスイープできます。サンプリング 周波数、ビット数、累積時間遅延です。

[Warnings]ボックスはユーザにリミットサイクルを知らせます。この章末の参考資料[1][2]で言及しているリミットサイクルの四条件からレギュレータの計算に考慮すべき二条件を考えます。

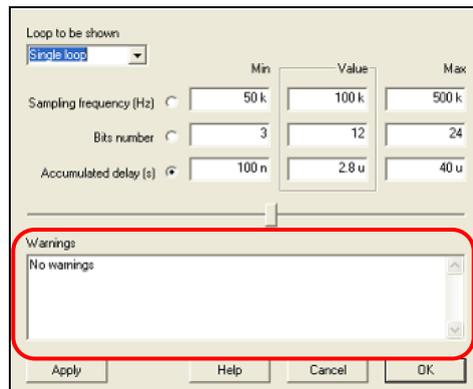


図 17-6 ワーニング表示部分

積分ゲインとゲインマージンは評価されリミットサイクル条件[1],[2]に準じていない場合はワーニングが出ます。ワーニングが出たらリミットサイクル効果は取りのぞかなければならないためレギュレータの再設計が必要になります。

リミットサイクルがゲインマージンが低すぎるために起きる時には増加させなければなりません。ゲインマージンを高くするために位相マージンを増加させ所望の値とします。

リミットサイクルが高い積分ゲインのためにおきていたら、低積分ゲインが必要な所望のクロスオーバー周波数へ下げないようにします。

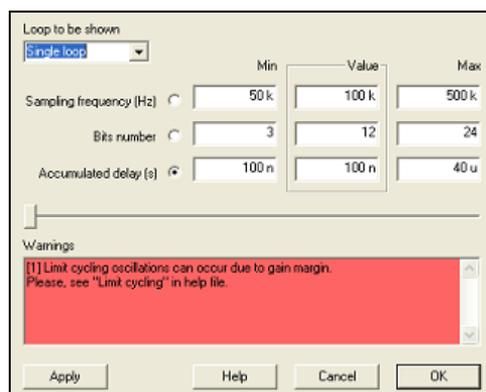


図 17-7 ワーニング表示画面

[1] A.V.Peterchev, S.R.Sanders, "Quantization resolution and limit cycling in digitally controlled PWM converters," IEEE Transactions on Power Electronics, Volume 18, No.1, Jan. 2003, pp.301-308

[2] H.Peng; D.Maksimovic, A.Prodic, E.Alarcon, "Modeling of quantization effects in digitally controlled DC-DC converters," IEEE PESC 2004, pp.4312-4318.

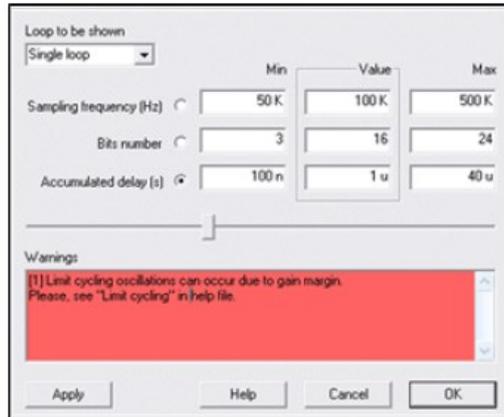


図 17-8 ワーニング表示画面

18 周波数設定 (Frequency settings)

このオプションはメニューバーの[Tools] > [Setting] > [Frequency range]タブから設定できます。
ボード線図、ソリューションマップなどの計算の周波数レンジ min と max を設定できます。

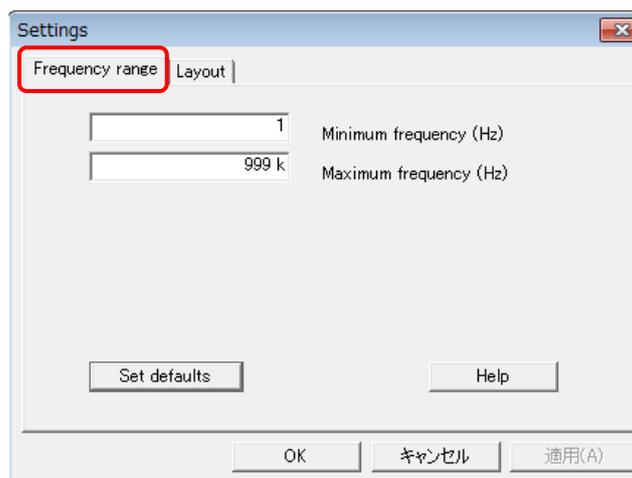


図 18-1 周波数レンジ設定画面

19 レイアウトの設定 (Layout settings)

このオプションはメニューバーの[Tools] > [Settings] > [Layout]タブで設定できます。

次のような場合にユーザーが定義することが可能です。

- ・新規のドキュメントを読み込んだ後
- ・ソリューションマップで修正、変更を行った後

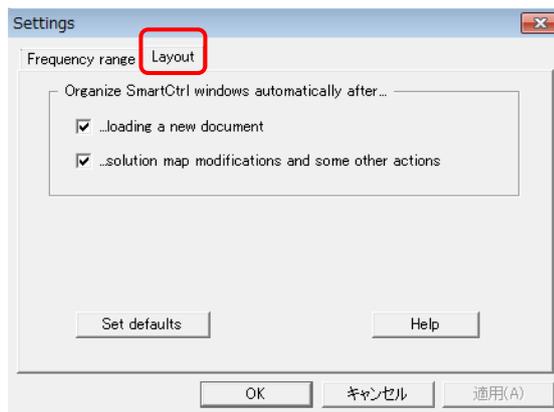


図 19-1 レイアウト設定画面

20 Warehouse

SmartCtrl では warehouse と呼ばれているパワー回路の設計で使用される様々な構成要素を選択できる豊富なデータベースがあります。

このデータベースではメニューバーの次のボタンで使用できます。

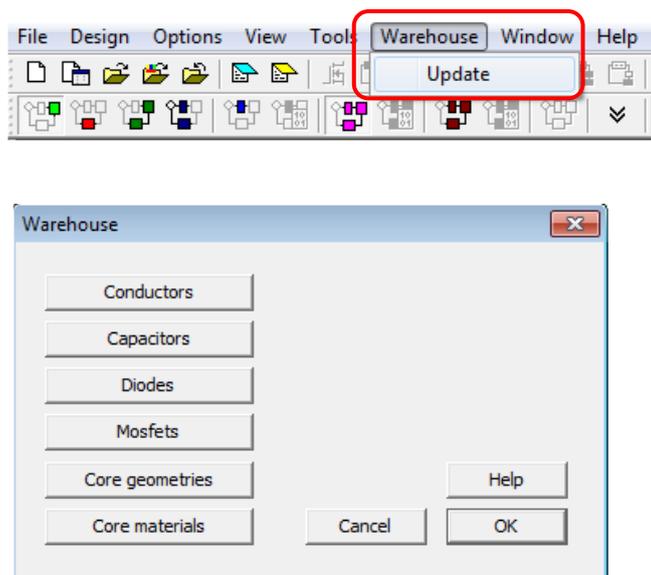


図 20-1 Warehouse のコンテンツ表示画面

warehouse には次の要素項目の情報が含まれています。

- ・コンダクタ
- ・コンデンサ
- ・ダイオード
- ・MOSFET
- ・コア形状 (geometries)
- ・コア材料

20.1 Warehouse コンポーネント (Warehouse components)

これらの要素 LIST の一つを選択するとユーザーは特定のデータベースを追加、削除、変更や外部のテキストファイルから新しいデータベースへのインポートすることもできます。

実際のデータベースをテキストファイルへエクスポートすることも可能です。

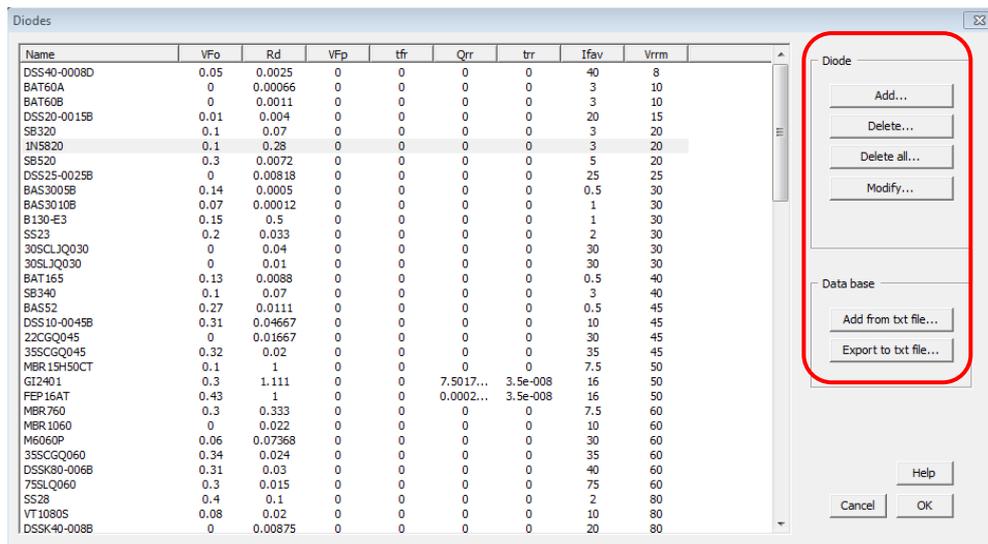


図 20-2 要素 LIST(ダイオードの例)

発行：Myway プラス株式会社
〒222-0033
神奈川県横浜市港北区新横浜 1-28-8
Myway テクノタワー

ホームページ：<https://www.myway.co.jp>
Eメール：sales@myway.co.jp
